

Inhaltsverzeichnis

VIPA.SKJ 12.12.2002

Anlage	Ort	Seite	Seitenbenennung	Seitenzusatzfeld	Datum	Bearbeiter
ALLGEMEIN	ALLGEMEIN	1	Deckblatt	Allgemein	19.07.09	ZBW
ALLGEMEIN	ALLGEMEIN	2	Allgemeine Hinweise	Allgemein	19.07.09	ZBW
ALLGEMEIN	ALLGEMEIN	3	Inhaltsverzeichnis	Allgemein	19.07.09	ZBW
ALLGEMEIN	ALLGEMEIN	4	Inhaltsverzeichnis	Allgemein	19.07.09	ZBW
ALLGEMEIN	ALLGEMEIN	5	Inhaltsverzeichnis	Allgemein	19.07.09	ZBW
ALLGEMEIN	ALLGEMEIN	6	Inhaltsverzeichnis	Allgemein	19.07.09	ZBW
ALLGEMEIN	ALLGEMEIN	7	Inhaltsverzeichnis	Allgemein	19.07.09	ZBW
ALLGEMEIN	ALLGEMEIN	8	Inhaltsverzeichnis	Allgemein	19.07.09	ZBW
ALLGEMEIN	ALLGEMEIN	9	Inhaltsverzeichnis	Allgemein	19.07.09	ZBW
ALLGEMEIN	ALLGEMEIN	10	Inhaltsverzeichnis	Allgemein	19.07.09	ZBW
ALLGEMEIN	ALLGEMEIN	11	Inhaltsverzeichnis	Allgemein	19.07.09	ZBW
ALLGEMEIN	ALLGEMEIN	12	Inhaltsverzeichnis	Allgemein	19.07.09	ZBW
ALLGEMEIN	ALLGEMEIN	13	Inhaltsverzeichnis	Allgemein	19.07.09	ZBW
ALLGEMEIN	ALLGEMEIN	14	Inhaltsverzeichnis	Allgemein	19.07.09	ZBW
SYSTEM100V	101_4FH50	1	SPS-Übersicht Eingänge, CM 101, 101-4FH50	System 100V	19.07.09	ZBW
SYSTEM100V	101_4FH50	2	SPS-Übersicht Ausgänge, CM 101, 101-4FH50	System 100V	19.07.09	ZBW
SYSTEM100V	101_4FH50	3	Frontansicht, CM 101, 101-4FH50	System 100V	19.07.09	ZBW
SYSTEM100V	101_4FH50	4	Eingangsbyte 0, CM 101, 101-4FH50	System 100V	19.07.09	ZBW
SYSTEM100V	101_4FH50	5	Eingangsbyte 0, CM 101, 101-4FH50	System 100V	19.07.09	ZBW
SYSTEM100V	101_4FH50	6	Eingangsbyte 1, CM 101, 101-4FH50	System 100V	19.07.09	ZBW
SYSTEM100V	101_4FH50	7	Eingangsbyte 1, CM 101, 101-4FH50	System 100V	19.07.09	ZBW
SYSTEM100V	101_4FH50	8	Ausgangsbyte 0, CM 101, 101-4FH50	System 100V	19.07.09	ZBW
SYSTEM100V	101_4FH50	9	Ausgangsbyte 0, CM 101, 101-4FH50	System 100V	19.07.09	ZBW
SYSTEM100V	101_4FH50	10	Ausgangsbyte 1, CM 101, 101-4FH50	System 100V	19.07.09	ZBW
SYSTEM100V	101_4FH50	11	Ausgangsbyte 1, CM 101, 101-4FH50	System 100V	19.07.09	ZBW
SYSTEM100V	101_6FH50	1	SPS-Übersicht Eingänge, CM 101, 101-6FH50	System 100V	19.07.09	ZBW
SYSTEM100V	101_6FH50	2	SPS-Übersicht Eingänge, CM 101, 101-6FH50	System 100V	19.07.09	ZBW
SYSTEM100V	101_6FH50	3	SPS-Übersicht Ausgänge, CM 101, 101-6FH50	System 100V	19.07.09	ZBW
SYSTEM100V	101_6FH50	4	SPS-Übersicht, CM 101, 101-6FH50	System 100V	19.07.09	ZBW
SYSTEM100V	101_6FH50	5	Frontansicht, CM 101, 101-6FH50	System 100V	19.07.09	ZBW

		Datum	19.07.09	Produktmakros für System 100V			Inhaltsverzeichnis	VIPA100V	=ALLGEMEIN	
		Bearb.	ZBW						+ALLGEMEIN	
		Geänd.								
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.	Allgemein		B1.	3
									14 B1.	

Inhaltsverzeichnis

VIPA.SKJ 12.12.2002

Anlage	Ort	Seite	Seitenbenennung	Seitenzusatzfeld	Datum	Bearbeiter
SYSTEM100V	101_6FH50	6	Eingangsbyte 0, CM 101, 101-6FH50	System 100V	19.07.09	ZBW
SYSTEM100V	101_6FH50	7	Eingangsbyte 0, CM 101, 101-6FH50	System 100V	19.07.09	ZBW
SYSTEM100V	101_6FH50	8	Eingangsbyte 1, CM 101, 101-6FH50	System 100V	19.07.09	ZBW
SYSTEM100V	101_6FH50	9	Eingangsbyte 1, CM 101, 101-6FH50	System 100V	19.07.09	ZBW
SYSTEM100V	101_6FH50	10	Eingangsbyte 2, CM 101, 101-6FH50	System 100V	19.07.09	ZBW
SYSTEM100V	101_6FH50	11	Eingangsbyte 2, CM 101, 101-6FH50	System 100V	19.07.09	ZBW
SYSTEM100V	101_6FH50	12	Ausgangsbyte 0, CM 101, 101-6FH50	System 100V	19.07.09	ZBW
SYSTEM100V	101_6FH50	13	Ausgangsbyte 0, CM 101, 101-6FH50	System 100V	19.07.09	ZBW
SYSTEM100V	114_6BJ00	1	SPS-Übersicht Versorgung, CPU 114 DC24V, 114-6BJ00	System 100V	19.07.09	ZBW
SYSTEM100V	114_6BJ00	2	SPS-Übersicht Eingänge, CPU 114 DC24V, 114-6BJ00	System 100V	19.07.09	ZBW
SYSTEM100V	114_6BJ00	3	SPS-Übersicht Ausgänge, CPU 114 DC24V, 114-6BJ00	System 100V	19.07.09	ZBW
SYSTEM100V	114_6BJ00	4	Frontansicht, CPU 114 DC24V, 114-6BJ00	System 100V	19.07.09	ZBW
SYSTEM100V	114_6BJ00	5	Anschlußbelegung, CPU 114 DC24V, 114-6BJ00	System 100V	19.07.09	ZBW
SYSTEM100V	114_6BJ00	6	Eingangsbyte 0, CPU 114 DC24V, 114-6BJ00	System 100V	19.07.09	ZBW
SYSTEM100V	114_6BJ00	7	Eingangsbyte 1, CPU 114 DC24V, 114-6BJ00	System 100V	19.07.09	ZBW
SYSTEM100V	114_6BJ00	8	Ausgangsbyte 0, CPU 114 DC24V, 114-6BJ00	System 100V	19.07.09	ZBW
SYSTEM100V	114_6BJ10	1	SPS-Übersicht Versorgung, CPU 114 DC24V, 114-6BJ10	System 100V	19.07.09	ZBW
SYSTEM100V	114_6BJ10	2	SPS-Übersicht Eingänge, CPU 114 DC24V, 114-6BJ10	System 100V	19.07.09	ZBW
SYSTEM100V	114_6BJ10	3	SPS-Übersicht Ausgänge, CPU 114 DC24V, 114-6BJ10	System 100V	19.07.09	ZBW
SYSTEM100V	114_6BJ10	4	Frontansicht, CPU 114 DC24V, 114-6BJ10	System 100V	19.07.09	ZBW
SYSTEM100V	114_6BJ10	5	Anschlußbelegung, CPU 114 DC24V, 114-6BJ10	System 100V	19.07.09	ZBW
SYSTEM100V	114_6BJ10	6	Eingangsbyte 0, CPU 114 DC24V, 114-6BJ10	System 100V	19.07.09	ZBW
SYSTEM100V	114_6BJ10	7	Eingangsbyte 1, CPU 114 DC24V, 114-6BJ10	System 100V	19.07.09	ZBW
SYSTEM100V	114_6BJ10	8	Ausgangsbyte 0, CPU 114 DC24V, 114-6BJ10	System 100V	19.07.09	ZBW
SYSTEM100V	114_6BJ50	1	SPS-Übersicht Versorgung, CPU 114R DC24V, 114-6BJ50	System 100V	19.07.09	ZBW
SYSTEM100V	114_6BJ50	2	SPS-Übersicht Eingänge, CPU 114R DC24V, 114-6BJ50	System 100V	19.07.09	ZBW
SYSTEM100V	114_6BJ50	3	SPS-Übersicht Ausgänge, CPU 114R DC24V, 114-6BJ50	System 100V	19.07.09	ZBW
SYSTEM100V	114_6BJ50	4	Frontansicht, CPU 114R DC24V, 114-6BJ50	System 100V	19.07.09	ZBW
SYSTEM100V	114_6BJ50	5	Anschlußbelegung, CPU 114R DC24V, 114-6BJ50	System 100V	19.07.09	ZBW
SYSTEM100V	114_6BJ50	6	Eingangsbyte 0, CPU 114R DC24V, 114-6BJ50	System 100V	19.07.09	ZBW

			Datum	19.07.09	Produktmakros für System 100V				Inhaltsverzeichnis	VIPA100V	=ALLGEMEIN	
			Bearb.	ZBW			+ALLGEMEIN					
			Geänd.									
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			Allgemein	B1. 4	
											14 B1.	

Inhaltsverzeichnis

VIPA.SKJ 12.12.2002

Anlage	Ort	Seite	Seitenbenennung	Seitenzusatzfeld	Datum	Bearbeiter
SYSTEM100V	114_6BJ50	7	Eingangsbyte 1, CPU 114R DC24V, 114-6BJ50	System 100V	19.07.09	ZBW
SYSTEM100V	114_6BJ50	8	Ausgangsbyte 0, CPU 114R DC24V, 114-6BJ50	System 100V	19.07.09	ZBW
SYSTEM100V	114_6BJ60	1	SPS-Übersicht Versorgung, CPU 114R DC24V, 114-6BJ60	System 100V	19.07.09	ZBW
SYSTEM100V	114_6BJ60	2	SPS-Übersicht Eingänge, CPU 114R DC24V, 114-6BJ60	System 100V	19.07.09	ZBW
SYSTEM100V	114_6BJ60	3	SPS-Übersicht Ausgänge, CPU 114R DC24V, 114-6BJ60	System 100V	19.07.09	ZBW
SYSTEM100V	114_6BJ60	4	Frontansicht, CPU 114R DC24V, 114-6BJ60	System 100V	19.07.09	ZBW
SYSTEM100V	114_6BJ60	5	Anschlußbelegung, CPU 114R DC24V, 114-6BJ60	System 100V	19.07.09	ZBW
SYSTEM100V	114_6BJ60	6	Eingangsbyte 0, CPU 114R DC24V, 114-6BJ60	System 100V	19.07.09	ZBW
SYSTEM100V	114_6BJ60	7	Eingangsbyte 1, CPU 114R DC24V, 114-6BJ60	System 100V	19.07.09	ZBW
SYSTEM100V	114_6BJ60	8	Ausgangsbyte 0, CPU 114R DC24V, 114-6BJ60	System 100V	19.07.09	ZBW
SYSTEM100V	115_6BL00	1	SPS-Übersicht Versorgung, CPU 115 DC24V, 115-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	115_6BL00	2	SPS-Übersicht Eingänge, CPU 115 DC24V, 115-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	115_6BL00	3	SPS-Übersicht Ausgänge, CPU 115 DC24V, 115-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	115_6BL00	4	Frontansicht, CPU 115 DC24V, 115-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	115_6BL00	5	Anschlußbelegung, CPU 115 DC24V, 115-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	115_6BL00	6	Eingangsbyte 0, CPU 115 DC24V, 115-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	115_6BL00	7	Eingangsbyte 1, CPU 115 DC24V, 115-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	115_6BL00	8	Ausgangsbyte 0, CPU 115 DC24V, 115-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	115_6BL00	9	Ausgangsbyte 1, CPU 115 DC24V, 115-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	115_6BL10	1	SPS-Übersicht Versorgung, CPU 115SER DC24V, 115-6BL10	System 100V	19.07.09	ZBW
SYSTEM100V	115_6BL10	2	SPS-Übersicht Eingänge, CPU 115SER DC24V, 115-6BL10	System 100V	19.07.09	ZBW
SYSTEM100V	115_6BL10	3	SPS-Übersicht Ausgänge, CPU 115SER DC24V, 115-6BL10	System 100V	19.07.09	ZBW
SYSTEM100V	115_6BL10	4	Frontansicht, CPU 115SER DC24V, 115-6BL10	System 100V	19.07.09	ZBW
SYSTEM100V	115_6BL10	5	Anschlußbelegung, CPU 115SER DC24V, 115-6BL10	System 100V	19.07.09	ZBW
SYSTEM100V	115_6BL10	6	Eingangsbyte 0, CPU 115SER DC24V, 115-6BL10	System 100V	19.07.09	ZBW
SYSTEM100V	115_6BL10	7	Eingangsbyte 1, CPU 115SER DC24V, 115-6BL10	System 100V	19.07.09	ZBW
SYSTEM100V	115_6BL10	8	Ausgangsbyte 0, CPU 115SER DC24V, 115-6BL10	System 100V	19.07.09	ZBW
SYSTEM100V	115_6BL10	9	Ausgangsbyte 1, CPU 115SER DC24V, 115-6BL10	System 100V	19.07.09	ZBW
SYSTEM100V	115_6BL20	1	SPS-Übersicht Versorgung, CPU 115DP DC24V, 115-6BL20	System 100V	19.07.09	ZBW
SYSTEM100V	115_6BL20	2	SPS-Übersicht Eingänge, CPU 115DP DC24V, 115-6BL20	System 100V	19.07.09	ZBW

		Datum	19.07.09	Produktmakros für System 100V			Inhaltsverzeichnis	VIPA100V	=ALLGEMEIN	
		Bearb.	ZBW						+ALLGEMEIN	
		Geänd.								
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.	Allgemein		B1.	5
									14 B1.	

Inhaltsverzeichnis

VIPA.SKJ 12.12.2002

Anlage	Ort	Seite	Seitenbenennung	Seitenzusatzfeld	Datum	Bearbeiter
SYSTEM100V	115_6BL20	3	SPS-Übersicht Ausgänge, CPU 115DP DC24V, 115-6BL20	System 100V	19.07.09	ZBW
SYSTEM100V	115_6BL20	4	Frontansicht, CPU 115DP DC24V, 115-6BL20	System 100V	19.07.09	ZBW
SYSTEM100V	115_6BL20	5	Anschlußbelegung, CPU 115DP DC24V, 115-6BL20	System 100V	19.07.09	ZBW
SYSTEM100V	115_6BL20	6	Eingangsbyte 0, CPU 115DP DC24V, 115-6BL20	System 100V	19.07.09	ZBW
SYSTEM100V	115_6BL20	7	Eingangsbyte 1, CPU 115DP DC24V, 115-6BL20	System 100V	19.07.09	ZBW
SYSTEM100V	115_6BL20	8	Ausgangsbyte 0, CPU 115DP DC24V, 115-6BL20	System 100V	19.07.09	ZBW
SYSTEM100V	115_6BL20	9	Ausgangsbyte 1, CPU 115DP DC24V, 115-6BL20	System 100V	19.07.09	ZBW
SYSTEM100V	116_6BL00	1	SPS-Übersicht Versorgung, CPU 116 DC24V, 116-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	116_6BL00	2	SPS-Übersicht Eingänge, CPU 116 DC24V, 116-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	116_6BL00	3	SPS-Übersicht Eingänge analog, CPU 116 DC24V, 116-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	116_6BL00	4	SPS-Übersicht Ausgänge, CPU 116 DC24V, 116-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	116_6BL00	5	Frontansicht, CPU 116 DC24V, 116-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	116_6BL00	6	Anschlußbelegung, CPU 116 DC24V, 116-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	116_6BL00	7	Eingangsbyte 0, CPU 116 DC24V, 116-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	116_6BL00	8	Eingangsbyte 1, CPU 116 DC24V, 116-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	116_6BL00	9	Analog Eingänge, CPU 116 DC24V, 116-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	116_6BL00	10	Ausgangsbyte 0, CPU 116 DC24V, 116-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	116_6BL10	1	SPS-Übersicht Versorgung, CPU 116SER DC24V, 116-6BL10	System 100V	19.07.09	ZBW
SYSTEM100V	116_6BL10	2	SPS-Übersicht Eingänge, CPU 116SER DC24V, 116-6BL10	System 100V	19.07.09	ZBW
SYSTEM100V	116_6BL10	3	SPS-Übersicht Eingänge analog, CPU 116SER DC24V, 116-6BL10	System 100V	19.07.09	ZBW
SYSTEM100V	116_6BL10	4	SPS-Übersicht Ausgänge, CPU 116SER DC24V, 116-6BL10	System 100V	19.07.09	ZBW
SYSTEM100V	116_6BL10	5	Frontansicht, CPU 116SER DC24V, 116-6BL10	System 100V	19.07.09	ZBW
SYSTEM100V	116_6BL10	6	Anschlußbelegung, CPU 116SER DC24V, 116-6BL10	System 100V	19.07.09	ZBW
SYSTEM100V	116_6BL10	7	Eingangsbyte 0, CPU 116SER DC24V, 116-6BL10	System 100V	19.07.09	ZBW
SYSTEM100V	116_6BL10	8	Eingangsbyte 1, CPU 116SER DC24V, 116-6BL10	System 100V	19.07.09	ZBW
SYSTEM100V	116_6BL10	9	Analog Eingänge, CPU 116SER DC24V, 116-6BL10	System 100V	19.07.09	ZBW
SYSTEM100V	116_6BL10	10	Ausgangsbyte 0, CPU 116SER DC24V, 116-6BL10	System 100V	19.07.09	ZBW
SYSTEM100V	116_6BL20	1	SPS-Übersicht Versorgung, CPU 116DP DC24V, 116-6BL20	System 100V	19.07.09	ZBW
SYSTEM100V	116_6BL20	2	SPS-Übersicht Eingänge, CPU 116DP DC24V, 116-6BL20	System 100V	19.07.09	ZBW
SYSTEM100V	116_6BL20	3	SPS-Übersicht Eingänge analog, CPU 116DP DC24V, 116-6BL20	System 100V	19.07.09	ZBW

		Datum	19.07.09	Produktmakros für System 100V			Inhaltsverzeichnis	VIPA100V		=ALLGEMEIN
		Bearb.	ZBW					+ALLGEMEIN		
		Geänd.								
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.	Allgemein		B1.	6
										14 B1.

Inhaltsverzeichnis

VIPA.SKJ 12.12.2002

Anlage	Ort	Seite	Seitenbenennung	Seitenzusatzfeld	Datum	Bearbeiter
SYSTEM100V	116_6BL20	4	SPS-Übersicht Ausgänge, CPU 116DP DC24V, 116-6BL20	System 100V	19.07.09	ZBW
SYSTEM100V	116_6BL20	5	Frontansicht, CPU 116DP DC24V, 116-6BL20	System 100V	19.07.09	ZBW
SYSTEM100V	116_6BL20	6	Anschlußbelegung, CPU 116DP DC24V, 116-6BL20	System 100V	19.07.09	ZBW
SYSTEM100V	116_6BL20	7	Eingangsbyte 0, CPU 116DP DC24V, 116-6BL20	System 100V	19.07.09	ZBW
SYSTEM100V	116_6BL20	8	Eingangsbyte 1, CPU 116DP DC24V, 116-6BL20	System 100V	19.07.09	ZBW
SYSTEM100V	116_6BL20	9	Analog Eingänge, CPU 116DP DC24V, 116-6BL20	System 100V	19.07.09	ZBW
SYSTEM100V	116_6BL20	10	Ausgangsbyte 0, CPU 116DP DC24V, 116-6BL20	System 100V	19.07.09	ZBW
SYSTEM100V	121_4BH00	1	SPS-Übersicht Versorgung, SM 121 DC24V, 121-4BH00	System 100V	19.07.09	ZBW
SYSTEM100V	121_4BH00	2	SPS-Übersicht Eingänge, SM 121 DC24V, 121-4BH00	System 100V	19.07.09	ZBW
SYSTEM100V	121_4BH00	3	Frontansicht, SM 121 DC24V, 121-4BH00	System 100V	19.07.09	ZBW
SYSTEM100V	121_4BH00	4	Anschlußbelegung, SM 121 DC24V, 121-4BH00	System 100V	19.07.09	ZBW
SYSTEM100V	121_4BH00	5	Eingangsbyte 0, SM 121 DC24V, 121-4BH00	System 100V	19.07.09	ZBW
SYSTEM100V	121_4BH00	6	Eingangsbyte 1, SM 121 DC24V, 121-4BH00	System 100V	19.07.09	ZBW
SYSTEM100V	121_6BH00	1	SPS-Übersicht Versorgung, SM 121 DC24V, 121-6BH00	System 100V	19.07.09	ZBW
SYSTEM100V	121_6BH00	2	SPS-Übersicht Eingänge, SM 121 DC24V, 121-6BH00	System 100V	19.07.09	ZBW
SYSTEM100V	121_6BH00	3	SPS-Übersicht Eingänge, SM 121 DC24V, 121-6BH00	System 100V	19.07.09	ZBW
SYSTEM100V	121_6BH00	4	Frontansicht, SM 121 DC24V, 121-6BH00	System 100V	19.07.09	ZBW
SYSTEM100V	121_6BH00	5	Anschlußbelegung, SM 121 DC24V, 121-6BH00	System 100V	19.07.09	ZBW
SYSTEM100V	121_6BH00	6	Eingangsbyte 0, SM 121 DC24V, 121-6BH00	System 100V	19.07.09	ZBW
SYSTEM100V	121_6BH00	7	Eingangsbyte 0, SM 121 DC24V, 121-6BH00	System 100V	19.07.09	ZBW
SYSTEM100V	121_6BH00	8	Eingangsbyte 1, SM 121 DC24V, 121-6BH00	System 100V	19.07.09	ZBW
SYSTEM100V	121_6BH00	9	Eingangsbyte 1, SM 121 DC24V, 121-6BH00	System 100V	19.07.09	ZBW
SYSTEM100V	121_6BL00	1	SPS-Übersicht Versorgung, SM 121 DC24V, 121-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	121_6BL00	2	SPS-Übersicht Eingänge, SM 121 DC24V, 121-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	121_6BL00	3	SPS-Übersicht Eingänge, SM 121 DC24V, 121-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	121_6BL00	4	Frontansicht, SM 121 DC24V, 121-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	121_6BL00	5	Anschlußbelegung, SM 121 DC24V, 121-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	121_6BL00	6	Eingangsbyte 0, SM 121 DC24V, 121-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	121_6BL00	7	Eingangsbyte 1, SM 121 DC24V, 121-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	121_6BL00	8	Eingangsbyte 2, SM 121 DC24V, 121-6BL00	System 100V	19.07.09	ZBW

		Datum	19.07.09	Produktmakros für System 100V			Inhaltsverzeichnis	VIPA100V		=ALLGEMEIN	
		Bearb.	ZBW							+ALLGEMEIN	
		Geänd.									
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.	Allgemein		B1.	7	
									14 B1.		

Inhaltsverzeichnis

VIPA.SKJ 12.12.2002

Anlage	Ort	Seite	Seitenbenennung	Seitenzusatzfeld	Datum	Bearbeiter
SYSTEM100V	121_6BL00	9	Eingangsbyte 3, SM 121 DC24V, 121-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	122_4BH00	1	SPS-Übersicht Versorgung, SM 122 DC24V, 122-4BH00	System 100V	19.07.09	ZBW
SYSTEM100V	122_4BH00	2	SPS-Übersicht Ausgänge, SM 122 DC24V, 122-4BH00	System 100V	19.07.09	ZBW
SYSTEM100V	122_4BH00	3	Frontansicht, SM 122 DC24V, 122-4BH00	System 100V	19.07.09	ZBW
SYSTEM100V	122_4BH00	4	Anschlußbelegung, SM 122 DC24V, 122-4BH00	System 100V	19.07.09	ZBW
SYSTEM100V	122_4BH00	5	Ausgangsbyte 0, SM 122 DC24V, 122-4BH00	System 100V	19.07.09	ZBW
SYSTEM100V	122_4BH00	6	Ausgangsbyte 1, SM 122 DC24V, 122-4BH00	System 100V	19.07.09	ZBW
SYSTEM100V	122_6BH00	1	SPS-Übersicht Versorgung, SM 122 DC24V, 122-6BH00	System 100V	19.07.09	ZBW
SYSTEM100V	122_6BH00	2	SPS-Übersicht Ausgänge, SM 122 DC24V, 122-6BH00	System 100V	19.07.09	ZBW
SYSTEM100V	122_6BH00	3	SPS-Übersicht Ausgänge, SM 122 DC24V, 122-6BH00	System 100V	19.07.09	ZBW
SYSTEM100V	122_6BH00	4	Frontansicht, SM 122 DC24V, 122-6BH00	System 100V	19.07.09	ZBW
SYSTEM100V	122_6BH00	5	Anschlußbelegung, SM 122 DC24V, 122-6BH00	System 100V	19.07.09	ZBW
SYSTEM100V	122_6BH00	6	Ausgangsbyte 0, SM 122 DC24V, 122-6BH00	System 100V	19.07.09	ZBW
SYSTEM100V	122_6BH00	7	Ausgangsbyte 0, SM 122 DC24V, 122-6BH00	System 100V	19.07.09	ZBW
SYSTEM100V	122_6BH00	8	Ausgangsbyte 1, SM 122 DC24V, 122-6BH00	System 100V	19.07.09	ZBW
SYSTEM100V	122_6BH00	9	Ausgangsbyte 1, SM 122 DC24V, 122-6BH00	System 100V	19.07.09	ZBW
SYSTEM100V	122_6BL00	1	SPS-Übersicht Versorgung, SM 122 DC24V, 122-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	122_6BL00	2	SPS-Übersicht Ausgänge, SM 122 DC24V, 122-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	122_6BL00	3	SPS-Übersicht Ausgänge, SM 122 DC24V, 122-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	122_6BL00	4	Frontansicht, SM 122 DC24V, 122-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	122_6BL00	5	Anschlußbelegung, SM 122 DC24V, 122-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	122_6BL00	6	Ausgangsbyte 0, SM 122 DC24V, 122-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	122_6BL00	7	Ausgangsbyte 1, SM 122 DC24V, 122-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	122_6BL00	8	Ausgangsbyte 2, SM 122 DC24V, 122-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	122_6BL00	9	Ausgangsbyte 3, SM 122 DC24V, 122-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	122_6HH00	1	SPS-Übersicht Versorgung, SM 122 DC24, 122-6HH00	System 100V	19.07.09	ZBW
SYSTEM100V	122_6HH00	2	SPS-Übersicht Ausgänge, SM 122 DC24, 122-6HH00	System 100V	19.07.09	ZBW
SYSTEM100V	122_6HH00	3	SPS-Übersicht Ausgänge, SM 122 DC24, 122-6HH00	System 100V	19.07.09	ZBW
SYSTEM100V	122_6HH00	4	Frontansicht, SM 122 DC24, 122-6HH00	System 100V	19.07.09	ZBW
SYSTEM100V	122_6HH00	5	Anschlußbelegung, SM 122 DC24, 122-6HH00	System 100V	19.07.09	ZBW

7

9

			Datum	19.07.09	Produktmakros für System 100V				Inhaltsverzeichnis	VIPA100V	=ALLGEMEIN	
			Bearb.	ZBW			+ALLGEMEIN					
			Geänd.									B1.
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			Allgemein	14 B1.	

Inhaltsverzeichnis

VIPA.SKJ 12.12.2002

Anlage	Ort	Seite	Seitenbenennung	Seitenzusatzfeld	Datum	Bearbeiter
SYSTEM100V	123_4BH30	9	Eingangsbyte 0, SM 123 DC24V, 123-4BH30	System 100V	19.07.09	ZBW
SYSTEM100V	123_4BH30	10	Ausgangsbyte 0, SM 123 DC24V, 123-4BH30	System 100V	19.07.09	ZBW
SYSTEM100V	123_4BH00	1	SPS-Übersicht Versorgung, SM 123 DC24V, 123-4BH00	System 100V	19.07.09	ZBW
SYSTEM100V	123_4BH00	2	SPS-Übersicht Ein-/Ausgänge, SM 123 DC24V, 123-4BH00	System 100V	19.07.09	ZBW
SYSTEM100V	123_4BH00	3	Frontansicht, SM 123 DC24V, 123-4BH00	System 100V	19.07.09	ZBW
SYSTEM100V	123_4BH00	4	Anschlußbelegung, SM 123 DC24V, 123-4BH00	System 100V	19.07.09	ZBW
SYSTEM100V	123_4BH00	5	Eingangsbyte 0, SM 123 DC24V, 123-4BH00	System 100V	19.07.09	ZBW
SYSTEM100V	123_4BH00	6	Ausgangsbyte 0, SM 123 DC24V, 123-4BH00	System 100V	19.07.09	ZBW
SYSTEM100V	123_4EH00	1	SPS-Übersicht Eingänge, EM 123 DC24V, 123-4EH00	System 100V	19.07.09	ZBW
SYSTEM100V	123_4EH00	2	SPS-Übersicht Ausgänge, EM 123 DC24V, 123-4EH00	System 100V	19.07.09	ZBW
SYSTEM100V	123_4EH00	3	Frontansicht, EM 123 DC24V, 123-4EH00	System 100V	19.07.09	ZBW
SYSTEM100V	123_4EH00	4	Eingangsbyte 0, EM 123 DC24V, 123-4EH00	System 100V	19.07.09	ZBW
SYSTEM100V	123_4EH00	5	Ausgangsbyte 0, EM 123 DC24V, 123-4EH00	System 100V	19.07.09	ZBW
SYSTEM100V	123_4EJ00	1	SPS-Übersicht Eingänge, EM 123 DC24V, 123-4EJ00	System 100V	19.07.09	ZBW
SYSTEM100V	123_4EJ00	2	SPS-Übersicht Ausgänge, EM 123 DC24V, 123-4EJ00	System 100V	19.07.09	ZBW
SYSTEM100V	123_4EJ00	3	Frontansicht, EM 123 DC24V, 123-4EJ00	System 100V	19.07.09	ZBW
SYSTEM100V	123_4EJ00	4	Eingangsbyte 0, EM 123 DC24V, 123-4EJ00	System 100V	19.07.09	ZBW
SYSTEM100V	123_4EJ00	5	Eingangsbyte 1, EM 123 DC24V, 123-4EJ00	System 100V	19.07.09	ZBW
SYSTEM100V	123_4EJ00	6	Ausgangsbyte 0, EM 123 DC24V, 123-4EJ00	System 100V	19.07.09	ZBW
SYSTEM100V	123_4EJ10	1	SPS-Übersicht Eingänge, EM 123 DC24V, 123-4EJ10	System 100V	19.07.09	ZBW
SYSTEM100V	123_4EJ10	2	SPS-Übersicht Ausgänge, EM 123 DC24V, 123-4EJ10	System 100V	19.07.09	ZBW
SYSTEM100V	123_4EJ10	3	Frontansicht, EM 123 DC24V, 123-4EJ10	System 100V	19.07.09	ZBW
SYSTEM100V	123_4EJ10	4	Eingangsbyte 0, EM 123 DC24V, 123-4EJ10	System 100V	19.07.09	ZBW
SYSTEM100V	123_4EJ10	5	Eingangsbyte 1, EM 123 DC24V, 123-4EJ10	System 100V	19.07.09	ZBW
SYSTEM100V	123_4EJ10	6	Ausgangsbyte 0, EM 123 DC24V, 123-4EJ10	System 100V	19.07.09	ZBW
SYSTEM100V	123_4EJ20	1	SPS-Übersicht Eingänge, EM 123 AC60...230V, 123-4EJ20	System 100V	19.07.09	ZBW
SYSTEM100V	123_4EJ20	2	SPS-Übersicht Ausgänge, EM 123 AC60...230V, 123-4EJ20	System 100V	19.07.09	ZBW
SYSTEM100V	123_4EJ20	3	Frontansicht, EM 123 AC60...230V, 123-4EJ20	System 100V	19.07.09	ZBW
SYSTEM100V	123_4EJ20	4	Eingangsbyte 0, EM 123 AC60...230V, 123-4EJ20	System 100V	19.07.09	ZBW
SYSTEM100V	123_4EJ20	5	Eingangsbyte 1, EM 123 AC60...230V, 123-4EJ20	System 100V	19.07.09	ZBW

		Datum	19.07.09	Produktmakros für System 100V			Inhaltsverzeichnis	VIPA100V		=ALLGEMEIN
		Bearb.	ZBW					+ALLGEMEIN		
		Geänd.								
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.	Allgemein		B1.	10
										14 B1.

Inhaltsverzeichnis

VIPA.SKJ 12.12.2002

Anlage	Ort	Seite	Seitenbenennung	Seitenzusatzfeld	Datum	Bearbeiter
SYSTEM100V	123_4EJ20	6	Ausgangsbyte 0, EM 123 AC60...230V, 123-4EJ20	System 100V	19.07.09	ZBW
SYSTEM100V	123_4EL00	1	SPS-Übersicht Eingänge, EM 123 DC24V, 123-4EL00	System 100V	19.07.09	ZBW
SYSTEM100V	123_4EL00	2	SPS-Übersicht Ausgänge, EM 123 DC24V, 123-4EL00	System 100V	19.07.09	ZBW
SYSTEM100V	123_4EL00	3	Frontansicht, EM 123 DC24V, 123-4EL00	System 100V	19.07.09	ZBW
SYSTEM100V	123_4EL00	4	Eingangsbyte 0, EM 123 DC24V, 123-4EL00	System 100V	19.07.09	ZBW
SYSTEM100V	123_4EL00	5	Eingangsbyte 1, EM 123 DC24V, 123-4EL00	System 100V	19.07.09	ZBW
SYSTEM100V	123_4EL00	6	Ausgangsbyte 0, EM 123 DC24V, 123-4EL00	System 100V	19.07.09	ZBW
SYSTEM100V	123_4EL00	7	Ausgangsbyte 1, EM 123 DC24V, 123-4EL00	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BH00	1	SPS-Übersicht Versorgung, SM 123 DC24V, 123-6BH00	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BH00	2	SPS-Übersicht Eingänge, SM 123 DC24V, 123-6BH00	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BH00	3	SPS-Übersicht Ausgänge, SM 123 DC24V, 123-6BH00	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BH00	4	Frontansicht, SM 123 DC24V, 123-6BH00	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BH00	5	Anschlußbelegung, SM 123 DC24V, 123-6BH00	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BH00	6	Eingangsbyte 0, SM 123 DC24V, 123-6BH00	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BH00	7	Eingangsbyte 0, SM 123 DC24V, 123-6BH00	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BH00	8	Ausgangsbyte 0, SM 123 DC24V, 123-6BH00	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BH00	9	Ausgangsbyte 0, SM 123 DC24V, 123-6BH00	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BH30	1	SPS-Übersicht Versorgung, SM 123 DC24V, 123-6BH30	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BH30	2	SPS-Übersicht Eingänge, SM 123 DC24V, 123-6BH30	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BH30	3	SPS-Übersicht Ein-/Ausgänge, SM 123 DC24V, 123-6BH30	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BH30	4	SPS-Übersicht Eingänge, SM 123 DC24V, 123-6BH30	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BH30	5	SPS-Übersicht Ausgänge, SM 123 DC24V, 123-6BH30	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BH30	6	Frontansicht, SM 123 DC24V, 123-6BH30	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BH30	7	Anschlußbelegung, SM 123 DC24V, 123-6BH30	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BH30	8	Eingangsbyte 0, SM 123 DC24V, 123-6BH30	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BH30	9	Eingangsbyte 0, SM 123 DC24V, 123-6BH30	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BH30	10	Eingangsbyte 1, SM 123 DC24V, 123-6BH30	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BH30	11	Ausgangsbyte 0, SM 123 DC24V, 123-6BH30	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BH30	12	Eingangsbyte 0, SM 123 DC24V, 123-6BH30	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BH30	13	Eingangsbyte 0, SM 123 DC24V, 123-6BH30	System 100V	19.07.09	ZBW

10

12

		Datum	19.07.09	Produktmakros für System 100V			Inhaltsverzeichnis	VIPA100V		=ALLGEMEIN
		Bearb.	ZBW					+ALLGEMEIN		
		Geänd.								
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.	Allgemein		B1.	11
									14	B1.

Inhaltsverzeichnis

VIPA.SKJ 12.12.2002

Anlage	Ort	Seite	Seitenbenennung	Seitenzusatzfeld	Datum	Bearbeiter
SYSTEM100V	123_6BH30	14	Ausgangsbyte 0, SM 123 DC24V, 123-6BH30	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BH30	15	Ausgangsbyte 0, SM 123 DC24V, 123-6BH30	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BL00	1	SPS-Übersicht Versorgung, SM 123 DC24V, 123-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BL00	2	SPS-Übersicht Eingänge, SM 123 DC24V, 123-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BL00	3	SPS-Übersicht Ausgänge, SM 123 DC24V, 123-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BL00	4	Frontansicht, SM 123 DC24V, 123-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BL00	5	Anschlußbelegung, SM 123 DC24V, 123-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BL00	6	Eingangsbyte 0, SM 123 DC24V, 123-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BL00	7	Eingangsbyte 1, SM 123 DC24V, 123-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BL00	8	Ausgangsbyte 0, SM 123 DC24V, 123-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BL00	9	Ausgangsbyte 1, SM 123 DC24V, 123-6BL00	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BL10	1	SPS-Übersicht Versorgung, SM 123 DC24V, 123-6BL10	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BL10	2	SPS-Übersicht Ausgänge, SM 123 DC24V, 123-6BL10	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BL10	3	SPS-Übersicht Eingänge, SM 123 DC24V, 123-6BL10	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BL10	4	SPS-Übersicht Eingänge, SM 123 DC24V, 123-6BL10	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BL10	5	Frontansicht, SM 123 DC24V, 123-6BL10	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BL10	6	Anschlußbelegung, SM 123 DC24V, 123-6BL10	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BL10	7	Ausgangsbyte 0, SM 123 DC24V, 123-6BL10	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BL10	8	Eingangsbyte 0, SM 123 DC24V, 123-6BL10	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BL10	9	Eingangsbyte 1, SM 123 DC24V, 123-6BL10	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BL10	10	Eingangsbyte 2, SM 123 DC24V, 123-6BL10	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BL40	1	SPS-Übersicht Versorgung, SM 123 DC24V, 123-6BL40	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BL40	2	SPS-Übersicht Eingänge, SM 123 DC24V, 123-6BL40	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BL40	3	SPS-Übersicht Eingänge, SM 123 DC24V, 123-6BL40	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BL40	4	SPS-Übersicht Ausgänge, SM 123 DC24V, 123-6BL40	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BL40	5	Frontansicht, SM 123 DC24V, 123-6BL40	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BL40	6	Anschlußbelegung, SM 123 DC24V, 123-6BL40	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BL40	7	Eingangsbyte 0, SM 123 DC24V, 123-6BL40	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BL40	8	Eingangsbyte 1, SM 123 DC24V, 123-6BL40	System 100V	19.07.09	ZBW
SYSTEM100V	123_6BL40	9	Eingangsbyte 2, SM 123 DC24V, 123-6BL40	System 100V	19.07.09	ZBW

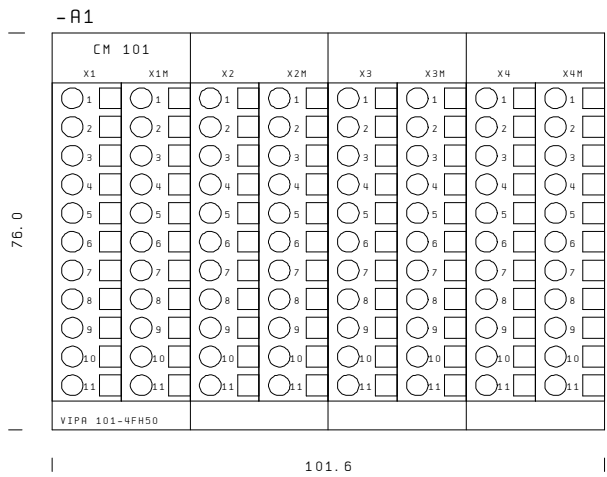
		Datum	19.07.09	Produktmakros für System 100V			Inhaltsverzeichnis	VIPA100V		=ALLGEMEIN	
		Bearb.	ZBW							+ALLGEMEIN	
		Geänd.									
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.	Allgemein		B1.	12	
									14 B1.		

Inhaltsverzeichnis

VIPA.SKJ 12.12.2002


Anlage	Ort	Seite	Seitenbenennung	Seitenzusatzfeld	Datum	Bearbeiter
SYSTEM100V	123_6BL40	10	Ausgangsbyte 0, SM 123 DC24V, 123-6BL40	System 100V	19.07.09	ZBW
SYSTEM100V	131_4ED00	1	SPS-Übersicht Eingänge analog, EM 131 DC24V, 131-4ED00	System 100V	19.07.09	ZBW
SYSTEM100V	131_4ED00	2	Frontansicht, EM 131 DC24V, 131-4ED00	System 100V	19.07.09	ZBW
SYSTEM100V	131_4ED00	3	Analog Eingänge, EM 131 DC24V, 131-4ED00	System 100V	19.07.09	ZBW
SYSTEM100V	134_4EE00	1	SPS-Übersicht Ein-/Ausgänge analog, EM 134 DC24V, 134-4EE00	System 100V	19.07.09	ZBW
SYSTEM100V	134_4EE00	2	Frontansicht, EM 134 DC24V, 134-4EE00	System 100V	19.07.09	ZBW
SYSTEM100V	134_4EE00	3	Analog Eingänge, EM 134 DC24V, 134-4EE00	System 100V	19.07.09	ZBW
SYSTEM100V	134_4EE00	4	Analog Ausgänge, EM 134 DC24V, 134-4EE00	System 100V	19.07.09	ZBW
SYSTEM100V	136_4BB60	1	SPS-Übersicht Versorgung, SM 136 DC24V, 136-4BB60	System 100V	19.07.09	ZBW
SYSTEM100V	136_4BB60	2	SPS-Übersicht Eingänge digital, SM 136 DC24V, 136-4BB60	System 100V	19.07.09	ZBW
SYSTEM100V	136_4BB60	3	SPS-Übersicht Ein-/Ausgänge analog, SM 136 DC24V, 136-4BB60	System 100V	19.07.09	ZBW
SYSTEM100V	136_4BB60	4	SPS-Übersicht Ausgänge digital, SM 136 DC24V, 136-4BB60	System 100V	19.07.09	ZBW
SYSTEM100V	136_4BB60	5	SPS-Übersicht Ein-/Ausgänge analog, SM 136 DC24V, 136-4BB60	System 100V	19.07.09	ZBW
SYSTEM100V	136_4BB60	6	Frontansicht, SM 136 DC24V, 136-4BB60	System 100V	19.07.09	ZBW
SYSTEM100V	136_4BB60	7	Anschlußbelegung, SM 136 DC24V, 136-4BB60	System 100V	19.07.09	ZBW
SYSTEM100V	136_4BB60	8	Eingangsbyte 0, SM 136 DC24V, 136-4BB60	System 100V	19.07.09	ZBW
SYSTEM100V	136_4BB60	9	Analog Eingänge, SM 136 DC24V, 136-4BB60	System 100V	19.07.09	ZBW
SYSTEM100V	136_4BB60	10	Analog Ausgänge, SM 136 DC24V, 136-4BB60	System 100V	19.07.09	ZBW
SYSTEM100V	136_4BB60	11	Ausgangsbyte 0, SM 136 DC24V, 136-4BB60	System 100V	19.07.09	ZBW
SYSTEM100V	136_4BB60	12	Analog Eingänge, SM 136 DC24V, 136-4BB60	System 100V	19.07.09	ZBW
SYSTEM100V	136_4BB60	13	Analog Ausgänge, SM 136 DC24V, 136-4BB60	System 100V	19.07.09	ZBW
SYSTEM100V	136_4BD60	1	SPS-Übersicht Versorgung, SM 136 DC24V, 136-4BD60	System 100V	19.07.09	ZBW
SYSTEM100V	136_4BD60	2	SPS-Übersicht Eingänge digital, SM 136 DC24V, 136-4BD60	System 100V	19.07.09	ZBW
SYSTEM100V	136_4BD60	3	SPS-Übersicht Eingänge analog, SM 136 DC24V, 136-4BD60	System 100V	19.07.09	ZBW
SYSTEM100V	136_4BD60	4	SPS-Übersicht Ausgänge digital, SM 136 DC24V, 136-4BD60	System 100V	19.07.09	ZBW
SYSTEM100V	136_4BD60	5	SPS-Übersicht Eingänge analog, SM 136 DC24V, 136-4BD60	System 100V	19.07.09	ZBW
SYSTEM100V	136_4BD60	6	Frontansicht, SM 136 DC24V, 136-4BD60	System 100V	19.07.09	ZBW
SYSTEM100V	136_4BD60	7	Anschlußbelegung, SM 136 DC24V, 136-4BD60	System 100V	19.07.09	ZBW
SYSTEM100V	136_4BD60	8	Eingangsbyte 0, SM 136 DC24V, 136-4BD60	System 100V	19.07.09	ZBW
SYSTEM100V	136_4BD60	9	Analog Eingänge, SM 136 DC24V, 136-4BD60	System 100V	19.07.09	ZBW

		Datum	19.07.09	Produktmakros für System 100V			Inhaltsverzeichnis	VIPA100V		=ALLGEMEIN	
		Bearb.	ZBW							+ALLGEMEIN	
		Geänd.									
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.			Allgemein		14 B1.



CM 101

Abmessungen: (BxHxT) 101,6 x 76 x 48

2				Datum	19.07.09	Produktmakros für System 100V		Frontansicht, CM 101, 101-4FH50	VIPA100V	=SYSTEM100V +101_4FH50		4
				Bearb.	ZBW							
				Geänd.								
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.				System 100V	B1.	3
												11 B1.




RESERVE

RESERVE

RESERVE

RESERVE

3			Datum	19.07.09	Produktmakros für System 100V		Eingangsbyte 0, CM 101, 101-4FH50	VIPA100V	=SYSTEM100V +101_4FH50		5
			Bearb.	ZBW							
			Geänd.								
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V	B1.	4
											11 B1.



RESERVE

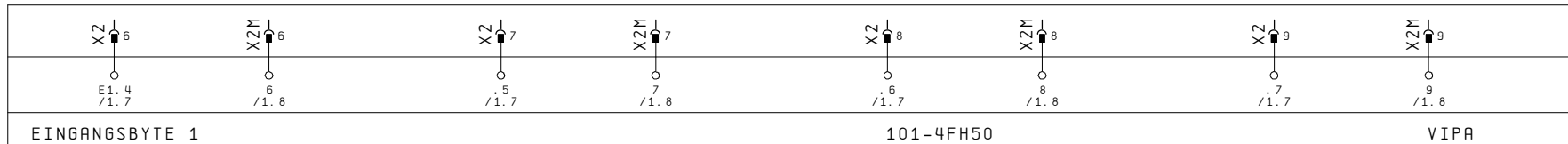
RESERVE

RESERVE

RESERVE

			Datum	19.07.09	Produktmakros für System 100V		Eingangsbyte 1, CM 101, 101-4FH50	VIPA100V	=SYSTEM100V +101_4FH50
			Bearb.	ZBW					
			Geänd.						
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V
									B1. 6 11 B1.

-A1
1.2



RESERVE

RESERVE

RESERVE

RESERVE

			Datum	19.07.09	Produktmakros für System 100V		Eingangsbyte 1, CM 101, 101-4FH50	VIPA100V	=SYSTEM100V +101_4FH50
			Bearb.	ZBW					
			Geänd.						
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V
									B1. 7 11 B1.

-A1
1.2




RESERVE

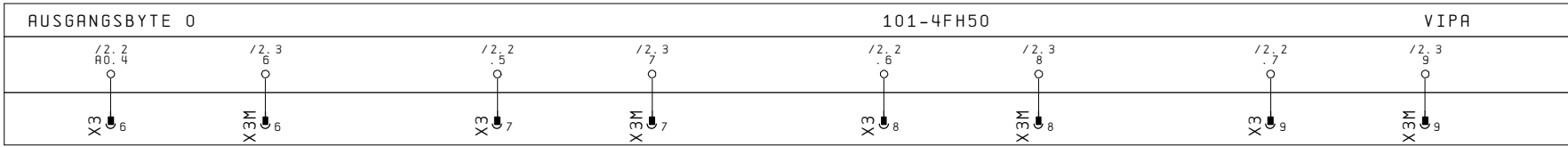
RESERVE

RESERVE

RESERVE

7											9	
			Datum	19.07.09	Produktmakros für System 100V				Ausgangsbyte 0, CM 101, 101-4FH50		VIPA100V	=SYSTEM100V +101_4FH50
			Bearb.	ZBW								
			Geänd.									
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.				System 100V	B1. 8 11 B1.

-A1
1.2



RESERVE

RESERVE

RESERVE

RESERVE

			Datum	19.07.09	Produktmakros für System 100V		Ausgangsbyte 0, CM 101, 101-4FH50	VIPA100V	=SYSTEM100V +101_4FH50
			Bearb.	ZBW					
			Geänd.						
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V
									B1. 9 11 B1.

-A1
1.2



RESERVE

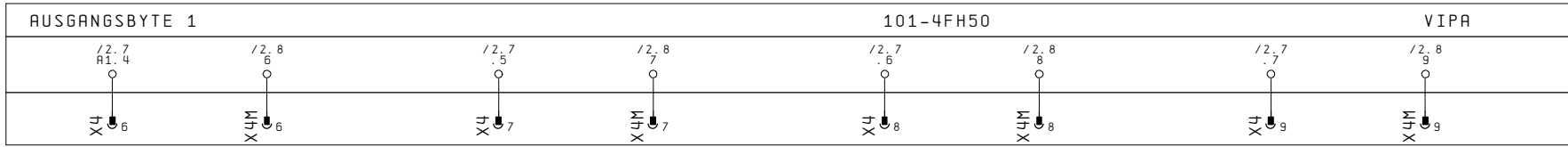
RESERVE

RESERVE

RESERVE

			Datum	19.07.09	Produktmakros für System 100V		Ausgangsbyte 1, CM 101, 101-4FH50	VIPA100V	=SYSTEM100V +101_4FH50
			Bearb.	ZBW					
			Geänd.						
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V
									B1. 10 11 B1.

-A1
1.2



RESERVE

RESERVE

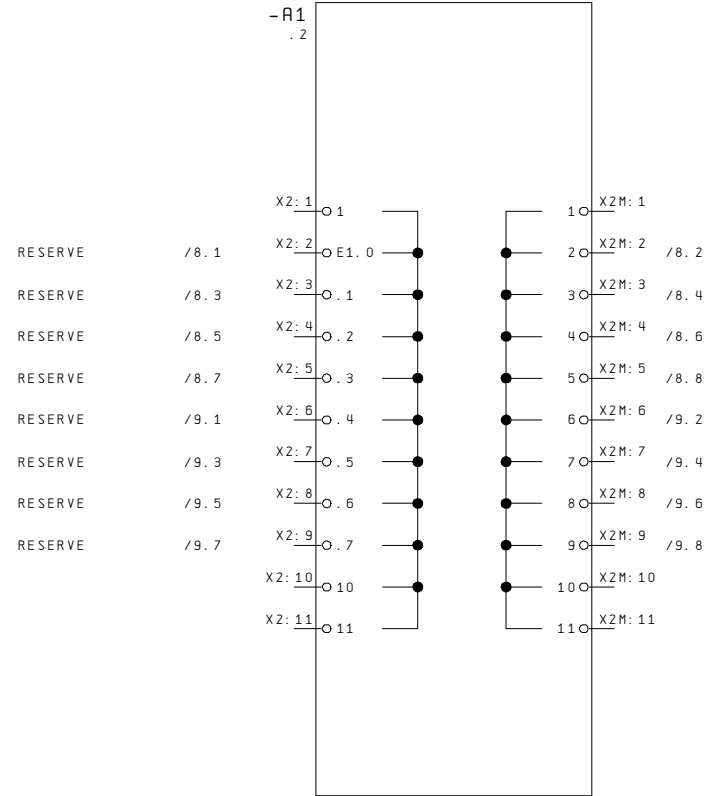
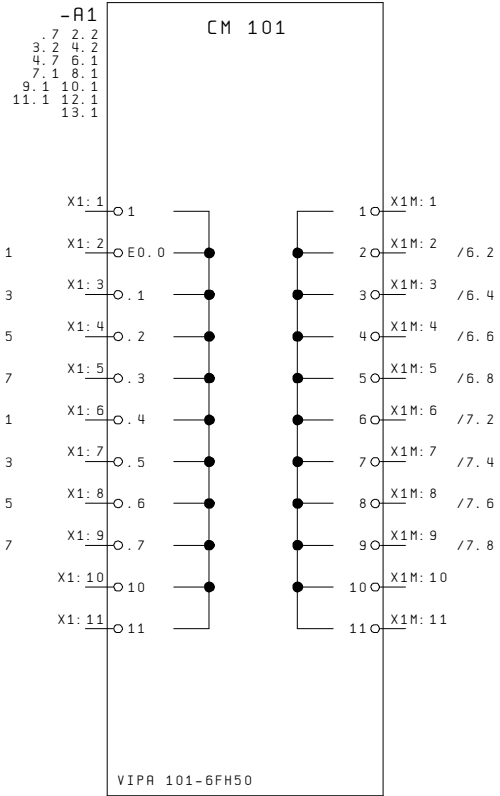
RESERVE

RESERVE

10

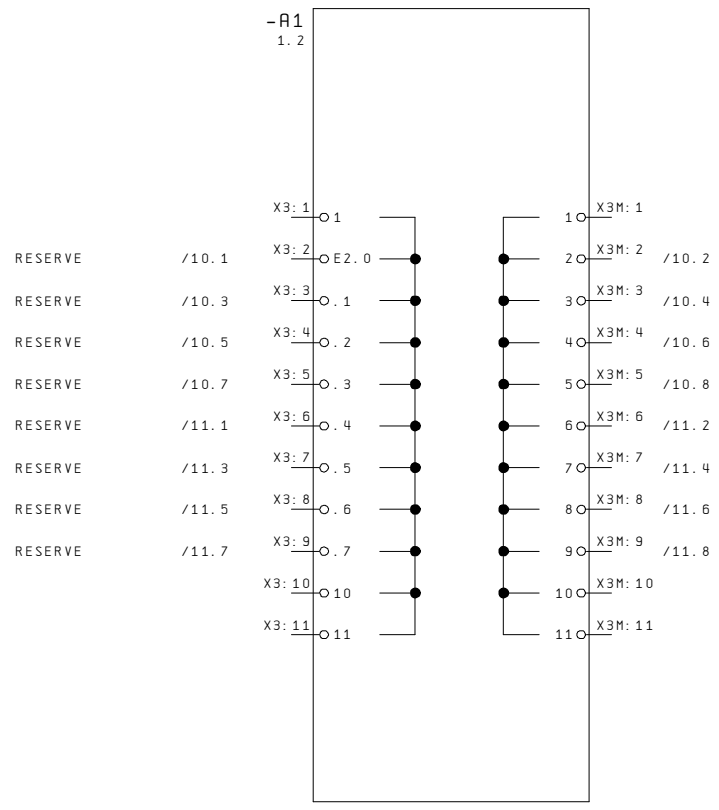
+101_6FH50/1


			Datum	19.07.09	Produktmakros für System 100V		Ausgangsbyte 1, CM 101, 101-4FH50	VIPA100V	=SYSTEM100V +101_4FH50	
			Bearb.	ZBW						
			Geänd.							
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V	Bl. 11 11 Bl.

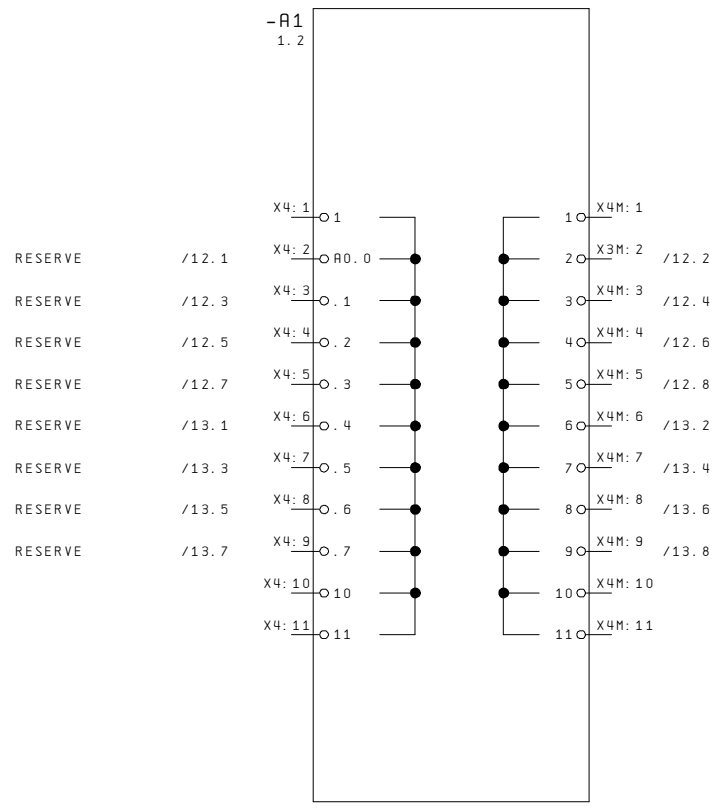



+101_4FH50/11

Datum		19.07.09		Produktmakros für System 100V				SPS-Übersicht Eingänge, CM 101, 101-6FH50		VIPA100V		=SYSTEM100V +101_6FH50	
Bearb.		ZBW											
Geänd.				Urspr.		Ers. f.		Ers. d.		System 100V		Bl. 1	
Änderung		Datum		Name		Form						13 Bl.	

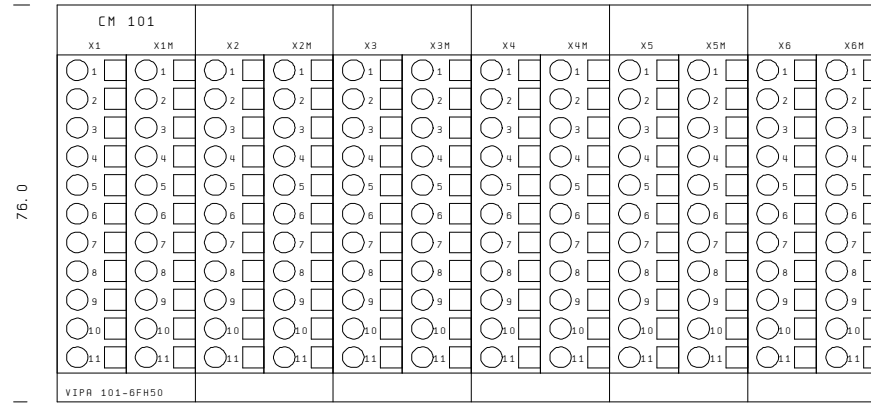


1		3							
			Datum	19.07.09	Produktmakros für System 100V		SPS-Übersicht Eingänge, CM 101, 101-6FH50	VIPA100V	=SYSTEM100V +101_6FH50
			Bearb.	ZBW					
			Geänd.						
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V
									Bl. 2 13 Bl.



2								4			
		Datum	19.07.09	Produktmakros für System 100V			SPS-Übersicht Ausgänge, CM 101, 101-6FH50		VIPA100V	=SYSTEM100V +101_6FH50	
		Bearb.	ZBW					System 100V		B1.	3
		Geänd.									13 B1.
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.					

-R1



76.0

152.4

CM 101

Abmessungen: (BxHxT) 152,4 x 76 x 48

Datum		19.07.09		Produktmakros für System 100V			Frontansicht, CM 101, 101-6FH50		VIPR100V		=SYSTEM100V +101_6FH50	
Bearb.		ZBW										
Geänd.												
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.	System 100V			B1.	5	
										13 B1.		



RESERVE

RESERVE

RESERVE

RESERVE

			Datum	19.07.09	Produktmakros für System 100V		Eingangsbyte 0, CM 101, 101-6FH50	VIPA100V	=SYSTEM100V +101_6FH50
			Bearb.	ZBW					
			Geänd.						
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V
									B1. 6 13 B1.

-A1
1.2



RESERVE

RESERVE

RESERVE

RESERVE

			Datum	19.07.09	Produktmakros für System 100V				Eingangsbyte 0, CM 101, 101-6FH50	VIPA100V	=SYSTEM100V +101_6FH50	
			Bearb.	ZBW								B1. 7
			Geänd.									13 B1.
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			System 100V		

-A1
1.2




RESERVE

RESERVE

RESERVE

RESERVE

7				Datum 19.07.09	Produktmakros für System 100V		Eingangsbyte 1, CM 101, 101-6FH50	VIPA100V	=SYSTEM100V +101_6FH50	8
				Bearb. ZBW						
				Geänd.						
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V	B1. 13 Bl.



RESERVE

RESERVE

RESERVE

RESERVE

8											10	
			Datum	19.07.09	Produktmakros für System 100V				Eingangsbyte 1, CM 101, 101-6FH50		VIPA100V	=SYSTEM100V +101_6FH50
			Bearb.	ZBW								
			Geänd.									
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.				System 100V	B1. 9 13 Bl.




RESERVE

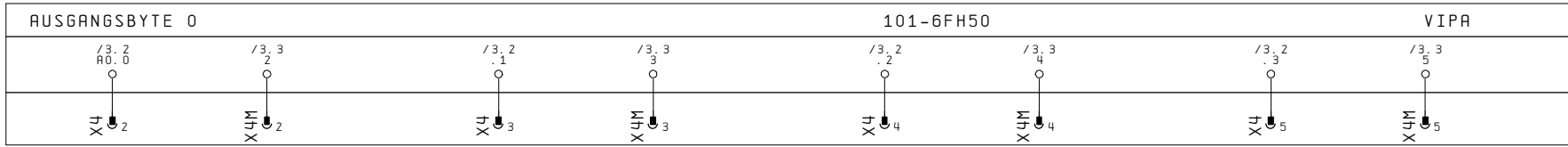
RESERVE

RESERVE

RESERVE

9					11			
		Datum	19. 07. 09	Produktmakros für System 100V				
		Bearb.	ZBW		Eingangsbyte 2, CM 101, 101-6FH50			
		Geänd.				VIPA100V	=SYSTEM100V +101_6FH50	
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.	System 100V	B1. 10 13 B1.

-A1
1.2



RESERVE

RESERVE

RESERVE

RESERVE

			Datum	19.07.09	Produktmakros für System 100V		Ausgangsbyte 0, CM 101, 101-6FH50	VIPA100V	=SYSTEM100V +101_6FH50	
			Bearb.	ZBW						
			Geänd.							
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V	B1. 12 13 B1.

-A1
1.2



RESERVE

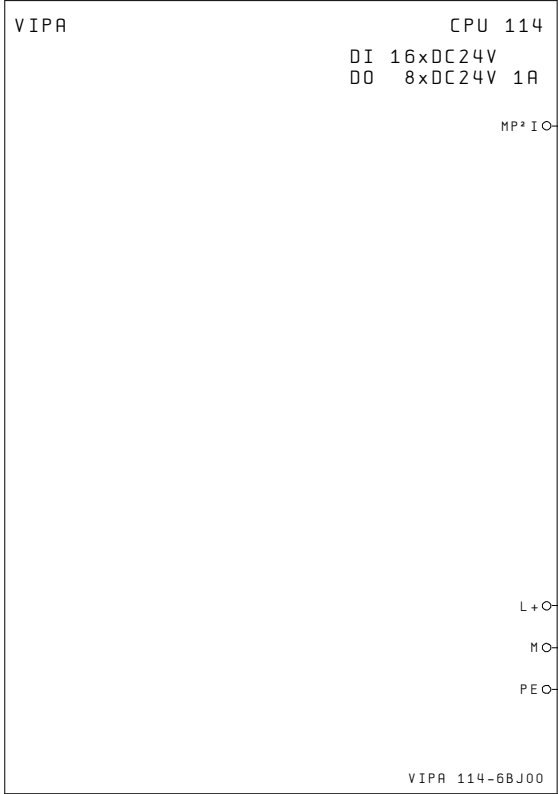
RESERVE

RESERVE

RESERVE

			Datum	19.07.09	Produktmakros für System 100V		Ausgangsbyte 0, CM 101, 101-6FH50	VIPA100V	=SYSTEM100V +101_6FH50	
			Bearb.	ZBW						
			Geänd.							
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V	Bl. 13 13 Bl.

-A1
 2.1 2.5
 3.1 5.0
 5.6 6.1
 7.1 8.1




MP² I /5.1

L+O X1: 1 /5.6
 NO X1: 2 /5.7
 PEO X1: 3 /5.8

VIPA 114-6BJ00

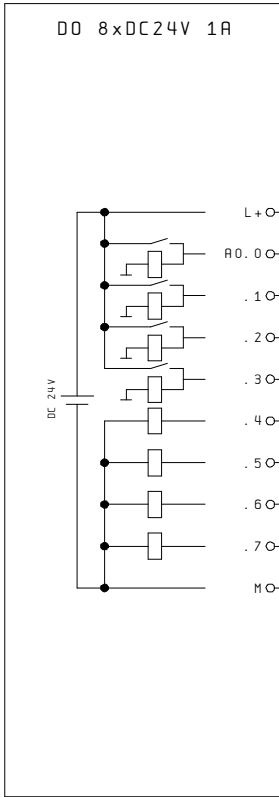
+101_6FH50/13

2

		Datum	19.07.09	Produktmakros für System 100V			SPS-Übersicht Versorgung, CPU 114 DC24V, 114-6BJ00		VIPA100V	=SYSTEM100V +114_6BJ00		
		Bearb.	ZBW						System 100V		B1.	1
		Geänd.									8 B1.	
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.						

-A1
1.1

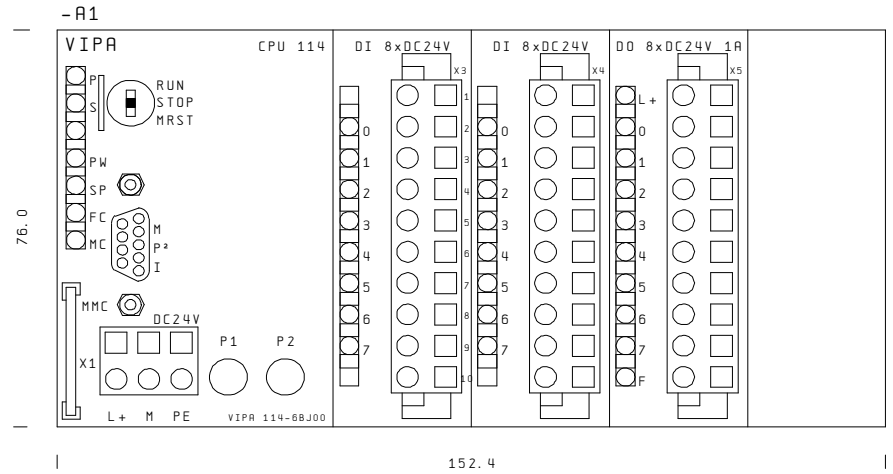
DO 8xDC24V 1A



L+O	X5: 1	/8. 1
A0.0	X5: 2	/8. 1
.1	X5: 3	/8. 2
.2	X5: 4	/8. 3
.3	X5: 5	/8. 4
.4	X5: 6	/8. 5
.5	X5: 7	/8. 6
.6	X5: 8	/8. 7
.7	X5: 9	/8. 8
MO	X5: 10	/8. 8

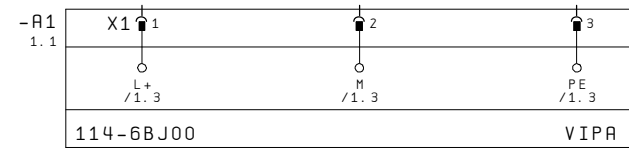
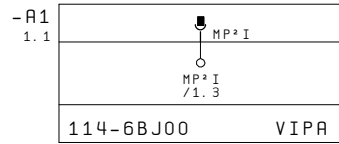
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE


			Datum	19.07.09	Produktmakros für System 100V				SPS-Übersicht Ausgänge, CPU 114 DC24V, 114-6BJ00		VIPA100V	=SYSTEM100V +114_6BJ00
			Bearb.	ZBW								
			Geänd.									
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.				System 100V	B1. 3 8 B1.



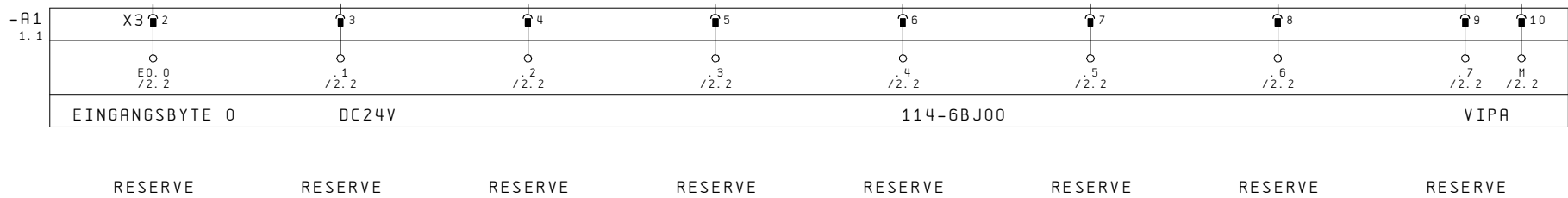
CPU 114
 Arbeitsspeicher 16kB
 Ladespeicher 24kB
 mit Steckplatz für Speicherkarte
 Integr. Spannungsversorgung DC 24V
 Abmessungen: (BxHxT) 152,4 x 76 x 48

3								5	
	Datum	19.07.09	Produktmakros für System 100V			Frontansicht, CPU 114 DC24V, 114-6BJ00		VIPR100V	
	Bearb.	ZBW						=SYSTEM100V +114_6BJ00	
	Geänd.							B1. 4	
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.	System 100V		8 B1.



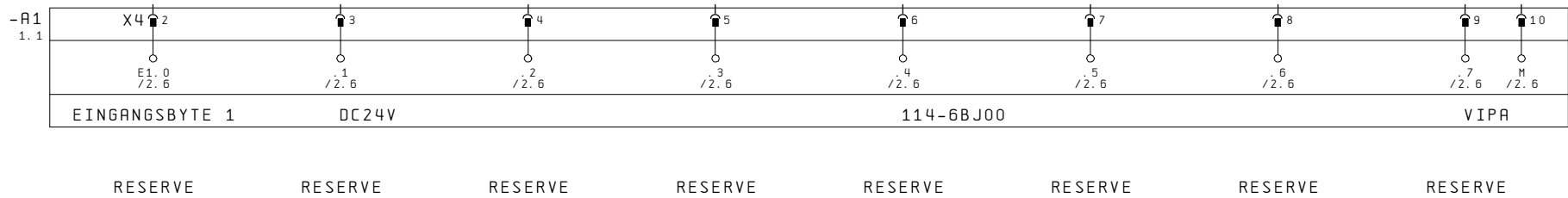
4											6			
			Datum	19.07.09	Produktmakros für System 100V				Anschlußbelegung,		VIPA100V		=SYSTEM100V	
			Bearb.	ZBW					CPU 114 DC24V,				+114_6BJ00	
			Geänd.						114-6BJ00		System 100V		B1. 5	
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.					8 B1.		

0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---



5										7	
Datum	19.07.09	Produktmakros für System 100V				Eingangsbyte 0, CPU 114 DC24V, 114-6BJ00		VIPA100V		=SYSTEM100V +114_6BJ00	
Bearb.	ZBW										
Geänd.											
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.	System 100V		B1.	6	
										8 B1.	

0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---

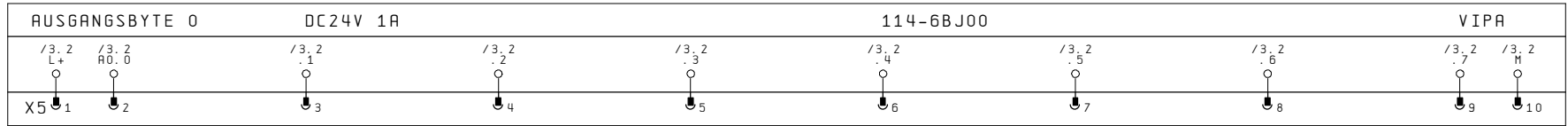


6

8

			Datum	19.07.09	Produktmakros für System 100V				Eingangsbyte 1, CPU 114 DC24V, 114-6BJ00	VIPA100V	=SYSTEM100V +114_6BJ00	
			Bearb.	ZBW								
			Geänd.									
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			System 100V	B1. 7 8 B1.	

-A1
1.1



RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

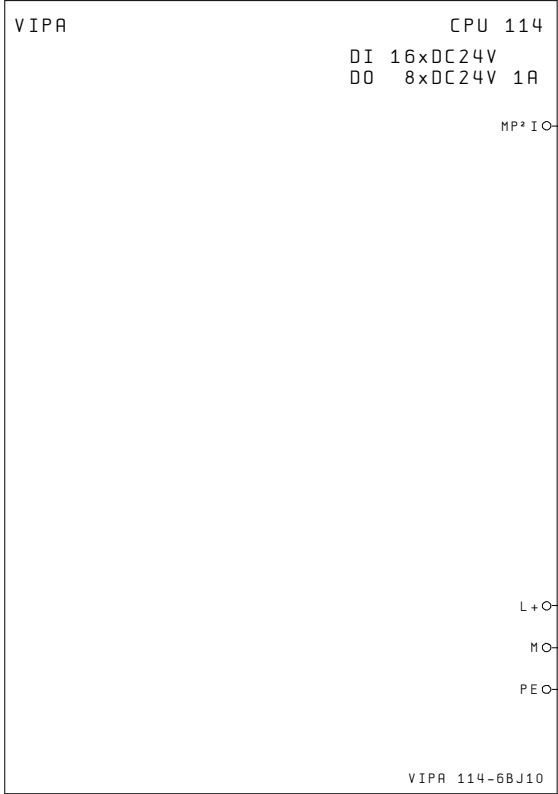
RESERVE

7

+114_6BJ10/1


			Datum	19.07.09	Produktmakros für System 100V		Ausgangsbyte 0, CPU 114 DC24V, 114-6BJ00	VIPA100V	=SYSTEM100V +114_6BJ00
			Bearb.	ZBW					
			Geänd.						
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V
									B1. 8 8 B1.

-A1
 2.1 2.5
 3.1 5.0
 5.6 6.1
 7.1 8.1

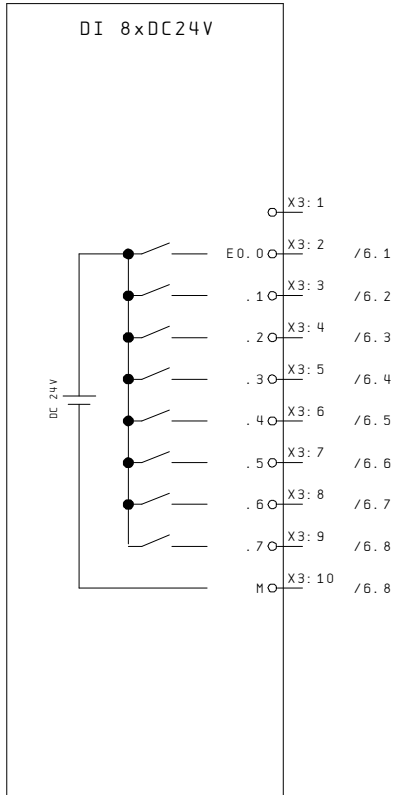


+114_6BJ00/8

2

		Datum	19.07.09	Produktmakros für System 100V			SPS-Übersicht Versorgung, CPU 114 DC24V, 114-6BJ10		VIPA100V	=SYSTEM100V +114_6BJ10		
		Bearb.	ZBW						System 100V		B1.	1
		Geänd.									8 B1.	
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.						

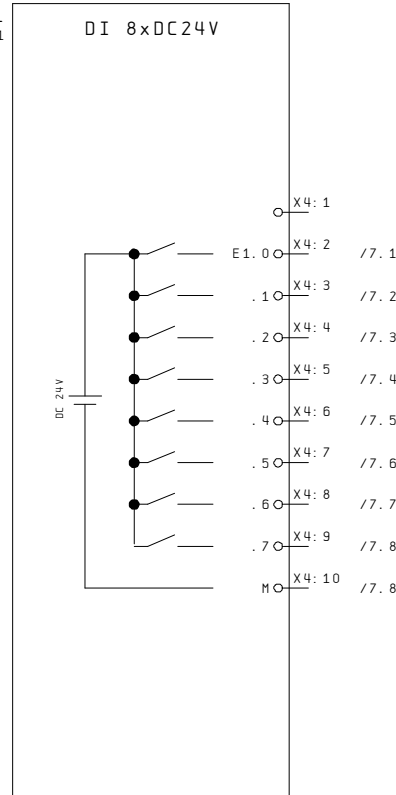
-A1
1.1



X3: 1
X3: 2 /6.1
X3: 3 /6.2
X3: 4 /6.3
X3: 5 /6.4
X3: 6 /6.5
X3: 7 /6.6
X3: 8 /6.7
X3: 9 /6.8
X3: 10 /6.8

RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE

-A1
1.1



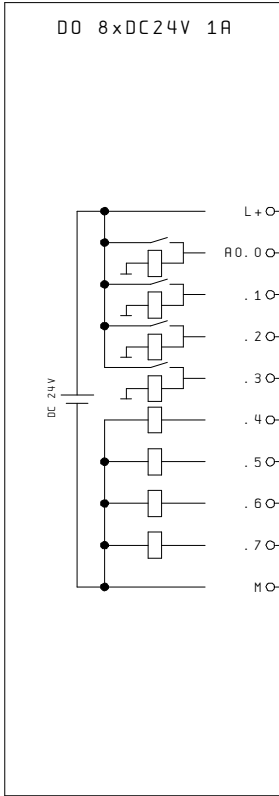
X4: 1
X4: 2 /7.1
X4: 3 /7.2
X4: 4 /7.3
X4: 5 /7.4
X4: 6 /7.5
X4: 7 /7.6
X4: 8 /7.7
X4: 9 /7.8
X4: 10 /7.8

RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE

		Datum	19.07.09	Produktmakros für System 100V			SPS-Übersicht Eingänge, CPU 114 DC24V, 114-6BJ10		VIP A100V	=SYSTEM100V +114_6BJ10	
		Bearb.	ZBW						System 100V		B1. 2
		Geänd.									8 B1.
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.					

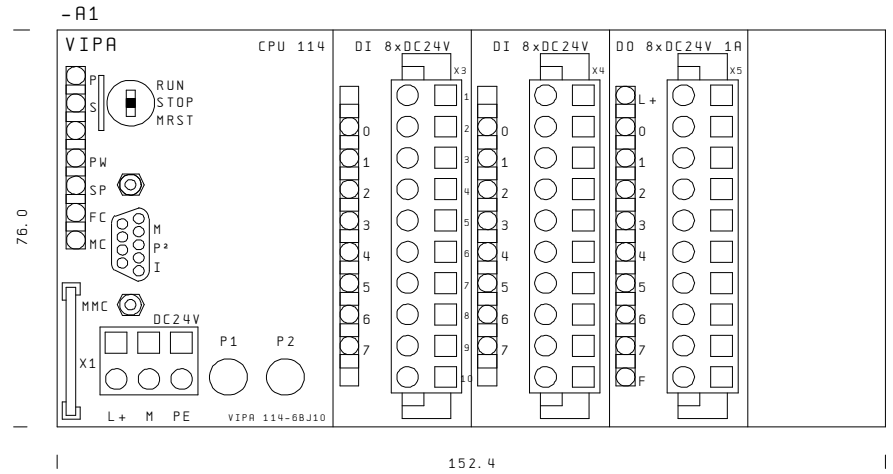
-A1
1.1

DO 8xDC24V 1A



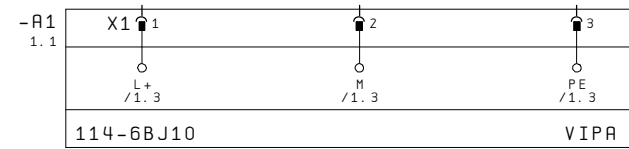
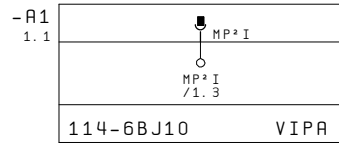
L+O	X5: 1	/8. 1	
A0.0	X5: 2	/8. 1	RESERVE
.1	X5: 3	/8. 2	RESERVE
.2	X5: 4	/8. 3	RESERVE
.3	X5: 5	/8. 4	RESERVE
.4	X5: 6	/8. 5	RESERVE
.5	X5: 7	/8. 6	RESERVE
.6	X5: 8	/8. 7	RESERVE
.7	X5: 9	/8. 8	RESERVE
M0	X5: 10	/8. 8	


		Datum	19.07.09	Produktmakros für System 100V			SPS-Übersicht Ausgänge, CPU 114 DC24V, 114-6BJ10		VIPA100V	=SYSTEM100V +114_6BJ10
		Bearb.	ZBW							
		Geänd.								
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.			System 100V	B1. 3 8 B1.



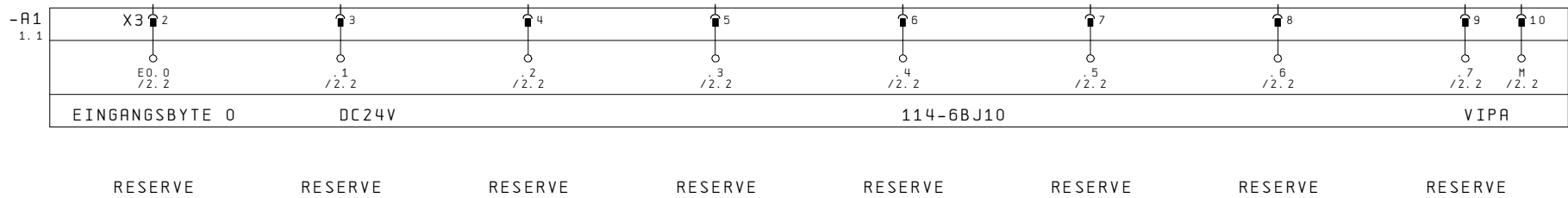
CPU 114
 Arbeitsspeicher 16kB
 Ladespeicher 24kB
 mit Steckplatz für Speicherkarte
 Integr. Spannungsversorgung DC 24V
 Abmessungen: (BxHxT) 152,4 x 76 x 48

3										5	
		Datum	19.07.09	Produktmakros für System 100V				Frontansicht, CPU 114 DC24V, 114-6BJ10		VIPA100V	
		Bearb.	ZBW							=SYSTEM100V +114_6BJ10	
		Geänd.									
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.				System 100V	
										B1. 4	
										8 B1.	



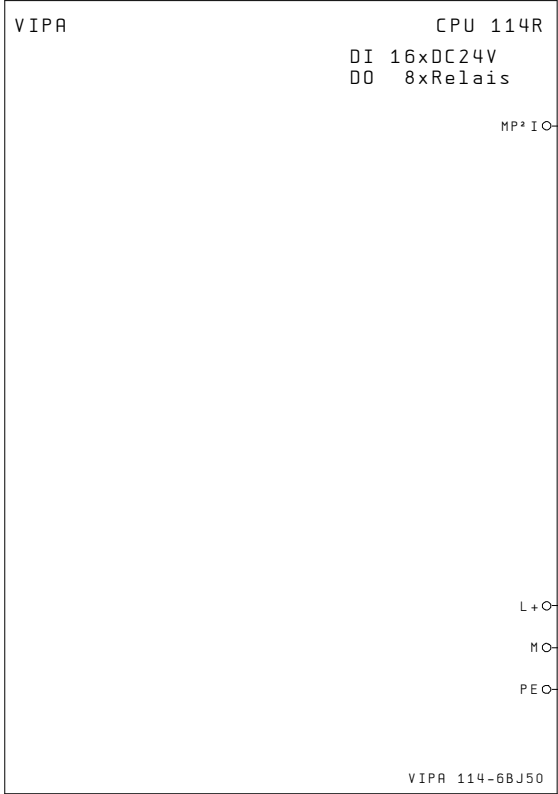
				4		6								
Datum		19.07.09		Produktmakros für System 100V				Anschlußbelegung, CPU 114 DC24V, 114-6BJ10		VIPA100V		=SYSTEM100V +114_6BJ10		
Bearb.		ZBW												
Geänd.														
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.			System 100V		B1. 5		8 B1.	

0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---



5				7				
Datum	19.07.09	Produktmakros für System 100V			Eingangsbyte 0, CPU 114 DC24V, 114-6BJ10	VIPA100V System 100V	=SYSTEM100V +114_6BJ10	
Bearb.	ZBW						B1.	6
Geänd.		Urspr.	Ers. f.				Ers. d.	8 B1.
Anderung	Datum	Name	Form					

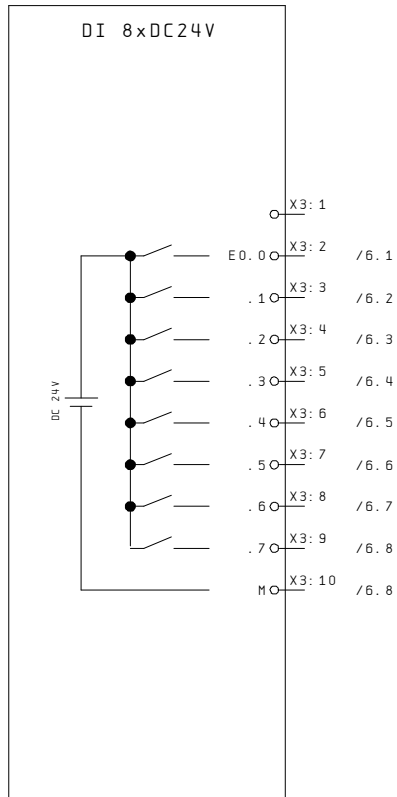
-R1
 2.1 2.5
 3.1 5.0
 5.6 6.1
 7.1 8.1



+114_6BJ10/8

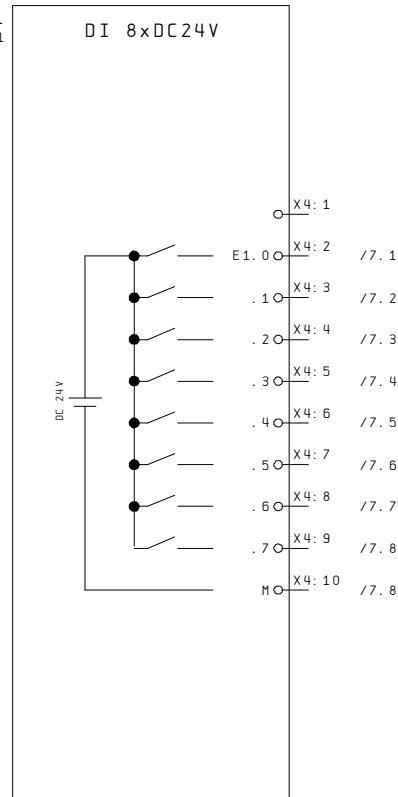
		Datum	19.07.09	Produktmakros für System 100V			SPS-Übersicht Versorgung, CPU 114R DC24V, 114-6BJ50		VIPA100V	=SYSTEM100V +114_6BJ50		
		Bearb.	ZBW						System 100V		B1.	1
		Geänd.									8 B1.	
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.						

-A1
1.1



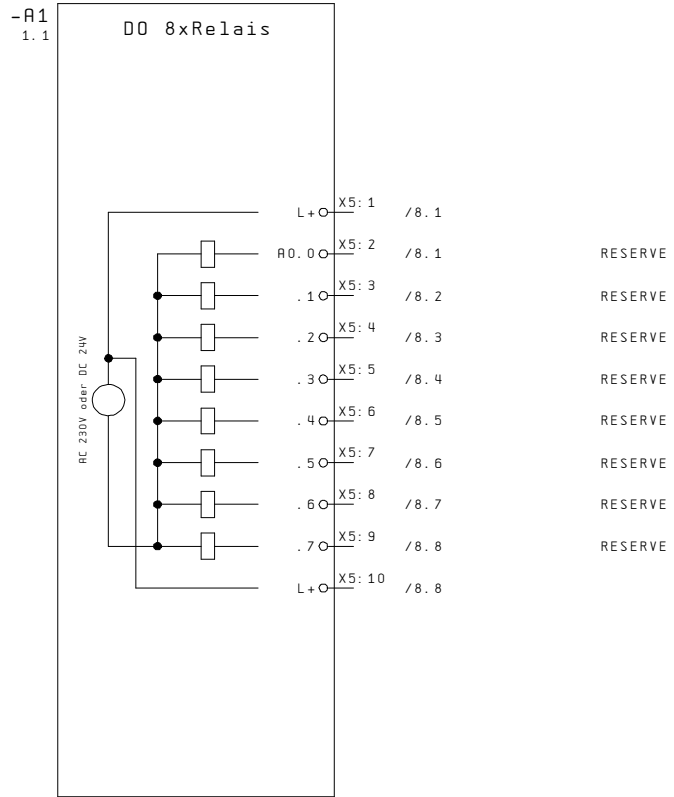
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE

-A1
1.1

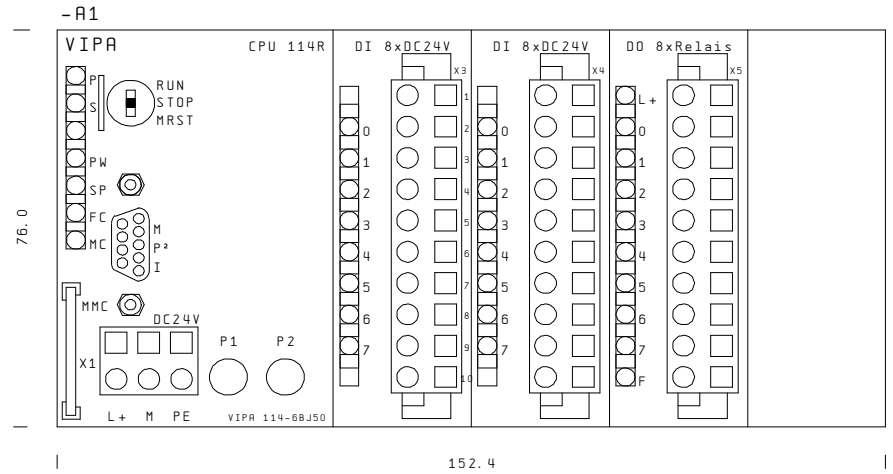


RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE

Datum		19.07.09		Produktmakros für System 100V				SPS-Übersicht Eingänge, CPU 114R DC24V, 114-6BJ50		VIPA100V		=SYSTEM100V +114_6BJ50	
Bearb.		ZBW											
Geänd.													
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.			System 100V		B1.	2	
											8 B1.		

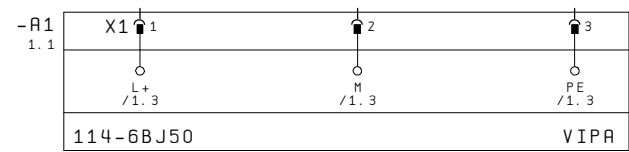
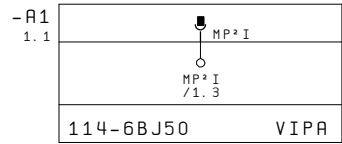


2								4		
		Datum	19.07.09	Produktmakros für System 100V			SPS-Übersicht Ausgänge, CPU 114R DC24V, 114-6BJ50		VIPA100V	=SYSTEM100V +114_6BJ50
		Bearb.	ZBW							
		Geänd.								
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.			System 100V	B1. 3 8 B1.



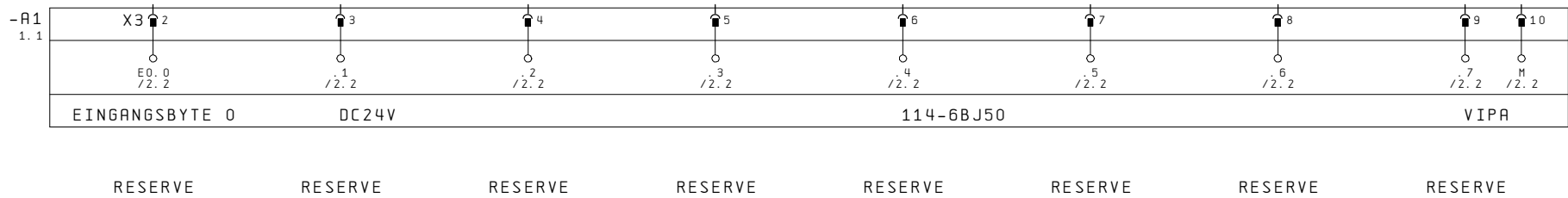
CPU 114R
 Arbeitsspeicher 16kB
 Ladespeicher 24kB
 mit Steckplatz für Speicherkarte
 Integr. Spannungsversorgung DC 24V
 Abmessungen: (BxHxT) 152,4 x 76 x 48


3								5	
	Datum	19.07.09	Produktmakros für System 100V			Frontansicht, CPU 114R DC24V, 114-6BJ50		VIPA100V	
	Bearb.	ZBW						=SYSTEM100V +114_6BJ50	
	Geänd.							B1. 4	
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.	System 100V		8 B1.



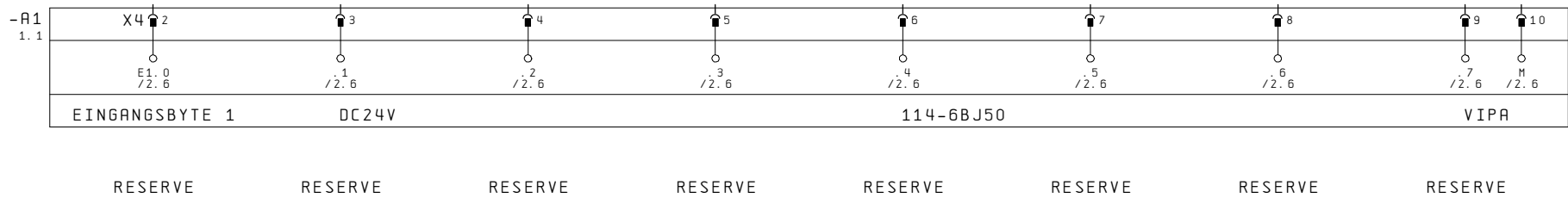
4										6	
Datum	19.07.09	Produktmakros für System 100V				Anschlußbelegung, CPU 114R DC24V, 114-6BJ50		VIPA100V		=SYSTEM100V +114_6BJ50	
Bearb.	ZBW									B1. 5	
Geänd.								System 100V		8 B1.	
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.					


0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---



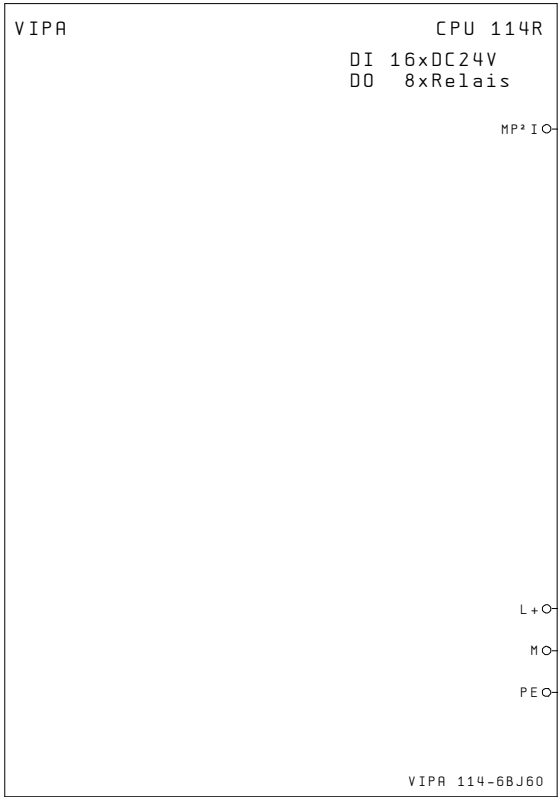
5										7	
Datum	19.07.09	Produktmakros für System 100V				Eingangsbyte 0, CPU 114R DC24V, 114-6BJ50		VIPA100V		=SYSTEM100V +114_6BJ50	
Bearb.	ZBW										
Geänd.											
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.	System 100V		B1. 6		8 B1.

0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---



6										8	
		Datum	19.07.09	Produktmakros für System 100V				Eingangsbyte 1, CPU 114R DC24V, 114-6BJ50		VIPA100V =SYSTEM100V +114_6BJ50	
		Bearb.	ZBW							B1. 7	
		Geänd.								8 B1.	
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.	System 100V				

-R1
 2.1 2.5
 3.1 5.0
 5.6 6.1
 7.1 8.1

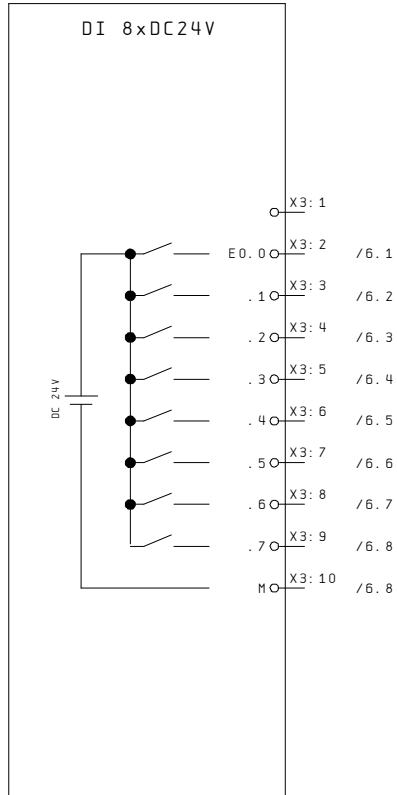


+114_6BJ50/8

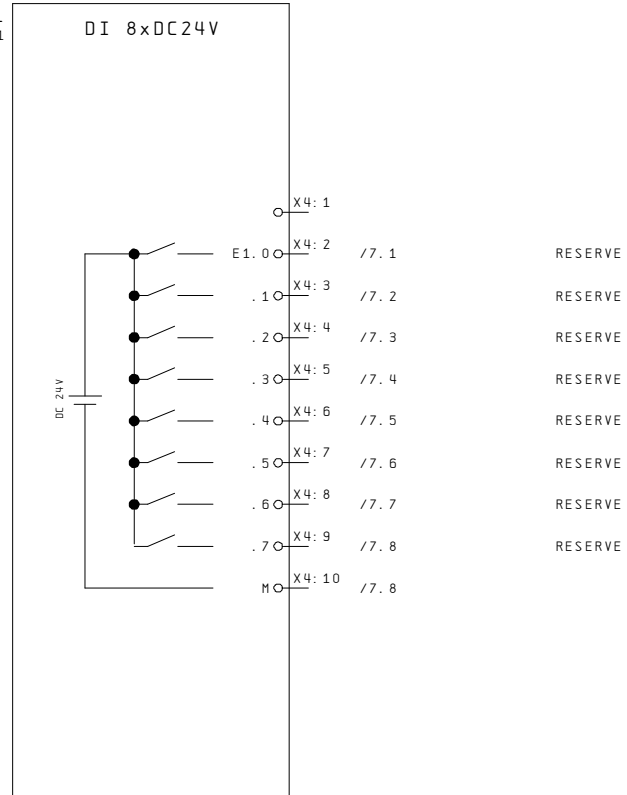
2

		Datum	19.07.09	Produktmakros für System 100V			SPS-Übersicht Versorgung, CPU 114R DC24V, 114-6BJ60		VIPR100V	=SYSTEM100V +114_6BJ60
		Bearb.	ZBW							
		Geänd.								
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.			System 100V	B1. 1 8 B1.

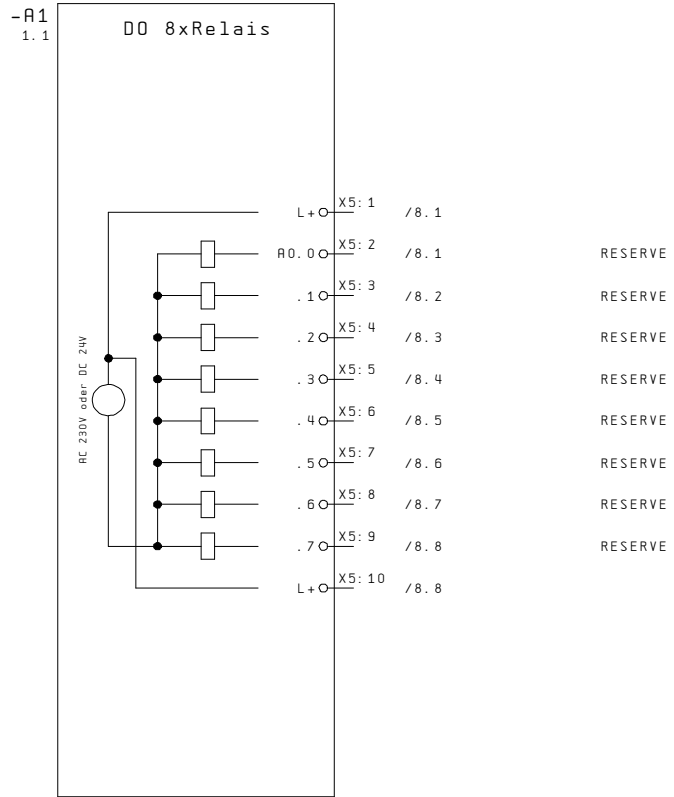
-A1
1.1



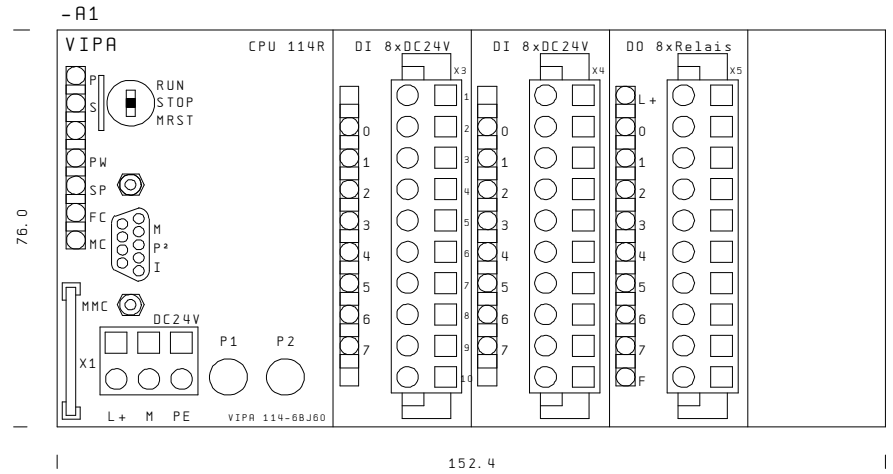
-A1
1.1



		Datum	19.07.09	Produktmakros für System 100V			SPS-Übersicht Eingänge, CPU 114R DC24V, 114-6BJ60		VIPA100V		=SYSTEM100V +114_6BJ60	
		Bearb.	ZBW									
		Geänd.										
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.			System 100V		B1.	2
											8 B1.	



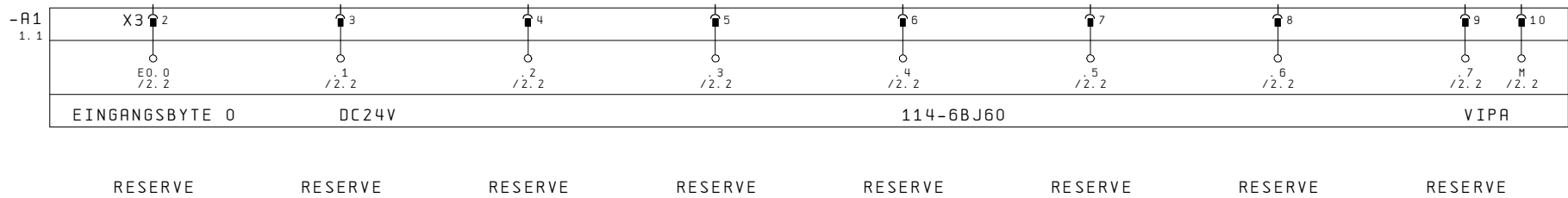
2								4		
		Datum	19.07.09	Produktmakros für System 100V			SPS-Übersicht Ausgänge, CPU 114R DC24V, 114-6BJ60		VIPA100V	=SYSTEM100V +114_6BJ60
		Bearb.	ZBW							
		Geänd.								
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.			System 100V	B1. 3 8 B1.



CPU 114R
 Arbeitsspeicher 16kB
 Ladespeicher 24kB
 mit Steckplatz für Speicherkarte
 Integr. Spannungsversorgung DC 24V
 Abmessungen: (BxHxT) 152,4 x 76 x 48

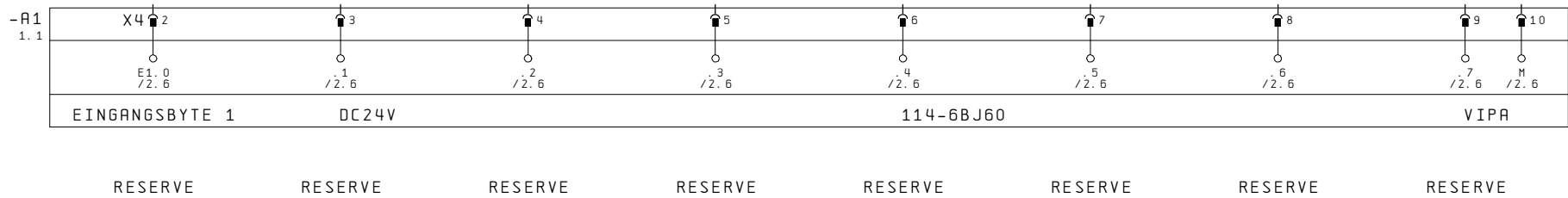
3								5			
		Datum	19.07.09	Produktmakros für System 100V			Frontansicht, CPU 114R DC24V, 114-6BJ60		VIPA100V	=SYSTEM100V +114_6BJ60	
		Bearb.	ZBW								
		Geänd.									
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.			System 100V	B1. 4 8 B1.	

0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---



5											7	
			Datum	19.07.09	Produktmakros für System 100V				Eingangsbyte 0, CPU 114R DC24V, 114-6BJ60		VIPA100V	=SYSTEM100V +114_6BJ60
			Bearb.	ZBW								
			Geänd.									
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.				System 100V	B1. 6 8 B1.

0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---

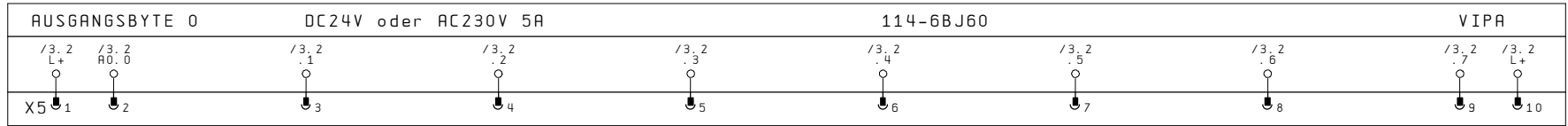


6

8

			Datum	19.07.09	Produktmakros für System 100V				Eingangsbyte 1, CPU 114R DC24V, 114-6BJ60	VIPA100V	=SYSTEM100V +114_6BJ60	
			Bearb.	ZBW								B1. 7
			Geänd.									8 B1.
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			System 100V		

-A1
1.1



RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

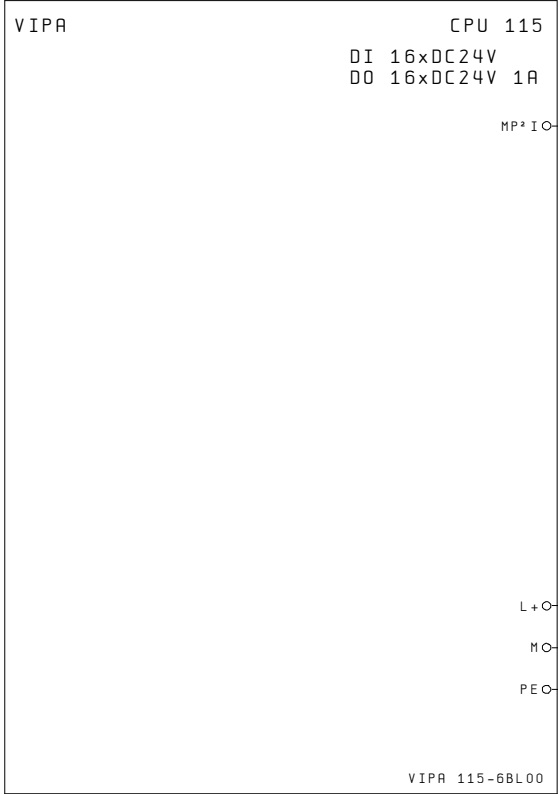
RESERVE

7

+115_6BL00/1

			Datum	19.07.09	Produktmakros für System 100V		Ausgangsbyte 0, CPU 114R DC24V, 114-6BJ60	VIPA100V	=SYSTEM100V +114_6BJ60
			Bearb.	ZBW					
			Geänd.						
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V
									B1. 8 8 B1.

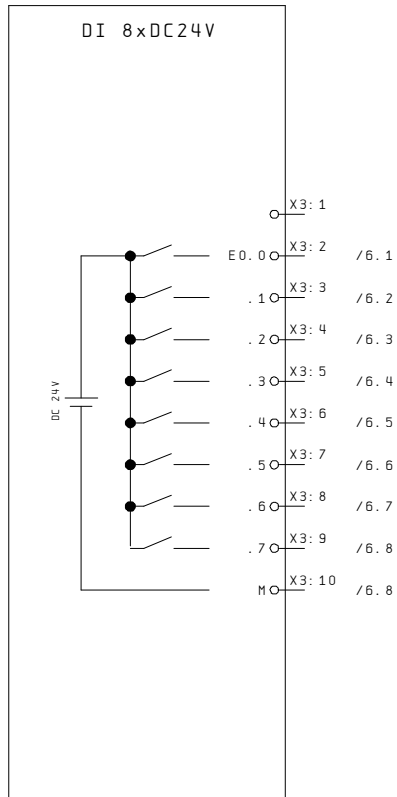
-A1
 2.1 2.5
 3.1 3.5
 5.0 5.6
 6.1 7.1
 8.1 9.1



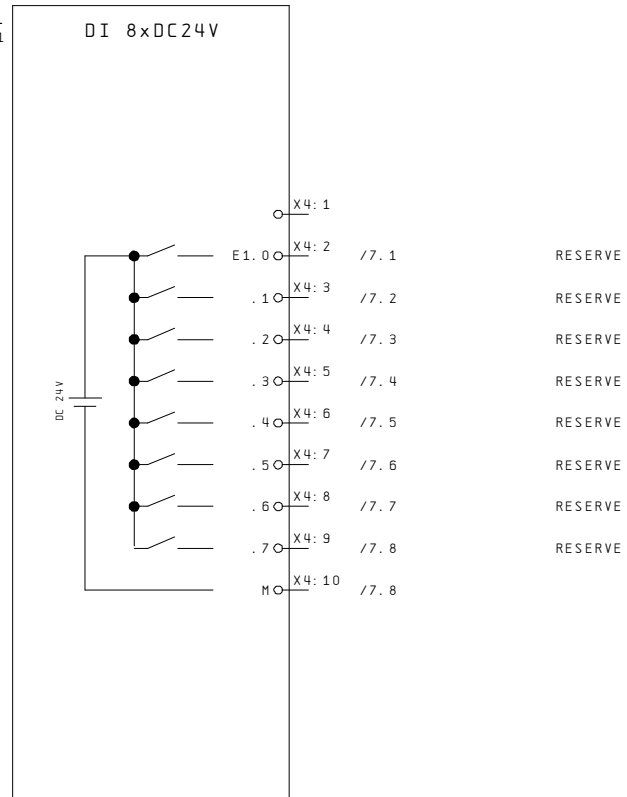
+114_6BJ60/8

Datum		19.07.09		Produktmakros für System 100V				SPS-Übersicht Versorgung,		VIP A100V		=SYSTEM100V		
Bearb.		ZBW						CPU 115 DC24V,				+115_6BL00		
Geänd.								115-6BL00				B1. 1		
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.			System 100V		9 B1.		1	

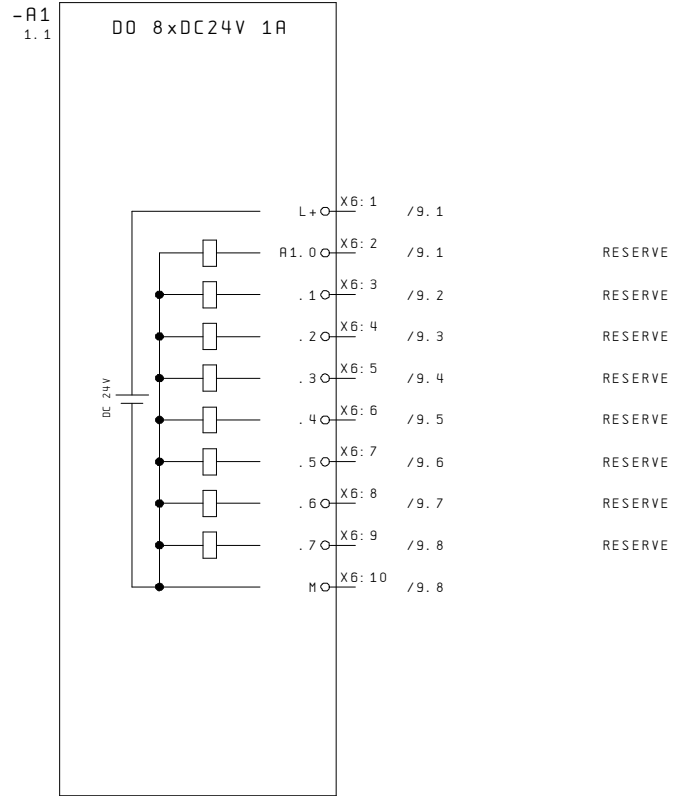
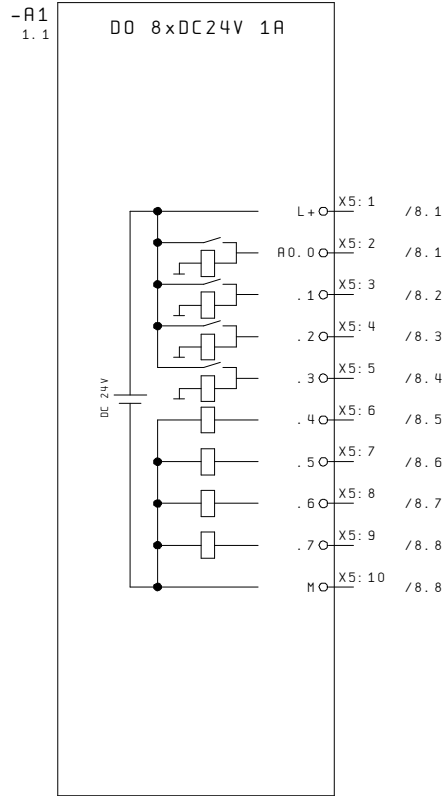
-A1
1.1



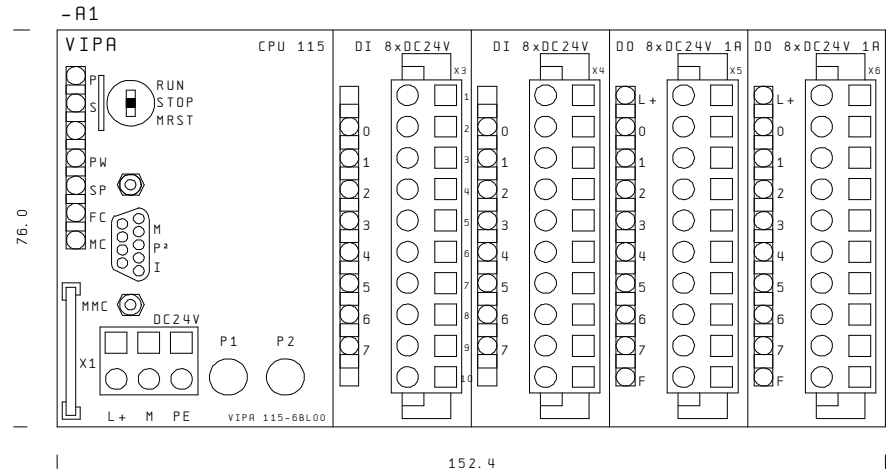
-A1
1.1



			Datum	19.07.09	Produktmakros für System 100V				SPS-Übersicht Eingänge, CPU 115 DC24V, 115-6BL00		VIP A100V	=SYSTEM100V +115_6BL00
			Bearb.	ZBW								B1. 2
			Geänd.									9 B1.
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			System 100V		

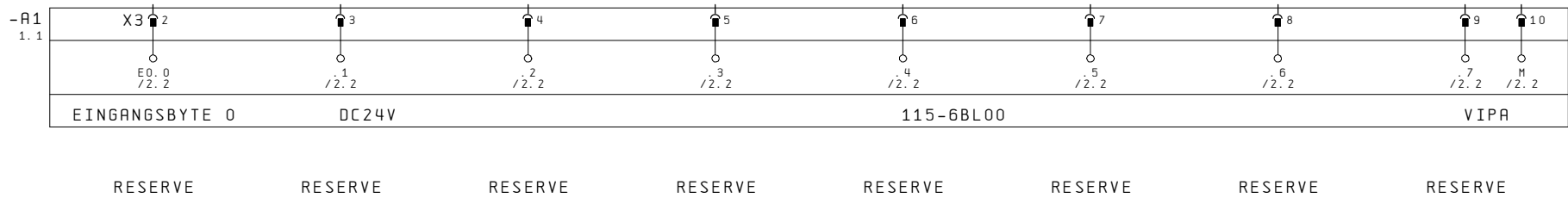


			Datum	19.07.09	Produktmakros für System 100V				SPS-Übersicht Ausgänge, CPU 115 DC24V, 115-6BL00		VIPA100V		=SYSTEM100V +115_6BL00	
			Bearb.	ZBW									B1.	3
			Geänd.								System 100V		9 B1.	
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.							

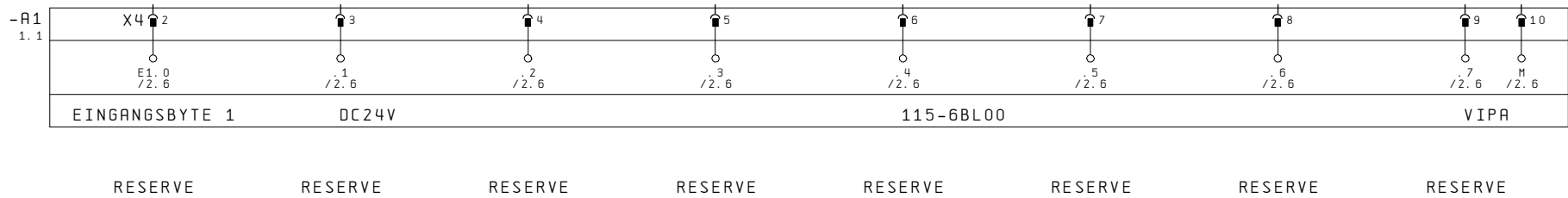


CPU 115
 Arbeitsspeicher 16kB
 Ladespeicher 24kB
 mit Steckplatz für Speicherkarte
 Integr. Spannungsversorgung DC 24V
 Abmessungen: (BxHxT) 152,4 x 76 x 48

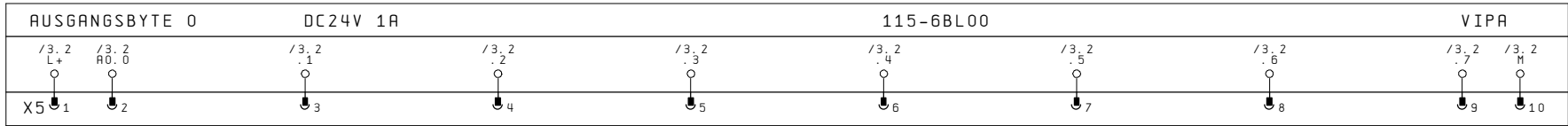
3										5	
		Datum	19.07.09	Produktmakros für System 100V				Frontansicht, CPU 115 DC24V, 115-6BL00		VIPR100V	
		Bearb.	ZBW							=SYSTEM100V +115_6BL00	
		Geänd.									
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.				System 100V	
										B1. 4	
										9 B1.	



		Datum 19.07.09		Produktmakros für System 100V				Eingangsbyte 0, CPU 115 DC24V, 115-6BL00		VIPA100V		=SYSTEM100V +115_6BL00	
		Bearb. ZBW								System 100V		B1. 6	
		Geänd.										9 B1.	
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.							



-A1
1.1



RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

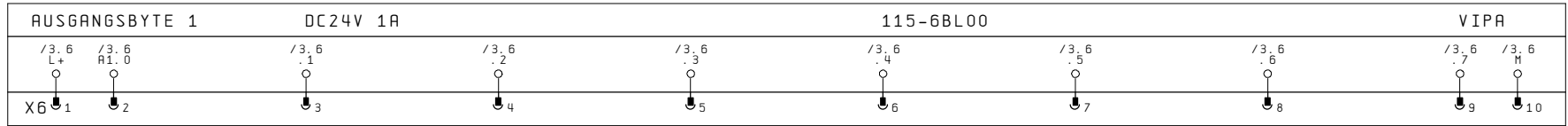
RESERVE

RESERVE

			Datum	19.07.09	Produktmakros für System 100V		Ausgangsbyte 0, CPU 115 DC24V, 115-6BL00	VIPA100V	=SYSTEM100V +115_6BL00
			Bearb.	ZBW					
			Geänd.						
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.	System 100V	
								B1. 8	
								9 B1.	

0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---

-A1
1.1



RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

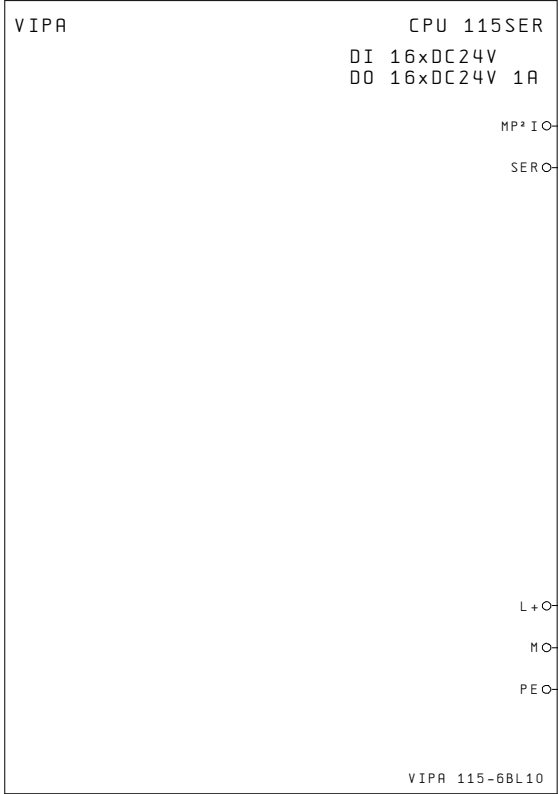
RESERVE

8

+115_6BL10/1

			Datum	19.07.09	Produktmakros für System 100V				Ausgangsbyte 1, CPU 115 DC24V, 115-6BL00		VIPA100V	=SYSTEM100V +115_6BL00
			Bearb.	ZBW								
			Geänd.									
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			System 100V	B1. 9	9 B1.

-A1
 2.1 2.5
 3.1 3.5
 5.0 5.6
 6.1 7.1
 8.1 9.1



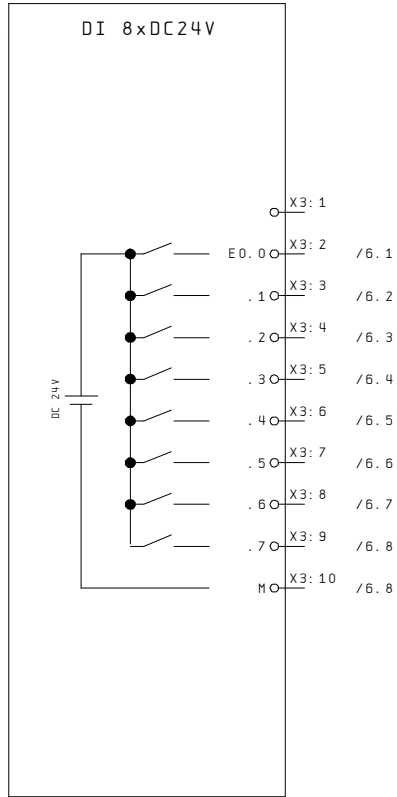
VIPA 115-6BL10

+115_6BL00/9

2

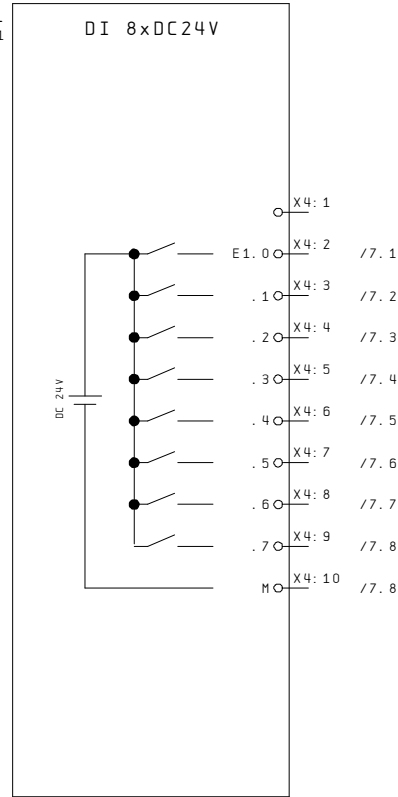
Datum		19.07.09		Produktmakros für System 100V			SPS-Übersicht Versorgung, CPU 115SER DC24V, 115-6BL10		VIPA100V		=SYSTEM100V +115_6BL10	
Bearb.		ZBW										
Geänd.												
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.	System 100V				B1. 1 9 B1.	

-A1
1.1



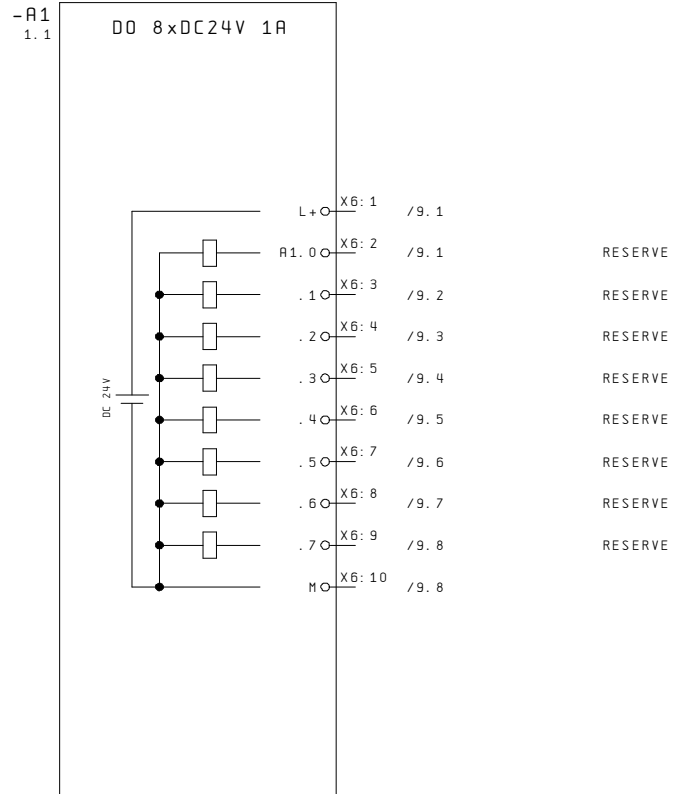
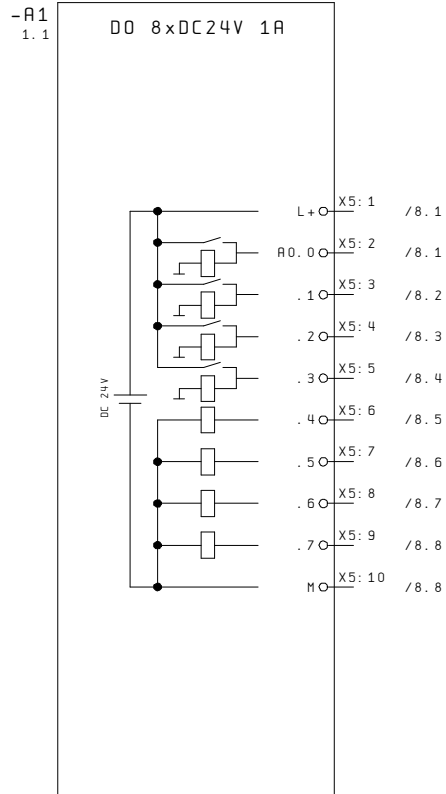
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE

-A1
1.1

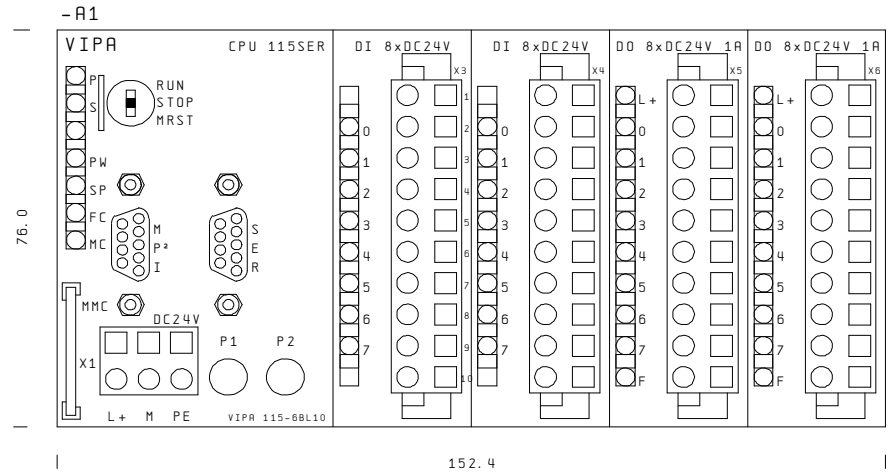


RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE

Datum		19.07.09		Produktmakros für System 100V				SPS-Übersicht Eingänge, CPU 115SER DC24V, 115-6BL10		VIPA100V		=SYSTEM100V +115_6BL10	
Bearb.		ZBW											
Geänd.													
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.			System 100V		B1. 2 9 B1.		

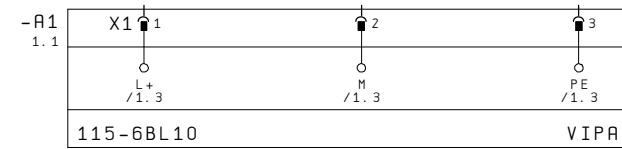
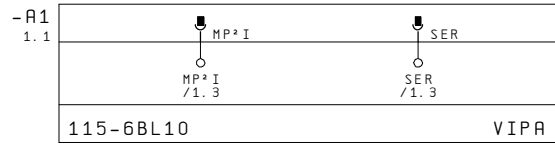


			Datum	19. 07. 09	Produktmakros für System 100V				SPS-Übersicht Ausgänge, CPU 115SER DC24V, 115-6BL10		VIPA100V		=SYSTEM100V +115_6BL10	
			Bearb.	ZBW									B1.	3
			Geänd.								System 100V		9 B1.	
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.							



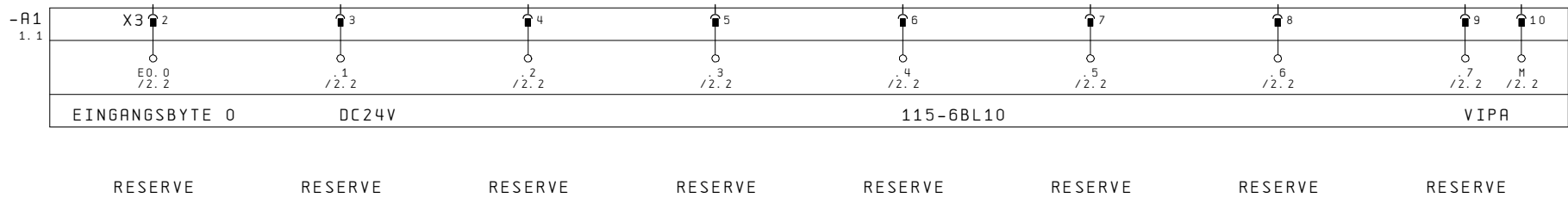
CPU 115SER
 Arbeitsspeicher 16kB
 Ladespeicher 24kB
 mit Steckplatz für Speicherkarte
 Integr. Spannungsversorgung DC 24V
 Abmessungen: (BxHxT) 152,4 x 76 x 48


3										5	
		Datum	19.07.09	Produktmakros für System 100V				Frontansicht, CPU 115SER DC24V, 115-6BL10		VIPA100V =SYSTEM100V +115_6BL10	
		Bearb.	ZBW							B1. 4	
		Geänd.								9 B1.	
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.				System 100V	

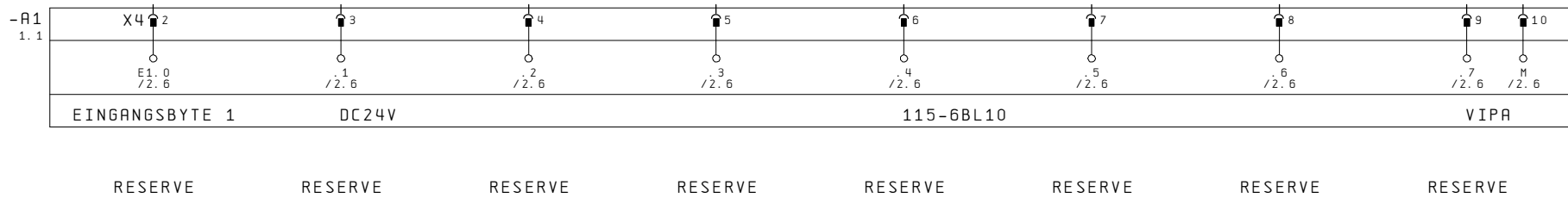


4											6	
			Datum	19.07.09	Produktmakros für System 100V				Anschlußbelegung, CPU 115SER DC24V, 115-6BL10		VIPA100V	=SYSTEM100V +115_6BL10
			Bearb.	ZBW								
			Geänd.									
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.				System 100V	B1. 5 9 B1.

0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---

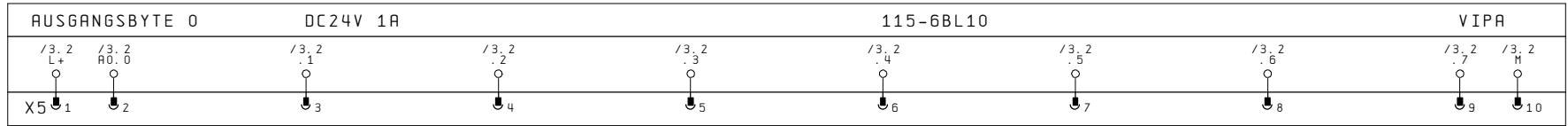


5										7	
Datum	19.07.09	Produktmakros für System 100V				Eingangsbyte 0, CPU 115SER DC24V, 115-6BL10		VIPA100V		=SYSTEM100V +115_6BL10	
Bearb.	ZBW										
Geänd.											
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.	System 100V		B1. 6		9 B1.



6					8				
	Datum	19.07.09	Produktmakros für System 100V			Eingangsbyte 1, CPU 115SER DC24V, 115-6BL10	VIPA100V	=SYSTEM100V +115_6BL10	
	Bearb.	ZBW							
	Geänd.								
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.		System 100V	B1. 7 9 B1.

-A1
1.1



RESERVE

RESERVE

RESERVE


RESERVE

RESERVE

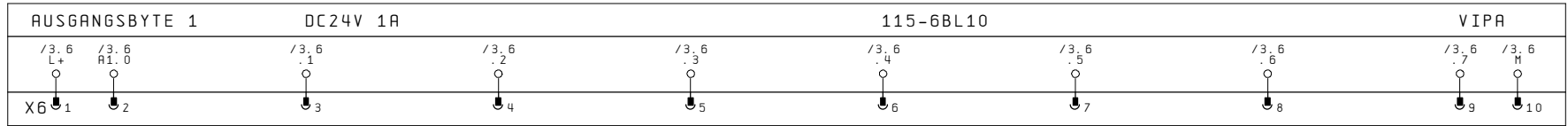
RESERVE

RESERVE

RESERVE

7											9		
			Datum	19.07.09	Produktmakros für System 100V				Ausgangsbyte 0, CPU 115SER DC24V, 115-6BL10		VIPA100V	=SYSTEM100V +115_6BL10	
			Bearb.	ZBW									
			Geänd.										
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.				System 100V		B1. 8
													9 B1.

-A1
1.1



RESERVE

RESERVE

RESERVE

RESERVE

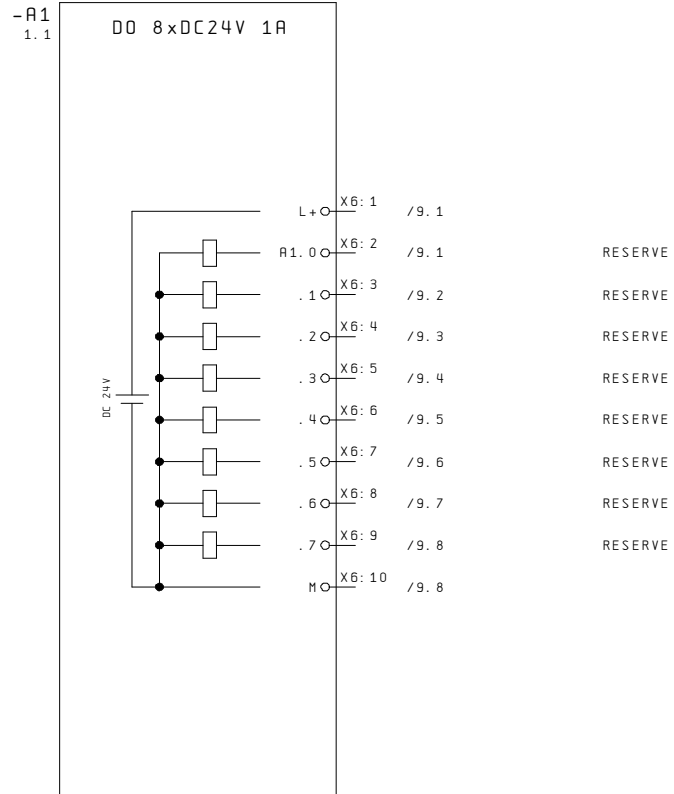
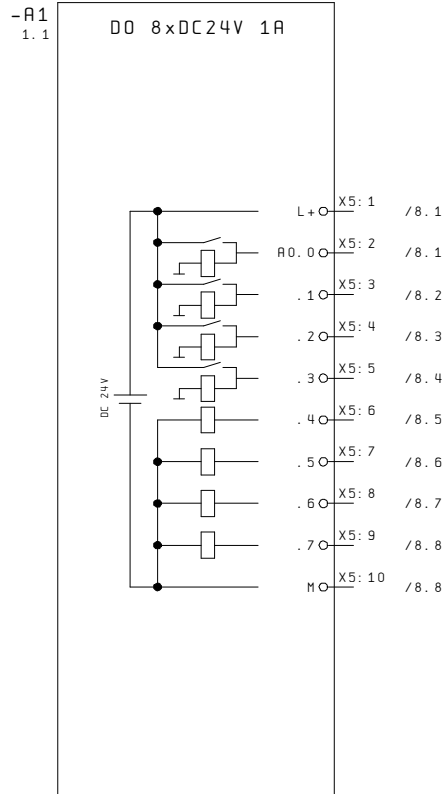
RESERVE

RESERVE

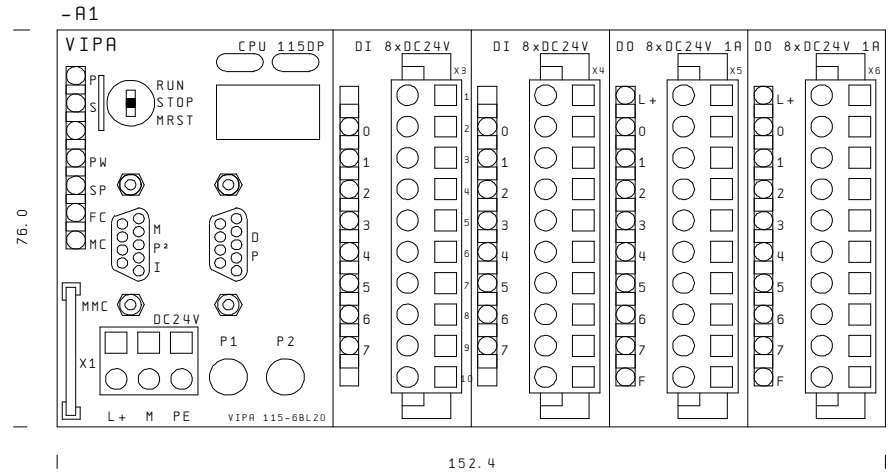
RESERVE

RESERVE

			Datum	19.07.09	Produktmakros für System 100V		Ausgangsbyte 1, CPU 115SER DC24V, 115-6BL10	VIPA100V	=SYSTEM100V +115_6BL10	
			Bearb.	ZBW						
			Geänd.							
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V	B1. 9 9 B1.

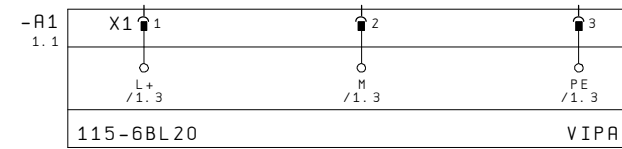
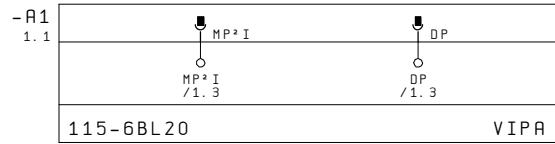


			Datum	19. 07. 09	Produktmakros für System 100V				SPS-Übersicht Ausgänge, CPU 1150P DC24V, 115-6BL20		VIPA100V		=SYSTEM100V +115_6BL20	
			Bearb.	ZBW									B1.	3
			Geänd.								System 100V		9 B1.	
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.							

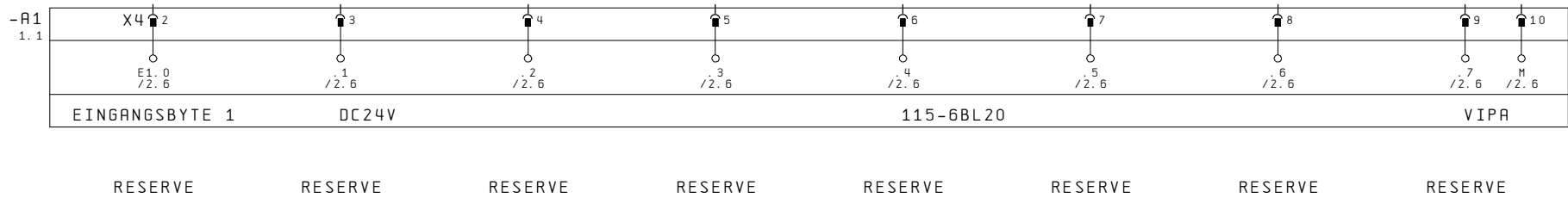


CPU 115DP
 Arbeitsspeicher 16kB
 Ladespeicher 24kB
 mit Steckplatz für Speicherkarte
 Integr. Spannungsversorgung DC 24V
 Abmessungen: (BxHxT) 152,4 x 76 x 48

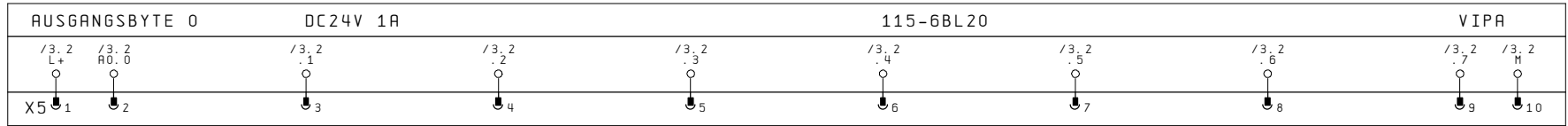
3								5	
	Datum	19.07.09	Produktmakros für System 100V			Frontansicht, CPU 115DP DC24V, 115-6BL20		VIPA100V	
	Bearb.	ZBW						=SYSTEM100V +115_6BL20	
	Geänd.							B1. 4	
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.	System 100V		9 B1.



4										6	
		Datum	19.07.09	Produktmakros für System 100V				Anschlußbelegung, CPU 115DP DC24V, 115-6BL20		VIPA100V =SYSTEM100V +115_6BL20	
		Bearb.	ZBW							B1. 5	
		Geänd.						System 100V		9 B1.	
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.					



-A1
1.1



RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

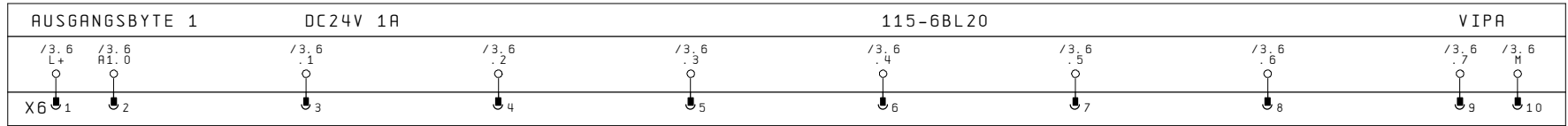
RESERVE

RESERVE

			Datum	19.07.09	Produktmakros für System 100V		Ausgangsbyte 0, CPU 1150P DC24V, 115-6BL20	VIPA100V	=SYSTEM100V +115_6BL20
			Bearb.	ZBW					
			Geänd.						
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V
									B1. 8 9 B1.

0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---

-A1
1.1



RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

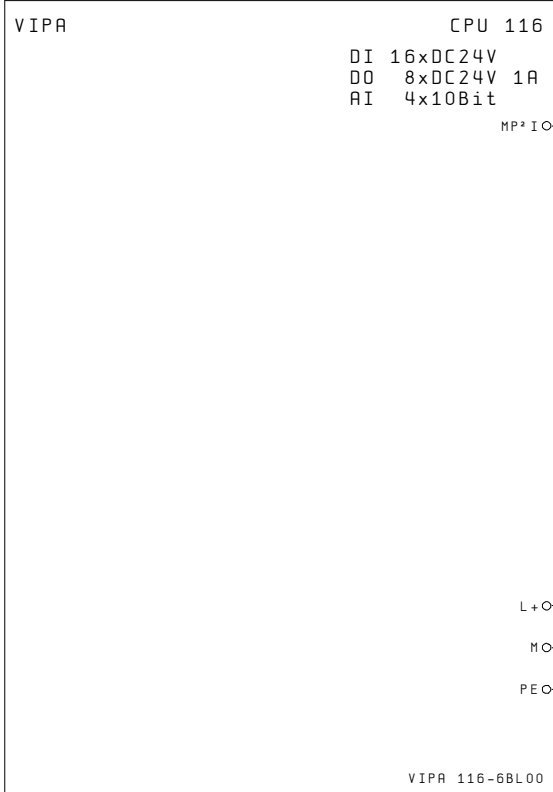
RESERVE

8

+116_6BL00/1

			Datum	19.07.09	Produktmakros für System 100V				Ausgangsbyte 1, CPU 1150P DC24V, 115-6BL20		VIPA100V	=SYSTEM100V +115_6BL20
			Bearb.	ZBW								
			Geänd.									
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			System 100V	B1. 9 9 B1.	

-A1
 2.1 2.5
 3.1 4.1
 6.0 6.6
 7.1 8.1
 9.1 10.1

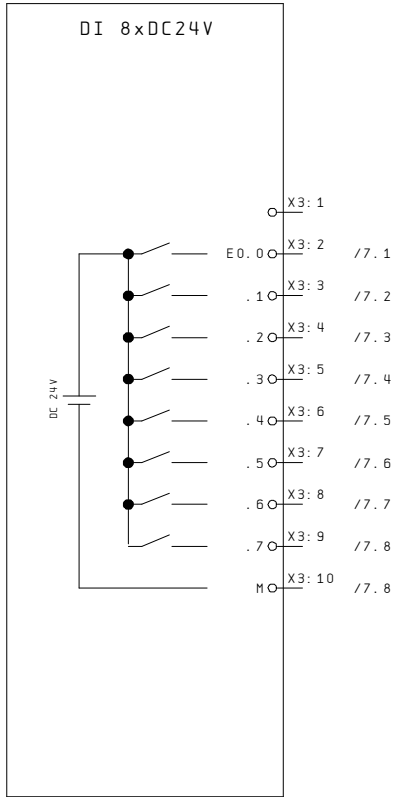


+115_6BL20/9

2

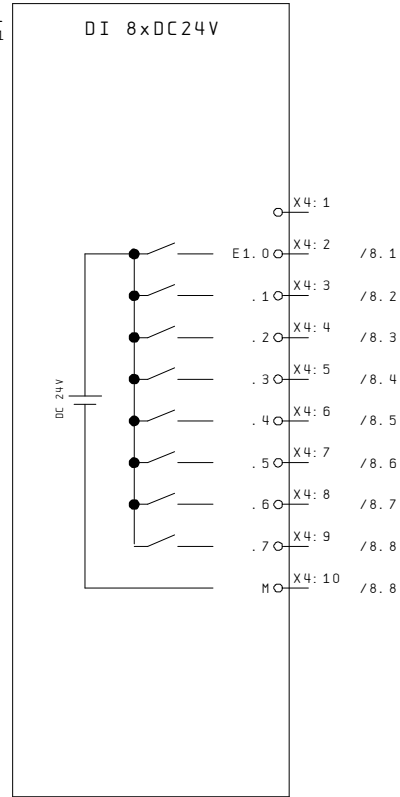
		Datum	19.07.09	Produktmakros für System 100V			SPS-Übersicht Versorgung, CPU 116 DC24V, 116-6BL00		VIPA100V	=SYSTEM100V +116_6BL00		
		Bearb.	ZBW								B1.	1
		Geänd.									10 B1.	
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.			System 100V			

-A1
1.1



RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE

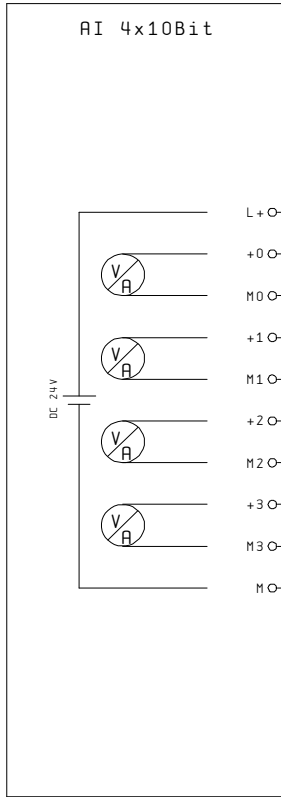
-A1
1.1



RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE

			Datum	19.07.09	Produktmakros für System 100V				SPS-Übersicht Eingänge, CPU 116 DC24V, 116-6BL00		VIPA100V		=SYSTEM100V +116_6BL00		
			Bearb.	ZBW											
			Geänd.												
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.				System 100V		B1.	2	
														10 B1.	

-A1
1.1

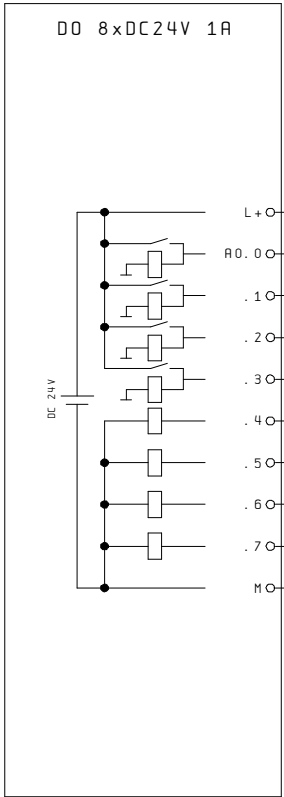


L+	X5: 1	/9. 1	
+0	X5: 2	/9. 1	RESERVE
M0	X5: 3	/9. 2	RESERVE
+1	X5: 4	/9. 3	RESERVE
M1	X5: 5	/9. 4	RESERVE
+2	X5: 6	/9. 5	RESERVE
M2	X5: 7	/9. 6	RESERVE
+3	X5: 8	/9. 7	RESERVE
M3	X5: 9	/9. 8	RESERVE
M0	X5: 10	/9. 8	RESERVE

		Datum	19.07.09	Produktmakros für System 100V			SPS-Übersicht Eingänge analog, CPU 116 DC24V, 116-6BL00		VIP A100V	=SYSTEM100V +116_6BL00		
		Bearb.	ZBW						System 100V		B1.	3
		Geänd.									10 B1.	
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.						

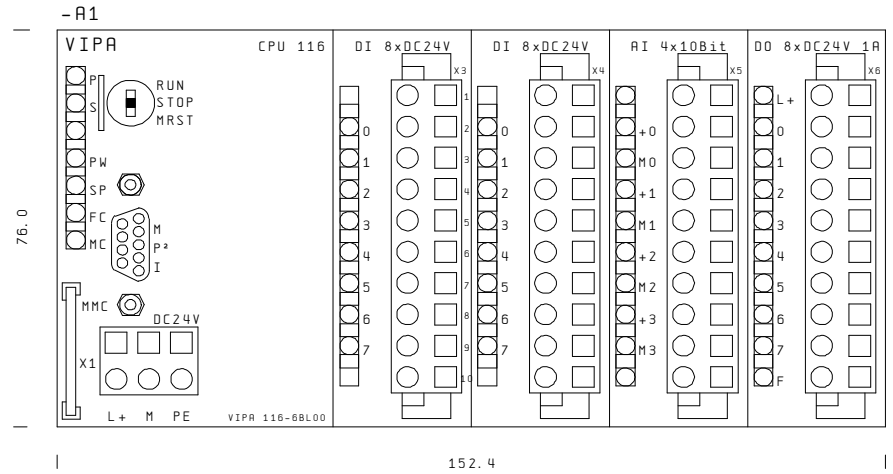
-A1
1.1

DO 8xDC24V 1A



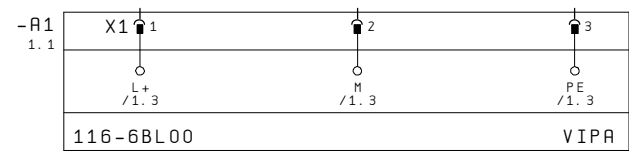
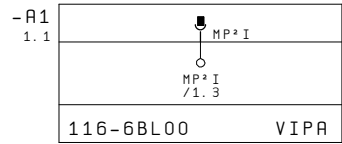
L+ O	X6: 1	/10. 1	
A0. 0 O	X6: 2	/10. 1	RESERVE
. 1 O	X6: 3	/10. 2	RESERVE
. 2 O	X6: 4	/10. 3	RESERVE
. 3 O	X6: 5	/10. 4	RESERVE
. 4 O	X6: 6	/10. 5	RESERVE
. 5 O	X6: 7	/10. 6	RESERVE
. 6 O	X6: 8	/10. 7	RESERVE
. 7 O	X6: 9	/10. 8	RESERVE
M O	X6: 10	/10. 8	

		Datum	19.07.09	Produktmakros für System 100V			SPS-Übersicht Ausgänge, CPU 116 DC24V, 116-6BL00		VIPA100V	=SYSTEM100V +116_6BL00	
		Bearb.	ZBW						System 100V		B1. 4
		Geänd.									10 B1.
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.					

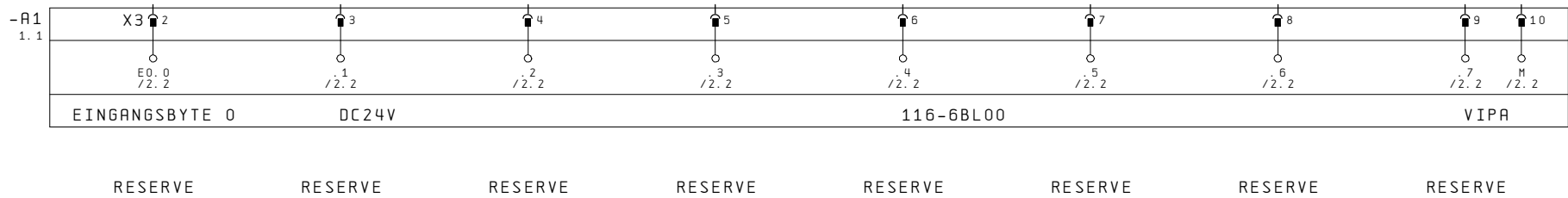


CPU 116
 Arbeitsspeicher 16kB
 Ladespeicher 24kB
 mit Steckplatz für Speicherkarte
 Integr. Spannungsversorgung DC 24V
 Abmessungen: (BxHxT) 152,4 x 76 x 48

4										6	
		Datum	19.07.09	Produktmakros für System 100V			Frontansicht, CPU 116 DC24V, 116-6BL00		VIPA100V		=SYSTEM100V +116_6BL00
		Bearb.	ZBW					System 100V		B1.	5
		Geänd.									10 B1.
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.					



5											7	
			Datum	19.07.09	Produktmakros für System 100V				Anschlußbelegung, CPU 116 DC24V, 116-6BL00		VIPR100V	=SYSTEM100V +116_6BL00
			Bearb.	ZBW								
			Geänd.									
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.				System 100V	B1. 6 10 B1.

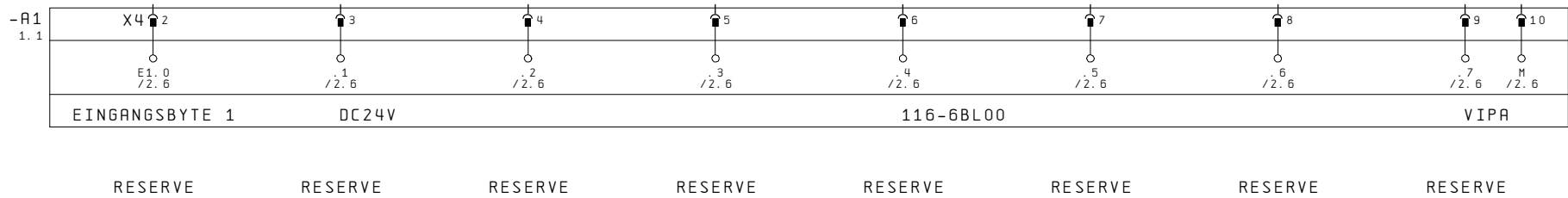


6

8

			Datum	19.07.09	Produktmakros für System 100V		Eingangsbyte 0, CPU 116 DC24V, 116-6BL00	VIP A100V	=SYSTEM100V +116_6BL00	
			Bearb.	ZBW						
			Geänd.							
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V	B1. 7 10 B1.

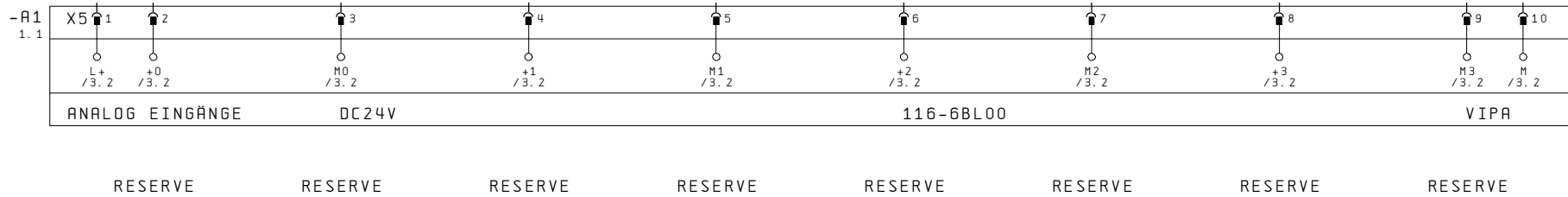
0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---



7

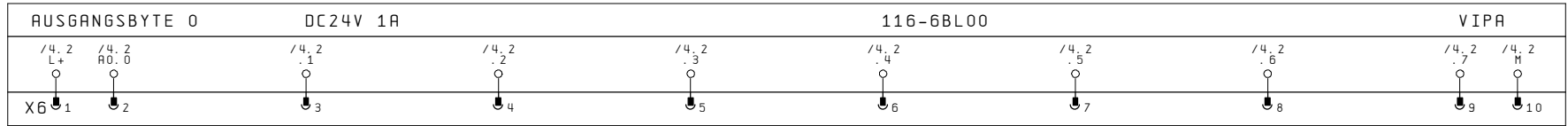
9

			Datum	19.07.09	Produktmakros für System 100V				Eingangsbyte 1, CPU 116 DC24V, 116-6BL00	VIPA100V	=SYSTEM100V +116_6BL00	
			Bearb.	ZBW								B1. 8
			Geänd.									10 B1.
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			System 100V		



8									10					
			Datum	19.07.09	Produktmakros für System 100V				Analog Eingänge, CPU 116 DC24V, 116-6BL00		VIPA100V		=SYSTEM100V +116_6BL00	
			Bearb.	ZBW										
			Geänd.											
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.					System 100V		B1. 9
														10 B1.

-A1
1.1



RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

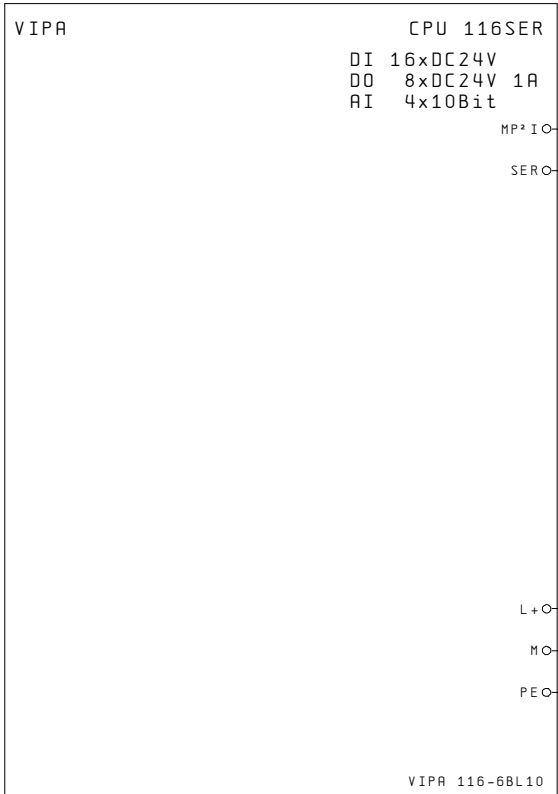
RESERVE

RESERVE

RESERVE

			Datum	19.07.09	Produktmakros für System 100V		Ausgangsbyte 0, CPU 116 DC24V, 116-6BL00	VIPA100V	=SYSTEM100V +116_6BL00
			Bearb.	ZBW					
			Geänd.						
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.	System 100V	
								Bl. 10	10 Bl.

-A1
 2.1 2.5
 3.1 4.1
 6.0 6.6
 7.1 8.1
 9.1 10.1

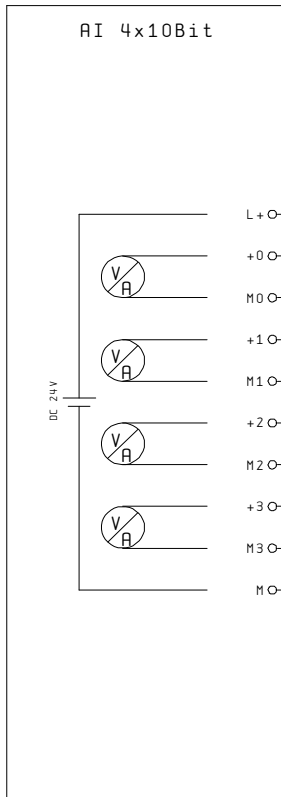


+116_6BL00/10

2

Datum		19.07.09		Produktmakros für System 100V			SPS-Übersicht Versorgung, CPU 116SER DC24V, 116-6BL10		VIPA100V		=SYSTEM100V +116_6BL10	
Bearb.		ZBW										
Geänd.												
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.			System 100V		B1.	1
											10 Bl.	

-A1
1.1



RESERVE RESERVE

RESERVE RESERVE

RESERVE RESERVE

RESERVE RESERVE

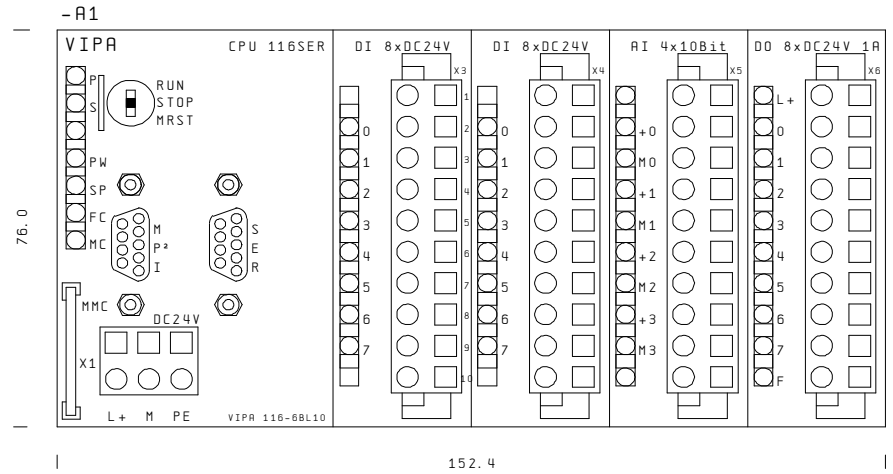
RESERVE RESERVE

RESERVE RESERVE

RESERVE RESERVE

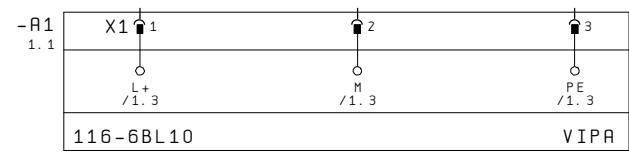
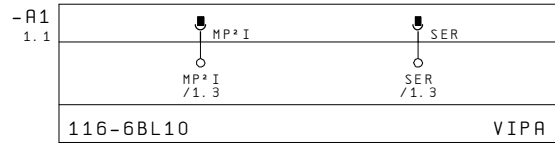
RESERVE RESERVE

			Datum	19.07.09	Produktmakros für System 100V				SPS-Übersicht Eingänge analog, CPU 116SER DC24V, 116-6BL10	VIP A100V	=SYSTEM100V	
			Bearb.	ZBW			+116_6BL10					
			Geänd.				B1.				3	
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V		10 B1.	

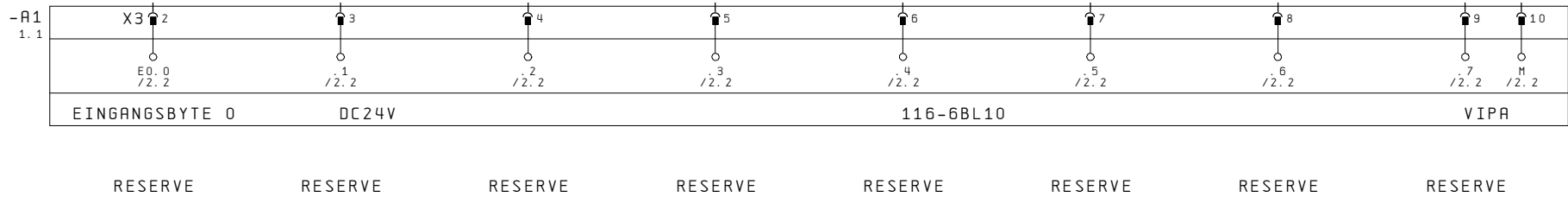


CPU 116SER
 Arbeitsspeicher 16kB
 Ladespeicher 24kB
 mit Steckplatz für Speicherkarte
 Integr. Spannungsversorgung DC 24V
 Abmessungen: (BxHxT) 152,4 x 76 x 48

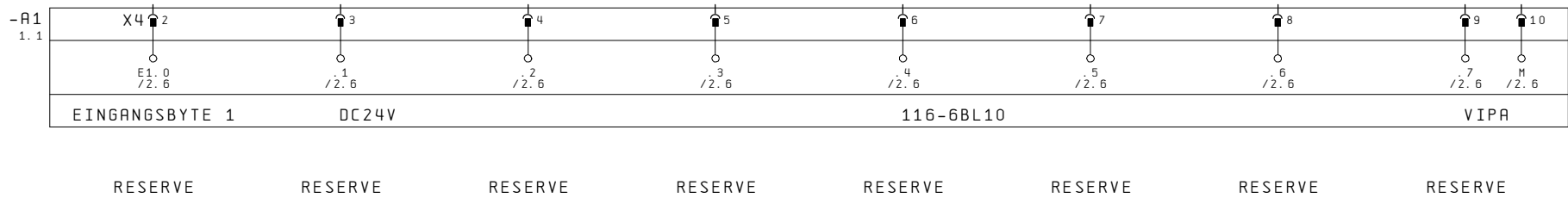
4										6	
		Datum	19.07.09	Produktmakros für System 100V			Frontansicht, CPU 116SER DC24V, 116-6BL10		VIPA100V		=SYSTEM100V +116_6BL10
		Bearb.	ZBW					System 100V		B1.	5
		Geänd.									10 B1.
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.					



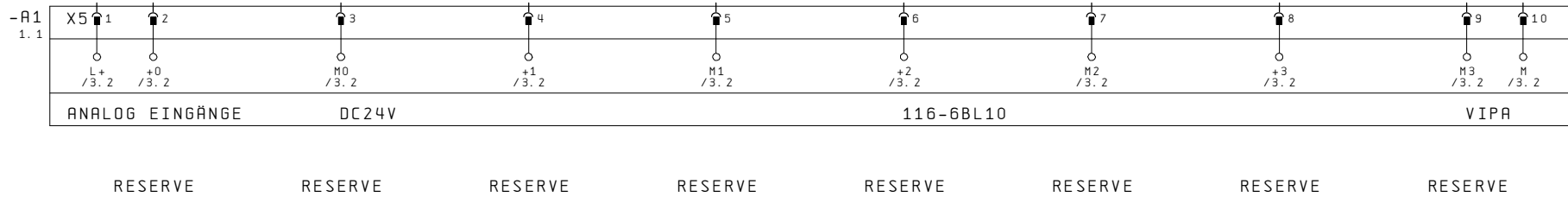
5									7
	Datum	19.07.09	Produktmakros für System 100V			Anschlußbelegung, CPU 116SER DC24V, 116-6BL10		VIPA100V	=SYSTEM100V +116_6BL10
	Bearb.	ZBW							
	Geänd.								
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.		System 100V	B1. 6 10 B1.



		Datum 19.07.09		Produktmakros für System 100V				Eingangsbyte 0, CPU 116SER DC24V, 116-6BL10		VIPA100V		=SYSTEM100V	
		Bearb. ZBW										+116_6BL10	
		Geänd.										B1. 7	
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.			System 100V		10 B1.		



		Datum 19.07.09		Produktmakros für System 100V				Eingangsbyte 1, CPU 116SER DC24V, 116-6BL10		VIPA100V		=SYSTEM100V +116_6BL10	
		Bearb. ZBW								System 100V		B1. 8	
		Geänd.										10 B1.	
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.							



8											10	
			Datum	19.07.09	Produktmakros für System 100V				Analog Eingänge, CPU 116SER DC24V, 116-6BL10		VIPA100V	=SYSTEM100V +116_6BL10
			Bearb.	ZBW								
			Geänd.									
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			System 100V		B1. 9 10 B1.

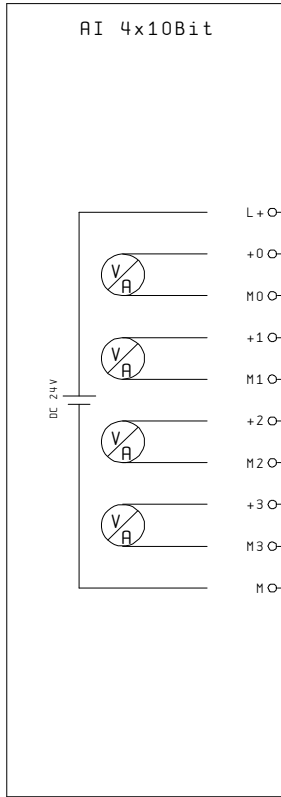
-A1
 2.1 2.5
 3.1 4.1
 6.0 6.6
 7.1 8.1
 9.1 10.1



+116_6BL10/10

		Datum	19.07.09	Produktmakros für System 100V			SPS-Übersicht Versorgung, CPU 116DP DC24V, 116-6BL20		VIPR100V	=SYSTEM100V +116_6BL20		
		Bearb.	ZBW								B1.	1
		Geänd.									10 B1.	
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.			System 100V			

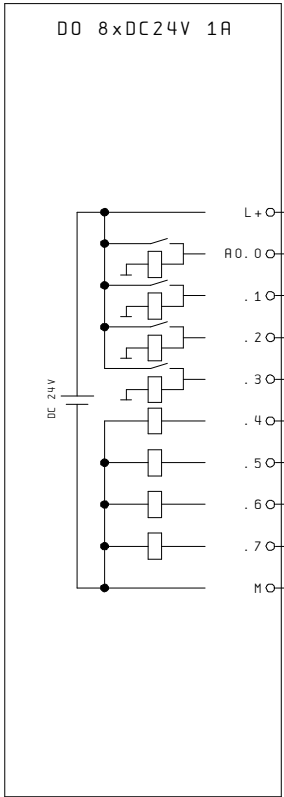
-A1
1.1



L+	X5: 1	/9. 1	
+0	X5: 2	/9. 1	RESERVE
M0	X5: 3	/9. 2	RESERVE
+1	X5: 4	/9. 3	RESERVE
M1	X5: 5	/9. 4	RESERVE
+2	X5: 6	/9. 5	RESERVE
M2	X5: 7	/9. 6	RESERVE
+3	X5: 8	/9. 7	RESERVE
M3	X5: 9	/9. 8	RESERVE
M0	X5: 10	/9. 8	

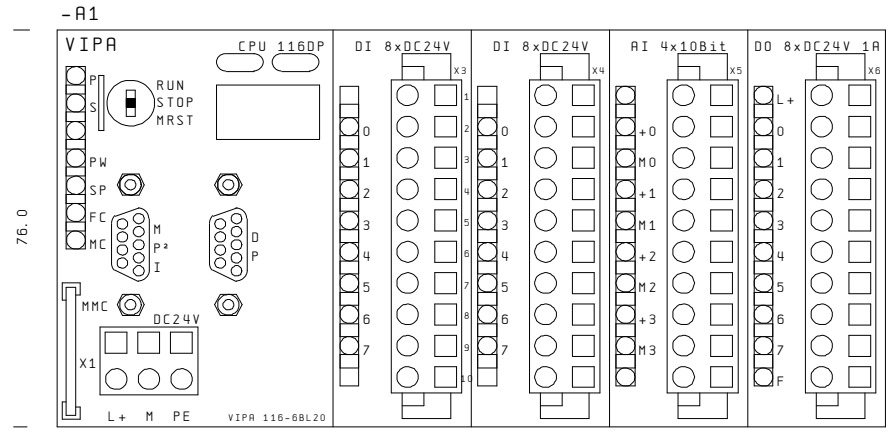
			Datum	19. 07. 09	Produktmakros für System 100V				SPS-Übersicht Eingänge		VIPA100V		=SYSTEM100V	
			Bearb.	ZBW					analog, CPU 116DP DC24V,				+116_6BL20	
			Geänd.						116-6BL20		System 100V		B1. 3	
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.					10 B1.		

-A1
1.1



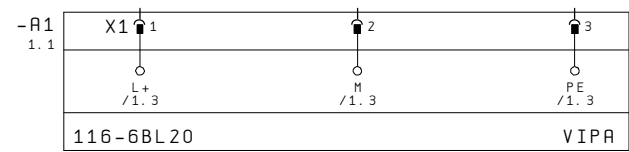
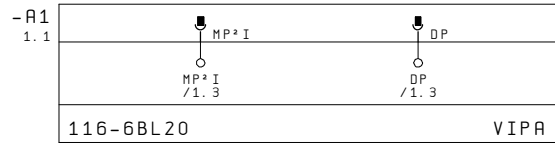
L+ O	X6: 1	/10. 1			
A0. 0 O	X6: 2	/10. 1	RESERVE		
. 1 O	X6: 3	/10. 2	RESERVE		
. 2 O	X6: 4	/10. 3	RESERVE		
. 3 O	X6: 5	/10. 4	RESERVE		
. 4 O	X6: 6	/10. 5	RESERVE		
. 5 O	X6: 7	/10. 6	RESERVE		
. 6 O	X6: 8	/10. 7	RESERVE		
. 7 O	X6: 9	/10. 8	RESERVE		
M0 O	X6: 10	/10. 8			


3					5				
		Datum	19.07.09	Produktmakros für System 100V		SPS-Übersicht Ausgänge, CPU 1160P DC24V, 116-6BL20	VIPA100V	=SYSTEM100V	
		Bearb.	ZBW					+116_6BL20	
		Geänd.							
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.		System 100V	B1. 4 10 B1.



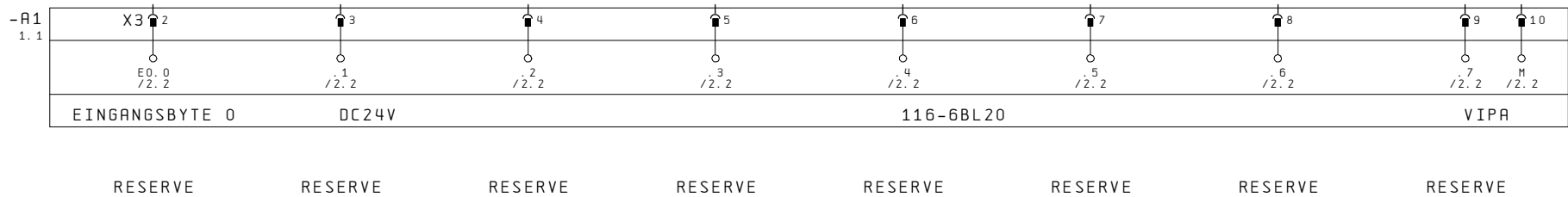
CPU 116DP
 Arbeitsspeicher 16kB
 Ladespeicher 24kB
 mit Steckplatz für Speicherkarte
 Integr. Spannungsversorgung DC 24V
 Abmessungen: (BxHxT) 152,4 x 76 x 48


4								6	
	Datum	19.07.09	Produktmakros für System 100V			Frontansicht, CPU 116DP DC24V, 116-6BL20		VIPA100V	
	Bearb.	ZBW						=SYSTEM100V +116_6BL20	
	Geänd.							B1. 5	
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.	System 100V		10 B1.



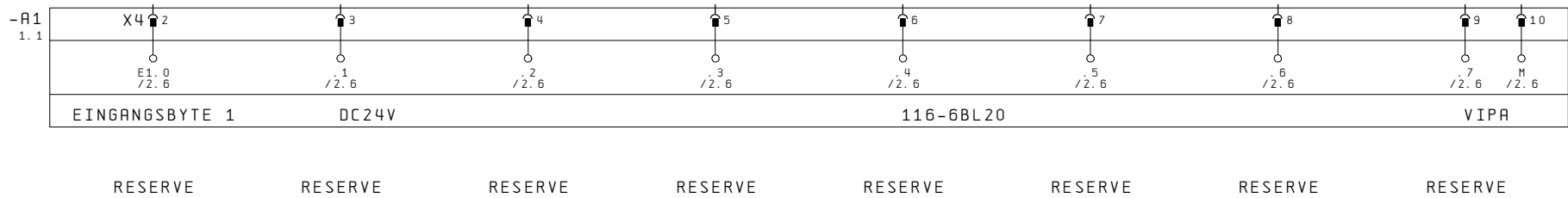
5									7	
		Datum	19.07.09	Produktmakros für System 100V			Anschlußbelegung, CPU 116DP DC24V, 116-6BL20		VIPA100V	=SYSTEM100V +116_6BL20
		Bearb.	ZBW						System 100V	
		Geänd.							B1. 6	
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.			10 B1.	

0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---



6										8	
Datum	19.07.09	Produktmakros für System 100V				Eingangsbyte 0, CPU 1160P DC24V, 116-6BL20		VIPA100V		=SYSTEM100V +116_6BL20	
Bearb.	ZBW										
Geänd.				Ers. d.				System 100V		B1. 7	
Anderung	Datum	Name	Form	Urspr.	Ers. f.					10 B1.	

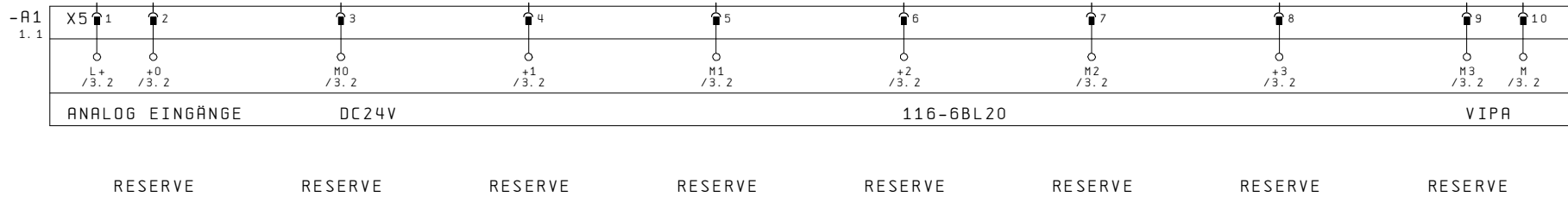
0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---



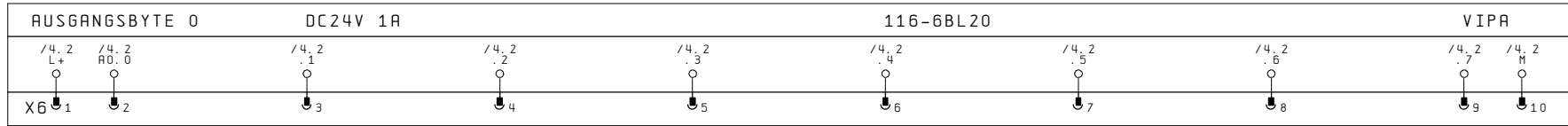
7

9

			Datum	19.07.09	Produktmakros für System 100V				Eingangsbyte 1, CPU 1160P DC24V, 116-6BL20	VIPA100V	=SYSTEM100V +116_6BL20	
			Bearb.	ZBW								
			Geänd.									
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			System 100V	B1. 8 10 B1.	



-A1
1.1



RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

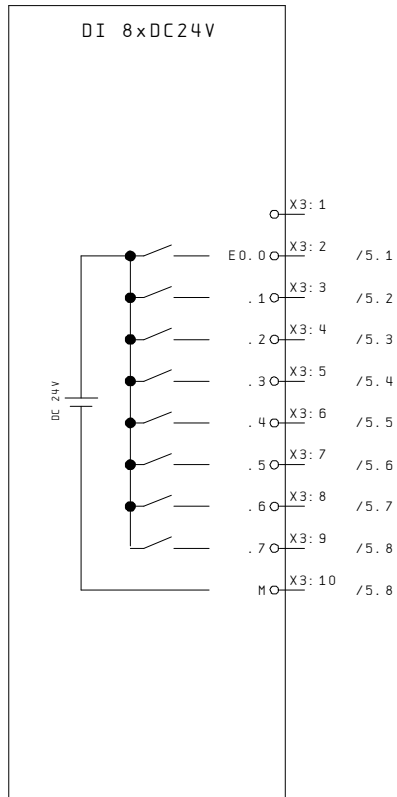
RESERVE

RESERVE

RESERVE

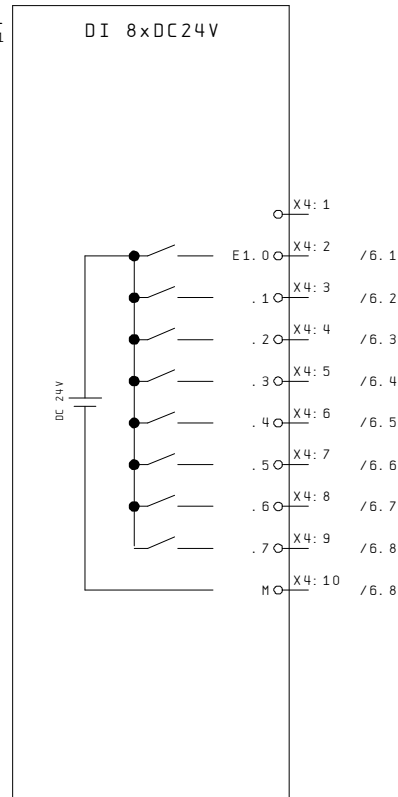
			Datum	19.07.09	Produktmakros für System 100V		Ausgangsbyte 0, CPU 1160P DC24V, 116-6BL20	VIPA100V	=SYSTEM100V +116_6BL20	
			Bearb.	ZBW						
			Geänd.							
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V	B1. 10 10 B1.

-A1
1.1



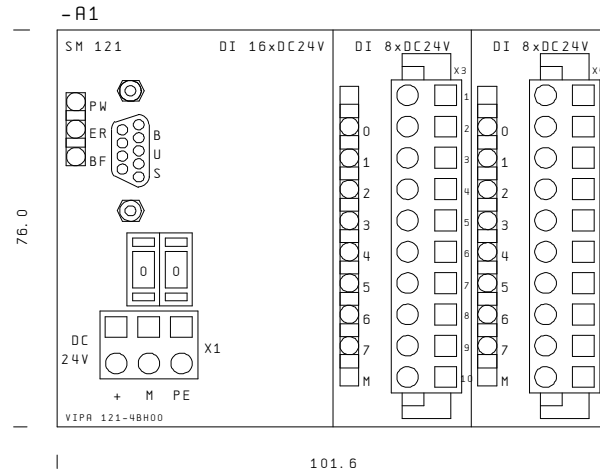
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE

-A1
1.1



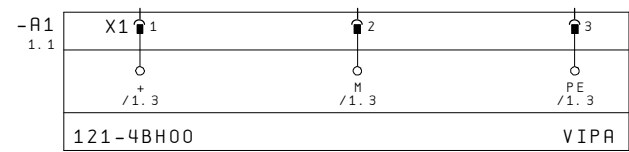
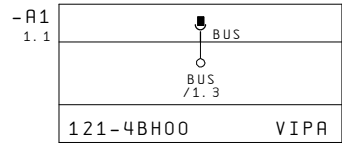
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE

Datum		19.07.09		Produktmakros für System 100V				SPS-Übersicht Eingänge, SM 121 DC24V, 121-4BH00		VIPA100V		=SYSTEM100V +121_4BH00			
Bearb.		ZBW													
Geänd.															
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.			System 100V		B1. 2		6 B1.		



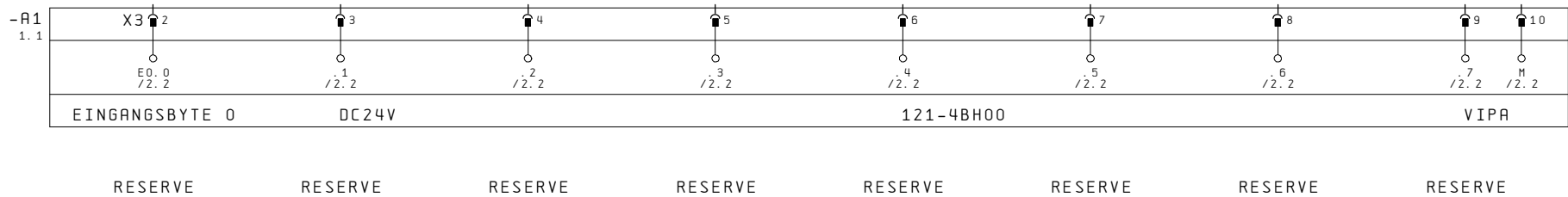
SM 121
 Integr. Spannungsversorgung DC 24V
 Abmessungen: (BxHxT) 101,6 x 76 x 48


2										4	
		Datum	19.07.09	Produktmakros für System 100V			Frontansicht, SM 121 DC24V, 121-4BH00		VIPA100V		=SYSTEM100V +121_4BH00
		Bearb.	ZBW						System 100V		B1. 3
		Geänd.									6 B1.
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.					



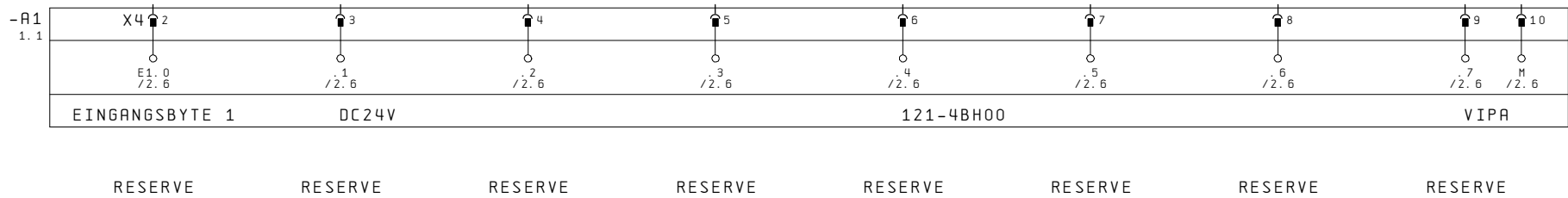
3										5	
		Datum	19.07.09	Produktmakros für System 100V		 art of automation	Anschlußbelegung,		VIPA100V		=SYSTEM100V
		Bearb.	ZBW				SM 121 DC24V,				+121_4BH00
		Geänd.					121-4BH00		System 100V		B1. 4
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.					6 B1.

0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---



4										6	
		Datum	19.07.09	Produktmakros für System 100V				Eingangsbyte 0, SM 121 DC24V, 121-4BH00		VIPA100V =SYSTEM100V +121_4BH00	
		Bearb.	ZBW							B1. 5	
		Geänd.						System 100V		6 B1.	
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.					

0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---

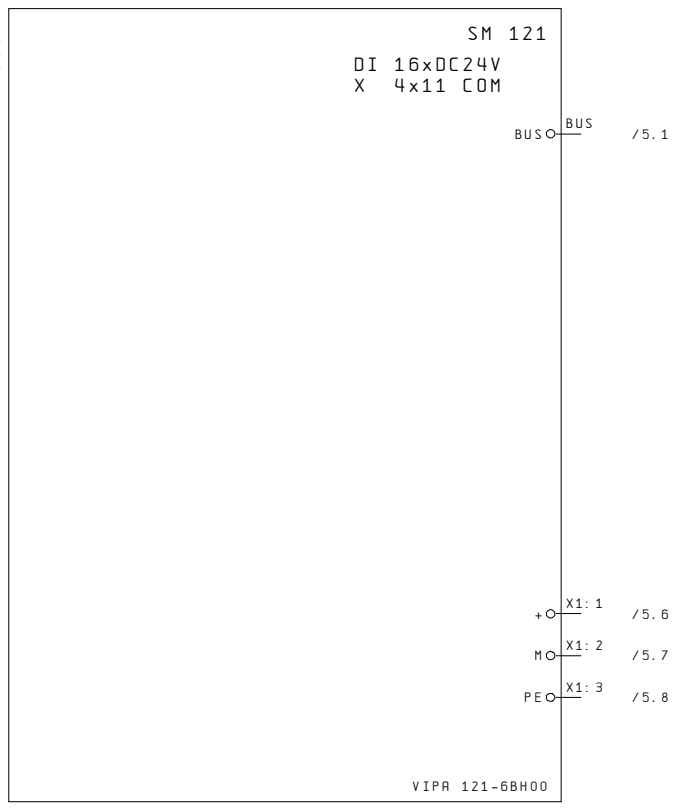


5

+121_6BH00/1

			Datum	19.07.09	Produktmakros für System 100V				Eingangsbyte 1, SM 121 DC24V, 121-4BH00	VIPA100V	=SYSTEM100V +121_4BH00	
			Bearb.	ZBW								B1. 6
			Geänd.									6 B1.
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			System 100V		

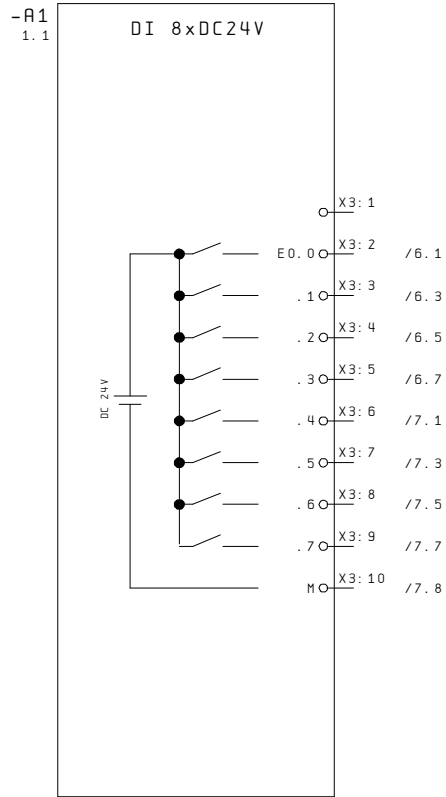
-R1
 2.1 2.6
 3.1 3.6
 5.0 5.6
 6.1 7.1
 8.1 9.1



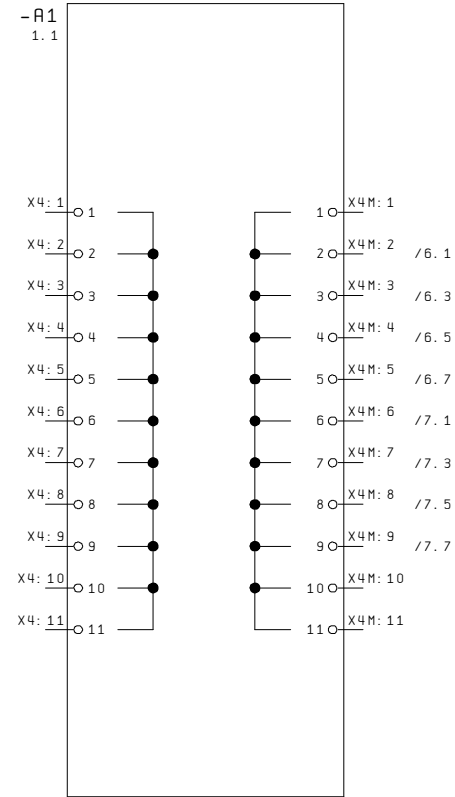
+121_4BH00/6

2

		Datum	19.07.09	Produktmakros für System 100V			SPS-Übersicht Versorgung, SM 121 DC24V, 121-6BH00		VIPA100V	=SYSTEM100V +121_6BH00		
		Bearb.	ZBW						System 100V		B1.	1
		Geänd.									9 B1.	
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.						

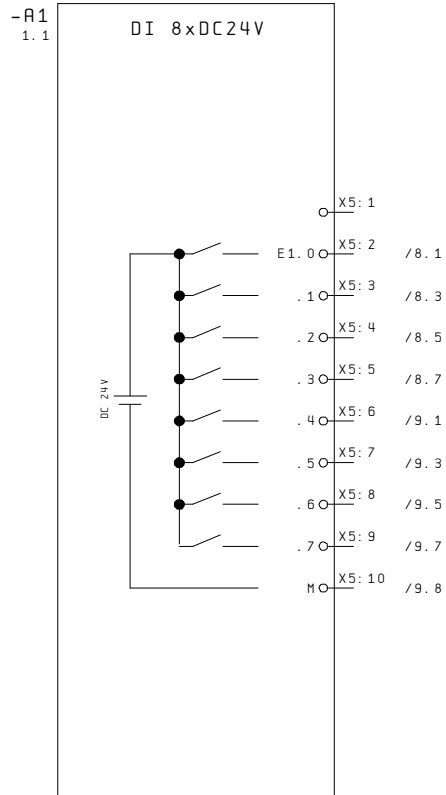


RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE

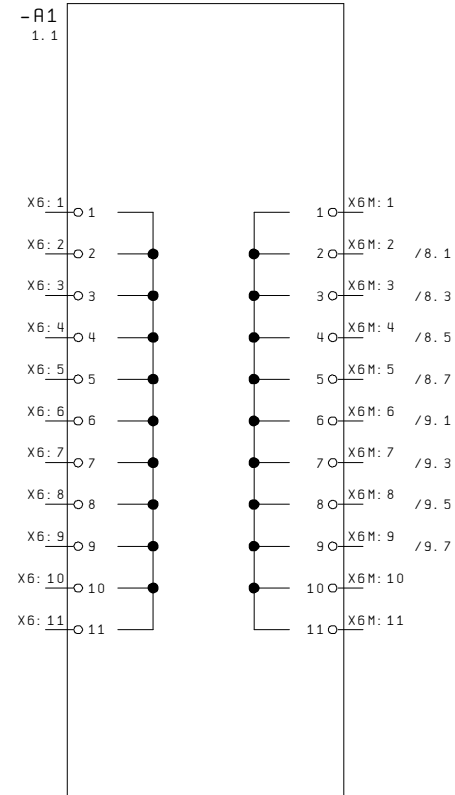


/6.2
/6.4
/6.6
/6.8
/7.2
/7.4
/7.6
/7.8

			Datum	19.07.09	Produktmakros für System 100V				SPS-Übersicht Eingänge, SM 121 DC24V, 121-6BH00		VIPA100V	=SYSTEM100V +121_6BH00	
			Bearb.	ZBW									
			Geänd.										
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.				System 100V	B1. 2 9 B1.	

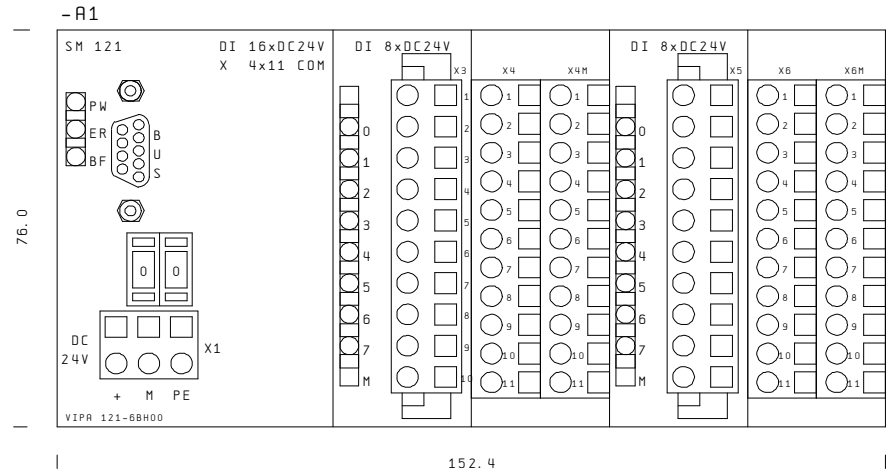


RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE



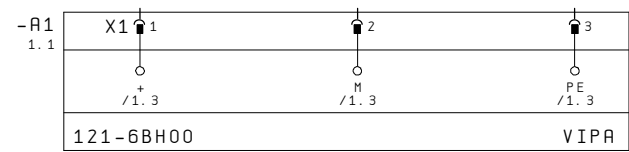
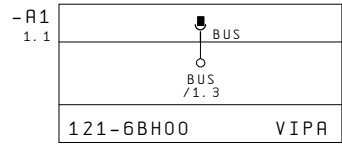
/8.2
/8.4
/8.6
/8.8
/9.2
/9.4
/9.6
/9.8

		Datum	19.07.09	Produktmakros für System 100V			SPS-Übersicht Eingänge, SM 121 DC24V, 121-6BH00		VIPA100V		=SYSTEM100V +121_6BH00	
		Bearb.	ZBW									
		Geänd.										
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.			System 100V		B1.	3
											9 B1.	



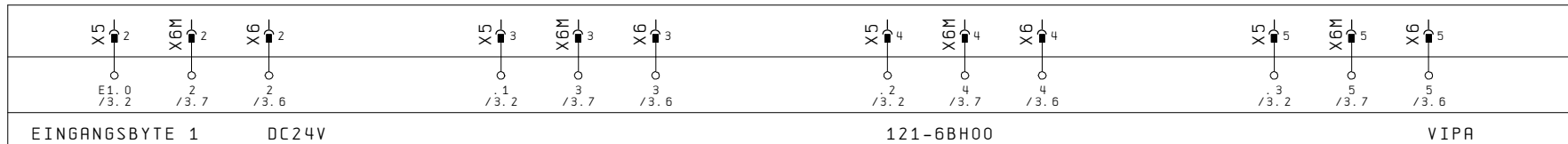
SM 121
Integr. Spannungsversorgung DC 24V
Abmessungen: (BxHxT) 152,4 x 76 x 48

3										5	
		Datum	19.07.09	Produktmakros für System 100V				Frontansicht, SM 121 DC24V, 121-6BH00		VIPA100V	
		Bearb.	ZBW							=SYSTEM100V +121_6BH00	
		Geänd.									
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.			System 100V		B1. 4 9 B1.



				4						6	
		Datum	19.07.09	Produktmakros für System 100V		 art of automation	Anschlußbelegung, SM 121 DC24V, 121-6BH00		VIPA100V		=SYSTEM100V +121_6BH00
		Bearb.	ZBW						System 100V		B1. 5
		Geänd.									9 B1.
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.					

-A1
1.1



RESERVE

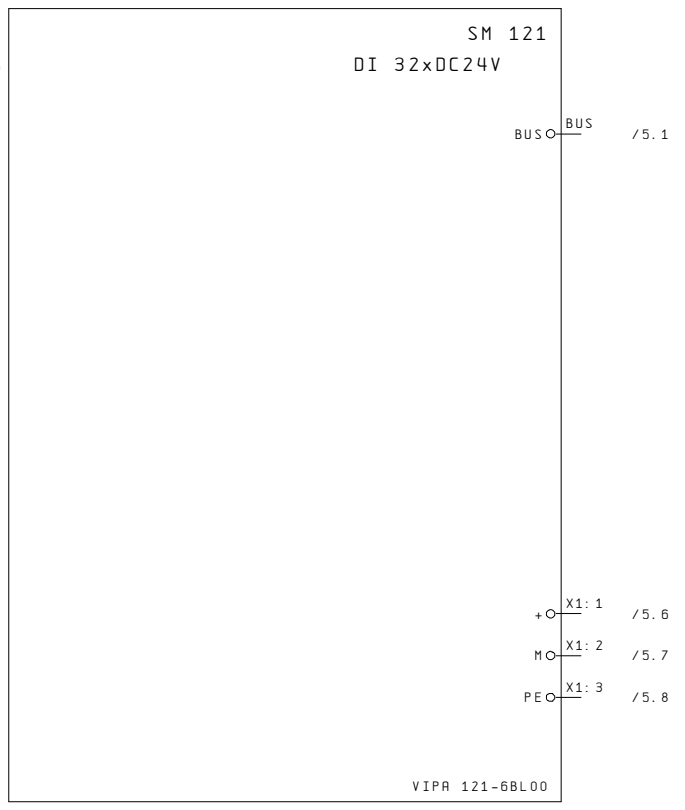
RESERVE

RESERVE

RESERVE

			Datum	19.07.09	Produktmakros für System 100V				Eingangsbyte 1, SM 121 DC24V, 121-6BH00		VIPA100V		=SYSTEM100V +121_6BH00	
			Bearb.	ZBW					System 100V		B1. 8			
			Geänd.											
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.					9 B1.		

-R1
 2.1 2.5
 3.1 3.5
 5.0 5.6
 6.1 7.1
 8.1 9.1

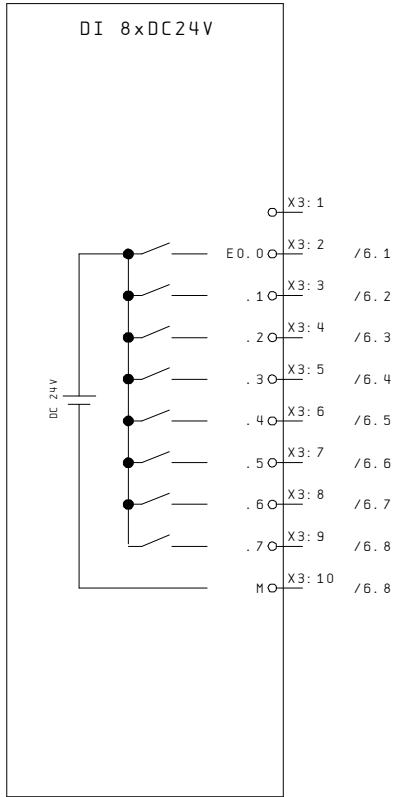


+121_6BH00/9

2

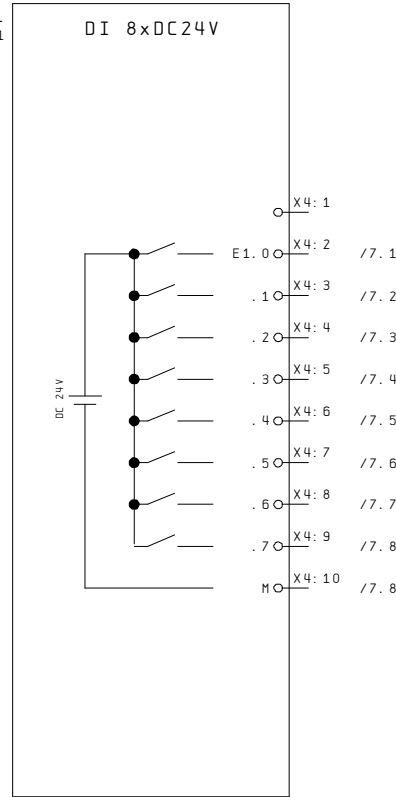
		Datum	19.07.09	Produktmakros für System 100V			SPS-Übersicht Versorgung, SM 121 DC24V, 121-6BL00		VIPA100V	=SYSTEM100V +121_6BL00		
		Bearb.	ZBW						System 100V		B1.	1
		Geänd.									9 B1.	
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.						

-A1
1.1



RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE

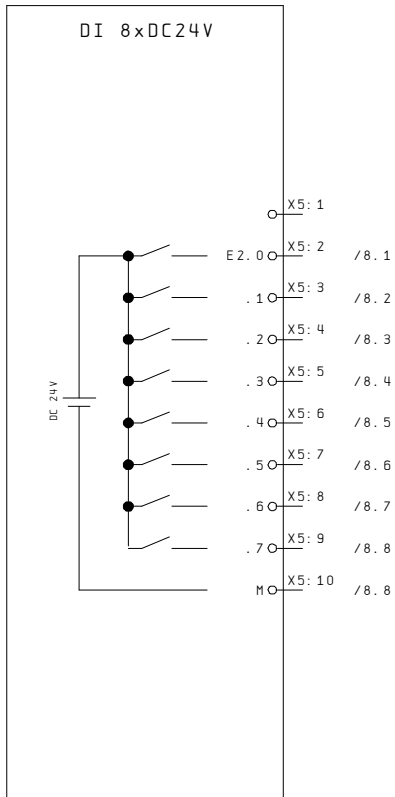
-A1
1.1



RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE

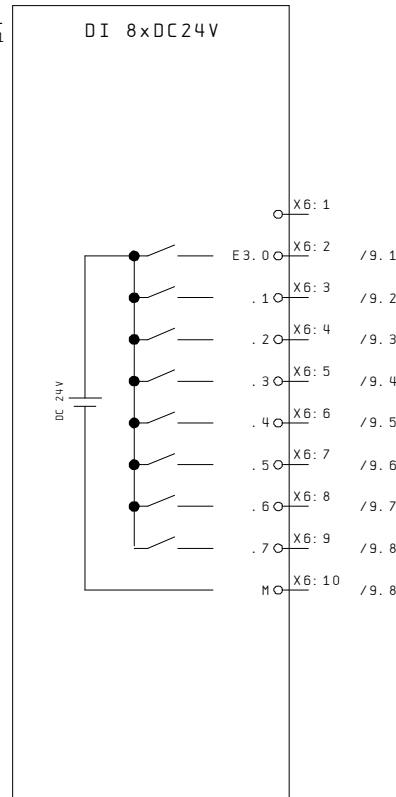
			Datum	19.07.09	Produktmakros für System 100V				SPS-Übersicht Eingänge, SM 121 DC24V, 121-6BL00		VIPA100V	=SYSTEM100V +121_6BL00
			Bearb.	ZBW								B1. 2
			Geänd.									9 B1.
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			System 100V		

-A1
1.1



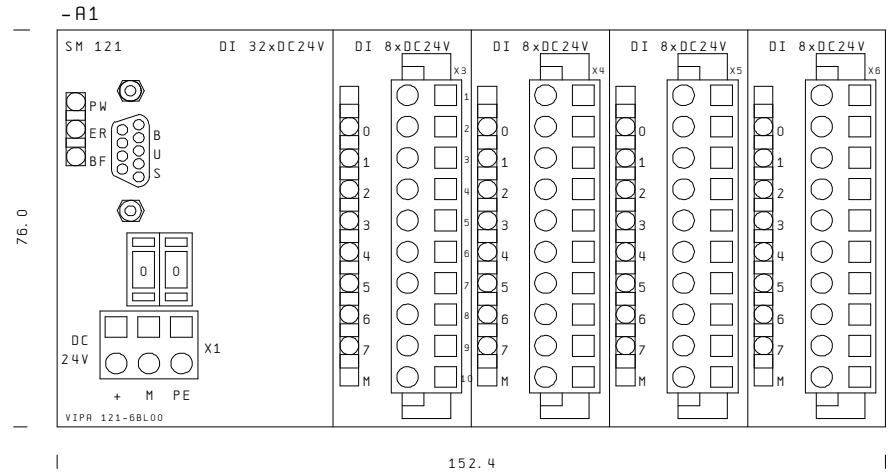
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE

-A1
1.1



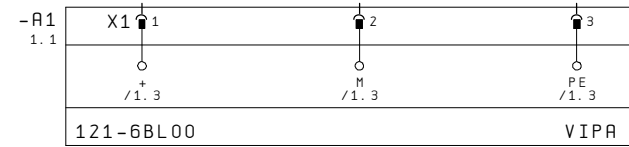
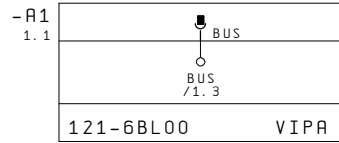
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE

Datum		19.07.09		Produktmakros für System 100V				SPS-Übersicht Eingänge, SM 121 DC24V, 121-6BL00		VIPA100V		=SYSTEM100V +121_6BL00			
Bearb.		ZBW													
Geänd.															
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.			System 100V		B1. 3		9 B1.		



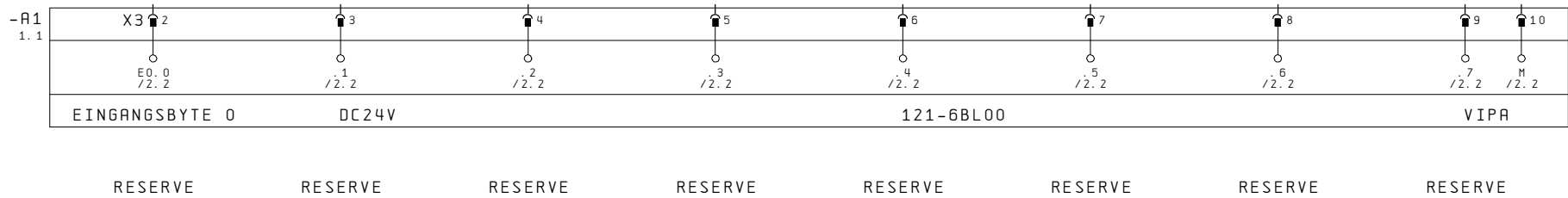
SM 121
 Integr. Spannungsversorgung DC 24V
 Abmessungen: (BxHxT) 152,4 x 76 x 48


3				Datum 19.07.09	Produktmakros für System 100V		Frontansicht, SM 121 DC24V, 121-6BL00	VIPR100V	=SYSTEM100V +121_6BL00	
				Bearb. ZBW						
				Geänd.						
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V	B1. 4 9 B1.



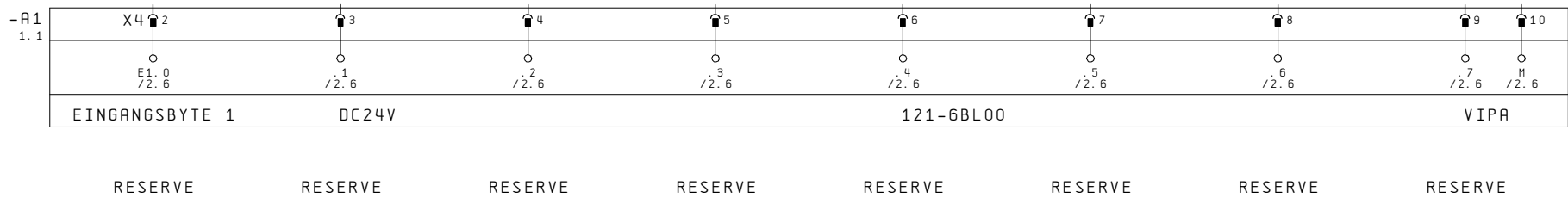
		Datum 19.07.09		Produktmakros für System 100V				Anschlußbelegung, SM 121 DC24V, 121-6BL00		VIPA100V		=SYSTEM100V +121_6BL00		
		Bearb. ZBW								System 100V		B1. 5		
		Geänd.										9 B1.		
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.								

0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---



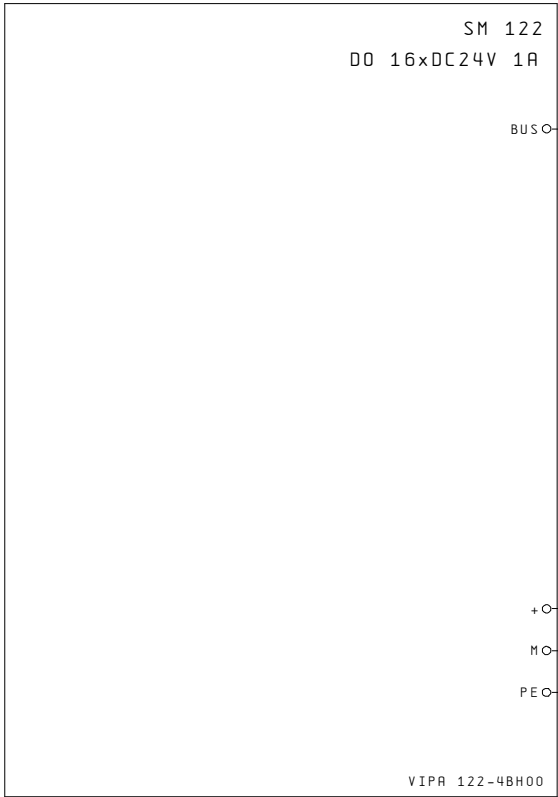
5										7	
		Datum	19.07.09	Produktmakros für System 100V				Eingangsbyte 0, SM 121 DC24V, 121-6BL00		VIPA100V =SYSTEM100V +121_6BL00	
		Bearb.	ZBW							B1. 6	
		Geänd.								9 B1.	
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.	System 100V				

0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---



6		8	
Datum	19.07.09	Produktmakros für System 100V	VIPA [®] art of automation
Bearb.	ZBW	Eingangsbyte 1, SM 121 DC24V, 121-6BL00	VIPA100V
Geänd.			=SYSTEM100V +121_6BL00
Änderung	Datum	Name	Form
		Urspr.	Ers. f.
		Ers. d.	
			System 100V
			B1. 7 9 B1.

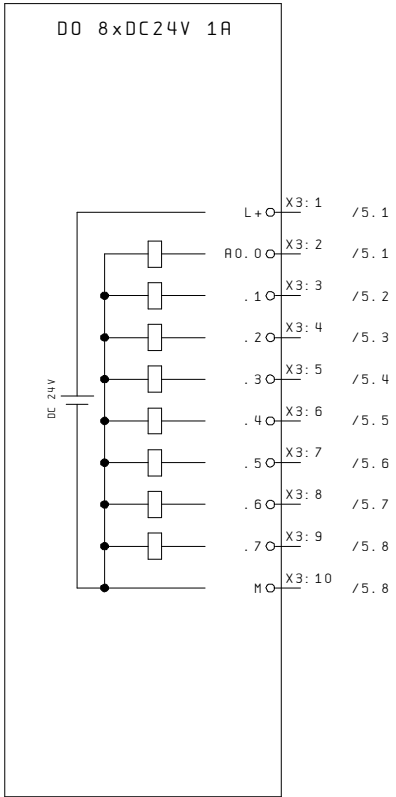
-R1
 2.1 2.5
 4.0 4.6
 5.1 6.1



+121_6BL00/9

		Datum	19.07.09	Produktmakros für System 100V			SPS-Übersicht Versorgung, SM 122 DC24V, 122-4BH00		VIPA100V	=SYSTEM100V +122_4BH00		
		Bearb.	ZBW						System 100V		B1.	1
		Geänd.									6 B1.	
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.						

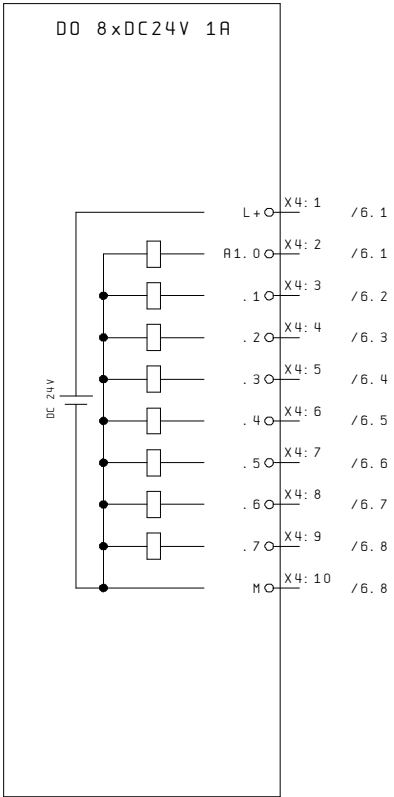
-A1
1.1 DO 8xDC24V 1A



L+ X3: 1 /5. 1
A0.0 X3: 2 /5. 1
.1 X3: 3 /5. 2
.2 X3: 4 /5. 3
.3 X3: 5 /5. 4
.4 X3: 6 /5. 5
.5 X3: 7 /5. 6
.6 X3: 8 /5. 7
.7 X3: 9 /5. 8
M0 X3: 10 /5. 8

RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE

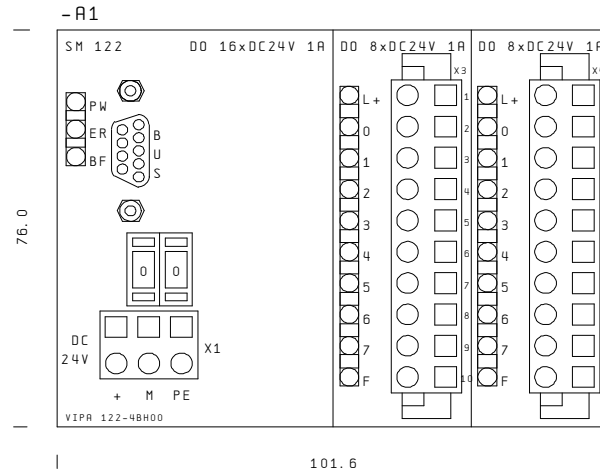
-A1
1.1 DO 8xDC24V 1A



L+ X4: 1 /6. 1
A1.0 X4: 2 /6. 1
.1 X4: 3 /6. 2
.2 X4: 4 /6. 3
.3 X4: 5 /6. 4
.4 X4: 6 /6. 5
.5 X4: 7 /6. 6
.6 X4: 8 /6. 7
.7 X4: 9 /6. 8
M0 X4: 10 /6. 8

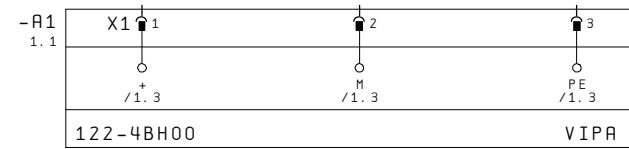
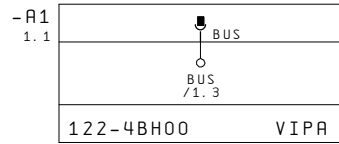
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE

Datum		19.07.09		Produktmakros für System 100V				SPS-Übersicht Ausgänge, SM 122 DC24V, 122-4BH00		VIPA100V		=SYSTEM100V +122_4BH00	
Bearb.		ZBW								System 100V		B1. 2	
Geänd.												6 B1.	
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.							



SM 122
 Integr. Spannungsversorgung DC 24V
 Abmessungen: (BxHxT) 101,6 x 76 x 48

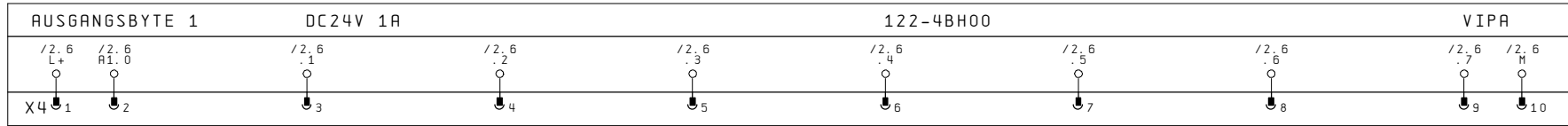
2										4			
		Datum	19.07.09	Produktmakros für System 100V				Frontansicht, SM 122 DC24V, 122-4BH00		VIPR100V			
		Bearb.	ZBW							=SYSTEM100V +122_4BH00			
		Geänd.										B1. 3	
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.			System 100V		6 B1.		



3										5	
		Datum	19.07.09	Produktmakros für System 100V			Anschlußbelegung, SM 122 DC24V, 122-4BH00		VIPA100V		=SYSTEM100V +122_4BH00
		Bearb.	ZBW					System 100V		B1.	4
		Geänd.								6 B1.	
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.					

0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---

-A1
1.1



RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

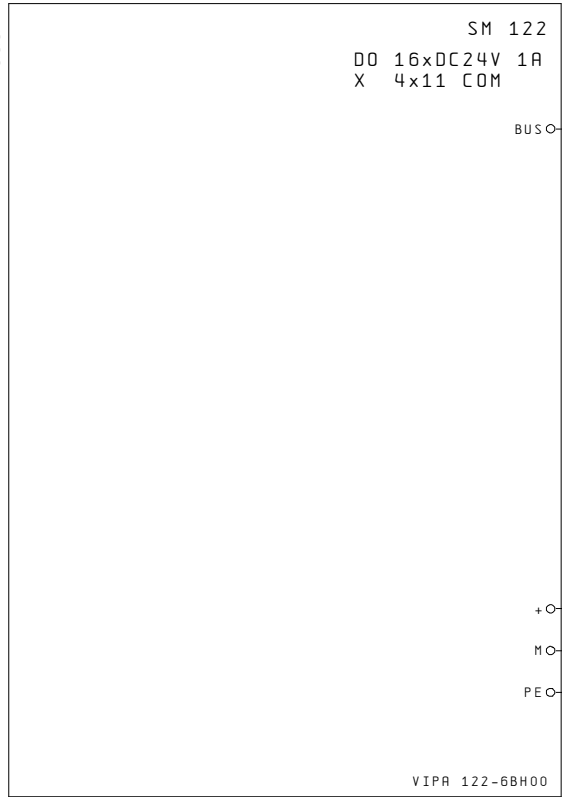
RESERVE

5

+122_6BH00/1

			Datum	19.07.09	Produktmakros für System 100V				Ausgangsbyte 1, SM 122 DC24V, 122-4BH00		VIPA100V		=SYSTEM100V +122_4BH00	
			Bearb.	ZBW										
			Geänd.											
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.				System 100V		B1. 6 6 B1.	

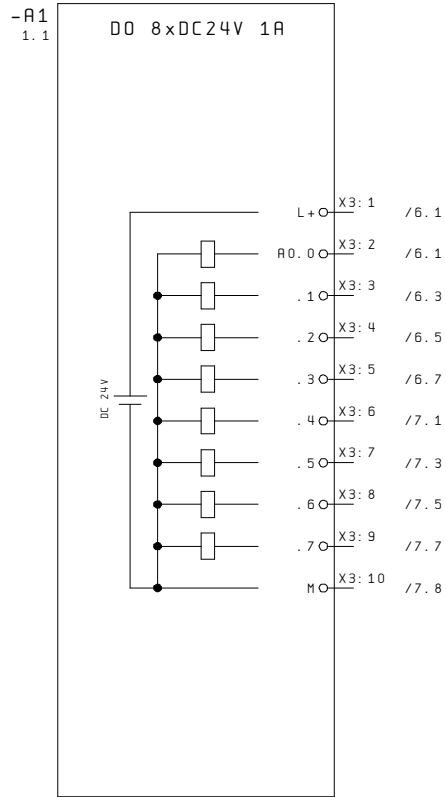
-R1
 2.1 2.6
 3.1 3.6
 5.0 5.6
 6.1 7.1
 8.1 9.1



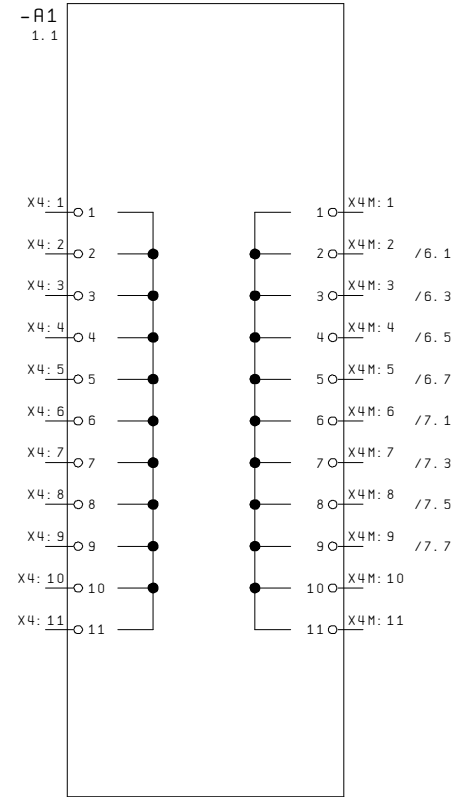
+122_4BH00/6

2

		Datum	19.07.09	Produktmakros für System 100V			SPS-Übersicht Versorgung, SM 122 DC24V, 122-6BH00		VIPA100V	=SYSTEM100V +122_6BH00		
		Bearb.	ZBW						System 100V		B1.	1
		Geänd.									9 B1.	
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.						

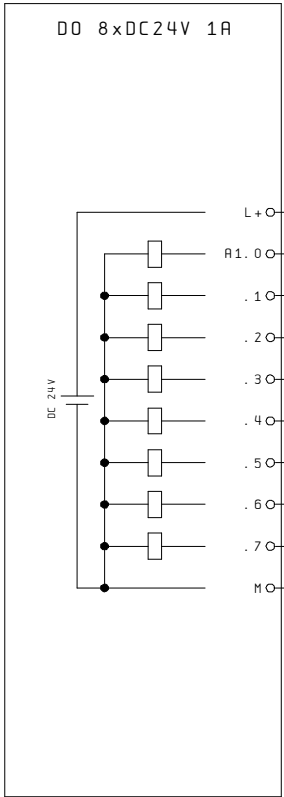


RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE



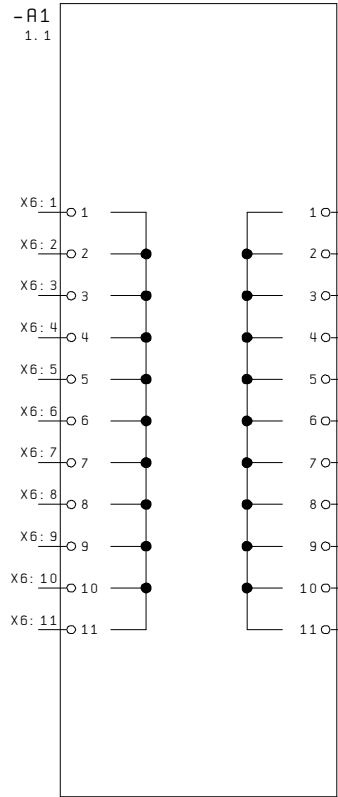
Datum		19.07.09		Produktmakros für System 100V				SPS-Übersicht Ausgänge, SM 122 DC24V, 122-6BH00		VIPA100V		=SYSTEM100V +122_6BH00	
Bearb.		ZBW											
Geänd.													
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.			System 100V		B1.	2	
											9 B1.		

-A1
1.1
DO 8xDC24V 1A



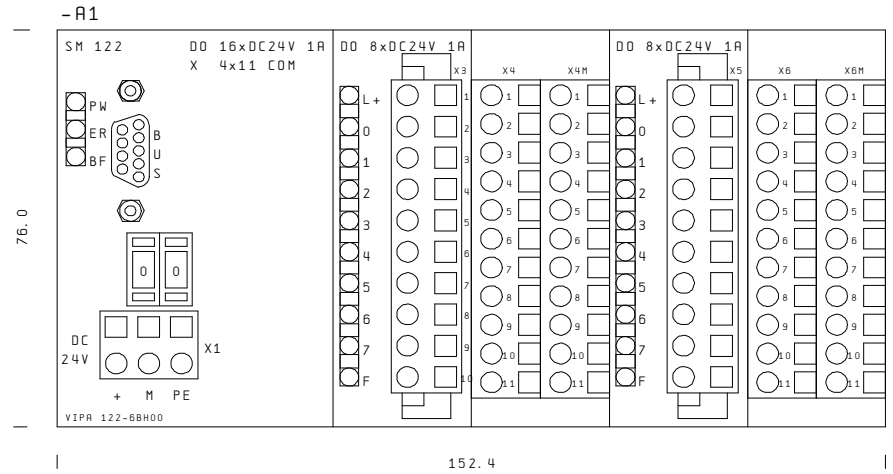
L+ O	X5: 1	/8. 1	
A1. 0 O	X5: 2	/8. 1	RESERVE
. 1 O	X5: 3	/8. 3	RESERVE
. 2 O	X5: 4	/8. 5	RESERVE
. 3 O	X5: 5	/8. 7	RESERVE
. 4 O	X5: 6	/9. 1	RESERVE
. 5 O	X5: 7	/9. 3	RESERVE
. 6 O	X5: 8	/9. 5	RESERVE
. 7 O	X5: 9	/9. 7	RESERVE
M0	X5: 10	/9. 8	

-A1
1.1



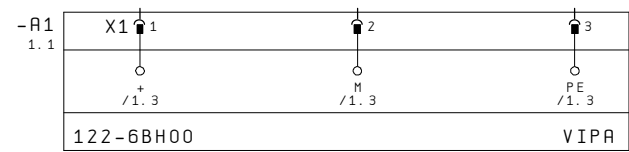
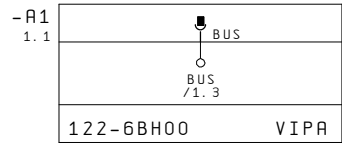
X6: 1	O 1		1 O	X6M: 1	
X6: 2	O 2	●	2 O	X6M: 2	/8. 1
X6: 3	O 3	●	3 O	X6M: 3	/8. 3
X6: 4	O 4	●	4 O	X6M: 4	/8. 5
X6: 5	O 5	●	5 O	X6M: 5	/8. 7
X6: 6	O 6	●	6 O	X6M: 6	/9. 1
X6: 7	O 7	●	7 O	X6M: 7	/9. 3
X6: 8	O 8	●	8 O	X6M: 8	/9. 5
X6: 9	O 9	●	9 O	X6M: 9	/9. 7
X6: 10	O 10	●	10 O	X6M: 10	
X6: 11	O 11		11 O	X6M: 11	

Datum		19.07.09		Produktmakros für System 100V				SPS-Übersicht Ausgänge, SM 122 DC24V, 122-6BH00		VIPA100V		=SYSTEM100V +122_6BH00	
Bearb.		ZBW											
Geänd.													
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.			System 100V		B1. 3		
											9 B1.		



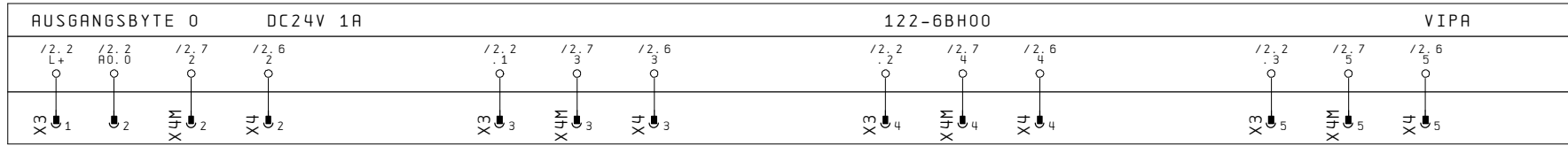
SM 122
 Integr. Spannungsversorgung DC 24V
 Abmessungen: (BxHxT) 152,4 x 76 x 48

3			Datum	19.07.09	Produktmakros für System 100V		Frontansicht, SM 122 DC24V, 122-6BH00	VIPA100V	=SYSTEM100V +122_6BH00	
			Bearb.	ZBW						
			Geänd.							
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V	B1. 4 9 B1.



4											6		
			Datum	19.07.09	Produktmakros für System 100V			 art of automation	Anschlußbelegung,		VIPA100V		=SYSTEM100V
			Bearb.	ZBW					SM 122 DC24V,				+122_6BH00
			Geänd.						122-6BH00		System 100V		B1. 5
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.					9 B1.	

-A1
1.1



RESERVE

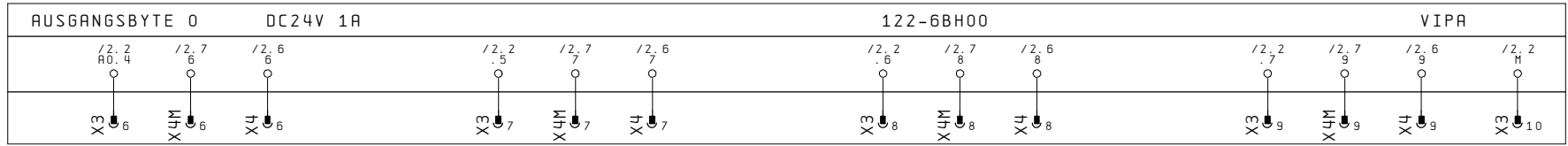
RESERVE

RESERVE

RESERVE

			Datum	19.07.09	Produktmakros für System 100V		Ausgangsbyte 0, SM 122 DC24V, 122-6BH00	VIPA100V	=SYSTEM100V +122_6BH00	
			Bearb.	ZBW						
			Geänd.							
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V	B1. 6 9 B1.

-A1
1.1



RESERVE

RESERVE

RESERVE

RESERVE

			Datum	19.07.09	Produktmakros für System 100V		Ausgangsbyte 0, SM 122 DC24V, 122-6BH00	VIPA100V	=SYSTEM100V +122_6BH00
			Bearb.	ZBW					
			Geänd.						
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V
									B1. 7 9 B1.

-A1
1.1



RESERVE

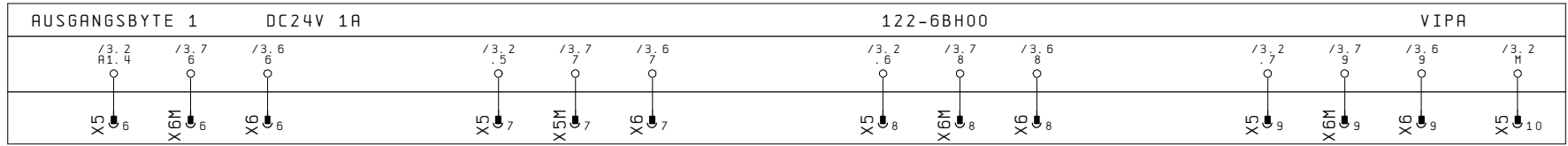
RESERVE

RESERVE

RESERVE

			Datum	19.07.09	Produktmakros für System 100V		Ausgangsbyte 1, SM 122 DC24V, 122-6BH00	VIPA100V	=SYSTEM100V +122_6BH00
			Bearb.	ZBW					
			Geänd.						
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.	System 100V	B1. 8 9 B1.

-A1
1.1



RESERVE

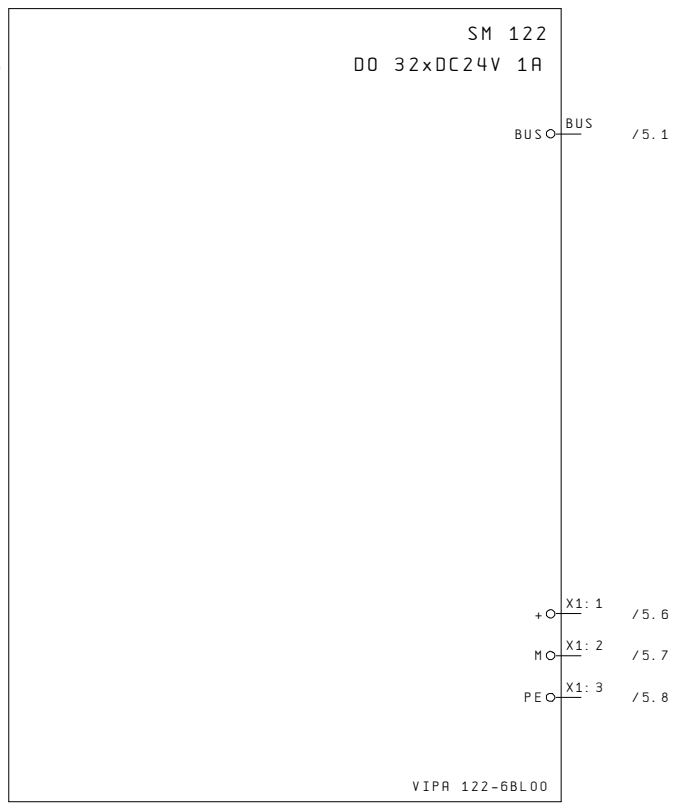
RESERVE

RESERVE

RESERVE

			Datum	19.07.09	Produktmakros für System 100V		Ausgangsbyte 1, SM 122 DC24V, 122-6BH00	VIPA100V	=SYSTEM100V +122_6BH00
			Bearb.	ZBW					
			Geänd.						
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V
									B1. 9 9 B1.

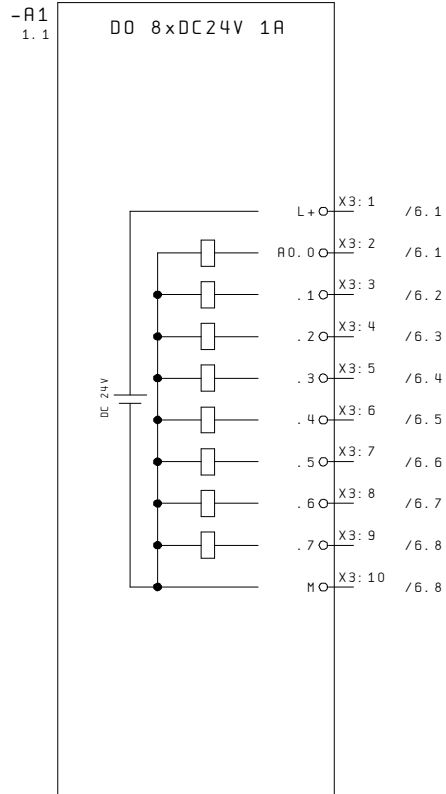
-R1
 2.1 2.5
 3.1 3.5
 5.0 5.6
 6.1 7.1
 8.1 9.1



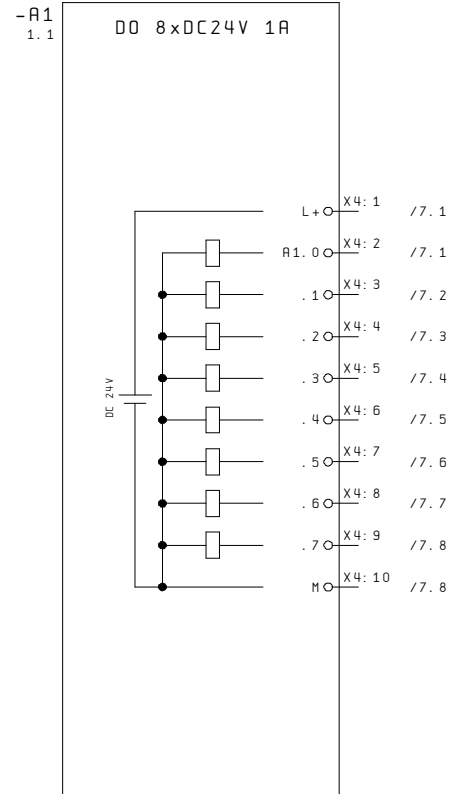
+122_6BH00/9

2

		Datum	19.07.09	Produktmakros für System 100V			SPS-Übersicht Versorgung, SM 122 DC24V, 122-6BL00		VIPA100V	=SYSTEM100V +122_6BL00		
		Bearb.	ZBW						System 100V		B1.	1
		Geänd.									9 B1.	
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.						

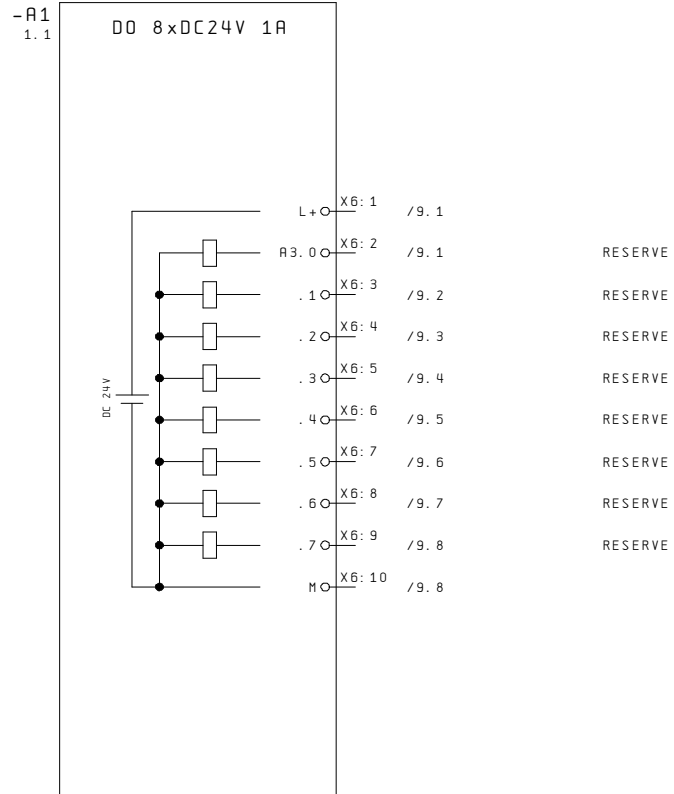
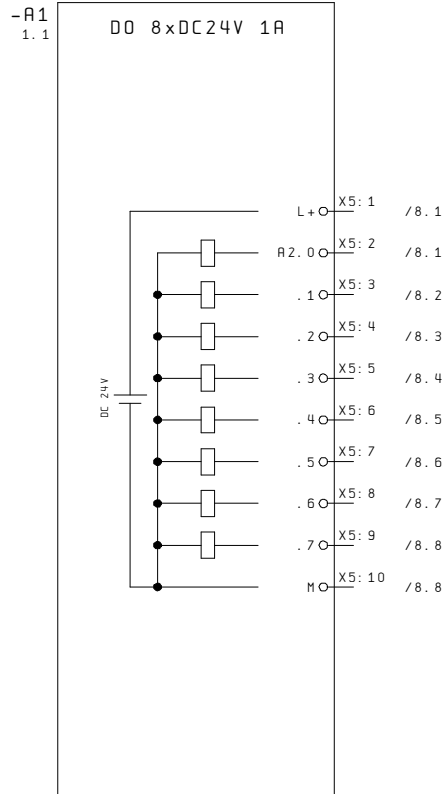


RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE

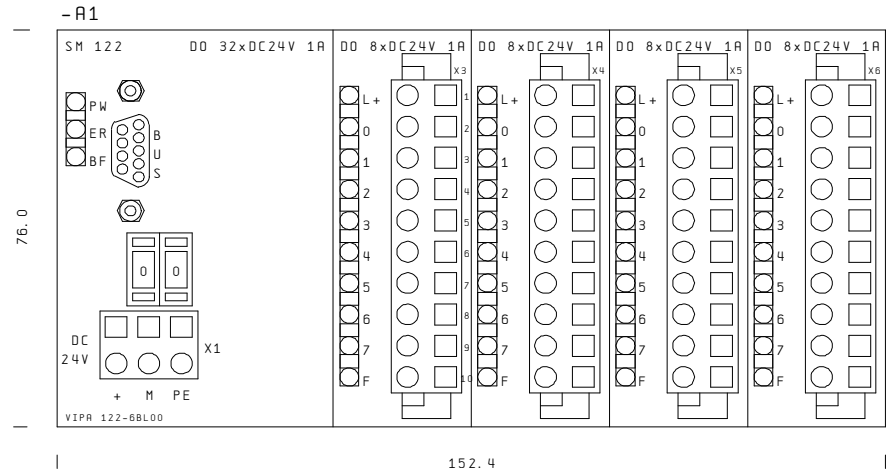


RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE

			Datum	19.07.09	Produktmakros für System 100V				SPS-Übersicht Ausgänge, SM 122 DC24V, 122-6BL00		VIPA100V	=SYSTEM100V +122_6BL00
			Bearb.	ZBW								
			Geänd.									
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.				System 100V	B1. 2 9 B1.

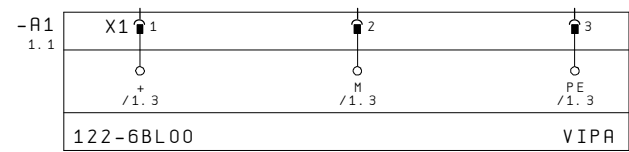
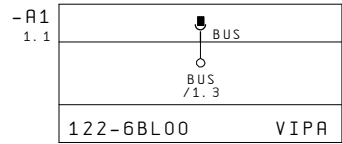


Datum		19.07.09		Produktmakros für System 100V				SPS-Übersicht Ausgänge, SM 122 DC24V, 122-6BL00		VIPA100V		=SYSTEM100V +122_6BL00	
Bearb.		ZBW											
Geänd.													
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.			System 100V		9 B1.		



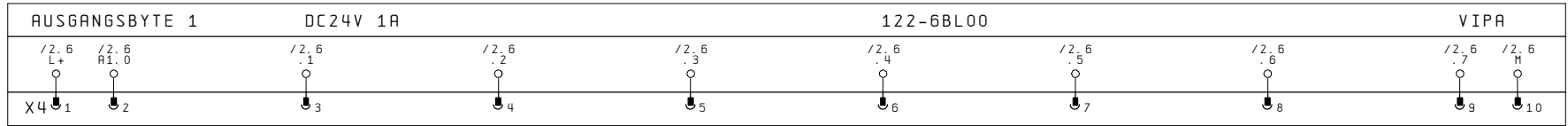
SM 122
 Integr. Spannungsversorgung DC 24V
 Abmessungen: (BxHxT) 152,4 x 76 x 48

3			Datum	19.07.09	Produktmakros für System 100V		Frontansicht, SM 122 DC24V, 122-6BL00	VIPA100V	=SYSTEM100V +122_6BL00	
			Bearb.	ZBW						
			Geänd.							
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V	B1. 4 9 B1.



		Datum 19.07.09		Produktmakros für System 100V				Anschlußbelegung,		VIPA100V		=SYSTEM100V			
		Bearb. ZBW						SM 122 DC24V,				+122_6BL00			
		Geänd.						122-6BL00				System 100V		B1. 5	
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.					9 B1.				

-A1
1.1



RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

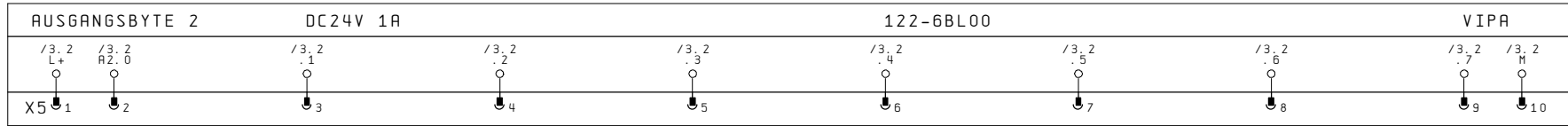
RESERVE

RESERVE

RESERVE

			Datum	19.07.09	Produktmakros für System 100V		Ausgangsbyte 1, SM 122 DC24V, 122-6BL00	VIPA100V	=SYSTEM100V +122_6BL00
			Bearb.	ZBW					
			Geänd.						
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V
									B1. 7 9 B1.

-A1
1.1



RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

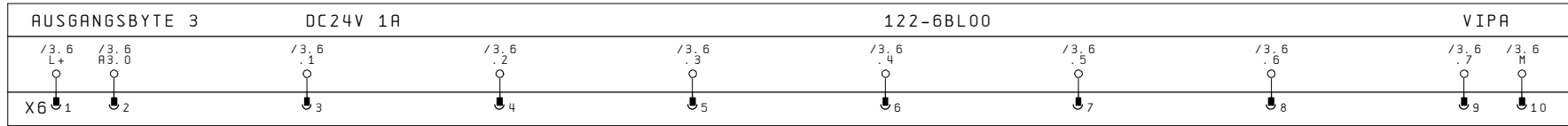
RESERVE

RESERVE

			Datum	19.07.09	Produktmakros für System 100V		Ausgangsbyte 2, SM 122 DC24V, 122-6BL00	VIPA100V	=SYSTEM100V +122_6BL00
			Bearb.	ZBW					
			Geänd.						
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V
									B1. 8 9 B1.

0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---

-A1
1.1



RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

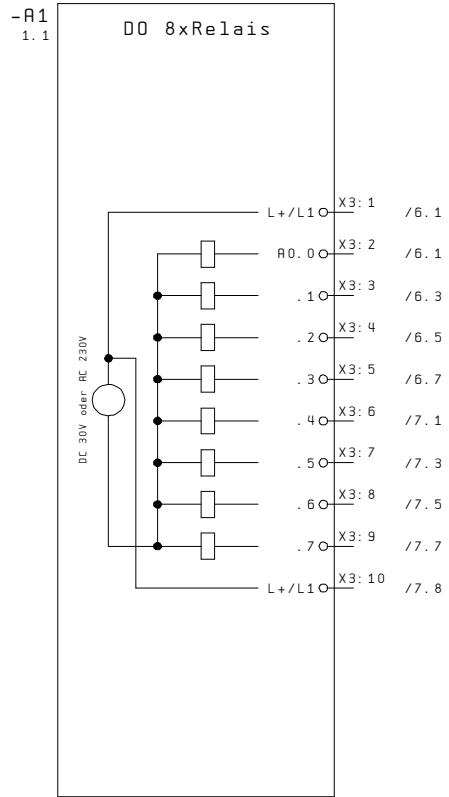
RESERVE

RESERVE

8

+122_6HH00/1

			Datum	19.07.09	Produktmakros für System 100V				Ausgangsbyte 3, SM 122 DC24V, 122-6BL00		VIPA100V		=SYSTEM100V +122_6BL00		
			Bearb.	ZBW											
			Geänd.												
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.				System 100V		B1.	9	
														9 B1.	



RESERVE

RESERVE

RESERVE

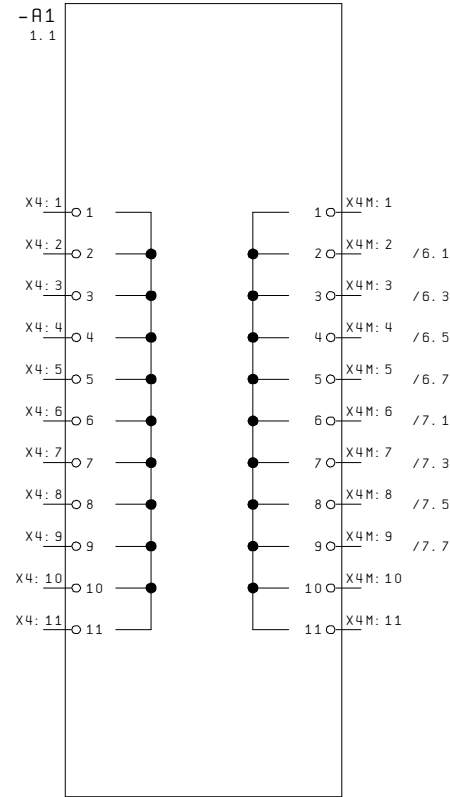
RESERVE

RESERVE

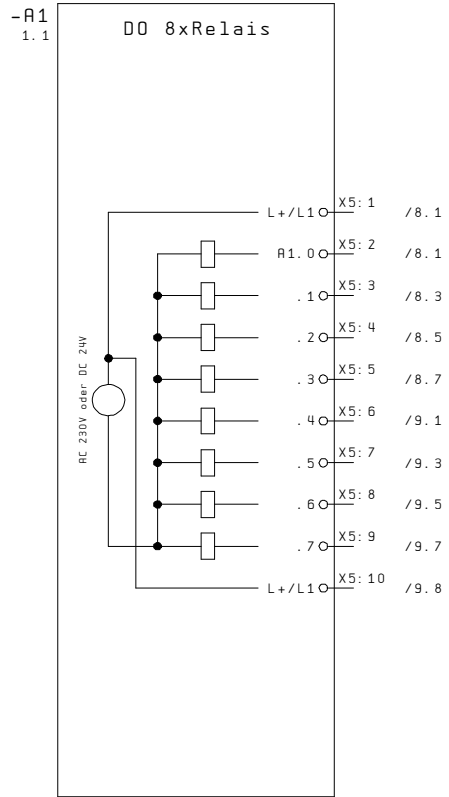
RESERVE

RESERVE

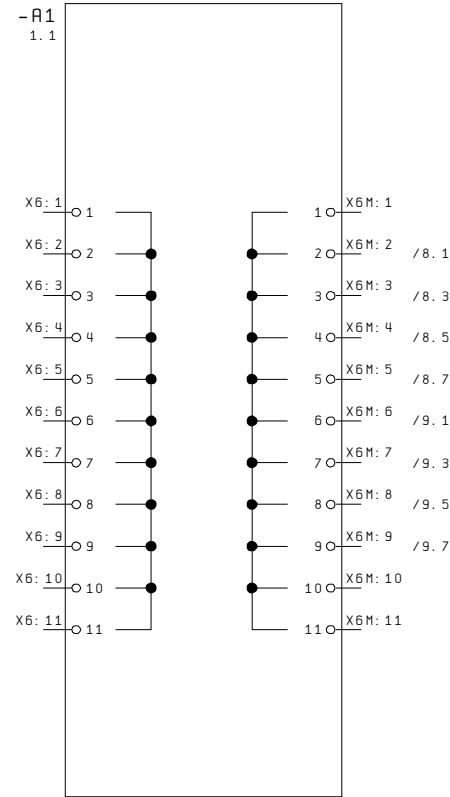
RESERVE



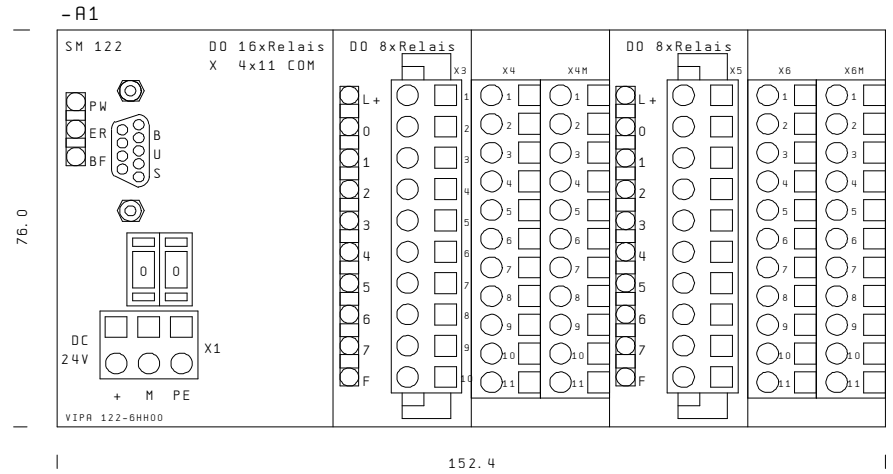
Datum		19.07.09		Produktmakros für System 100V		VIPA® art of automation		SPS-Übersicht Ausgänge, SM 122 DC24, 122-6HH00		VIPA100V		=SYSTEM100V +122_6HH00	
Bearb.		ZBW								System 100V		B1. 2	
Geänd.				Urspr.		Ers. f.		Ers. d.				9 B1.	
Anderung	Datum	Name	Form										



RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE

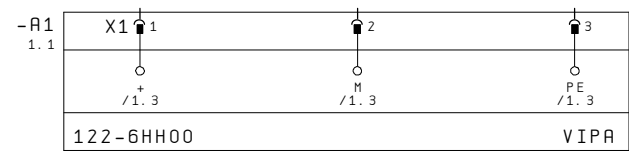
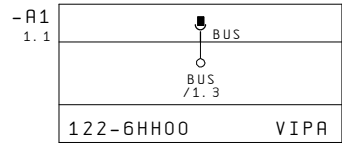


Datum		19.07.09		Produktmakros für System 100V				SPS-Übersicht Ausgänge, SM 122 DC24, 122-6HH00		VIPA100V		=SYSTEM100V +122_6HH00	
Bearb.		ZBW											
Geänd.													
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.			System 100V		B1. 3 9 B1.		



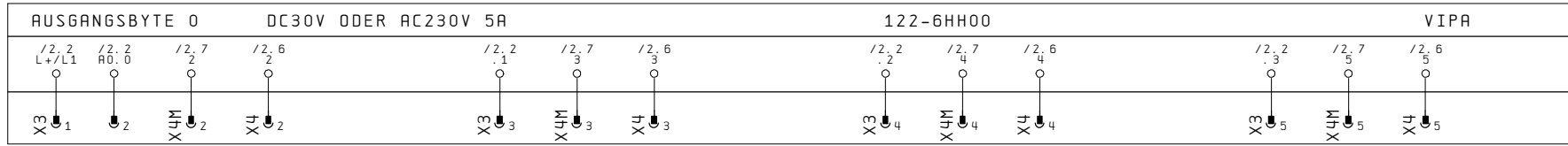
SM 122
 Integr. Spannungsversorgung DC 24V
 Abmessungen: (BxHxT) 152,4 x 76 x 48

3			Datum	19.07.09	Produktmakros für System 100V		Frontansicht, SM 122 DC24, 122-6HH00	VIPR100V	=SYSTEM100V +122_6HH00	
			Bearb.	ZBW						
			Geänd.							
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V	B1. 4 9 B1.



4											6			
			Datum	19.07.09	Produktmakros für System 100V				Anschlußbelegung,		VIPA100V		=SYSTEM100V	
			Bearb.	ZBW					SM 122 DC24,				+122_6HH00	
			Geänd.						122-6HH00		System 100V		B1. 5	
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.					9 B1.		

-A1
1.1



RESERVE

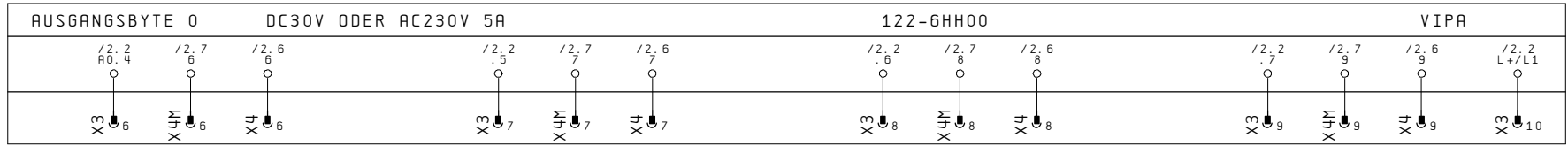
RESERVE

RESERVE

RESERVE

			Datum	19.07.09	Produktmakros für System 100V		Ausgangsbyte 0, SM 122 DC24, 122-6HH00	VIPA100V	=SYSTEM100V +122_6HH00
			Bearb.	ZBW					
			Geänd.						
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V
									B1. 6 9 B1.

-A1
1.1



RESERVE

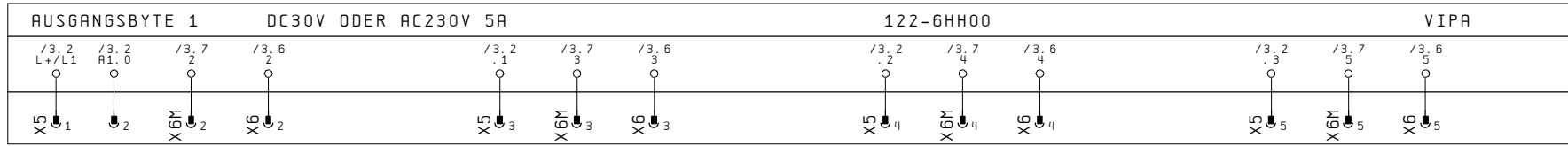
RESERVE

RESERVE

RESERVE

			Datum	19.07.09	Produktmakros für System 100V		Ausgangsbyte 0, SM 122 DC24, 122-6HH00	VIPA100V	=SYSTEM100V +122_6HH00
			Bearb.	ZBW					
			Geänd.						
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V
									B1. 7 9 B1.

-A1
1.1




RESERVE

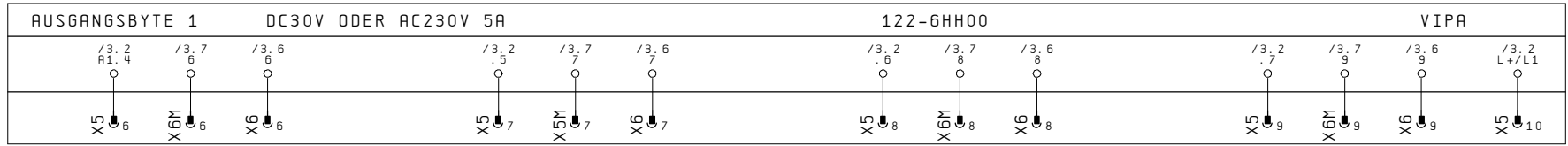
RESERVE

RESERVE

RESERVE

7				Datum 19.07.09	Produktmakros für System 100V		Ausgangsbyte 1, SM 122 DC24, 122-6HH00	VIPA100V	=SYSTEM100V +122_6HH00	9
				Bearb. ZBW						
				Geänd.						
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V	B1. 8 9 B1.

-A1
1.1



RESERVE

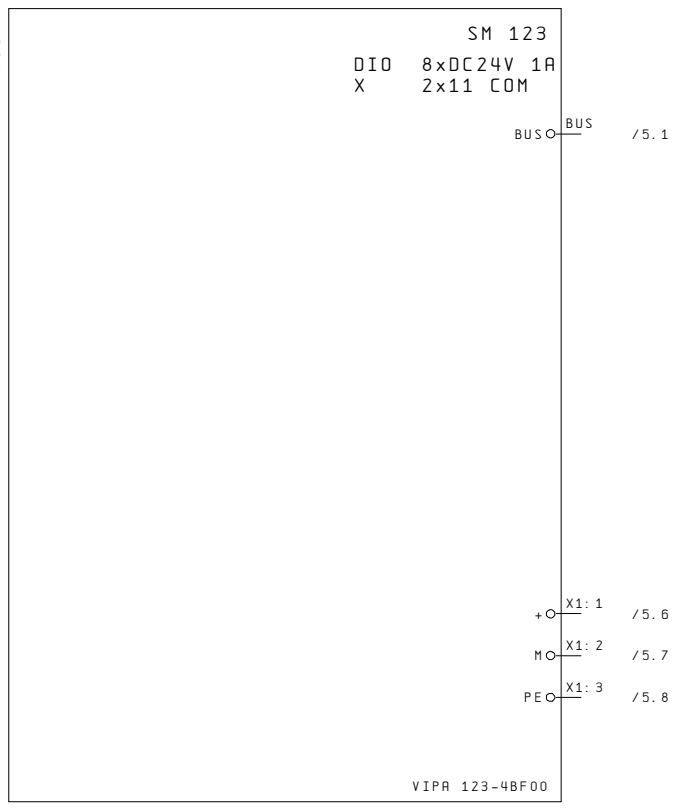
RESERVE

RESERVE

RESERVE

			Datum	19.07.09	Produktmakros für System 100V		Ausgangsbyte 1, SM 122 DC24, 122-6HH00	VIPA100V	=SYSTEM100V +122_6HH00
			Bearb.	ZBW					
			Geänd.						
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V
									B1. 9 9 B1.

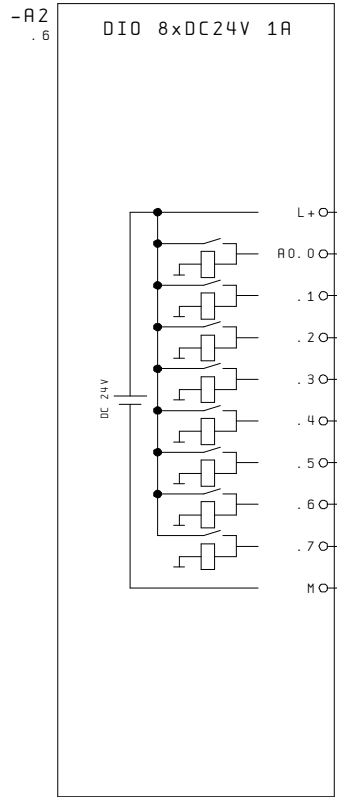
-R1
2.1 2.6
5.0 5.6
6.0 7.0



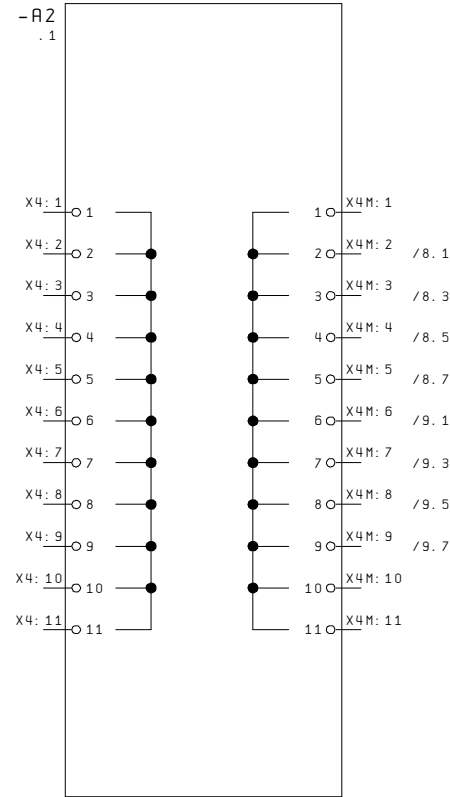
+122_6HH00/9

		Datum	19.07.09	Produktmakros für System 100V			SPS-Übersicht Versorgung, SM 123 DC24V, 123-4BF00		VIPA100V	=SYSTEM100V +123_4BF00		
		Bearb.	ZBW									
		Geänd.										
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.			System 100V		B1.	1
											9	B1.

Variante 2: 8 Ausgänge



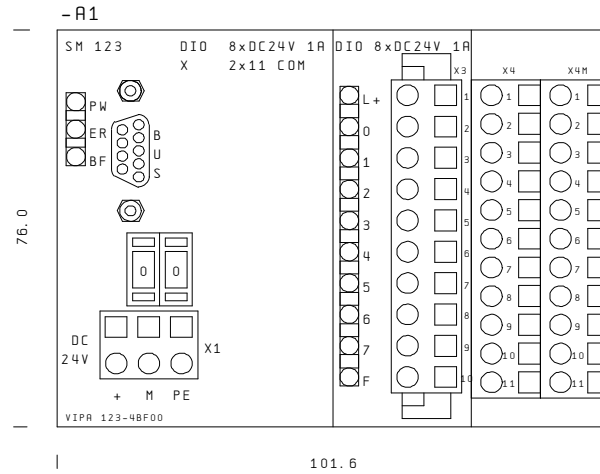
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE



/8. 2
/8. 4
/8. 6
/8. 8
/9. 2
/9. 4
/9. 6
/9. 8

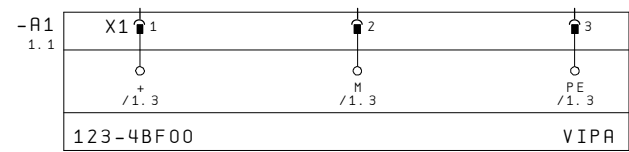
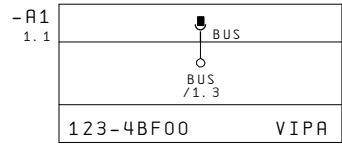
/8. 1
/8. 3
/8. 5
/8. 7
/9. 1
/9. 3
/9. 5
/9. 7

Datum		19.07.09		Produktmakros für System 100V				SPS-Übersicht Ausgänge, SM 123 DC24V, 123-4BF00		VIPA100V		=SYSTEM100V +123_4BF00	
Bearb.		ZBW								System 100V		B1. 3	
Geänd.				Urspr.		Ers. f.		Ers. d.				9 B1.	



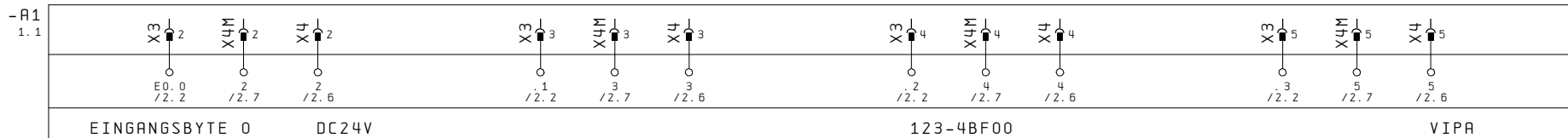
SM 123
 Integr. Spannungsversorgung DC 24V
 Abmessungen: (BxHxT) 101,6 x 76 x 48

3										5	
		Datum	19.07.09	Produktmakros für System 100V			Frontansicht, SM 123 DC24V, 123-4BF00		VIPA100V		=SYSTEM100V +123_4BF00
		Bearb.	ZBW					System 100V		B1.	4
		Geänd.									9 B1.
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.					



4											6			
			Datum	19.07.09	Produktmakros für System 100V				Anschlußbelegung,		VIPA100V		=SYSTEM100V	
			Bearb.	ZBW					SM 123 DC24V,				+123_4BF00	
			Geänd.						123-4BF00		System 100V		B1. 5	
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.					9 B1.		

Variante 1: 8 Eingänge



RESERVE

RESERVE

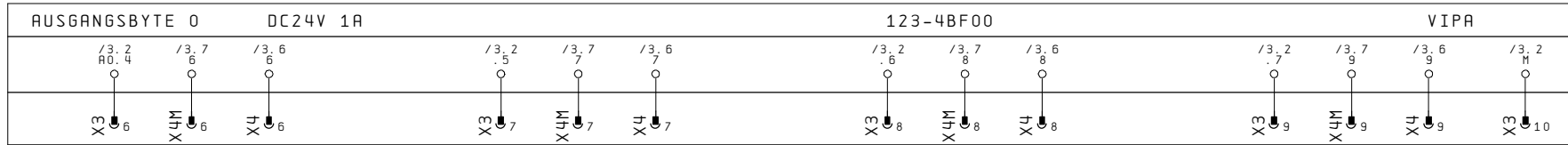
RESERVE

RESERVE

			Datum	19.07.09	Produktmakros für System 100V				Eingangsbyte 0, SM 123 DC24V, 123-4BF00	VIPA100V		=SYSTEM100V +123_4BF00
			Bearb.	ZBW								
			Geänd.									
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			System 100V	B1. 6 9 B1.	

Variante 2: 8 Ausgänge

-A2
8.1



RESERVE

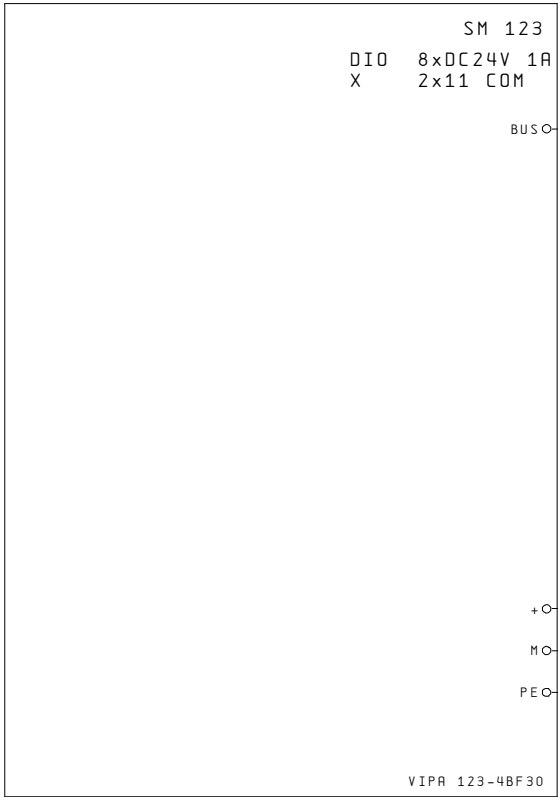
RESERVE

RESERVE

RESERVE

			Datum	19.07.09	Produktmakros für System 100V		Ausgangsbyte 0, SM 123 DC24V, 123-4BF00	VIPA100V	=SYSTEM100V +123_4BF00
			Bearb.	ZBW					
			Geänd.						
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V
									B1. 9 9 B1.

-R1
 2.1 2.6
 5.0 5.6
 6.0 7.0

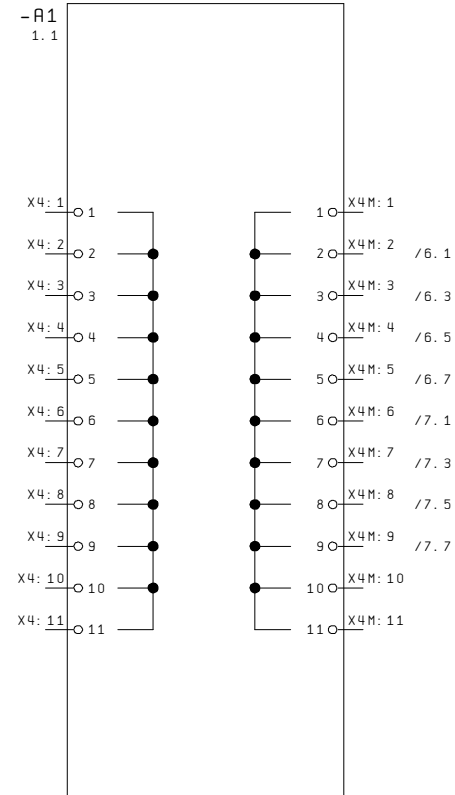
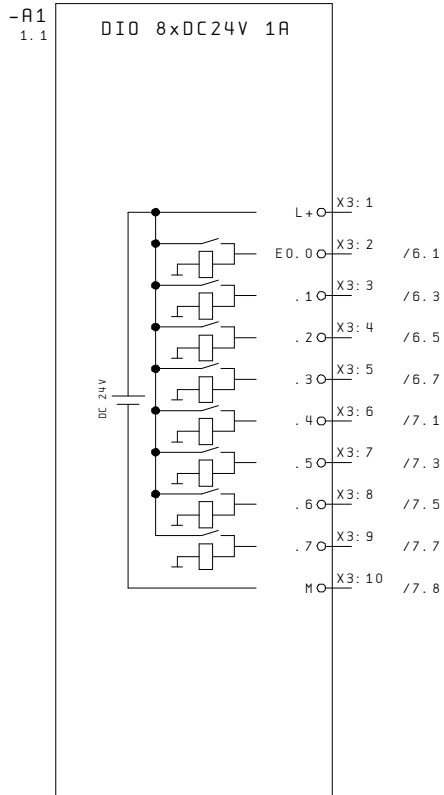


+123_4BF00/9

2

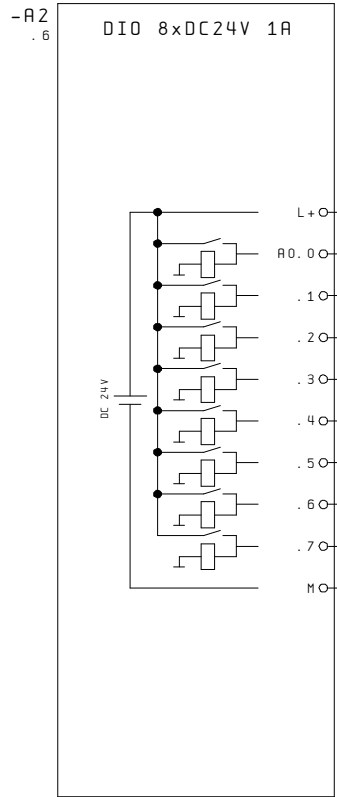
		Datum	19.07.09	Produktmakros für System 100V			SPS-Übersicht Versorgung, SM 123 DC24V, 123-4BF30		VIPA100V	=SYSTEM100V +123_4BF30		
		Bearb.	ZBW						System 100V		B1.	1
		Geänd.									9 B1.	
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.						

Variante 1: 8 Eingänge

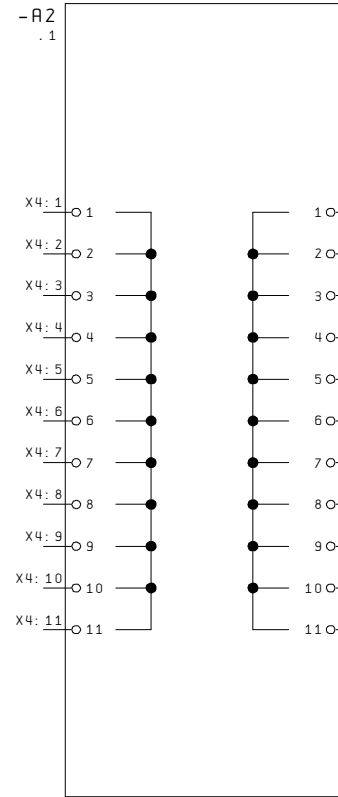


Datum		19.07.09		Produktmakros für System 100V		VIPA® art of automation		SPS-Übersicht Eingänge, SM 123 DC24V, 123-4BF30		VIPA100V		=SYSTEM100V +123_4BF30	
Bearb.		ZBW								System 100V		B1. 2	
Geänd.				Urspr.		Ers. f.		Ers. d.				9 B1.	
Anderung	Datum	Name	Form										

Variante 2: 8 Ausgänge



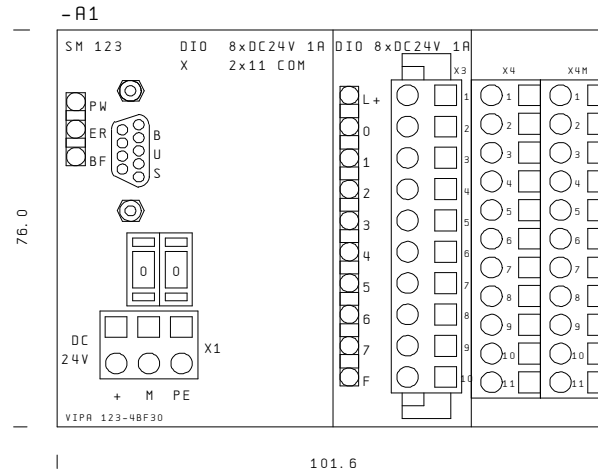
- L+ X3: 1 /8. 1
- A0. 0 X3: 2 /8. 1 RESERVE
- . 1 X3: 3 /8. 3 RESERVE
- . 2 X3: 4 /8. 5 RESERVE
- . 3 X3: 5 /8. 7 RESERVE
- . 4 X3: 6 /9. 1 RESERVE
- . 5 X3: 7 /9. 3 RESERVE
- . 6 X3: 8 /9. 5 RESERVE
- . 7 X3: 9 /9. 7 RESERVE
- M0 X3: 10 /9. 8



- X4: 1 1 /8. 2
- X4: 2 2 /8. 4
- X4: 3 3 /8. 6
- X4: 4 4 /8. 8
- X4: 5 5 /9. 2
- X4: 6 6 /9. 4
- X4: 7 7 /9. 6
- X4: 8 8 /9. 8
- X4: 9 9
- X4: 10 10
- X4: 11 11

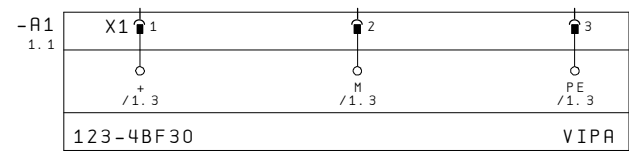
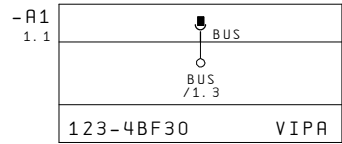
- 1 X4M: 1
- 2 X4M: 2 /8. 1
- 3 X4M: 3 /8. 3
- 4 X4M: 4 /8. 5
- 5 X4M: 5 /8. 7
- 6 X4M: 6 /9. 1
- 7 X4M: 7 /9. 3
- 8 X4M: 8 /9. 5
- 9 X4M: 9 /9. 7
- 10 X4M: 10
- 11 X4M: 11

2		4	
Datum	19.07.09	Produktmakros für System 100V	VIPA [®]
Bearb.	ZBW		art of automation
Geänd.			
Änderung	Datum	Name	Form
		Urspr.	Ers. f.
			Ers. d.
SPS-Übersicht Ausgänge, SM 123 DC24V, 123-4BF30		VIPA100V	=SYSTEM100V +123_4BF30
		System 100V	B1. 3
			9 B1.



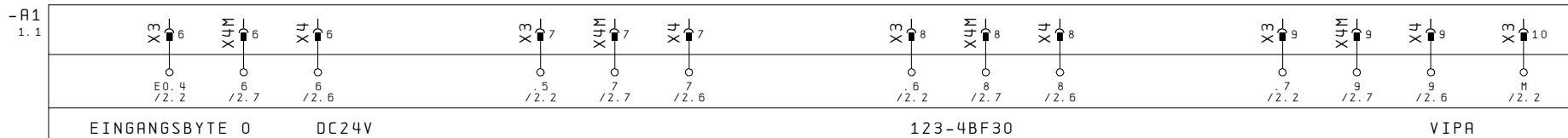
SM 123
Integr. Spannungsversorgung DC 24V
Abmessungen: (BxHxT) 101,6 x 76 x 48

		Datum	19.07.09	Produktmakros für System 100V			Frontansicht, SM 123 DC24V, 123-4BF30	VIPA100V =SYSTEM100V +123_4BF30		
		Bearb.	ZBW							
		Geänd.								
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.		System 100V	B1.	4
									9 B1.	



4											6			
			Datum	19.07.09	Produktmakros für System 100V			 art of automation	Anschlußbelegung,		VIPA100V		=SYSTEM100V	
			Bearb.	ZBW					SM 123 DC24V,				+123_4BF30	
			Geänd.						123-4BF30		System 100V		B1. 5	
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.							9 B1.

Variante 1: 8 Eingänge



EINGANGSBYTE 0 DC24V

123-4BF30

VIPA

RESERVE

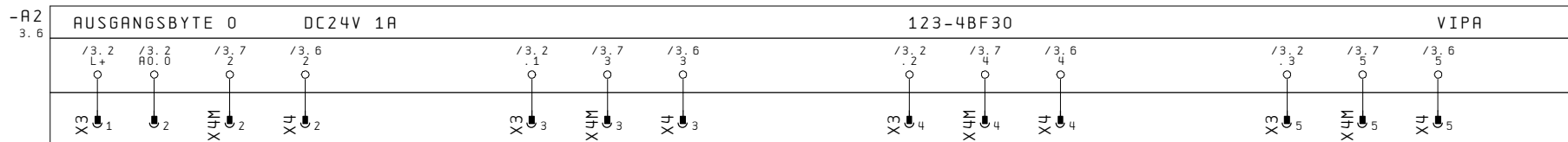
RESERVE

RESERVE

RESERVE

Datum		19.07.09		Produktmakros für System 100V				Eingangsbyte 0,		VIPA100V		=SYSTEM100V			
Bearb.		ZBW						SM 123 DC24V,				+123_4BF30			
Geänd.								123-4BF30						B1. 7	
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.			System 100V		9 B1.				

Variante 2: 8 Ausgänge



RESERVE

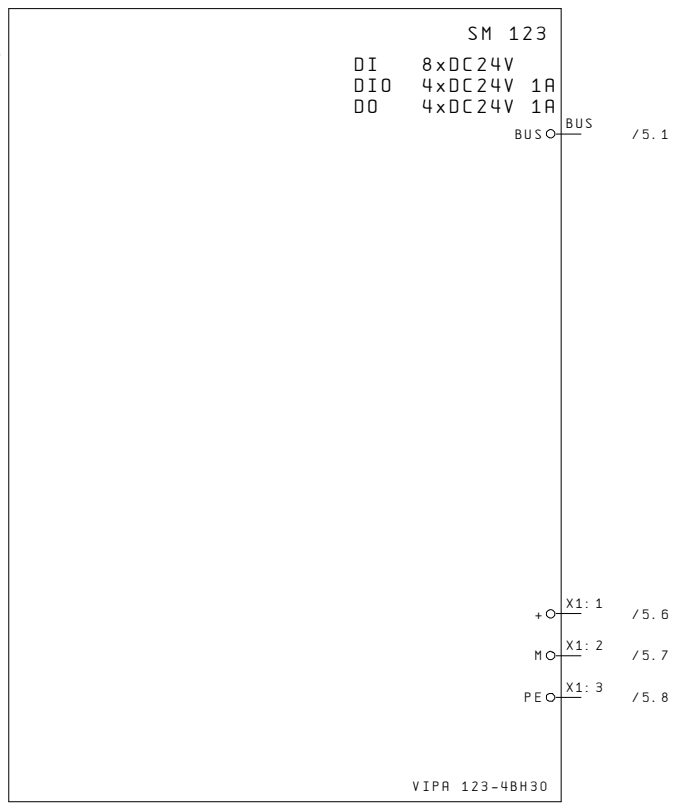
RESERVE

RESERVE

RESERVE

			Datum	19.07.09	Produktmakros für System 100V		Ausgangsbyte 0, SM 123 DC24V, 123-4BF30	VIPA100V	=SYSTEM100V +123_4BF30
			Bearb.	ZBW					
			Geänd.						
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V
									B1. 8 9 B1.

-R1
 2.1 2.5
 5.0 5.6
 6.1 7.1
 8.1

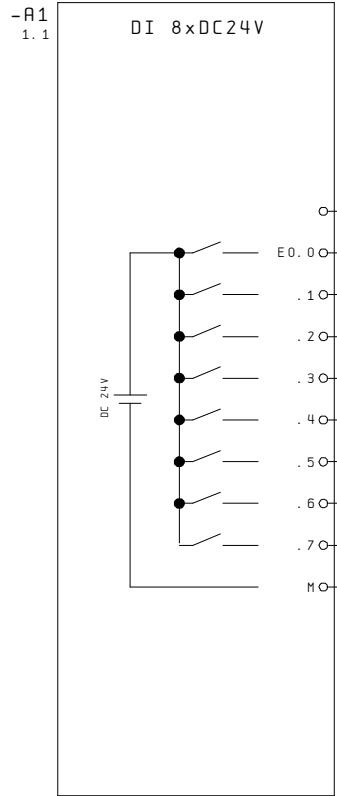


+123_4BF30/9

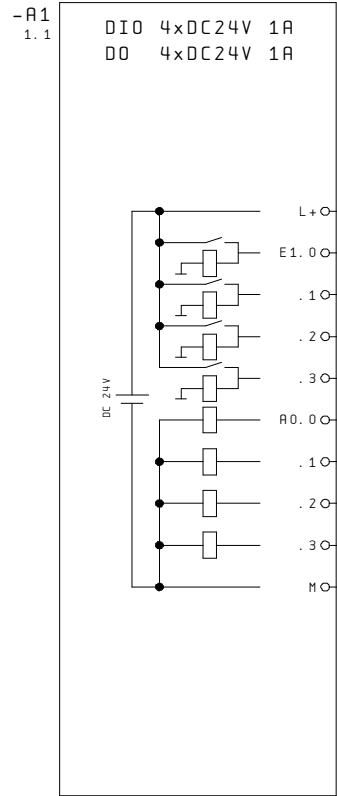
2

			Datum 19.07.09	Produktmakros für System 100V		SPS-Übersicht Versorgung, SM 123 DC24V, 123-4BH30	VIPA100V	=SYSTEM100V +123_4BH30
			Bearb. ZBW					
			Geänd.					
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.	System 100V	B1. 1 10 B1.

Variante 1: 12 Eingänge und 4 Ausgänge



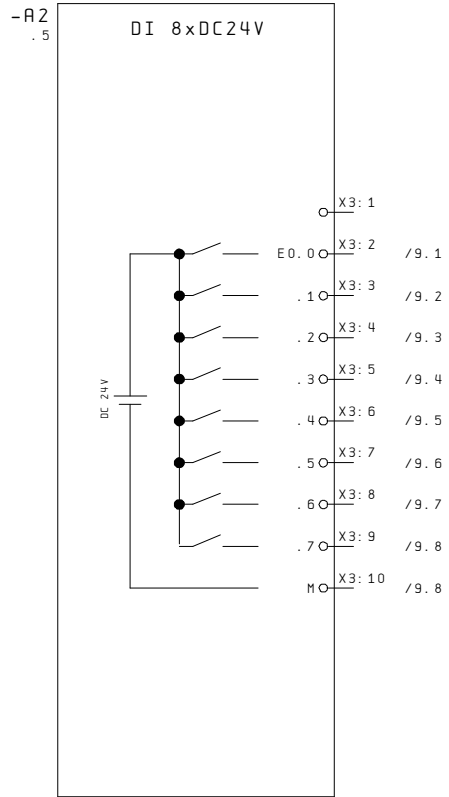
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE



RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE

Datum	19.07.09	Produktmakros für System 100V	VIPA® art of automation	SPS-Übersicht Ein-/Ausgänge SM 123 DC24V, 123-4BH30	VIPA100V	=SYSTEM100V +123_4BH30
Bearb.	ZBW					
Geänd.						
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.
System 100V						B1. 2 10 B1.

Variante 2: 8 Eingänge und 8 Ausgänge



RESERVE

RESERVE

RESERVE

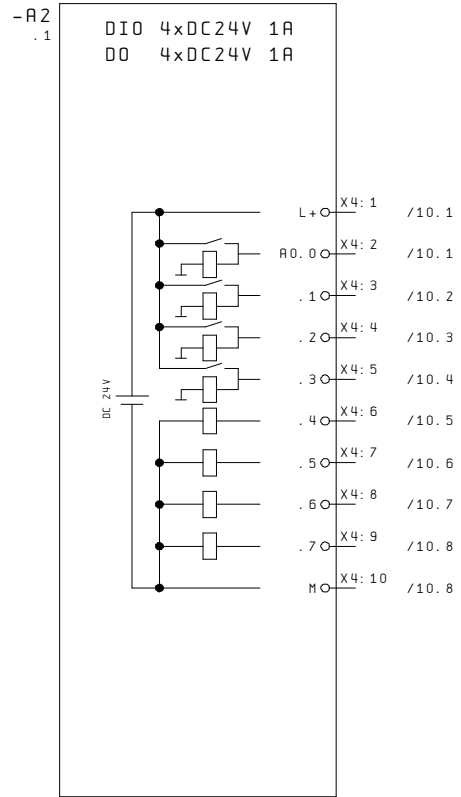
RESERVE

RESERVE

RESERVE

RESERVE

RESERVE



RESERVE

RESERVE

RESERVE

RESERVE

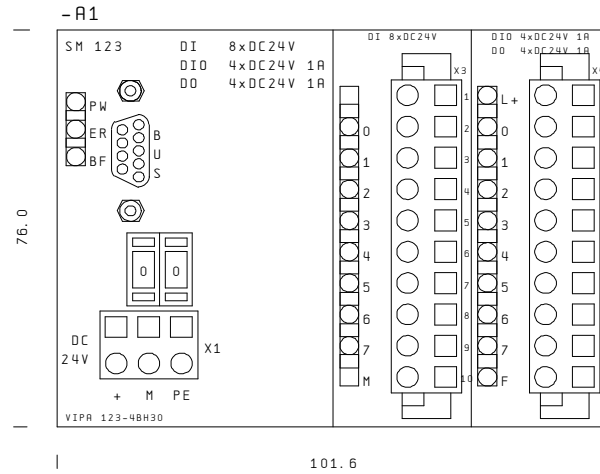
RESERVE

RESERVE

RESERVE

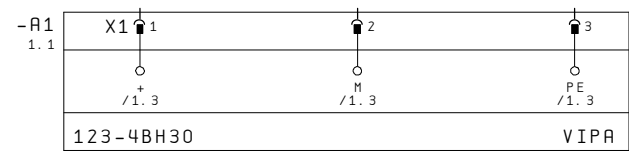
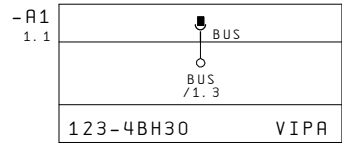
RESERVE

Datum		19.07.09		Produktmakros für System 100V		VIPA® art of automation		SPS-Übersicht Ein-/Ausgänge SM 123 DC24V, 123-4BH30		VIPA100V		=SYSTEM100V +123_4BH30	
Bearb.		ZBW											
Geänd.													
Änderung		Datum		Name		Form		Urspr.		Ers. f.		Ers. d.	
											System 100V		B1. 3
													10 B1.



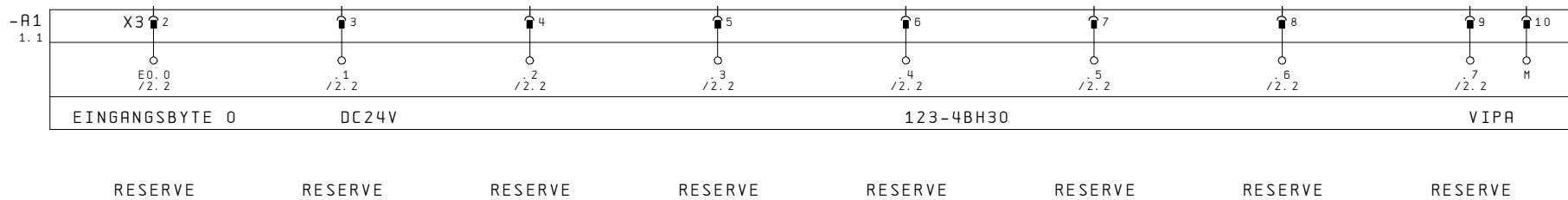
SM 123
 Integr. Spannungsversorgung DC 24V
 Abmessungen: (BxHxT) 101,6 x 76 x 48

3							Frontansicht, SM 123 DC24V, 123-4BH30	VIPA100V	=SYSTEM100V +123_4BH30	5
		Datum	19.07.09		Produktmakros für System 100V					
		Bearb.	ZBW							
		Geänd.								
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.	System 100V		B1. 4 10 B1.



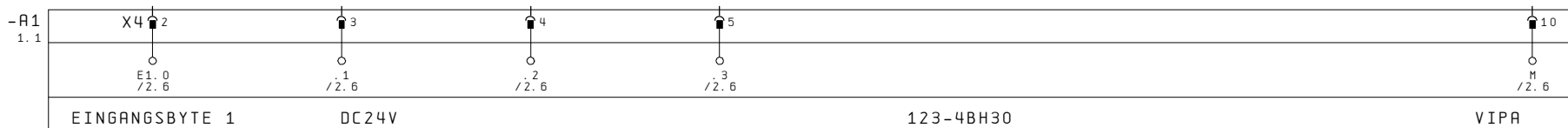
				4				6	
Datum	19.07.09	Produktmakros für System 100V			Anschlußbelegung, SM 123 DC24V, 123-4BH30		VIPA100V		=SYSTEM100V +123_4BH30
Bearb.	ZBW						System 100V		B1. 5
Geänd.									10 B1.
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.			

Variante 1: 12 Eingänge und 4 Ausgänge



			Datum	19.07.09	Produktmakros für System 100V				Eingangsbyte 0, SM 123 DC24V, 123-4BH30	VIPA100V	=SYSTEM100V	
			Bearb.	ZBW			+123_4BH30					
			Geänd.				B1.				6	
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V		10 B1.	

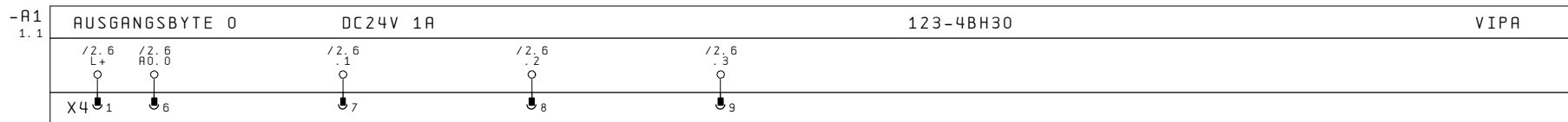
Variante 1: 12 Eingänge und 4 Ausgänge



RESERVE RESERVE RESERVE RESERVE

6										8	
	Datum	19.07.09	Produktmakros für System 100V			Eingangsbyte 1, SM 123 DC24V, 123-4BH30		VIPA100V		=SYSTEM100V +123_4BH30	
	Bearb.	ZBW									
	Geänd.										
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.	System 100V		B1.	7 10 B1.	

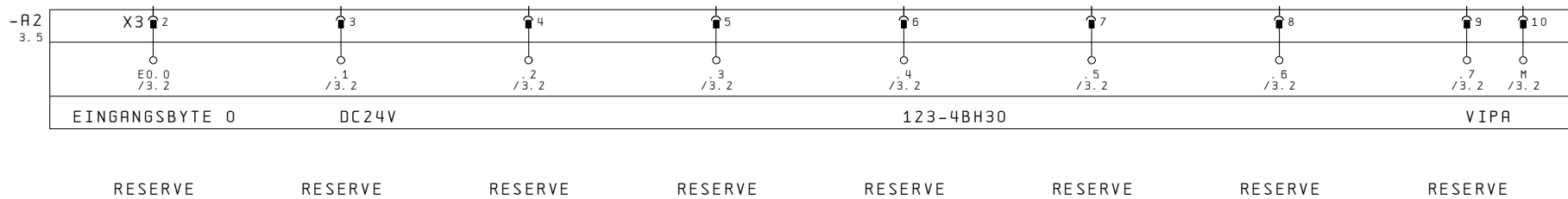
Variante 1: 12 Eingänge und 4 Ausgänge



RESERVE RESERVE RESERVE RESERVE

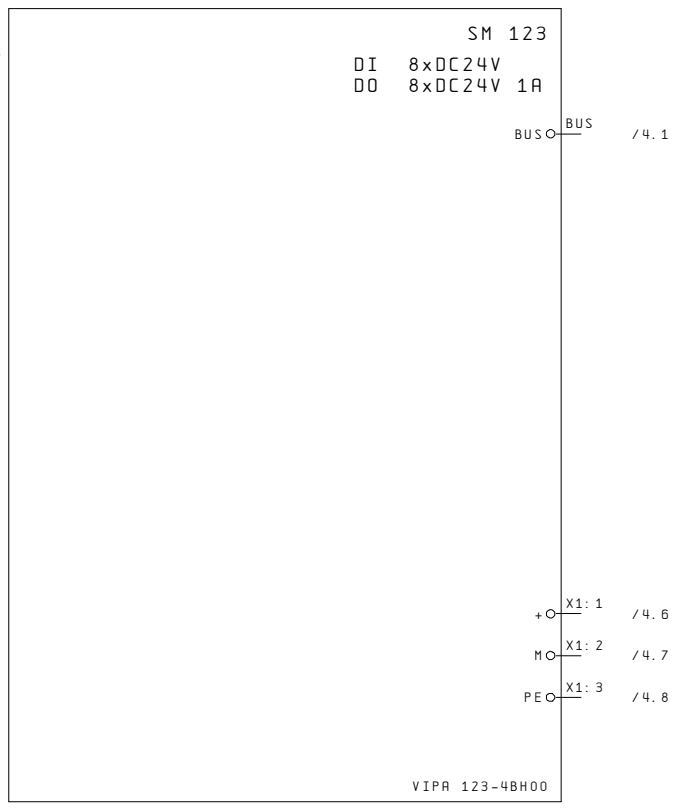
			Datum	19.07.09	Produktmakros für System 100V				Ausgangsbyte 0, SM 123 DC24V, 123-4BH30	VIPA100V	=SYSTEM100V +123_4BH30	
			Bearb.	ZBW								
			Geänd.									
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			System 100V	B1. 8 10 B1.	

Variante 1: 8 Eingänge und 8 Ausgänge




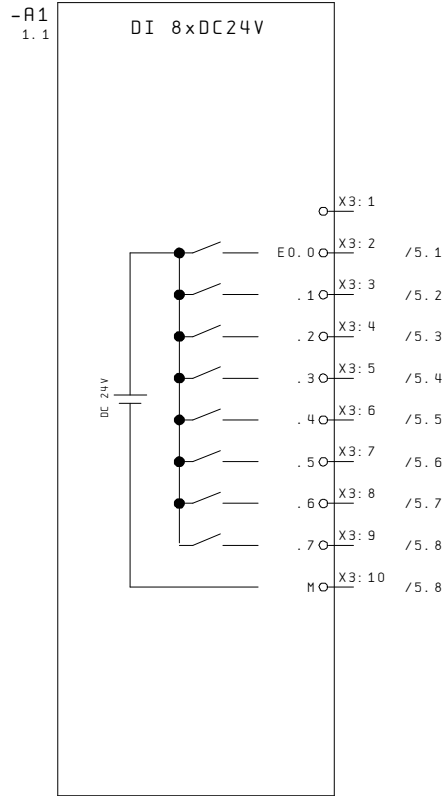
		Datum	19.07.09	Produktmakros für System 100V			Eingangsbyte 0, SM 123 DC24V, 123-4BH30		VIPA100V	=SYSTEM100V +123_4BH30		
		Bearb.	ZBW						System 100V		B1.	9
		Geänd.									10 B1.	
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.						

-A1
 2.1 2.5
 4.0 4.6
 5.1 6.1

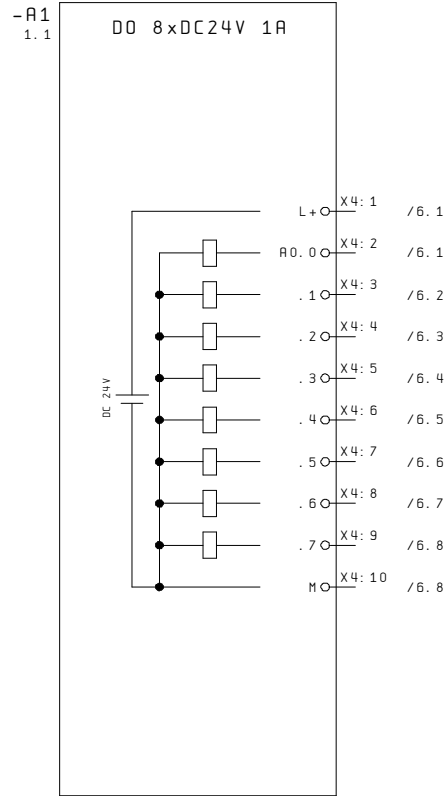


+123_4BH30/10

			Datum 19.07.09	Produktmakros für System 100V		SPS-Übersicht Versorgung, SM 123 DC24V, 123-4BH00	VIPA100V	=SYSTEM100V +123_4BH00
			Bearb. ZBW					
			Geänd.					
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.	System 100V	B1. 1 6 B1.

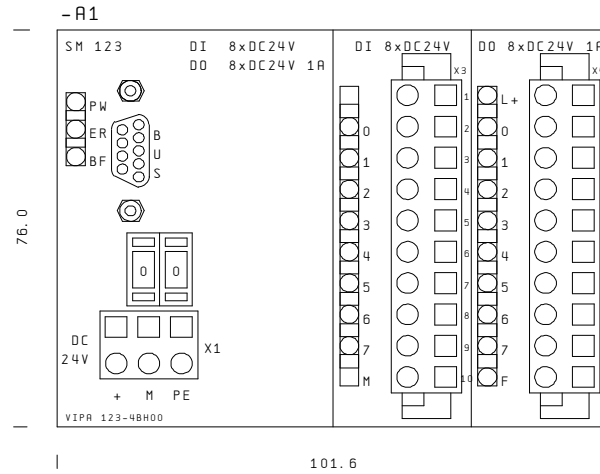


RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE



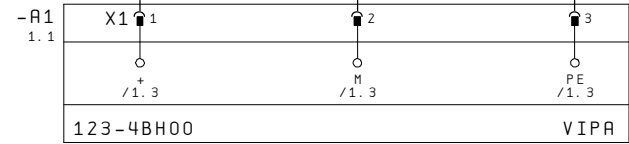
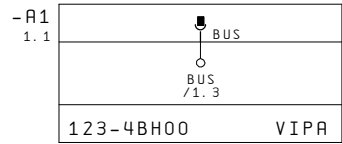
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE


Datum	19.07.09	Produktmakros für System 100V	VIPA® art of automation	SPS-Übersicht Ein-/Ausgänge SM 123 DC24V, 123-4BH00	VIPA100V	=SYSTEM100V +123_4BH00
Bearb.	ZBW					
Geänd.						
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.
System 100V						B1. 2 6 B1.



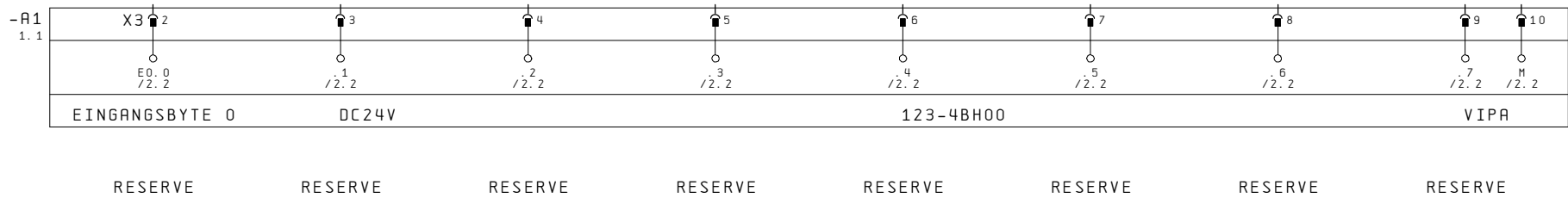
SM 123
 Integr. Spannungsversorgung DC 24V
 Abmessungen: (BxHxT) 101,6 x 76 x 48


2				Datum 19.07.09	Produktmakros für System 100V		Frontansicht, SM 123 DC24V, 123-4BH00	VIPR100V	=SYSTEM100V +123_4BH00	
				Bearb. ZBW						
				Geänd.						
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V	B1. 3 6 B1.



3										5		
		Datum	19.07.09	Produktmakros für System 100V				Anschlußbelegung, SM 123 DC24V, 123-4BH00		VIPA100V		
		Bearb.	ZBW							=SYSTEM100V +123_4BH00		
		Geänd.										B1.
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.			System 100V		6 B1.	

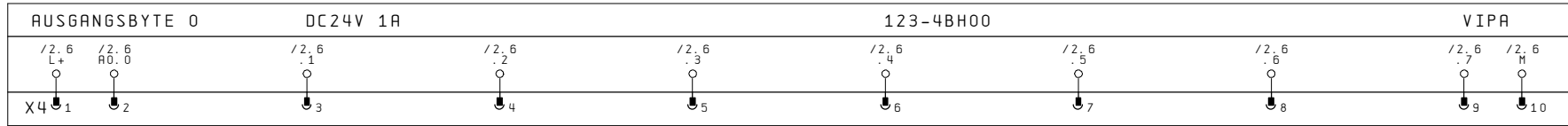
0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---



4										6	
		Datum	19.07.09	Produktmakros für System 100V				Eingangsbyte 0,		VIPA100V	
		Bearb.	ZBW					SM 123 DC24V,		=SYSTEM100V	
		Geänd.						123-4BH00		+123_4BH00	
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.			System 100V		B1. 5
										6 B1.	

0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---

-A1
1.1



RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

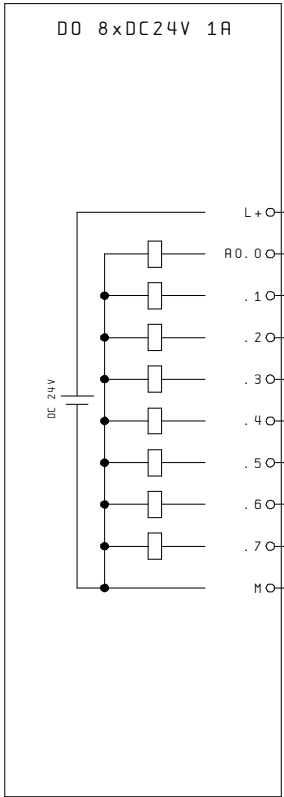
RESERVE

5

+123_4EH00/1

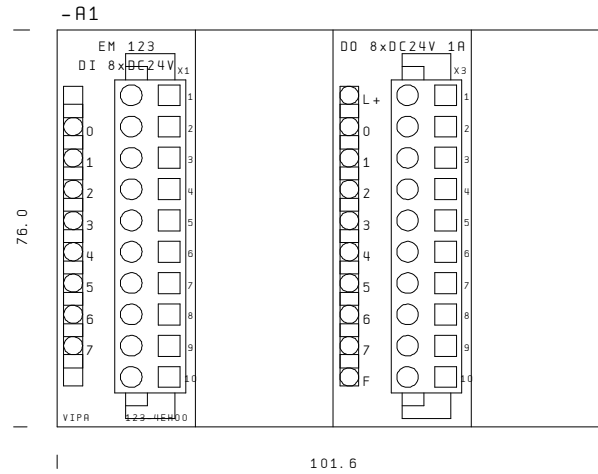
			Datum	19.07.09	Produktmakros für System 100V				Ausgangsbyte 0, SM 123 DC24V, 123-4BH00		VIPA100V	=SYSTEM100V +123_4BH00
			Bearb.	ZBW								
			Geänd.									
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			System 100V	B1. 6 6 B1.	

-A1
1.1



L+	X3: 1	/5. 1	
A0.0	X3: 2	/5. 1	RESERVE
.1	X3: 3	/5. 2	RESERVE
.2	X3: 4	/5. 3	RESERVE
.3	X3: 5	/5. 4	RESERVE
.4	X3: 6	/5. 5	RESERVE
.5	X3: 7	/5. 6	RESERVE
.6	X3: 8	/5. 7	RESERVE
.7	X3: 9	/5. 8	RESERVE
M0	X3: 10	/5. 8	

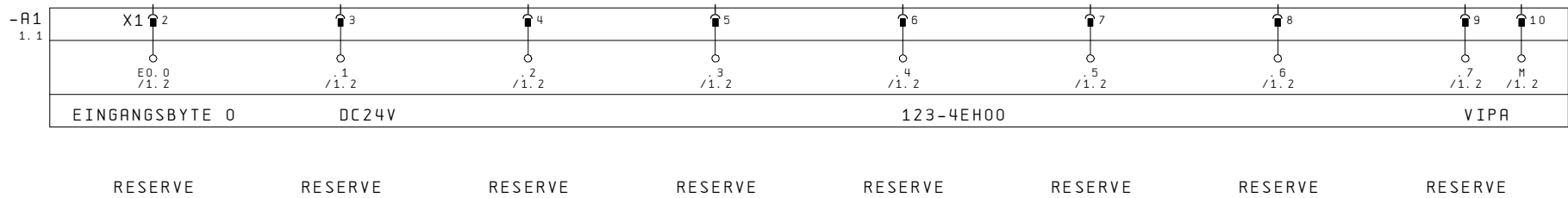
		Datum 19.07.09		Produktmakros für System 100V				SPS-Übersicht Ausgänge, EM 123 DC24V, 123-4EH00		VIPA100V		=SYSTEM100V +123_4EH00	
		Bearb. ZBW								System 100V		B1. 2	
		Geänd.										5 B1.	
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.							



EM 123
 Abmessungen: (BxHxT) 101,6 x 76 x 48

		Datum	19.07.09	Produktmakros für System 100V			Frontansicht, EM 123 DC24V, 123-4EH00		VIPR100V	=SYSTEM100V +123_4EH00	
		Bearb.	ZBW						System 100V		B1. 3
		Geänd.									5 B1.
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.					

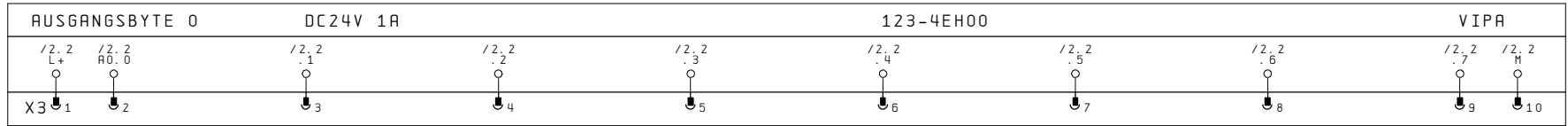
0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---



3								5	
Datum	19.07.09	Produktmakros für System 100V			Eingangsbyte 0, EM 123 DC24V, 123-4EH00		VIPA100V		=SYSTEM100V +123_4EH00
Bearb.	ZBW								
Geänd.									
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.	System 100V		B1. 4 5 B1.

0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---

-A1
1.1



RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

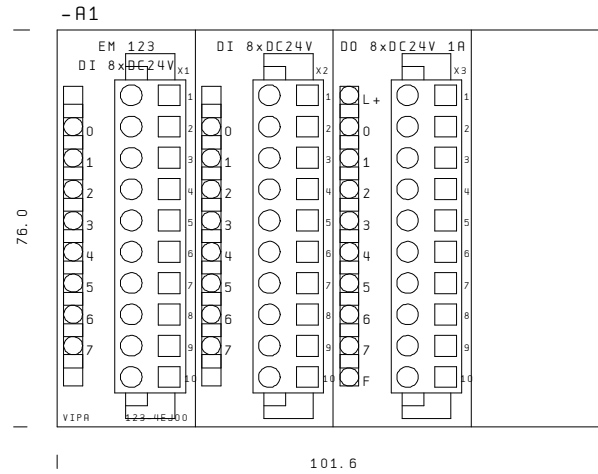
RESERVE

RESERVE

4

+123_4EJ00/1

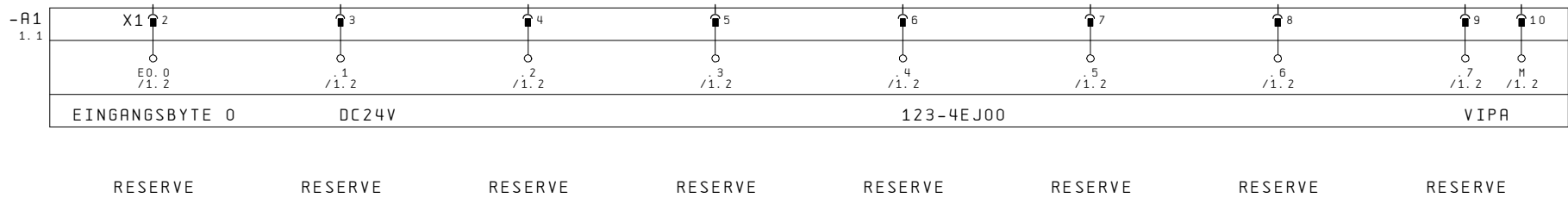
			Datum	19.07.09	Produktmakros für System 100V				Ausgangsbyte 0, EM 123 DC24V, 123-4EH00		VIPA100V	=SYSTEM100V +123_4EH00
			Bearb.	ZBW								
			Geänd.									
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.				System 100V	B1. 5 5 B1.




EM 123
 Abmessungen: (BxHxT) 101,6 x 76 x 48

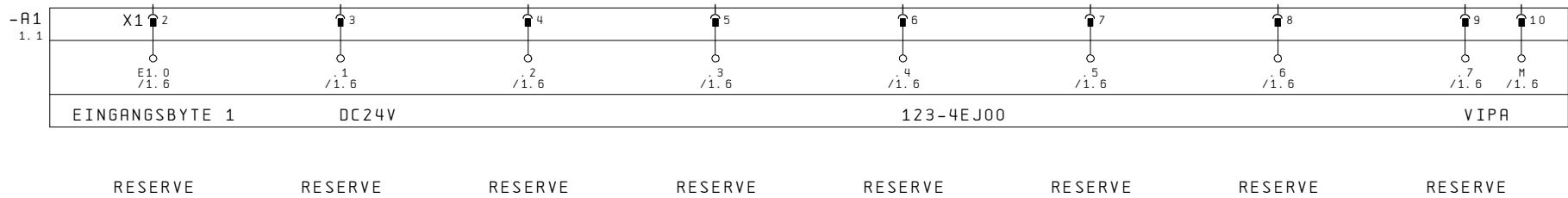
		Datum	19.07.09	Produktmakros für System 100V			Frontansicht, EM 123 DC24V, 123-4EJ00		VIPR100V	=SYSTEM100V +123_4EJ00
		Bearb.	ZBW							
		Geänd.								
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.	System 100V		B1.	3
									6 B1.	


0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---



3										5	
		Datum	19.07.09	Produktmakros für System 100V				Eingangsbyte 0, EM 123 DC24V, 123-4EJ00		VIPA100V =SYSTEM100V +123_4EJ00	
		Bearb.	ZBW							B1. 4	
		Geänd.								6 B1.	
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.	System 100V				

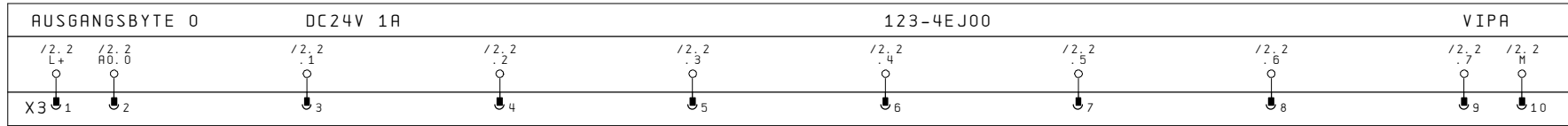
0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---



4										6	
		Datum	19.07.09	Produktmakros für System 100V				Eingangsbyte 1, EM 123 DC24V, 123-4EJ00		VIPA100V =SYSTEM100V +123_4EJ00	
		Bearb.	ZBW							B1. 5	
		Geänd.								6 B1.	
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.	System 100V				

0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---

-A1
1.1



RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

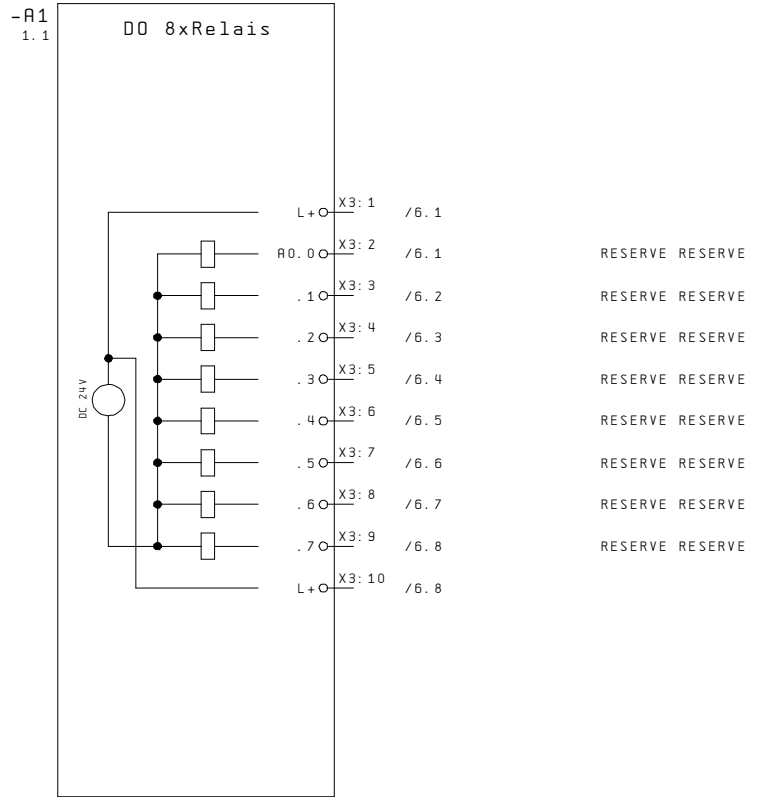
RESERVE

RESERVE

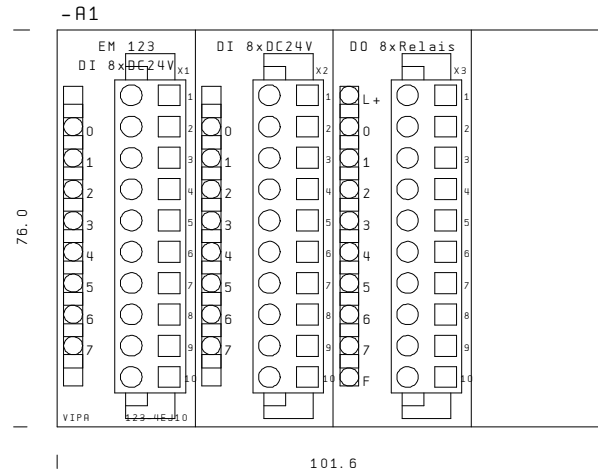
5

+123_4EJ10/1

			Datum	19.07.09	Produktmakros für System 100V				Ausgangsbyte 0, EM 123 DC24V, 123-4EJ00		VIPA100V		=SYSTEM100V +123_4EJ00		
			Bearb.	ZBW											
			Geänd.												
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.				System 100V		B1.	6	
														6 B1.	



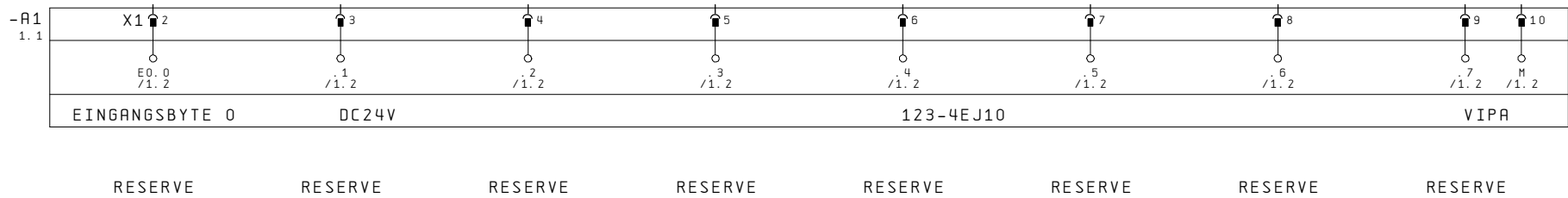
1					3					
			Datum	19. 07. 09	Produktmakros für System 100V		SPS-Übersicht Ausgänge, EM 123 DC24V, 123-4EJ10	VIPA100V	=SYSTEM100V	
			Bearb.	ZBW					+123_4EJ10	
			Geänd.							
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V	6 B1.




EM 123
 Abmessungen: (BxHxT) 101,6 x 76 x 48

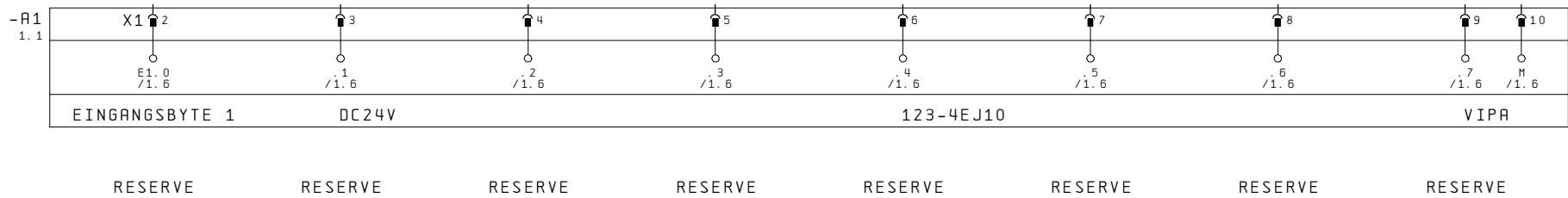
2							Frontansicht, EM 123 DC24V, 123-4EJ10	VIPA100V	=SYSTEM100V +123_4EJ10	4
	Datum	19.07.09	Produktmakros für System 100V							
	Bearb.	ZBW								
	Geänd.									
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.		System 100V	B1. 3 6 B1.	3


0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---



3								5	
Datum	19.07.09	Produktmakros für System 100V				Eingangsbyte 0, EM 123 DC24V, 123-4EJ10		VIPA100V	
Bearb.	ZBW							=SYSTEM100V +123_4EJ10	
Geänd.								B1. 4	
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.	System 100V		6 B1.

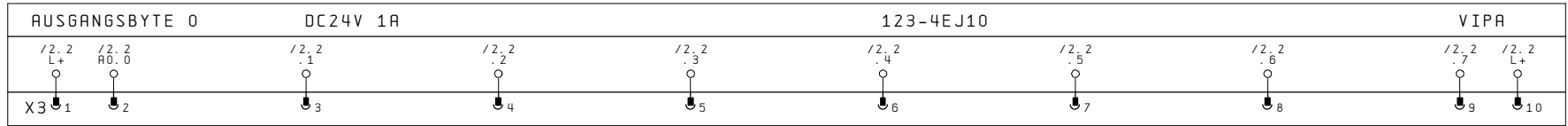
0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---



4										6	
		Datum	19.07.09	Produktmakros für System 100V				Eingangsbyte 1, EM 123 DC24V, 123-4EJ10		VIPA100V	
		Bearb.	ZBW							=SYSTEM100V +123_4EJ10	
		Geänd.								B1. 5	
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.			System 100V		6 B1.

0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---

-A1
1.1



RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

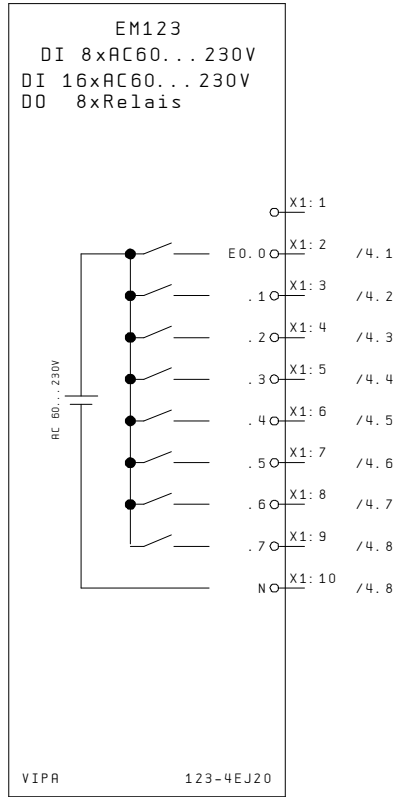
RESERVE

5

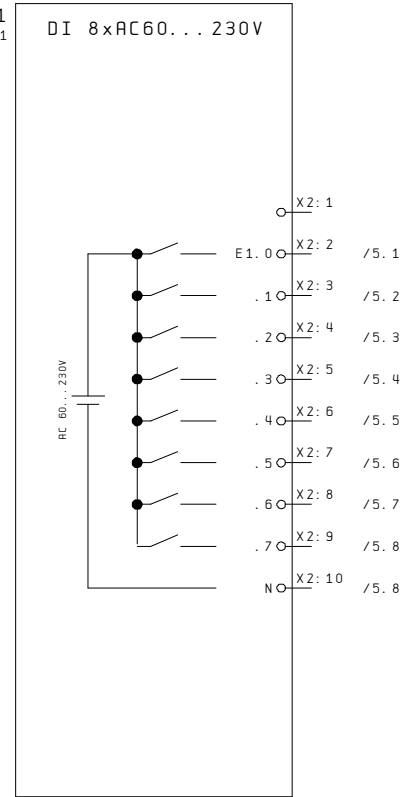
+123_4EJ20/1

			Datum	19.07.09	Produktmakros für System 100V				Ausgangsbyte 0, EM 123 DC24V, 123-4EJ10		VIPA100V		=SYSTEM100V +123_4EJ10	
			Bearb.	ZBW										
			Geänd.											
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.				System 100V		B1.	6
													6 B1.	

-A1
4:5
5:1
6:1



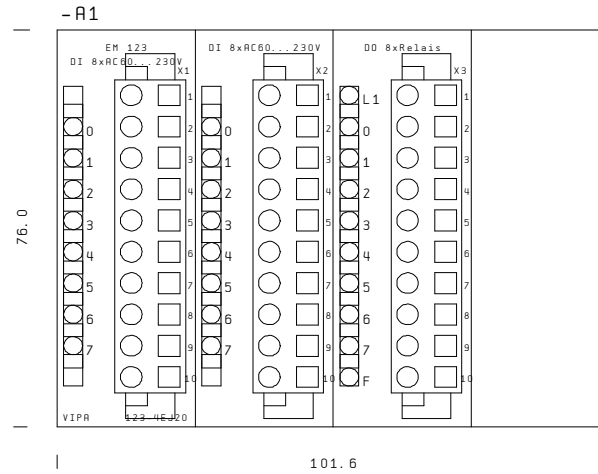
-A1
.1




+123_4EJ10/6

2

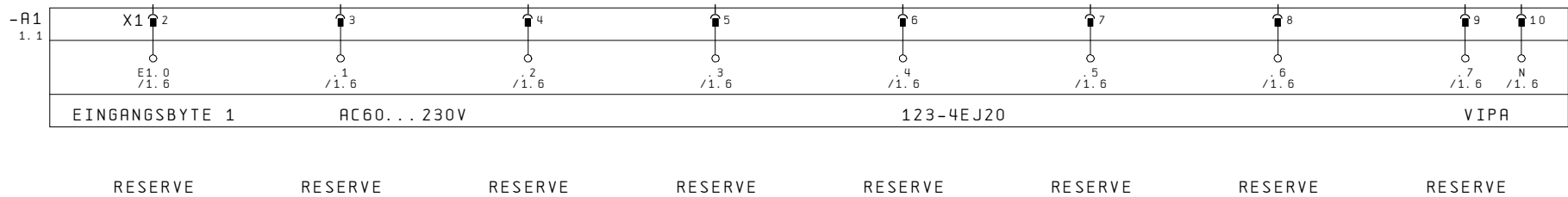
			Datum	19. 07. 09	Produktmakros für System 100V		SPS-Übersicht Eingänge, EM 123 AC60... 230V, 123-4EJ20	VIPR100V	=SYSTEM100V +123_4EJ20
			Bearb.	ZBW					
			Geänd.						
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V
									B1. 1 6 B1.



EM 123
 Abmessungen: (BxHxT) 101,6 x 76 x 48

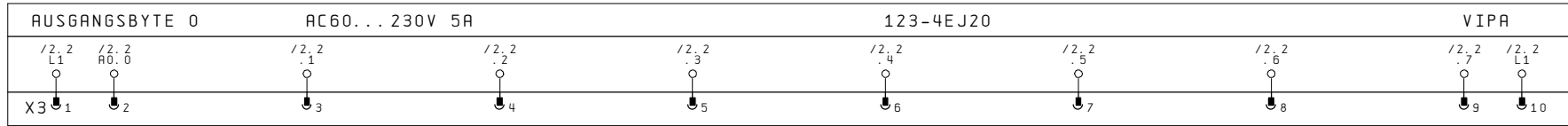
2		4							
			Datum	19.07.09	Produktmakros für System 100V		Frontansicht, EM 123 AC60...230V, 123-4EJ20	VIPA100V	=SYSTEM100V +123_4EJ20
			Bearb.	ZBW					
			Geänd.						
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.			
								System 100V	B1. 3 6 B1.

0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---



4										6		
		Datum	19.07.09	Produktmakros für System 100V				Eingangsbyte 1, EM 123 AC60... 230V, 123-4EJ20		VIPA100V		
		Bearb.	ZBW							=SYSTEM100V +123_4EJ20		
		Geänd.										B1.
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.			System 100V		6 B1.	

-A1
1.1



RESERVE

RESERVE

RESERVE

RESERVE

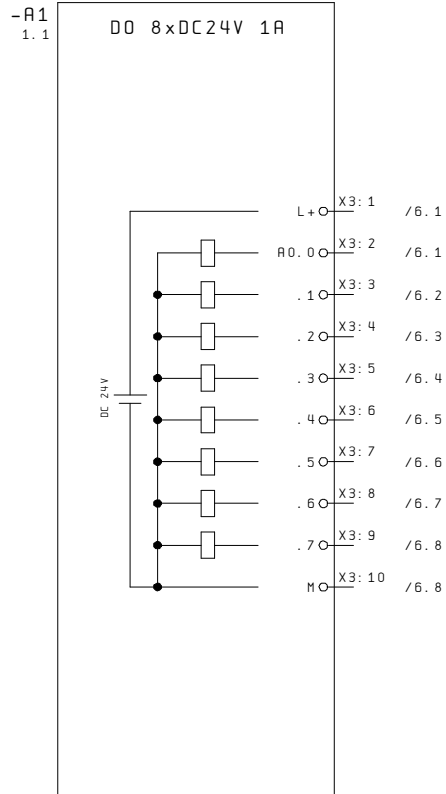
RESERVE

RESERVE

RESERVE

RESERVE

			Datum	19.07.09	Produktmakros für System 100V		Ausgangsbyte 0, EM 123 AC60... 230V, 123-4EJ20	VIPA100V	=SYSTEM100V +123_4EJ20
			Bearb.	ZBW					
			Geänd.						
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V
									B1. 6 6 B1.



RESERVE

RESERVE

RESERVE

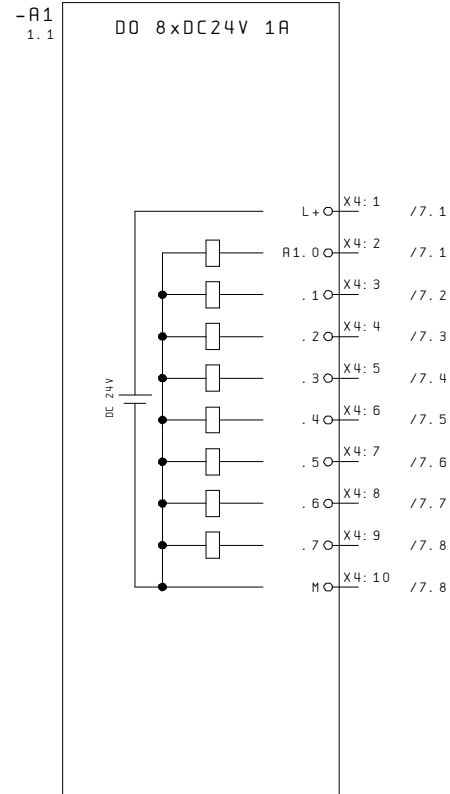
RESERVE

RESERVE

RESERVE

RESERVE

RESERVE



RESERVE

RESERVE

RESERVE

RESERVE

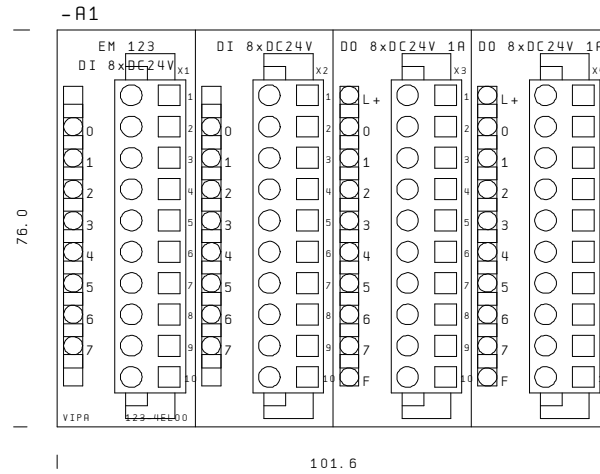
RESERVE

RESERVE

RESERVE

RESERVE

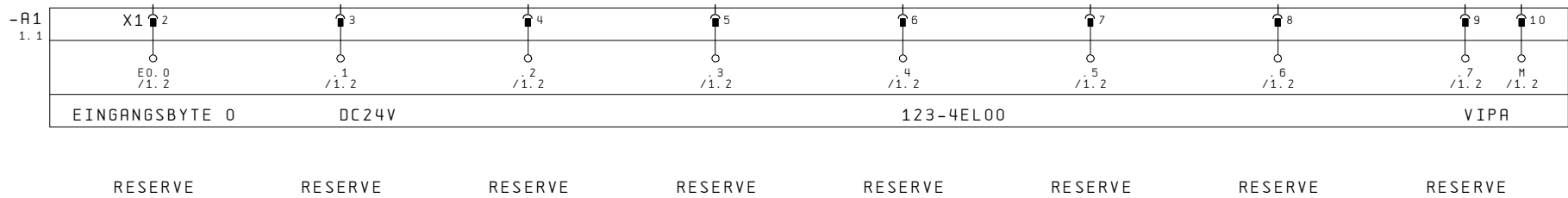
			Datum	19.07.09	Produktmakros für System 100V				SPS-Übersicht Ausgänge, EM 123 DC24V, 123-4EL00		VIPA100V	=SYSTEM100V +123_4EL00
			Bearb.	ZBW								
			Geänd.									
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.				System 100V	B1. 2 7 B1.



EM 123
Abmessungen: (BxHxT) 101,6 x 76 x 48

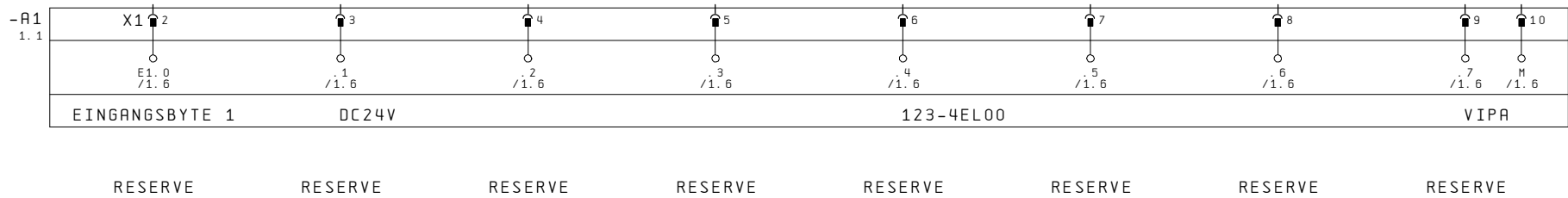
2				Datum	19.07.09	Produktmakros für System 100V	VIPA art of automation	Frontansicht, EM 123 DC24V, 123-4EL00	VIPR100V	=SYSTEM100V +123_4EL00		
				Bearb.	ZBW							
				Geänd.								
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.				System 100V	B1.	3
												7 B1.

0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---



3								5	
Datum	19.07.09	Produktmakros für System 100V			Eingangsbyte 0, EM 123 DC24V, 123-4EL00		VIPA100V		=SYSTEM100V +123_4EL00
Bearb.	ZBW								
Geänd.									
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.	System 100V		B1. 4 7 B1.

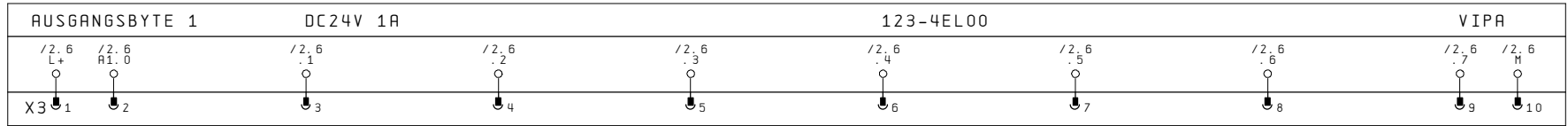
0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---



4								6	
Datum	19.07.09	Produktmakros für System 100V				Eingangsbyte 1, EM 123 DC24V, 123-4EL00		VIPA100V	
Bearb.	ZBW							=SYSTEM100V +123_4EL00	
Geänd.									
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.		System 100V	B1. 5 7 B1.

0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---

-A1
1.1



RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

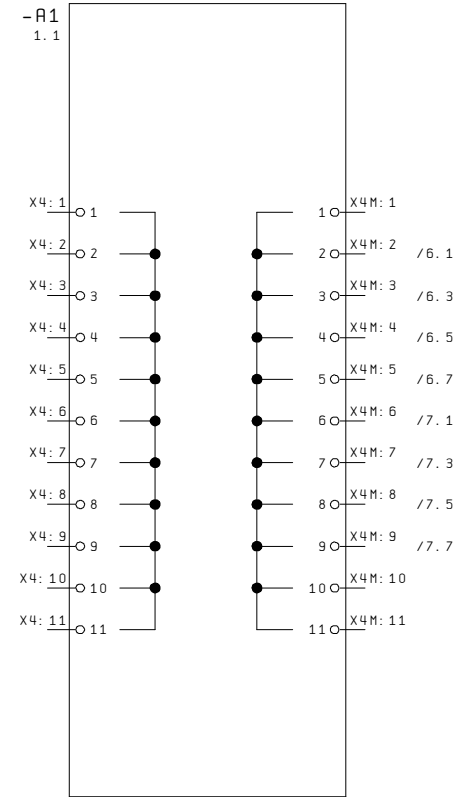
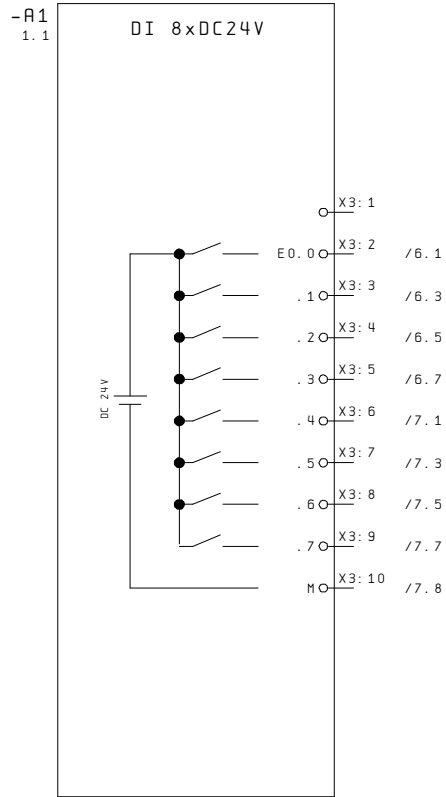
RESERVE

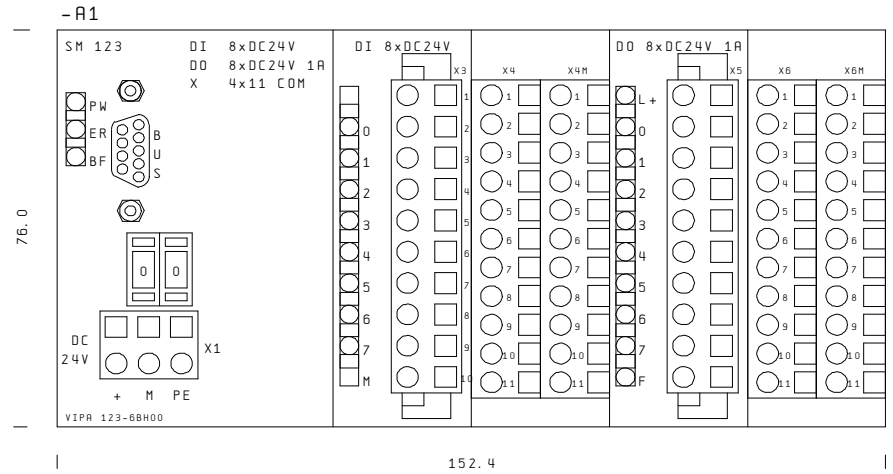
RESERVE

6

+123_6BH00/1

			Datum	19.07.09	Produktmakros für System 100V				Ausgangsbyte 1, EM 123 DC24V, 123-4EL00		VIPA100V		=SYSTEM100V +123_4EL00		
			Bearb.	ZBW											
			Geänd.												
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.				System 100V		B1.	7	
														7 B1.	





SM 123
 Integr. Spannungsversorgung DC 24V
 Abmessungen: (BxHxT) 152,4 x 76 x 48

3			Datum 19.07.09	Produktmakros für System 100V		Frontansicht, SM 123 DC24V, 123-6BH00	VIPA100V	=SYSTEM100V +123_6BH00	
			Bearb. ZBW						
			Geänd.						
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.		System 100V	B1. 4 9 B1.

-A1
1.1




RESERVE

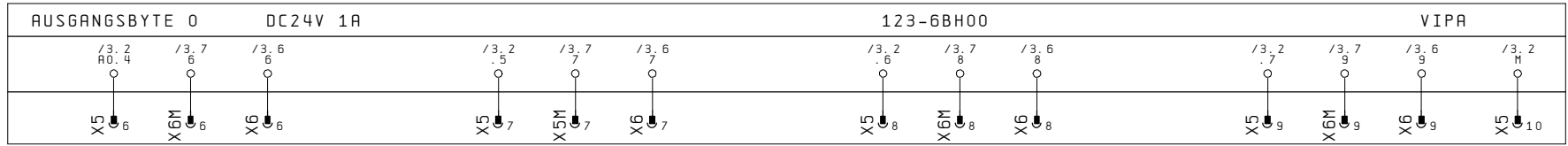
RESERVE

RESERVE

RESERVE

7				Datum 19.07.09	Produktmakros für System 100V		Ausgangsbyte 0, SM 123 DC24V, 123-6BH00	VIPA100V	=SYSTEM100V +123_6BH00	9
				Bearb. ZBW						
				Geänd.						
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V	B1. 8 9 B1.

-A1
1.1



RESERVE

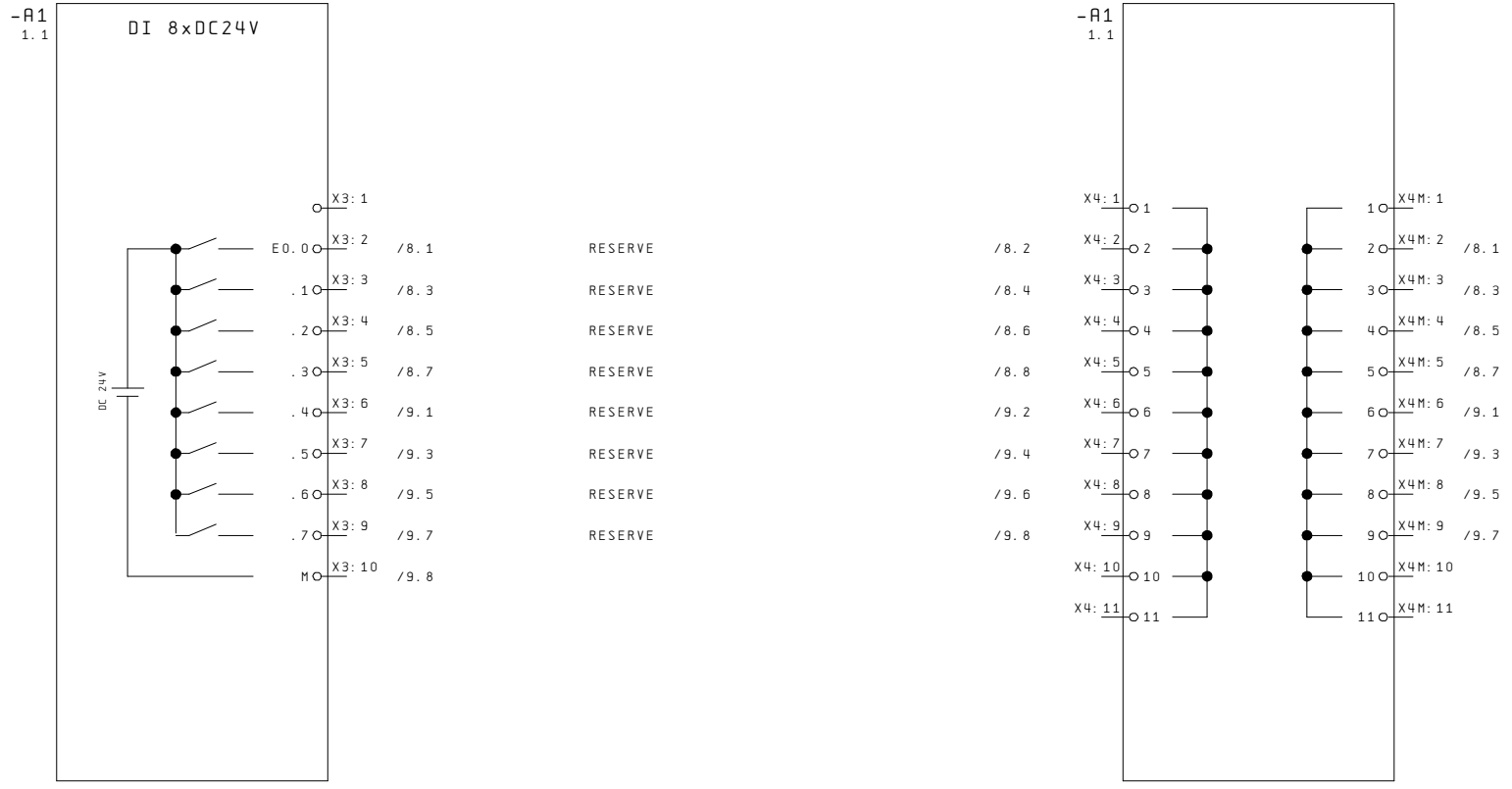
RESERVE

RESERVE

RESERVE

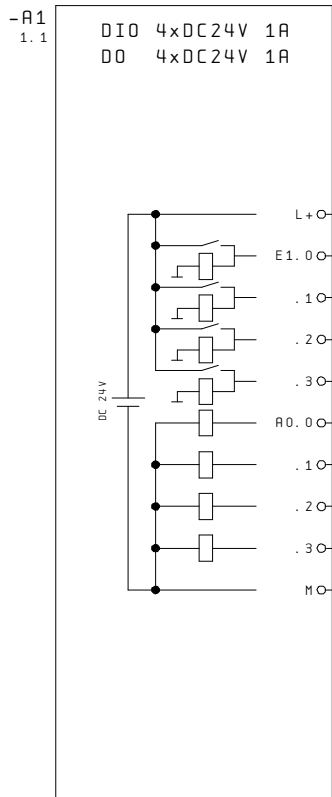
			Datum	19.07.09	Produktmakros für System 100V		Ausgangsbyte 0, SM 123 DC24V, 123-6BH00	VIPA100V	=SYSTEM100V +123_6BH00	
			Bearb.	ZBW						
			Geänd.							
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V	B1. 9 9 B1.

Variante 1: 12 Eingänge und 4 Ausgänge

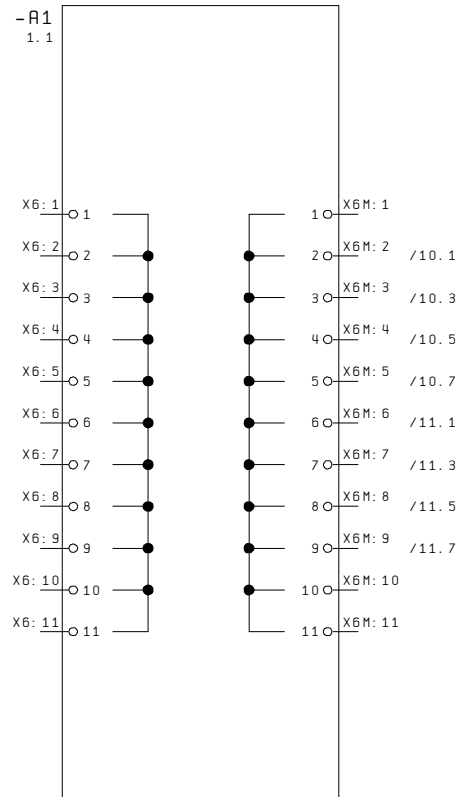


Datum		19.07.09		Produktmakros für System 100V				SPS-Übersicht Eingänge, SM 123 DC24V, 123-6BH30		VIPA100V		=SYSTEM100V +123_6BH30	
Bearb.		ZBW						System 100V				B1. 2	
Geänd.												15 B1.	
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.							

Variante 1: 12 Eingänge und 4 Ausgänge



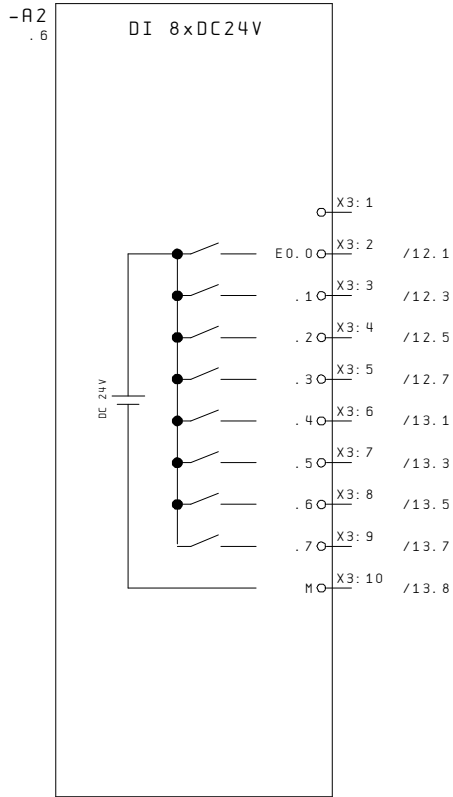
- X5: 1 /11.1
- X5: 2 /10.1 RESERVE
- X5: 3 /10.3 RESERVE
- X5: 4 /10.5 RESERVE
- X5: 5 /10.7 RESERVE
- X5: 6 /11.1 RESERVE
- X5: 7 /11.3 RESERVE
- X5: 8 /11.5 RESERVE
- X5: 9 /11.7 RESERVE
- X5: 10 /10.8



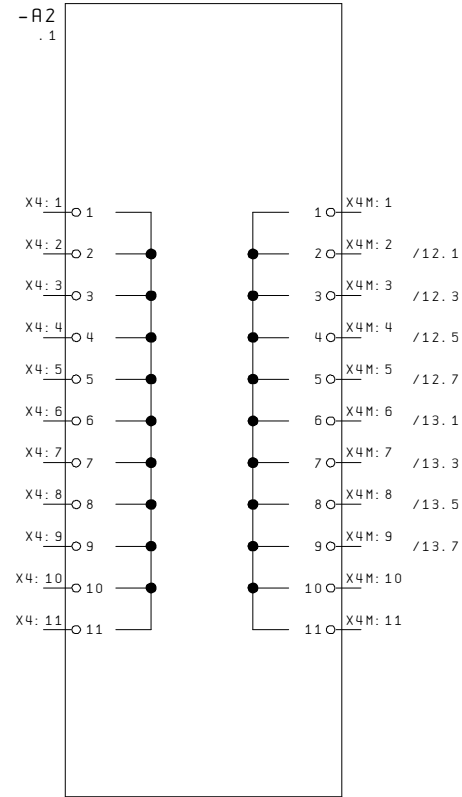
- X6: 1 /10.2
- X6: 2 /10.4
- X6: 3 /10.6
- X6: 4 /10.8
- X6: 5 /11.2
- X6: 6 /11.4
- X6: 7 /11.6
- X6: 8 /11.8
- X6: 9
- X6: 10
- X6: 11
- X6M: 1 /10.1
- X6M: 2 /10.3
- X6M: 3 /10.5
- X6M: 4 /10.7
- X6M: 5 /11.1
- X6M: 6 /11.3
- X6M: 7 /11.5
- X6M: 8 /11.7
- X6M: 9
- X6M: 10
- X6M: 11

Datum		19.07.09		Produktmakros für System 100V		VIPA® art of automation		SPS-Übersicht Ein-/Ausgänge SM 123 DC24V, 123-6BH30		VIPA100V		=SYSTEM100V +123_6BH30		
Bearb.		ZBW												
Geänd.														
Änderung		Datum		Name		Form		Urspr.		Ers. f.		Ers. d.		
											System 100V		B1. 3 15 B1.	

Variante 2: 8 Eingänge und 8 Ausgänge

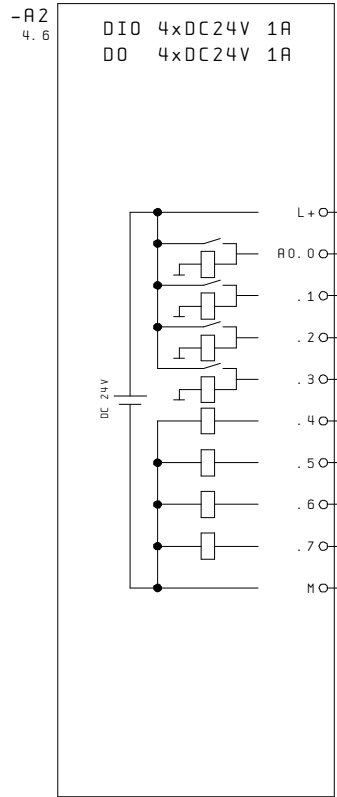


RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE

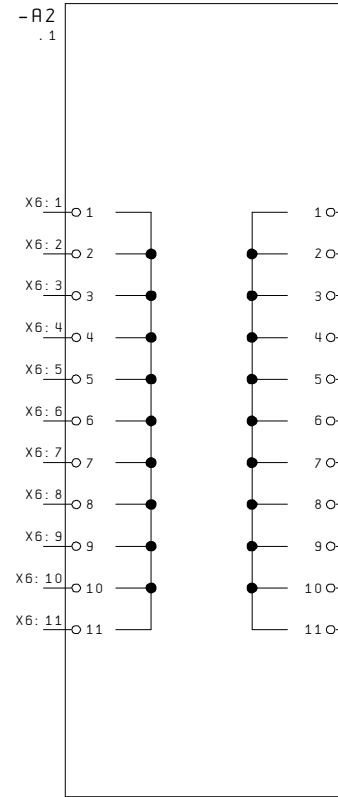


Datum		19.07.09		Produktmakros für System 100V				SPS-Übersicht Eingänge, SM 123 DC24V, 123-6BH30		VIPA100V		=SYSTEM100V +123_6BH30		
Bearb.		ZBW												
Geänd.														
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.			System 100V		B1.	4		
													15 B1.	

Variante 1: 8 Eingänge und 8 Ausgänge

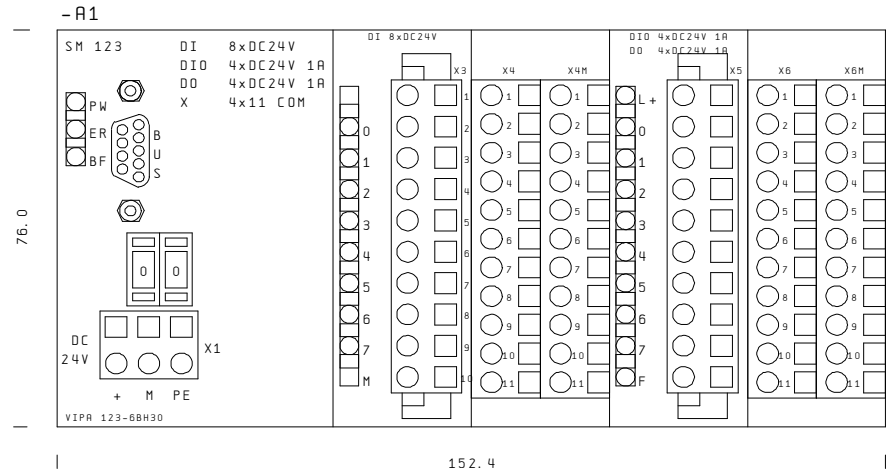


L+	X5: 1	/14. 1	
A0.0	X5: 2	/14. 1	RESERVE
.1	X5: 3	/14. 3	RESERVE
.2	X5: 4	/14. 5	RESERVE
.3	X5: 5	/14. 7	RESERVE
.4	X5: 6	/15. 1	RESERVE
.5	X5: 7	/15. 3	RESERVE
.6	X5: 8	/15. 5	RESERVE
.7	X5: 9	/15. 7	RESERVE
M0	X5: 10	/15. 8	



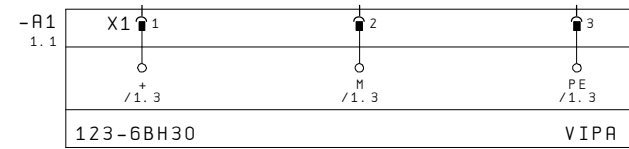
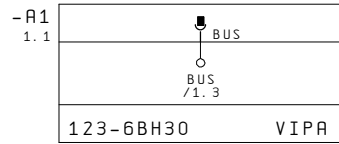
X6: 1	1		1	X6M: 1	
X6: 2	2		2	X6M: 2	/14. 1
X6: 3	3		3	X6M: 3	/14. 3
X6: 4	4		4	X6M: 4	/14. 5
X6: 5	5		5	X6M: 5	/14. 7
X6: 6	6		6	X6M: 6	/15. 1
X6: 7	7		7	X6M: 7	/15. 3
X6: 8	8		8	X6M: 8	/15. 5
X6: 9	9		9	X6M: 9	/15. 7
X6: 10	10		10	X6M: 10	
X6: 11	11		11	X6M: 11	

Datum		19.07.09		Produktmakros für System 100V				SPS-Übersicht Ausgänge, SM 123 DC24V, 123-6BH30		VIPA100V		=SYSTEM100V +123_6BH30	
Bearb.		ZBW											
Geänd.													
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.			System 100V		B1. 5		
											15 B1.		



SM 123
 Integr. Spannungsversorgung DC 24V
 Abmessungen: (BxHxT) 152,4 x 76 x 48

5			Datum 19.07.09	Produktmakros für System 100V	VIPA art of automation	Frontansicht, SM 123 DC24V, 123-6BH30	VIPA100V	=SYSTEM100V +123_6BH30	
			Bearb. ZBW						
			Geänd.						
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.		System 100V	B1. 6 15 B1.



6										8	
		Datum	19.07.09	Produktmakros für System 100V			Anschlußbelegung, SM 123 DC24V, 123-6BH30		VIPA100V		=SYSTEM100V +123_6BH30
		Bearb.	ZBW					System 100V		B1.	7
		Geänd.									15 B1.
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.					

Variante 1: 12 Eingänge und 4 Ausgänge



RESERVE

RESERVE

RESERVE

RESERVE

			Datum	19.07.09	Produktmakros für System 100V				Eingangsbyte 0, SM 123 DC24V, 123-6BH30	VIPA100V		=SYSTEM100V +123_6BH30	
			Bearb.	ZBW						System 100V		B1.	8
			Geänd.										15 B1.
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.						

Variante 1: 12 Eingänge und 4 Ausgänge



RESERVE

RESERVE

RESERVE

RESERVE

		Datum 19.07.09		Produktmakros für System 100V				Eingangsbyte 0, SM 123 DC24V, 123-6BH30		VIPA100V		=SYSTEM100V +123_6BH30	
		Bearb. ZBW										System 100V	
		Geänd.				Ers. d.						15 B1.	
Anderung	Datum	Name	Form	Urspr.	Ers. f.								

Variante 1: 12 Eingänge und 4 Ausgänge



RESERVE

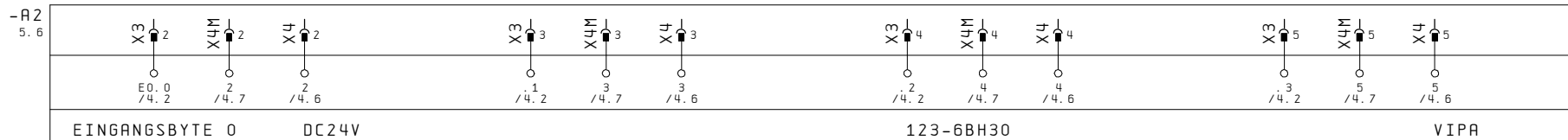
RESERVE

RESERVE

RESERVE

			Datum	19.07.09	Produktmakros für System 100V				Eingangsbyte 1, SM 123 DC24V, 123-6BH30	VIPA100V		=SYSTEM100V +123_6BH30
			Bearb.	ZBW			System 100V			B1.	10	
			Geänd.								15 B1.	
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.					

Variante 2: 8 Eingänge und 8 Ausgänge



RESERVE

RESERVE

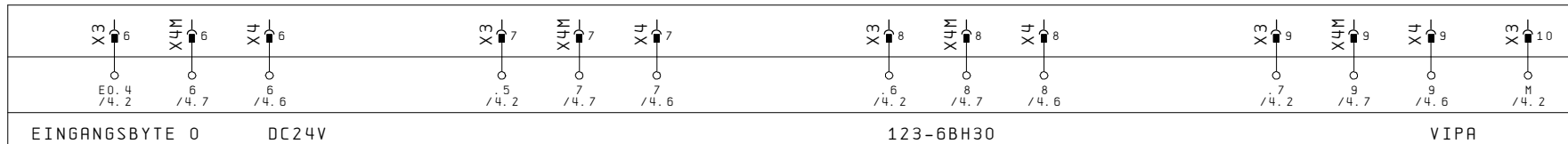
RESERVE

RESERVE

			Datum	19.07.09	Produktmakros für System 100V				Eingangsbyte 0, SM 123 DC24V, 123-6BH30	VIPA100V		=SYSTEM100V +123_6BH30
			Bearb.	ZBW			System 100V			B1.	12	
			Geänd.								15 B1.	
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.					

Variante 2: 8 Eingänge und 8 Ausgänge

-A2
12.1



RESERVE

RESERVE

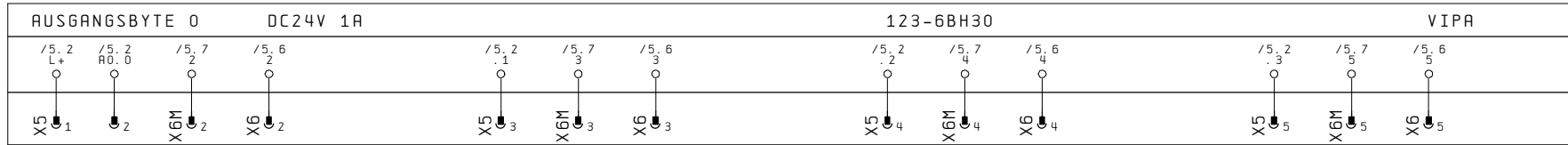
RESERVE

RESERVE

			Datum	19.07.09	Produktmakros für System 100V				Eingangsbyte 0, SM 123 DC24V, 123-6BH30	VIPA100V		=SYSTEM100V +123_6BH30
			Bearb.	ZBW			System 100V			B1.	13	
			Geänd.								15 B1.	
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.					

Variante 2: 8 Eingänge und 8 Ausgänge

-A2
13.1



RESERVE

RESERVE

RESERVE

RESERVE

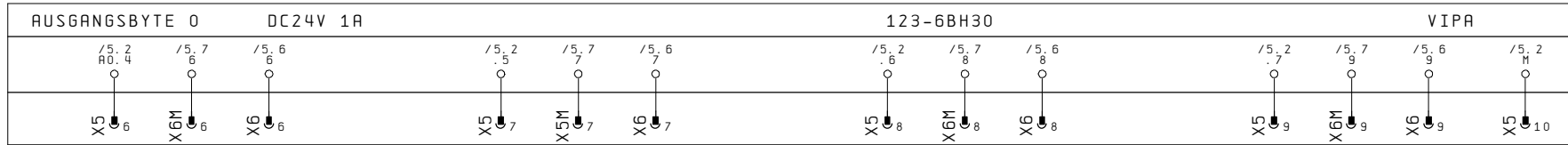
13

15

			Datum	19.07.09	Produktmakros für System 100V				Ausgangsbyte 0, SM 123 DC24V, 123-6BH30	VIPA100V		=SYSTEM100V +123_6BH30	
			Bearb.	ZBW			System 100V			B1.	14		
			Geänd.								15 B1.		
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.						

Variante 2: 8 Eingänge und 8 Ausgänge

-A2
14.1



RESERVE

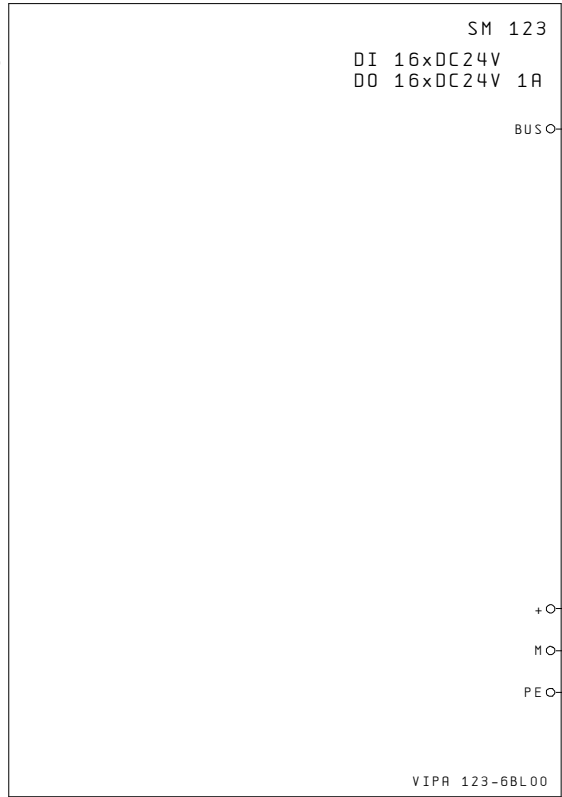
RESERVE

RESERVE

RESERVE


			Datum	19.07.09	Produktmakros für System 100V				Ausgangsbyte 0, SM 123 DC24V, 123-6BH30	VIPA100V		=SYSTEM100V +123_6BH30	
			Bearb.	ZBW			System 100V			B1.	15		
			Geänd.								15 B1.		
Änderung	Datum	Name	Form		Urspr.	Ers.f.	Ers.d.						

-R1
 2.1 2.5
 3.1 3.5
 5.0 5.6
 6.1 7.1
 8.1 9.1

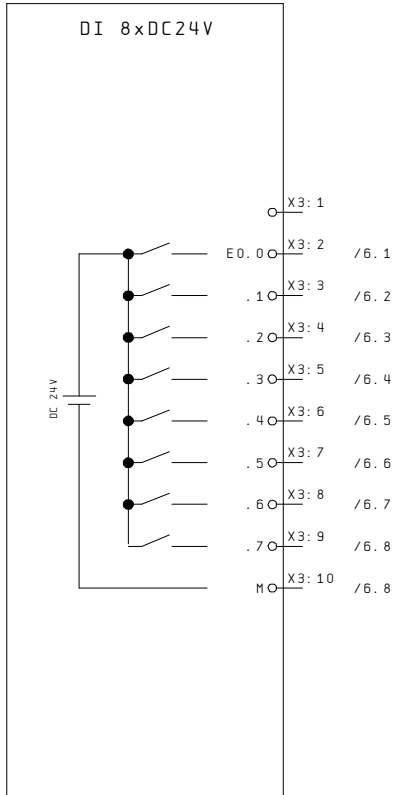


+123_6BH30/15

2

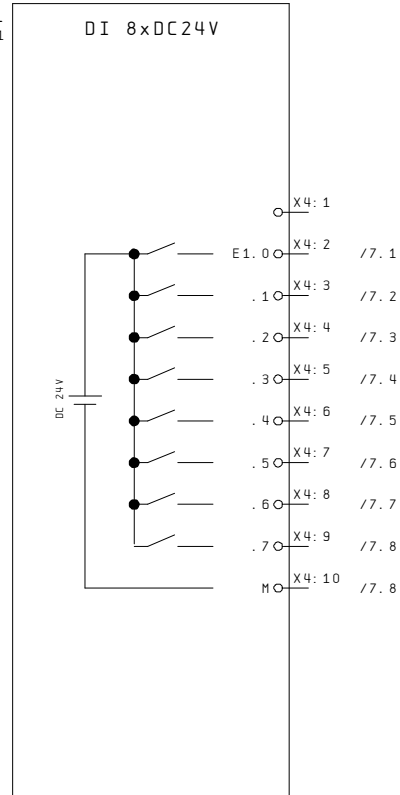
		Datum	19.07.09	Produktmakros für System 100V			SPS-Übersicht Versorgung, SM 123 DC24V, 123-6BL00		VIPA100V	=SYSTEM100V +123_6BL00		
		Bearb.	ZBW									
		Geänd.										
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.	System 100V			B1.	1	
										9 B1.		

-A1
1.1



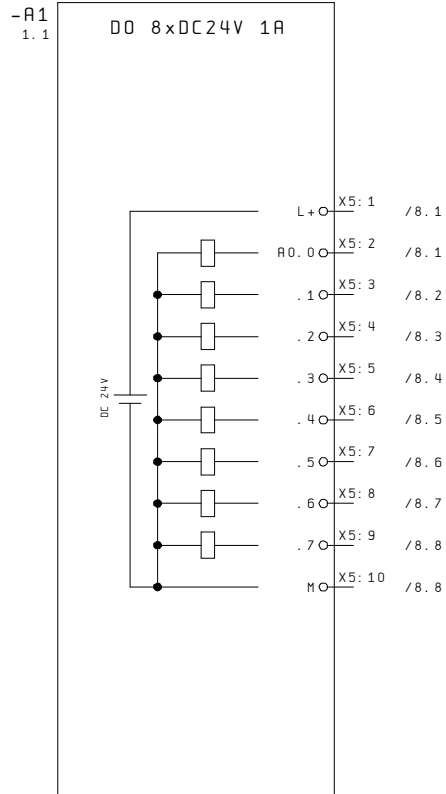
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE

-A1
1.1

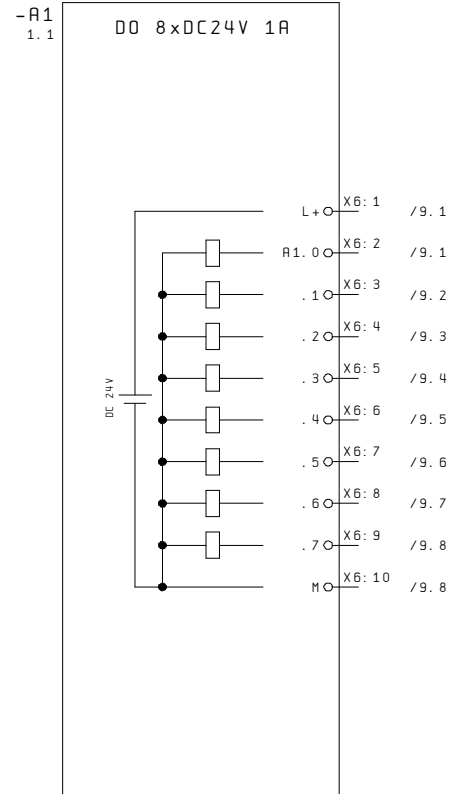


RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE

Datum		19.07.09		Produktmakros für System 100V				SPS-Übersicht Eingänge, SM 123 DC24V, 123-6BL00		VIPA100V		=SYSTEM100V +123_6BL00	
Bearb.		ZBW											
Geänd.													
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.	System 100V				B1.	2	
											9 B1.		

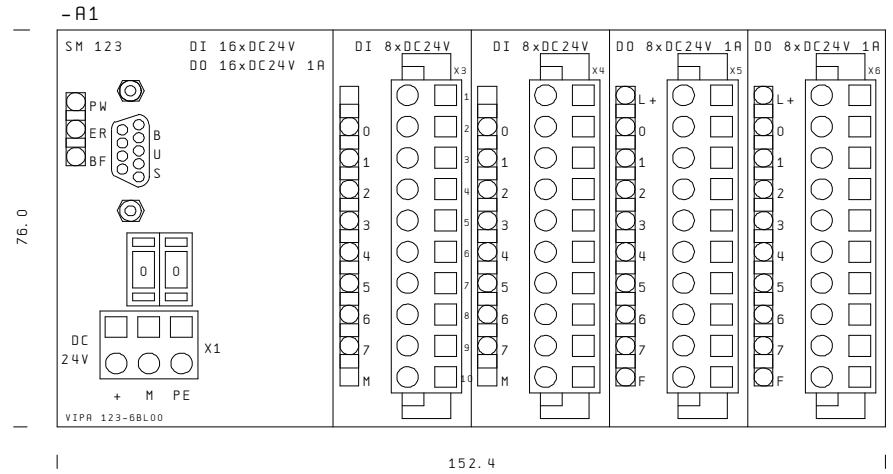


RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE



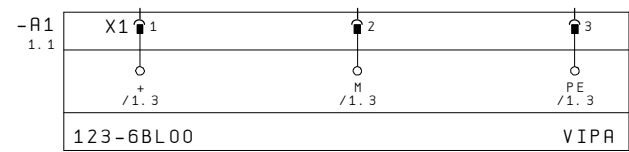
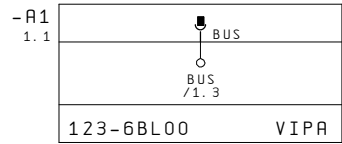
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE

Datum		19.07.09		Produktmakros für System 100V				SPS-Übersicht Ausgänge, SM 123 DC24V, 123-6BL00		VIPA100V		=SYSTEM100V +123_6BL00	
Bearb.		ZBW											
Geänd.													
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.			System 100V		B1. 3		
											9 B1.		



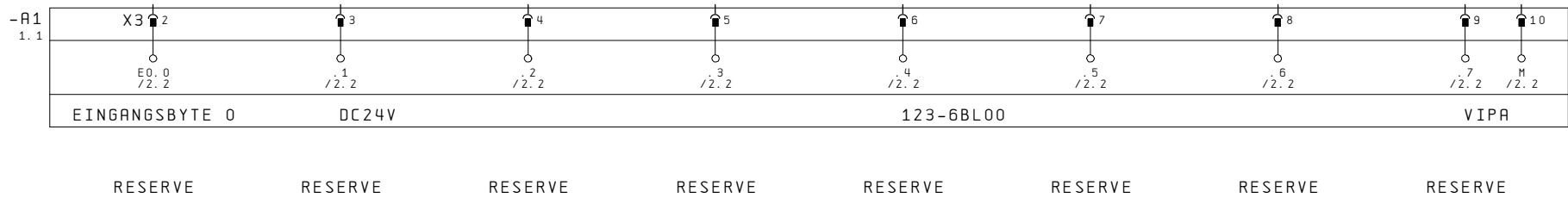
SM 123
 Integr. Spannungsversorgung DC 24V
 Abmessungen: (BxHxT) 152,4 x 76 x 48

3			Datum	19.07.09	Produktmakros für System 100V		Frontansicht, SM 123 DC24V, 123-6BL00	VIPA100V	=SYSTEM100V +123_6BL00	
			Bearb.	ZBW						
			Geänd.							
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V	B1. 4 9 B1.



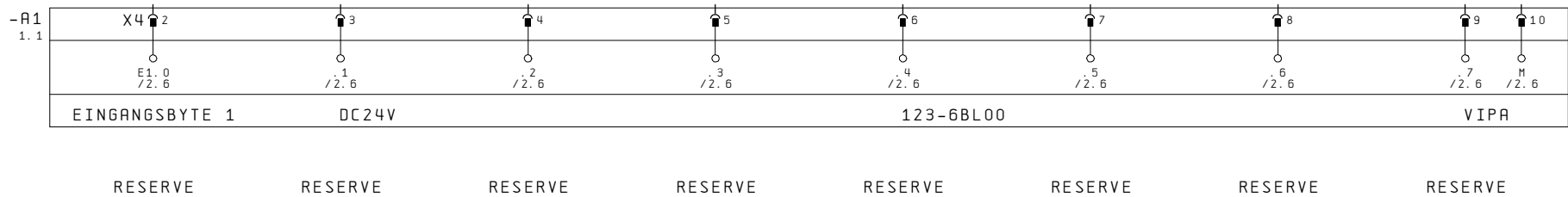
				4						6		
			Datum	19.07.09	Produktmakros für System 100V		 art of automation	Anschlußbelegung,		VIPA100V		=SYSTEM100V
			Bearb.	ZBW				SM 123 DC24V,				+123_6BL00
			Geänd.					123-6BL00		System 100V		B1. 5
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.					9 B1.

0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---



5										7	
		Datum	19.07.09	Produktmakros für System 100V				Eingangsbyte 0, SM 123 DC24V, 123-6BL00		VIPA100V	
		Bearb.	ZBW							=SYSTEM100V +123_6BL00	
		Geänd.								B1. 6	
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.	System 100V		9 B1.		

0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---

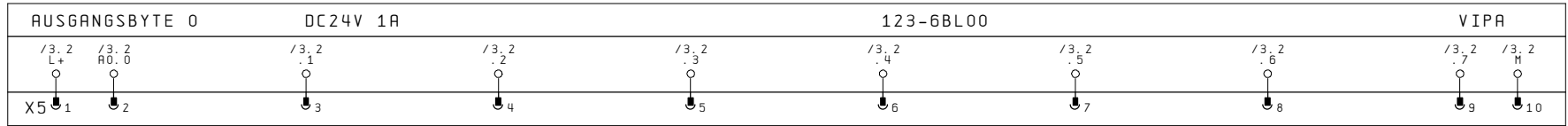


6

8

			Datum	19.07.09	Produktmakros für System 100V				Eingangsbyte 1, SM 123 DC24V, 123-6BL00	VIPA100V	=SYSTEM100V +123_6BL00	
			Bearb.	ZBW								B1. 7
			Geänd.									9 B1.
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			System 100V		

-A1
1.1



RESERVE

RESERVE

RESERVE


RESERVE

RESERVE

RESERVE

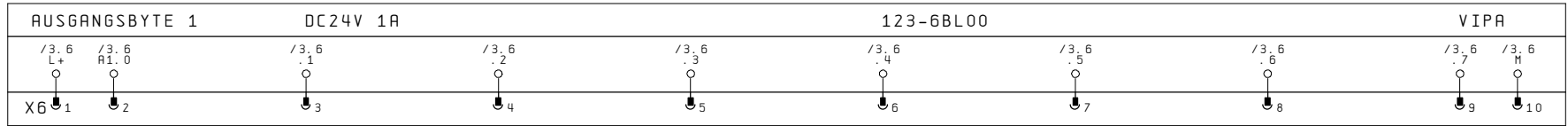
RESERVE

RESERVE

7				Datum 19.07.09	Produktmakros für System 100V		Ausgangsbyte 0, SM 123 DC24V, 123-6BL00	VIPA100V	=SYSTEM100V +123_6BL00	9
				Bearb. ZBW						
				Geänd.						
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V	B1. 8 9 B1.

0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---

-A1
1.1



RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

8

+123_6BL10/1

			Datum	19.07.09	Produktmakros für System 100V				Ausgangsbyte 1, SM 123 DC24V, 123-6BL00		VIPA100V	=SYSTEM100V +123_6BL00	
			Bearb.	ZBW									
			Geänd.										
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			System 100V		B1. 9	
											9 B1.		

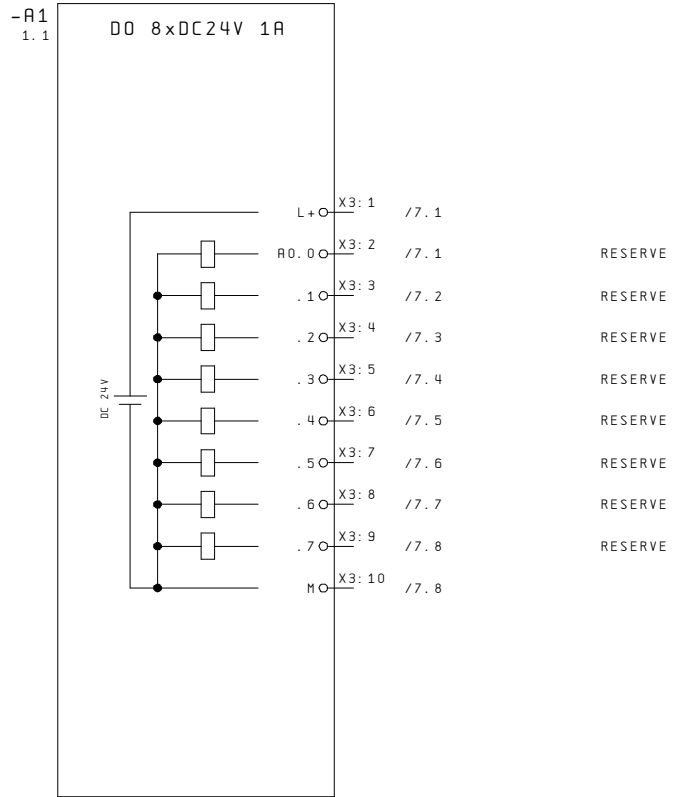
-R1
 2.1 3.1
 3.5 4.1
 6.0 6.6
 7.1 8.1
 9.1 10.1



+123_6BL00/9

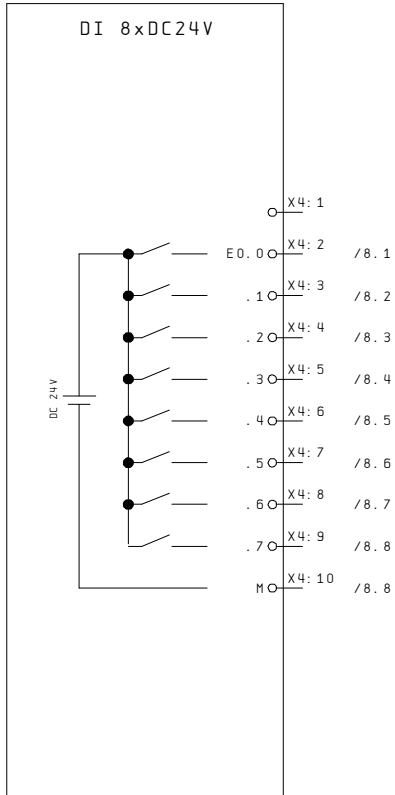
2

			Datum	19.07.09	Produktmakros für System 100V		SPS-Übersicht Versorgung, SM 123 DC24V, 123-6BL10	VIPA100V	=SYSTEM100V +123_6BL10	
			Bearb.	ZBW						
			Geänd.							
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V	Bl. 1 10 Bl.



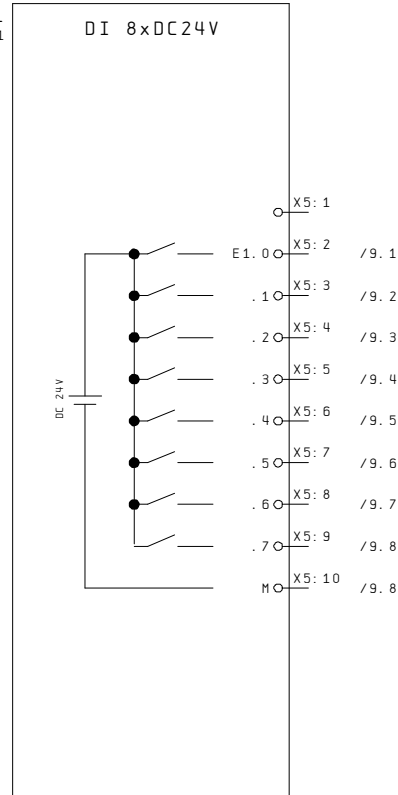
1											3	
			Datum	19.07.09	Produktmakros für System 100V				SPS-Übersicht Ausgänge, SM 123 DC24V, 123-6BL10		VIPA100V	=SYSTEM100V +123_6BL10
			Bearb.	ZBW								
			Geänd.									
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.				System 100V	B1. 2 10 B1.

-A1
1.1



RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE

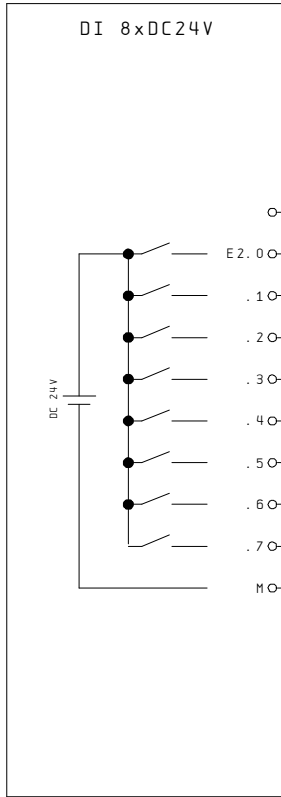
-A1
1.1



RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE

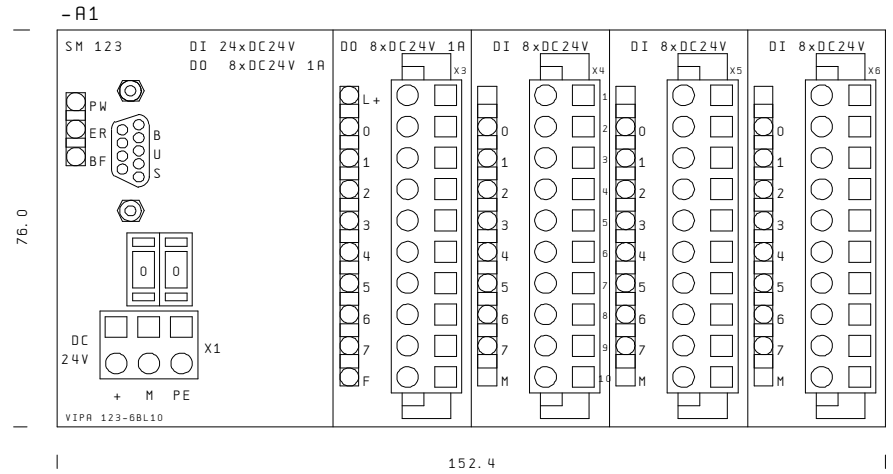
			Datum	19.07.09	Produktmakros für System 100V				SPS-Übersicht Eingänge, SM 123 DC24V, 123-6BL10		VIPA100V	=SYSTEM100V +123_6BL10
			Bearb.	ZBW								B1. 3
			Geänd.									10 B1.
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			System 100V		

-A1
1.1



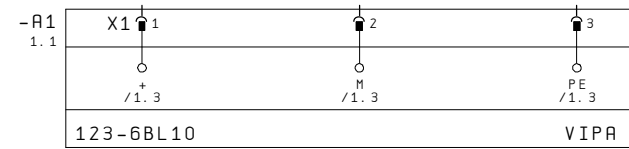
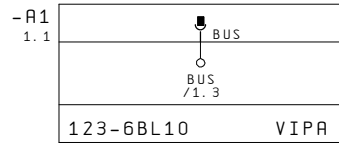
- X6: 1
- X6: 2 /10.1 RESERVE
- X6: 3 /10.2 RESERVE
- X6: 4 /10.3 RESERVE
- X6: 5 /10.4 RESERVE
- X6: 6 /10.5 RESERVE
- X6: 7 /10.6 RESERVE
- X6: 8 /10.7 RESERVE
- X6: 9 /10.8 RESERVE
- X6: 10 /10.8

			Datum	19.07.09	Produktmakros für System 100V				SPS-Übersicht Eingänge, SM 123 DC24V, 123-6BL10		VIPA100V	=SYSTEM100V +123_6BL10
			Bearb.	ZBW								
			Geänd.									
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			System 100V	B1. 4 10 B1.	



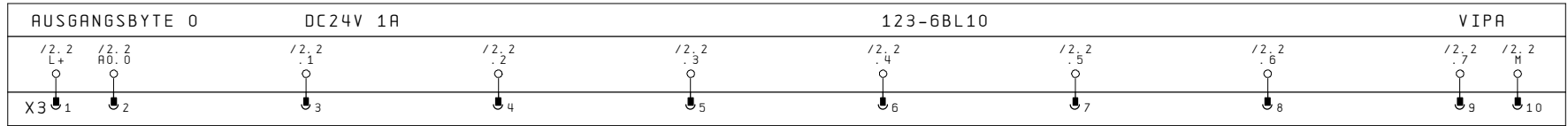
SM 123
 Integr. Spannungsversorgung DC 24V
 Abmessungen: (BxHxT) 152,4 x 76 x 48

4				Datum 19.07.09	Produktmakros für System 100V		Frontansicht, SM 123 DC24V, 123-6BL10	VIPA100V	=SYSTEM100V +123_6BL10		
				Bearb. ZBW							
				Geänd.							
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V	B1.	5
											10 B1.



			Datum	19.07.09	Produktmakros für System 100V				Anschlußbelegung, SM 123 DC24V, 123-6BL10	VIPA100V	=SYSTEM100V +123_6BL10		
			Bearb.	ZBW									
			Geänd.										B1. 6
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			System 100V	10 B1.		

-A1
1.1



RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

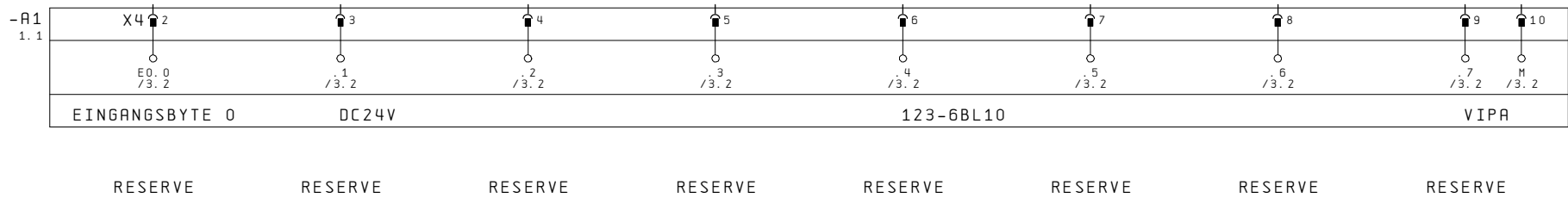
RESERVE


RESERVE

RESERVE

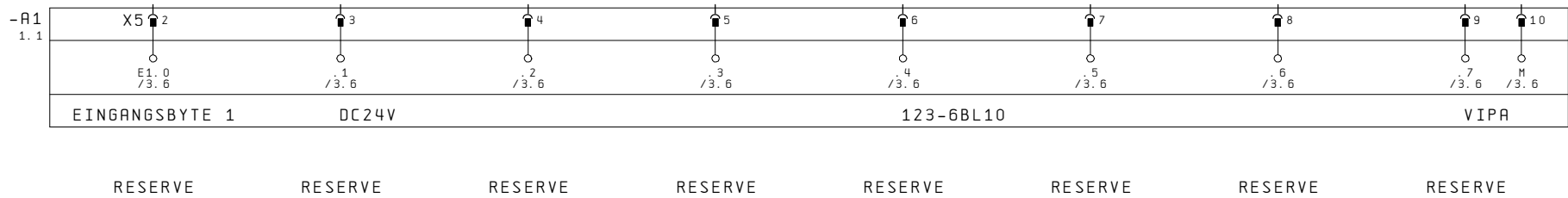
			Datum	19.07.09	Produktmakros für System 100V		Ausgangsbyte 0, SM 123 DC24V, 123-6BL10	VIPA100V	=SYSTEM100V +123_6BL10
			Bearb.	ZBW					
			Geänd.						
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V
									B1. 7 10 B1.

0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---



7										9	
		Datum	19.07.09	Produktmakros für System 100V				Eingangsbyte 0, SM 123 DC24V, 123-6BL10		VIPA100V =SYSTEM100V +123_6BL10	
		Bearb.	ZBW							B1. 8	
		Geänd.								10 B1.	
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.	System 100V				

0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---



8

10

			Datum	19.07.09	Produktmakros für System 100V				Eingangsbyte 1, SM 123 DC24V, 123-6BL10	VIPA100V	=SYSTEM100V +123_6BL10	
			Bearb.	ZBW								
			Geänd.									
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			System 100V	B1. 9 10 B1.	

-R1
 2.1 2.5
 3.1 4.1
 6.0 6.6
 7.1 8.1
 9.1 10.1

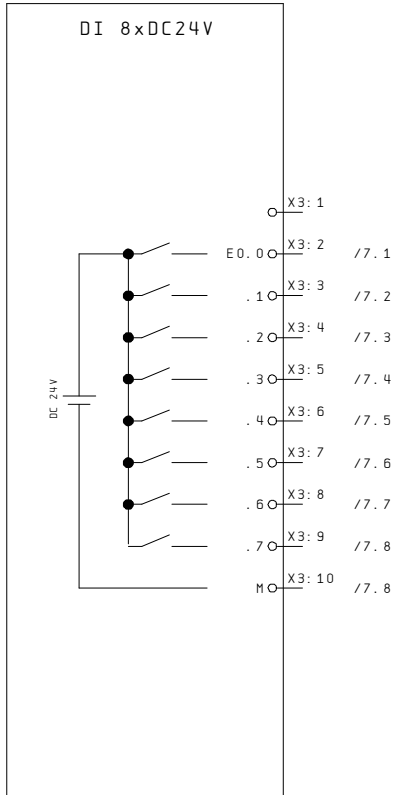


+123_6BL10/10

2

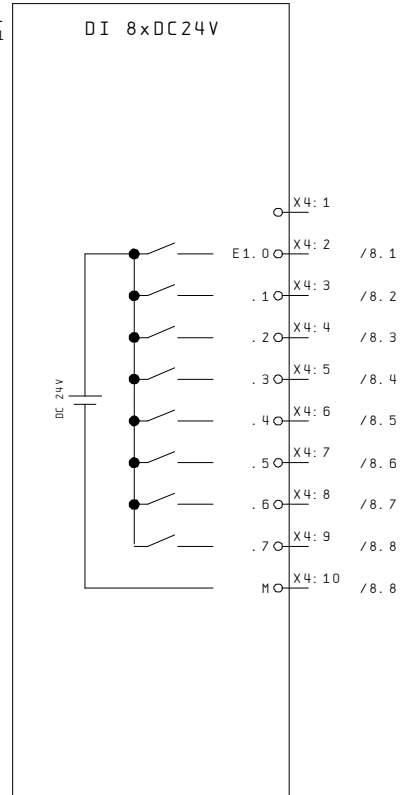
		Datum	19.07.09	Produktmakros für System 100V			SPS-Übersicht Versorgung, SM 123 DC24V, 123-6BL40		VIPA100V	=SYSTEM100V +123_6BL40		
		Bearb.	ZBW						System 100V		B1.	1
		Geänd.									10 B1.	
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.						

-A1
1.1



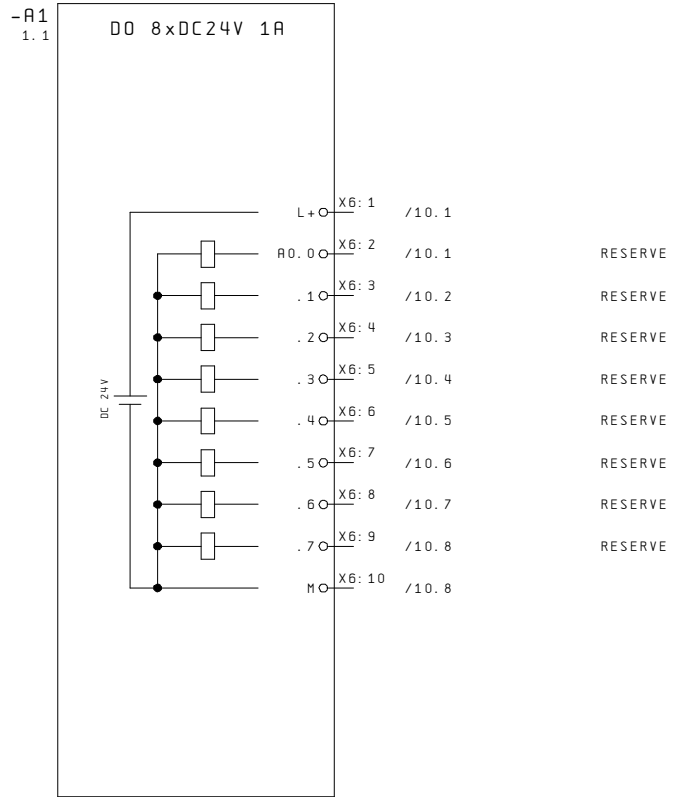
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE

-A1
1.1

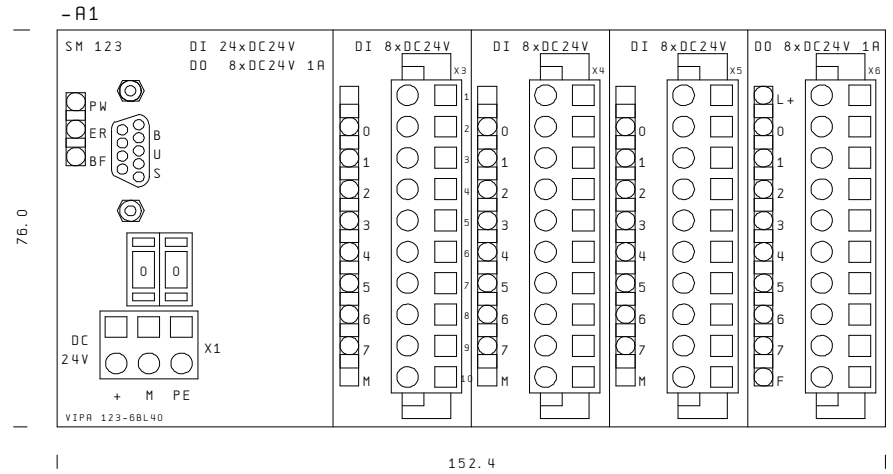


RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE
RESERVE

			Datum	19.07.09	Produktmakros für System 100V				SPS-Übersicht Eingänge, SM 123 DC24V, 123-6BL40		VIPA100V	=SYSTEM100V +123_6BL40
			Bearb.	ZBW								
			Geänd.									
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			System 100V		B1. 2 10 B1.

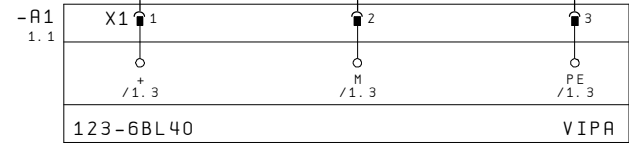
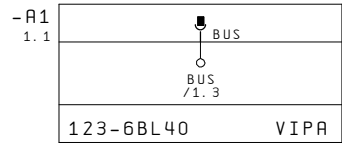


3					5				
		Datum	19.07.09	Produktmakros für System 100V		SPS-Übersicht Ausgänge, SM 123 DC24V, 123-6BL40	VIPA100V	=SYSTEM100V +123_6BL40	
		Bearb.	ZBW						
		Geänd.							
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.		System 100V	B1. 4 10 B1.



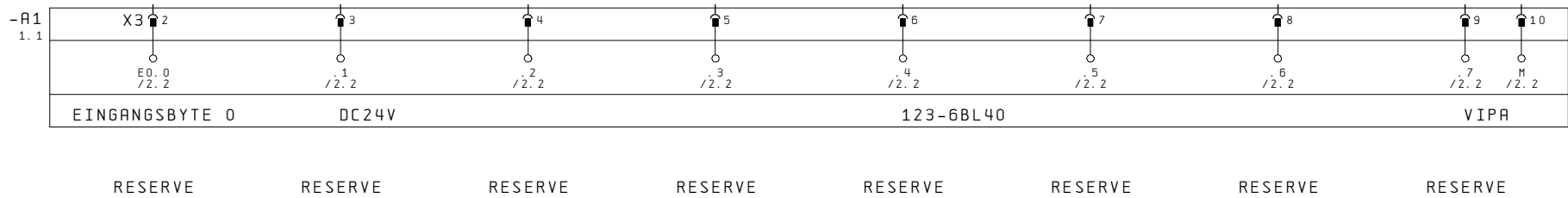
SM 123
 Integr. Spannungsversorgung DC 24V
 Abmessungen: (BxHxT) 152,4 x 76 x 48


4					6						
		Datum	19.07.09	Produktmakros für System 100V			Frontansicht, SM 123 DC24V, 123-6BL40		VIPR100V		=SYSTEM100V
		Bearb.	ZBW								+123_6BL40
		Geänd.							System 100V		B1.
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.					10 B1.



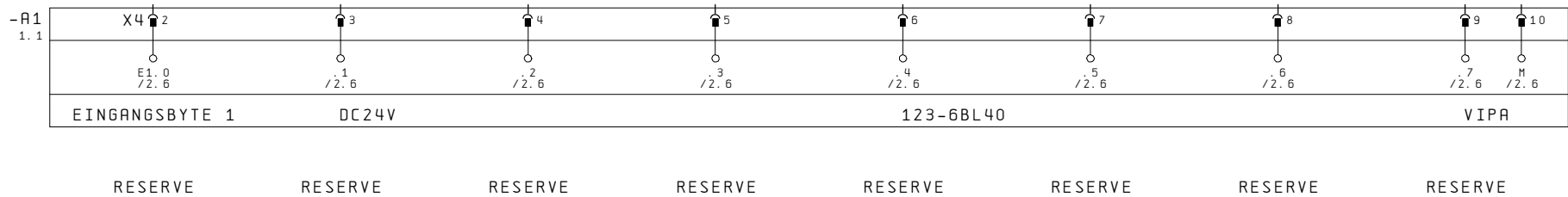
5										7		
		Datum	19.07.09	Produktmakros für System 100V				Anschlußbelegung,		VIPA100V		
		Bearb.	ZBW					SM 123 DC24V,		=SYSTEM100V		
		Geänd.						123-6BL40		+123_6BL40		
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.		System 100V		B1.	6	
										10 B1.		

0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---



6										8	
Datum	19.07.09	Produktmakros für System 100V				Eingangsbyte 0, SM 123 DC24V, 123-6BL40		VIPA100V		=SYSTEM100V +123_6BL40	
Bearb.	ZBW										
Geänd.											
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.	System 100V		B1.	7	
										10 B1.	

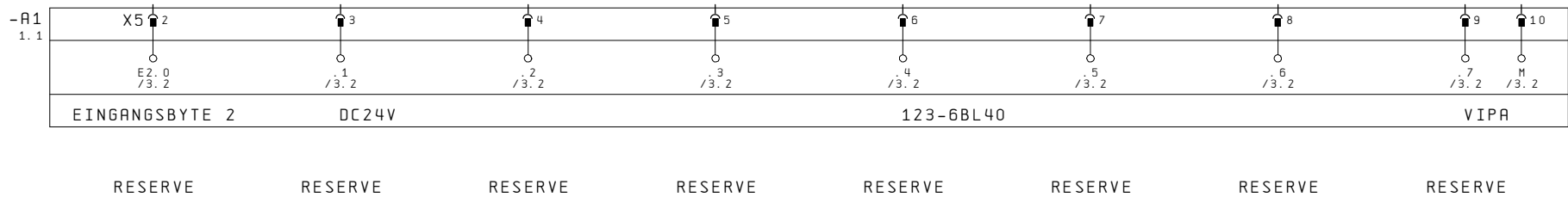
0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---



7

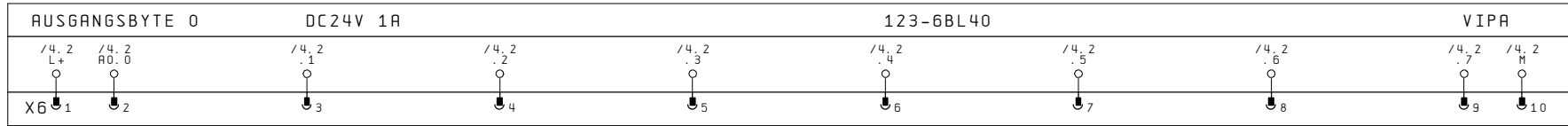
9

			Datum	19.07.09	Produktmakros für System 100V				Eingangsbyte 1, SM 123 DC24V, 123-6BL40	VIPA100V	=SYSTEM100V +123_6BL40	
			Bearb.	ZBW								B1. 8
			Geänd.									10 B1.
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			System 100V		



			Datum	19.07.09	Produktmakros für System 100V		Eingangsbite 2, SM 123 DC24V, 123-6BL40	VIPA100V	=SYSTEM100V +123_6BL40
			Bearb.	ZBW					
			Geänd.						
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V
									B1. 9 10 B1.

-A1
1.1



RESERVE

RESERVE

RESERVE

RESERVE

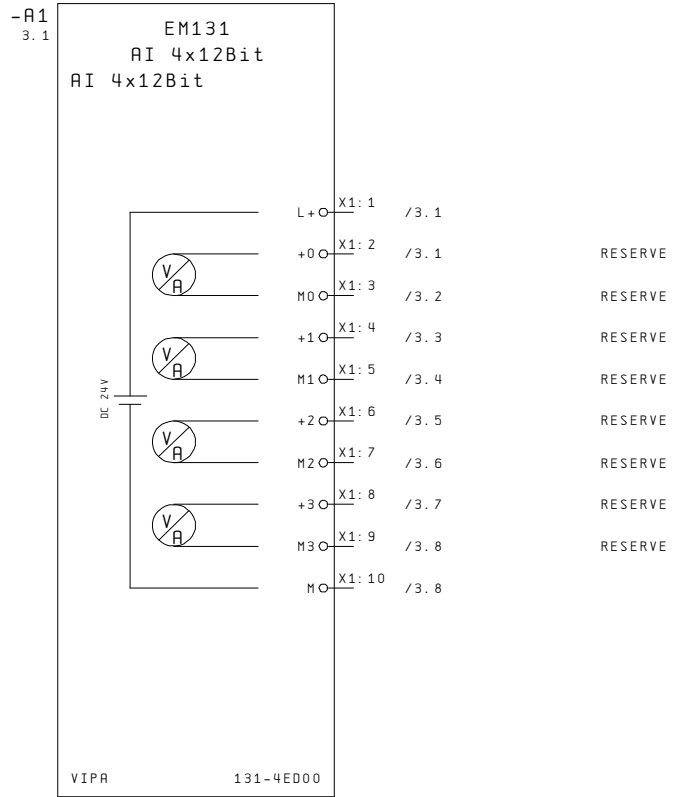
RESERVE

RESERVE

RESERVE

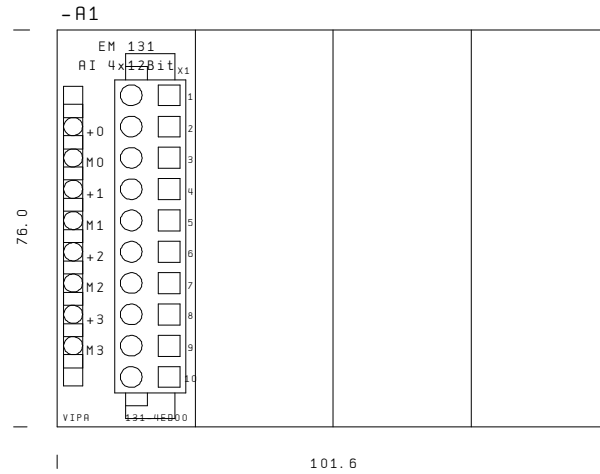
RESERVE

			Datum	19.07.09	Produktmakros für System 100V		Ausgangsbyte 0, SM 123 DC24V, 123-6BL40	VIPA100V	=SYSTEM100V +123_6BL40
			Bearb.	ZBW					
			Geänd.						
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V
									B1. 10 10 B1.



+123_6BL40/10

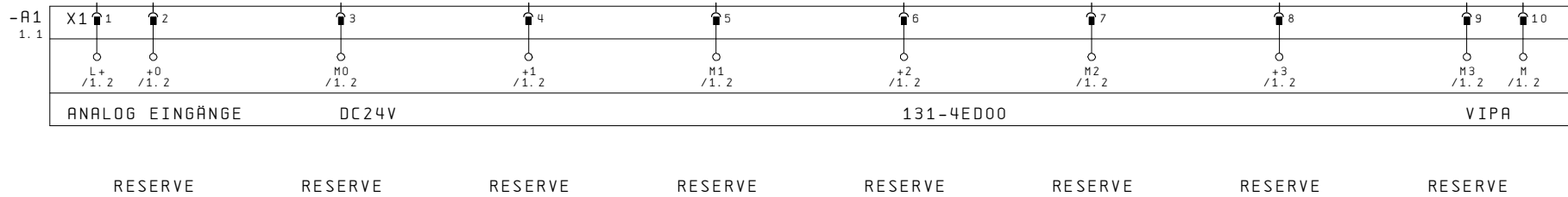
			Datum 19.07.09	Produktmakros für System 100V		SPS-Übersicht Eingänge analog, EM 131 DC24V, 131-4E000	VIPA100V	=SYSTEM100V +131_4E000	
			Bearb. ZBW						
			Geänd.						
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.		System 100V	B1. 1 3 B1.



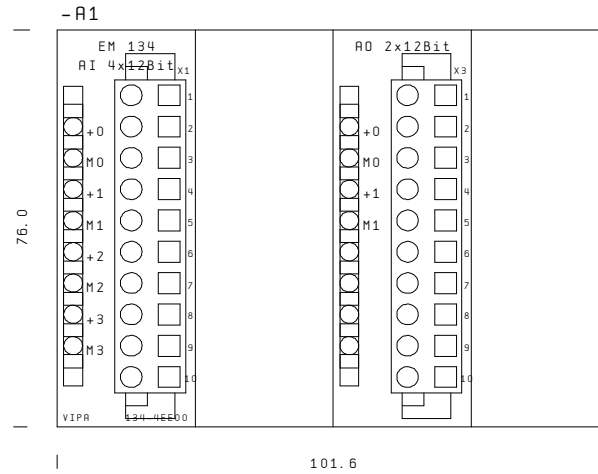
EM 131
 Abmessungen: (BxHxT) 101,6 x 76 x 48

1				3					
		Datum	19.07.09	Produktmakros für System 100V			Frontansicht, EM 131 DC24V, 131-4E00	VIPR100V	=SYSTEM100V
		Bearb.	ZBW					+131_4E000	
		Geänd.							
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.		System 100V	B1. 2 3 B1.

0	1	2	3	4	5	6	7	8	9
---	---	---	---	---	---	---	---	---	---

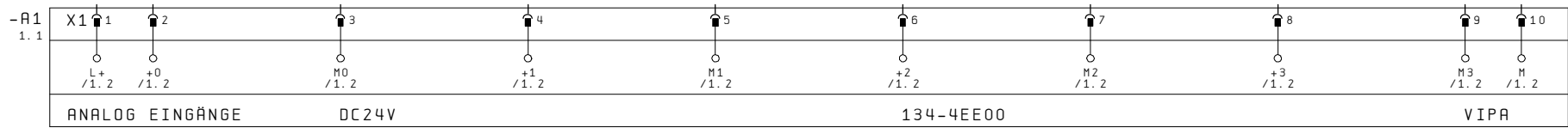


2										+134_4EE00/1	
		Datum	19.07.09	Produktmakros für System 100V				Analog Eingänge, EM 131 DC24V, 131-4ED00		VIPA100V	
		Bearb.	ZBW							=SYSTEM100V +131_4ED00	
		Geänd.								B1. 3	
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.	System 100V		3 B1.		



EM 134
Abmessungen: (BxHxT) 101,6 x 76 x 48

		Datum	19.07.09	Produktmakros für System 100V			Frontansicht, EM 134 DC24V, 134-4EE00		VIPR100V	=SYSTEM100V +134_4EE00	
		Bearb.	ZBW						System 100V		B1. 2
		Geänd.									4 B1.
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.					



RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

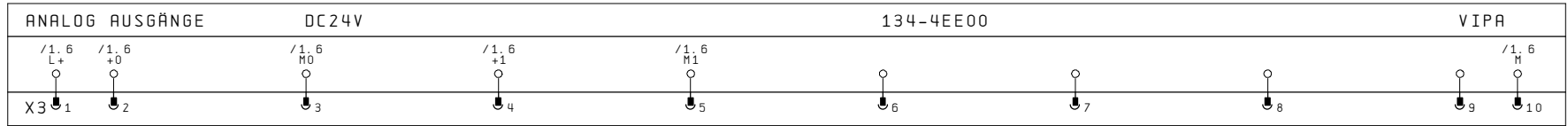
RESERVE

RESERVE

RESERVE

			Datum	19.07.09	Produktmakros für System 100V	VIPA art of automation	Analog Eingänge, EM 134 DC24V, 134-4EE00	VIPA100V	=SYSTEM100V +134_4EE00	
			Bearb.	ZBW						
			Geänd.							
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V	B1. 3 4 B1.

-A1
1.1



RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

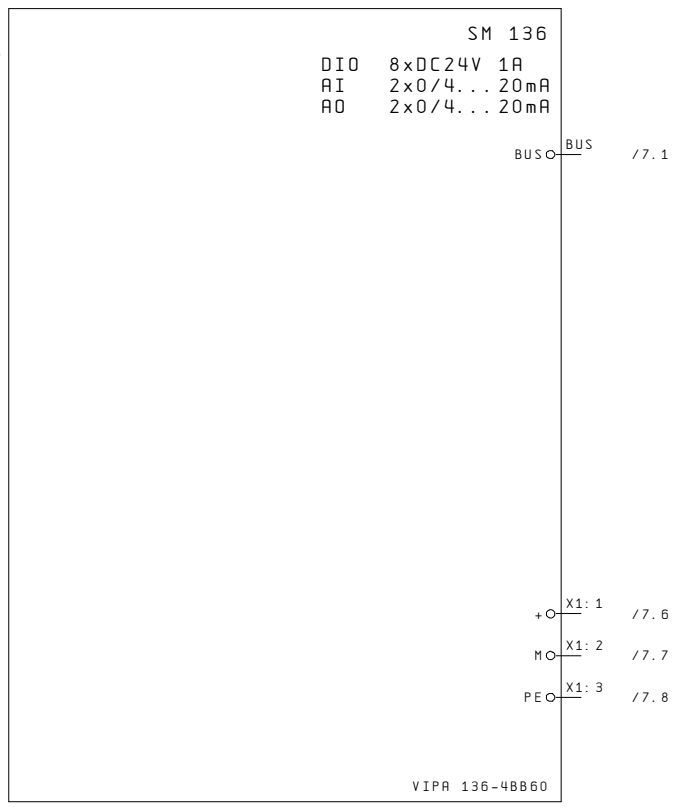
RESERVE

3

+136_4BB60/1

			Datum	19.07.09	Produktmakros für System 100V				Analog Ausgänge, EM 134 DC24V, 134-4EE00		VIPA100V	=SYSTEM100V +134_4EE00
			Bearb.	ZBW								
			Geänd.									
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			System 100V	B1. 4 4 B1.	

-A1
 2.1 3.1
 7.0 7.6
 8.1 9.1
 10.1

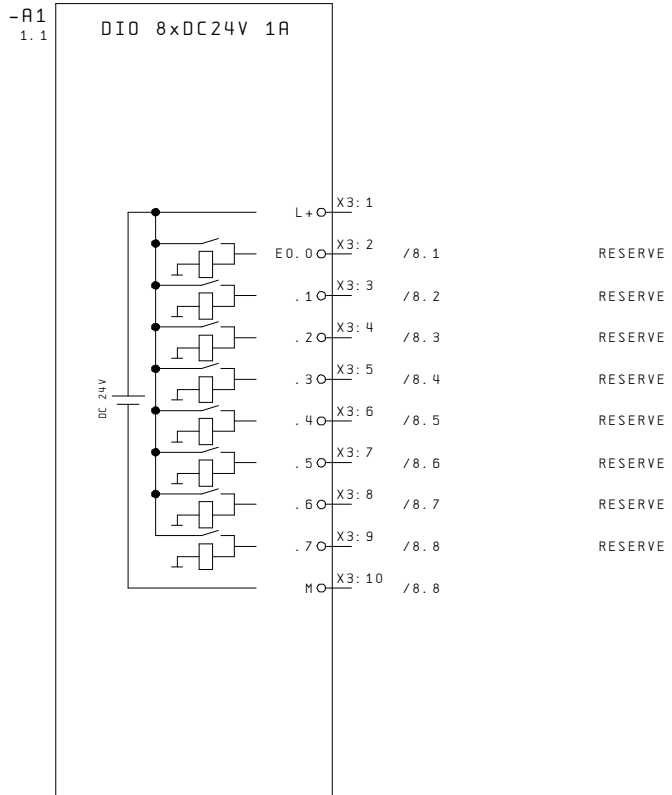


+134_4EE00/4

2

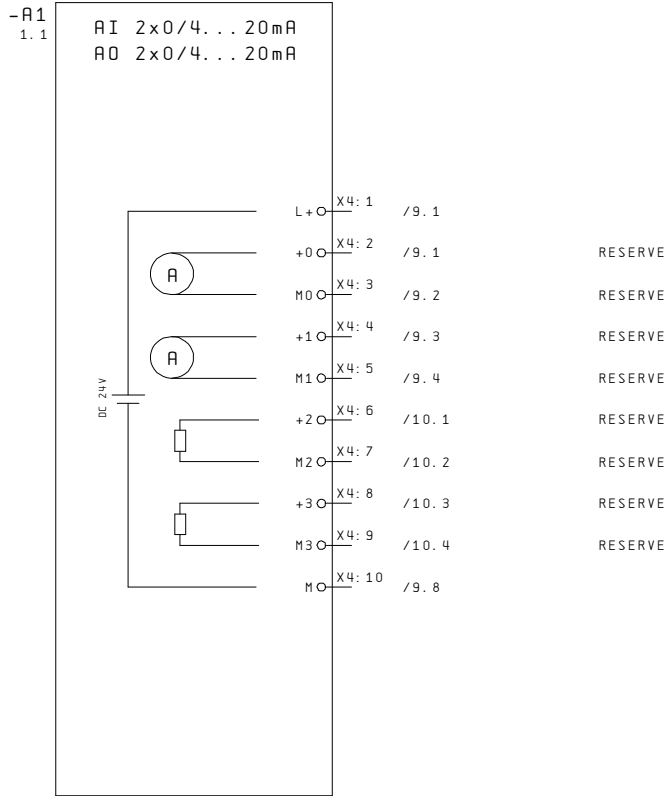
		Datum	19.07.09	Produktmakros für System 100V			SPS-Übersicht Versorgung, SM 136 DC24V, 136-4BB60		VIPA100V	=SYSTEM100V +136_4BB60		
		Bearb.	ZBW									
		Geänd.										
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.			System 100V		B1.	1
											13 Bl.	

Variante 1: 8 Eingänge digital, 2 Eingänge analog und 2 Ausgänge analog



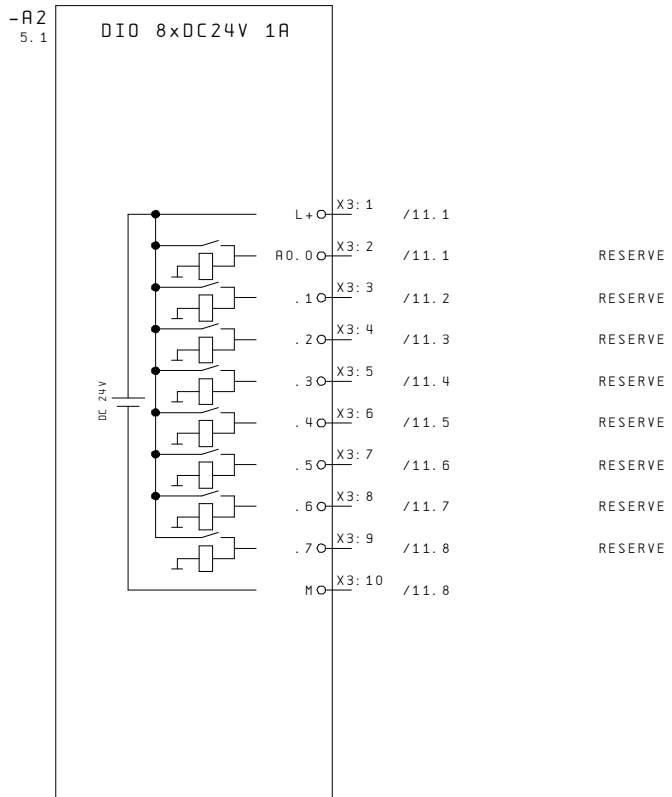
			Datum	19.07.09	Produktmakros für System 100V				SPS-Übersicht Eingänge digital, SM 136 DC24V, 136-4BB60	VIPA100V	=SYSTEM100V	
			Bearb.	ZBW			+136_4BB60					
			Geänd.				B1.				2	
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V		13 B1.	

Variante 1: 8 Eingänge digital, 2 Eingänge analog und 2 Ausgänge analog



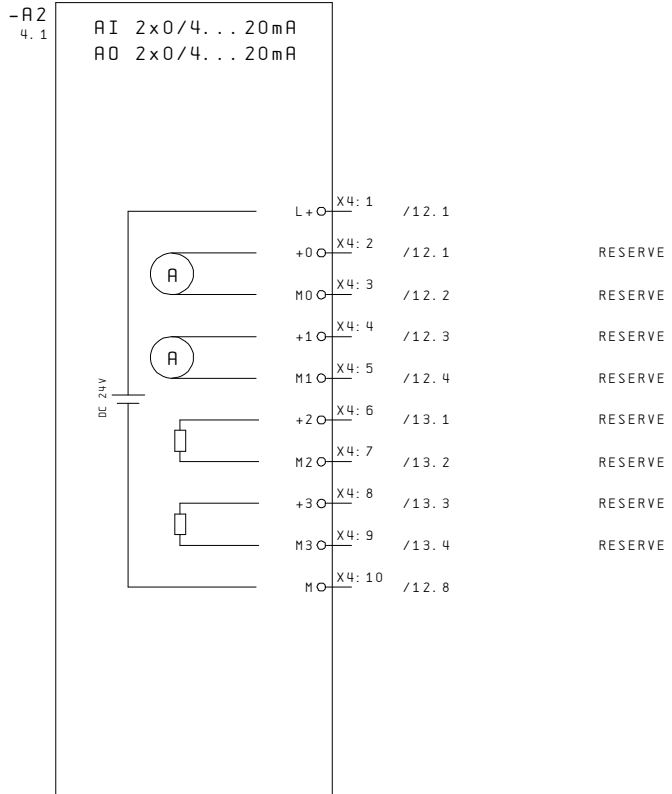
			Datum	19.07.09	Produktmakros für System 100V				SPS-Übersicht Ein-/Ausgänge analog, SM 136 DC24V, 136-4BB60	VIPA100V	=SYSTEM100V	
			Bearb.	ZBW			+136_4BB60					
			Geänd.									
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			System 100V	B1. 3	
											13 B1.	

Variante 2: 8 Ausgänge digital, 2 Eingänge analog und 2 Ausgänge analog

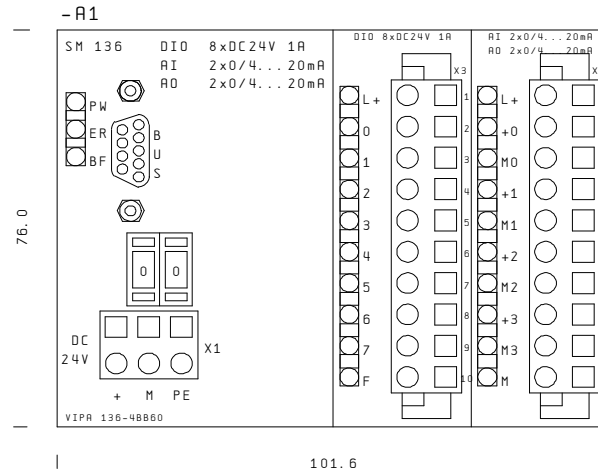


			Datum	19.07.09	Produktmakros für System 100V				SPS-Übersicht Ausgänge digital, SM 136 DC24V, 136-4BB60		VIPA100V	=SYSTEM100V +136_4BB60
			Bearb.	ZBW								
			Geänd.									
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			System 100V		B1. 4 13 B1.

Variante 2: 8 Ausgänge digital, 2 Eingänge analog und 2 Ausgänge analog

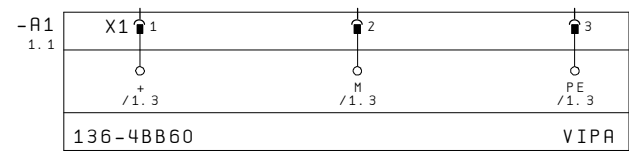
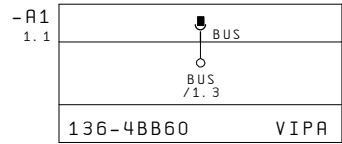


			Datum	19.07.09	Produktmakros für System 100V				SPS-Übersicht Ein-/Ausgänge analog, SM 136 DC24V, 136-4BB60	VIPA100V	=SYSTEM100V	
			Bearb.	ZBW			+136_4BB60					
			Geänd.									
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			System 100V	B1. 5 13 B1.	



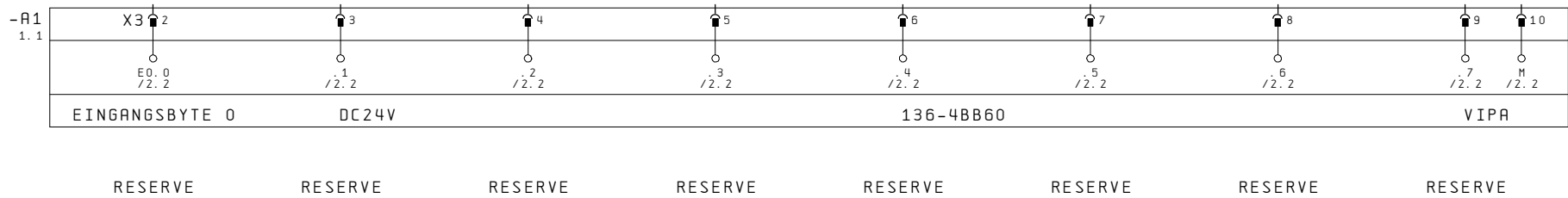
SM 136
 Integr. Spannungsversorgung DC 24V
 Abmessungen: (BxHxT) 101,6 x 76 x 48

5				7				
	Datum	19.07.09	Produktmakros für System 100V			Frontansicht, SM 136 DC24V, 136-4BB60	VIPR100V	=SYSTEM100V +136_4BB60
	Bearb.	ZBW						
	Geänd.							
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.	System 100V	B1. 6 13 B1.



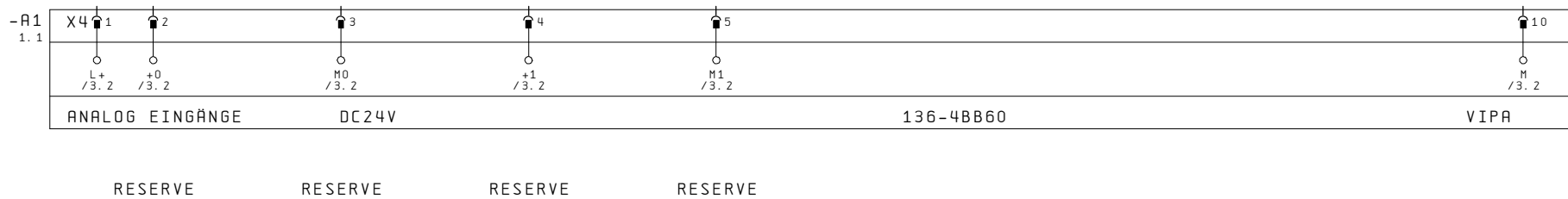
6										8	
		Datum	19.07.09	Produktmakros für System 100V			Anschlußbelegung, SM 136 DC24V, 136-4BB60		VIPA100V		=SYSTEM100V +136_4BB60
		Bearb.	ZBW					System 100V		B1.	7
		Geänd.									13 B1.
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.					

Variante 1: 8 Eingänge digital, 2 Eingänge analog und 2 Ausgänge analog



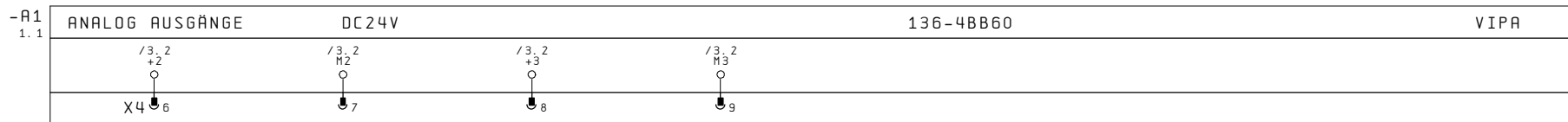
			Datum	19.07.09	Produktmakros für System 100V				Eingangsbyte 0, SM 136 DC24V, 136-4BB60	VIPA100V	=SYSTEM100V	
			Bearb.	ZBW							+136_4BB60	
			Geänd.									
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			System 100V	B1. 8 13 B1.	

Variante 1: 8 Eingänge digital, 2 Eingänge analog und 2 Ausgänge analog



			Datum	19.07.09	Produktmakros für System 100V				Analog Eingänge, SM 136 DC24V, 136-4BB60		VIPA100V	=SYSTEM100V +136_4BB60
			Bearb.	ZBW								
			Geänd.									
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			System 100V	B1. 9	13 B1.

Variante 1: 8 Eingänge digital, 2 Eingänge analog und 2 Ausgänge analog



RESERVE

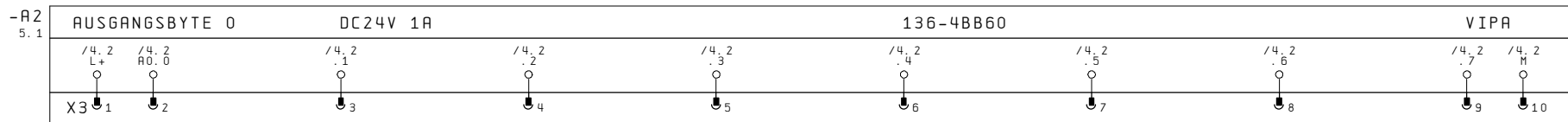
RESERVE

RESERVE

RESERVE

			Datum	19.07.09	Produktmakros für System 100V				Analog Ausgänge, SM 136 DC24V, 136-4BB60	VIP A100V	=SYSTEM100V +136_4BB60		
			Bearb.	ZBW									B1. 10
			Geänd.										13 B1.
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			System 100V			

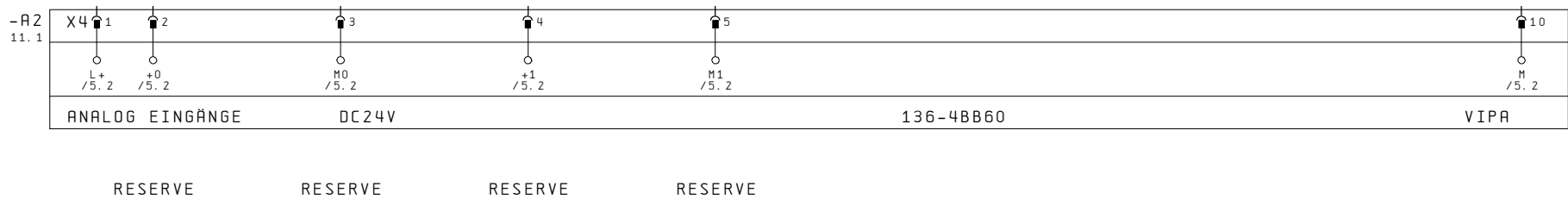
Variante 2: 8 Ausgänge digital, 2 Eingänge analog und 2 Ausgänge analog



RESERVE RESERVE RESERVE RESERVE RESERVE RESERVE RESERVE RESERVE

			Datum	19.07.09	Produktmakros für System 100V			Ausgangsbyte 0, SM 136 DC24V, 136-4BB60	VIPA100V		=SYSTEM100V +136_4BB60	
			Bearb.	ZBW								
			Geänd.									
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.	System 100V			13 B1.	

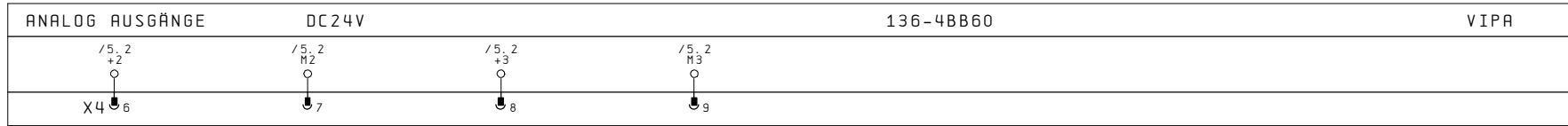
Variante 2: 8 Ausgänge digital, 2 Eingänge analog und 2 Ausgänge analog



			Datum	19.07.09	Produktmakros für System 100V				Analog Eingänge, SM 136 DC24V, 136-4BB60	VIPA100V	=SYSTEM100V	
			Bearb.	ZBW							+136_4BB60	
			Geänd.									
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.	System 100V		B1.	12	
										13 B1.		

Variante 2: 8 Ausgänge digital, 2 Eingänge analog und 2 Ausgänge analog

-A2
12.1



RESERVE

RESERVE

RESERVE

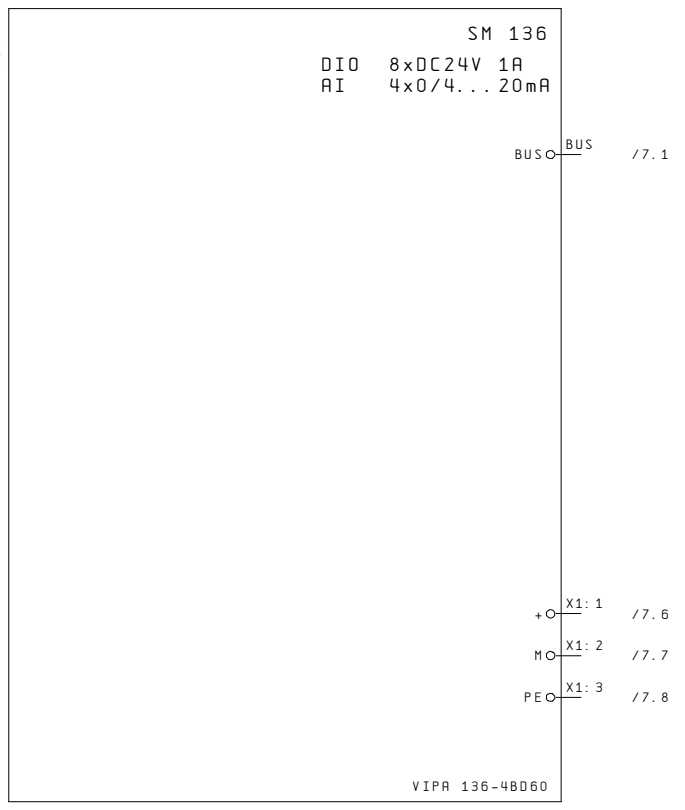
RESERVE

12

+136_4BD60/1

			Datum	19.07.09	Produktmakros für System 100V			Analog Ausgänge, SM 136 DC24V, 136-4BB60	VIP A100V	=SYSTEM100V +136_4BB60			
			Bearb.	ZBW									
			Geänd.										
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			System 100V	B1.	13 13 B1.	

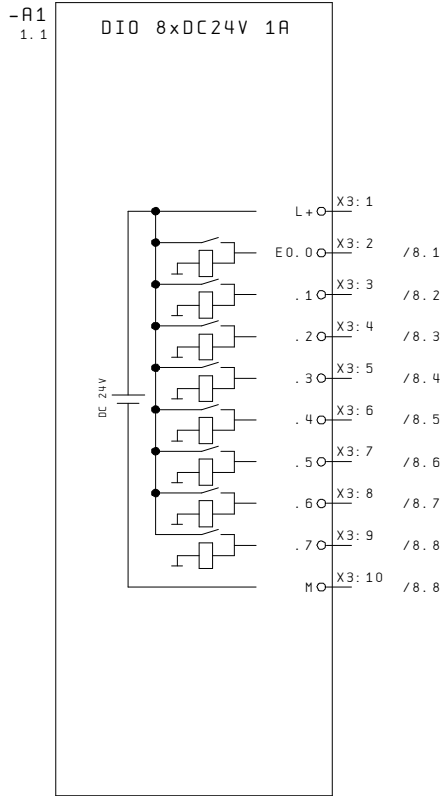
-A1
 2.1 3.1
 7.0 7.6
 8.1 9.1



+136_4BB60/13

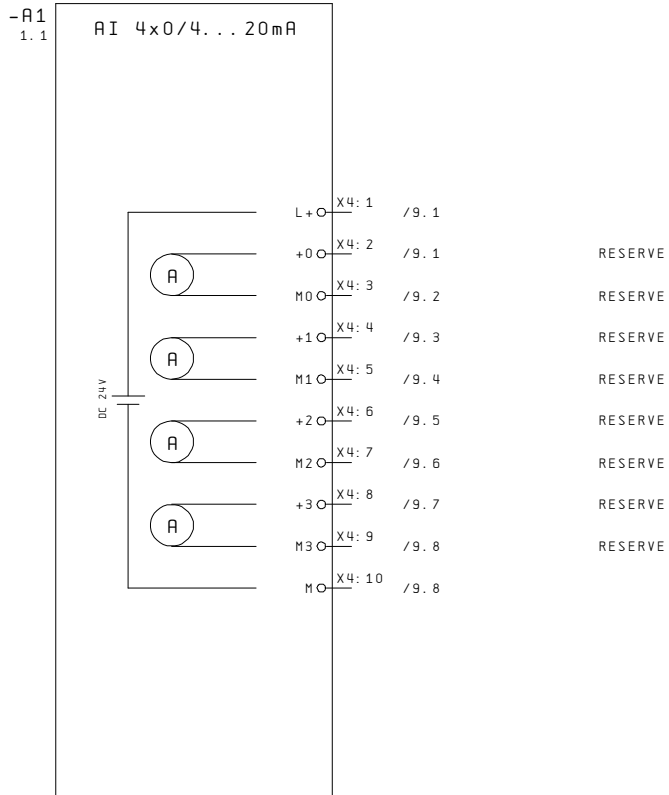
		Datum	19.07.09	Produktmakros für System 100V			SPS-Übersicht Versorgung, SM 136 DC24V, 136-4BD60		VIPA100V	=SYSTEM100V +136_4BD60		
		Bearb.	ZBW						System 100V		B1.	1
		Geänd.									11 B1.	
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.						

Variante 1: 8 Eingänge digital, 4 Eingänge analog



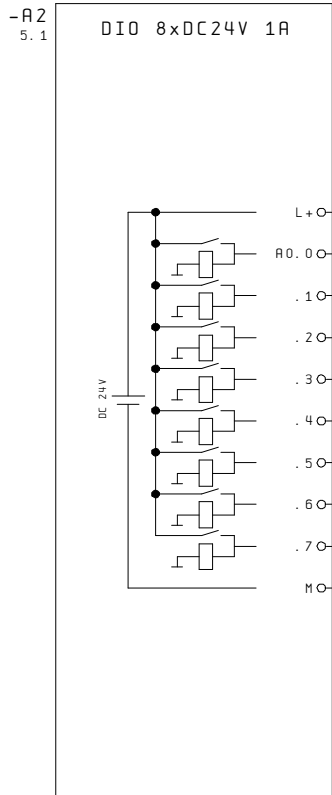
			Datum	19.07.09	Produktmakros für System 100V				SPS-Übersicht Eingänge digital, SM 136 DC24V, 136-4BD60	VIP A100V	=SYSTEM100V	
			Bearb.	ZBW			+136_4BD60					
			Geänd.				B1.				2	
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V		11 B1.	

Variante 1: 8 Eingänge digital, 4 Eingänge analog

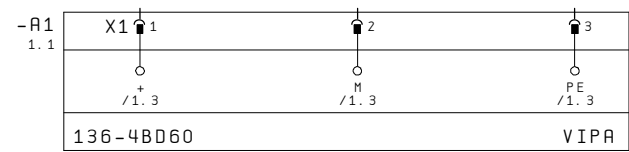
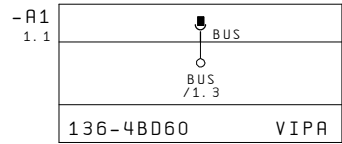


			Datum	19.07.09	Produktmakros für System 100V				SPS-Übersicht Eingänge analog, SM 136 DC24V, 136-4BD60	VIPA100V	=SYSTEM100V	
			Bearb.	ZBW			+136_4BD60					
			Geänd.				B1.				3	
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V		11 Bl.	

Variante 2: 8 Ausgänge digital, 4 Eingänge analog

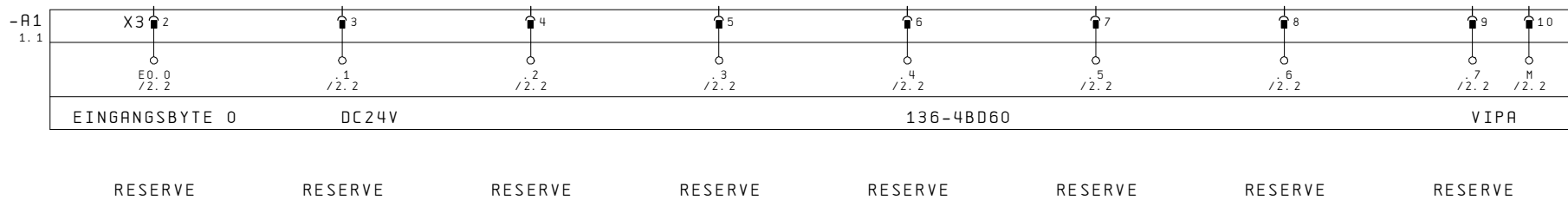


			Datum	19.07.09	Produktmakros für System 100V				SPS-Übersicht Ausgänge digital, SM 136 DC24V, 136-4BD60	VIP A100V	=SYSTEM100V	
			Bearb.	ZBW			+136_4BD60					
			Geänd.				B1.				4	
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V		11 B1.	



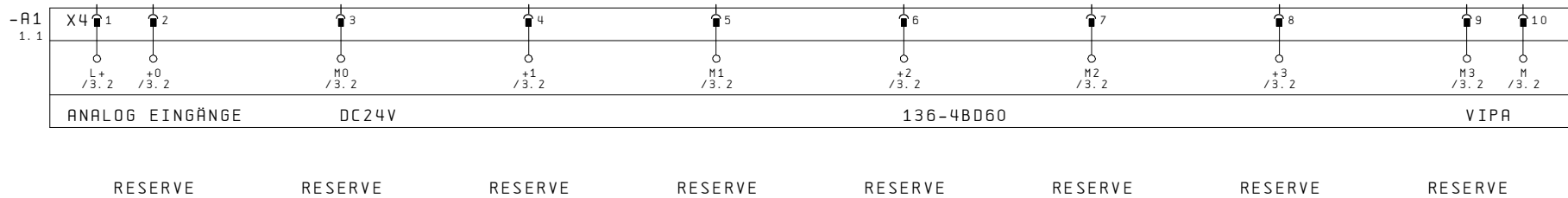
6											8			
			Datum	19.07.09	Produktmakros für System 100V				Anschlußbelegung,		VIPA100V		=SYSTEM100V	
			Bearb.	ZBW					SM 136 DC24V,				+136_4BD60	
			Geänd.						136-4BD60		System 100V		B1. 7	
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.							11 B1.

Variante 1: 8 Eingänge digital, 4 Eingänge analog



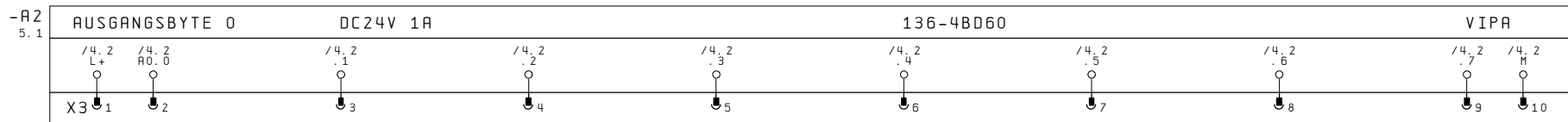
Datum		19.07.09		Produktmakros für System 100V				Eingangsbyte 0,		VIP A100V		=SYSTEM100V	
Bearb.		ZBW						SM 136 DC24V,				+136_4BD60	
Geänd.								136-4BD60		System 100V		B1. 8	
Anderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.						11 B1.	

Variante 1: 8 Eingänge digital, 4 Eingänge analog



			Datum	19.07.09	Produktmakros für System 100V				Analog Eingänge, SM 136 DC24V, 136-4BD60	VIPA100V	=SYSTEM100V	
			Bearb.	ZBW							+136_4BD60	
			Geänd.									
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			System 100V	B1. 9	
											11 B1.	

Variante 2: 8 Ausgänge digital, 4 Eingänge analog



RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

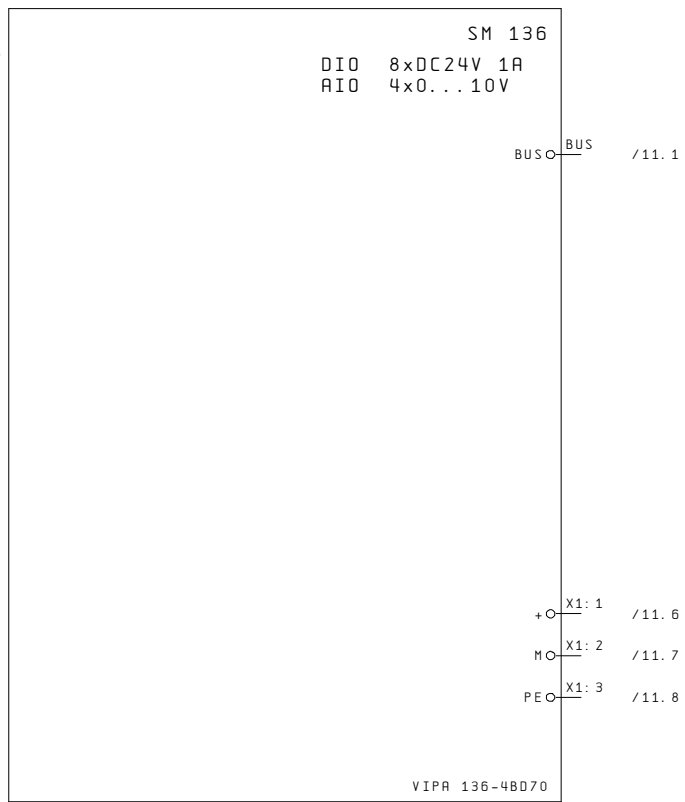
RESERVE

RESERVE

RESERVE

			Datum	19.07.09	Produktmakros für System 100V				Ausgangsbyte 0, SM 136 DC24V, 136-4BD60	VIPA100V		=SYSTEM100V +136_4BD60	
			Bearb.	ZBW									
			Geänd.										
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			System 100V		B1.	10
													11 B1.

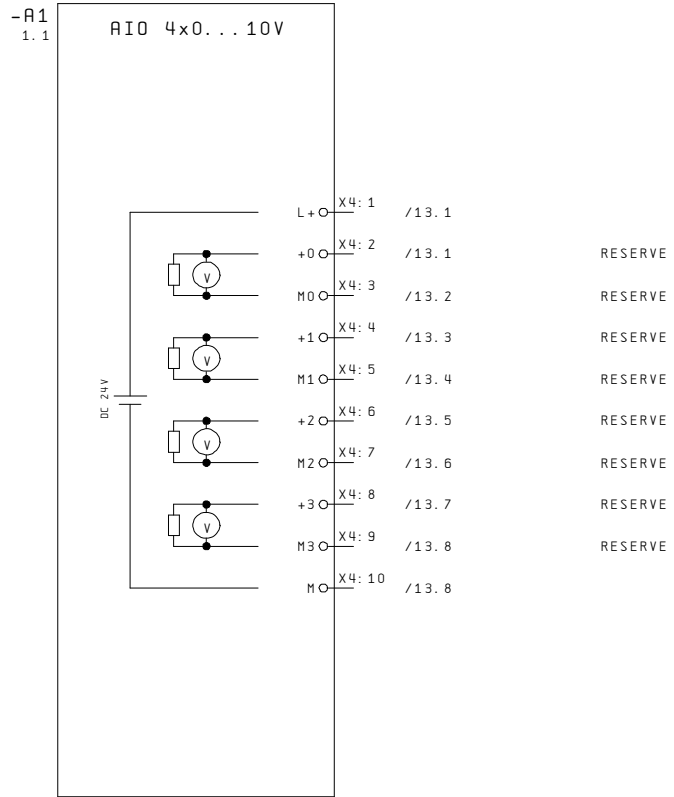
-A1
 2.1 3.1
 11.0 11.6
 12.1 13.1



+136_4BD60/11

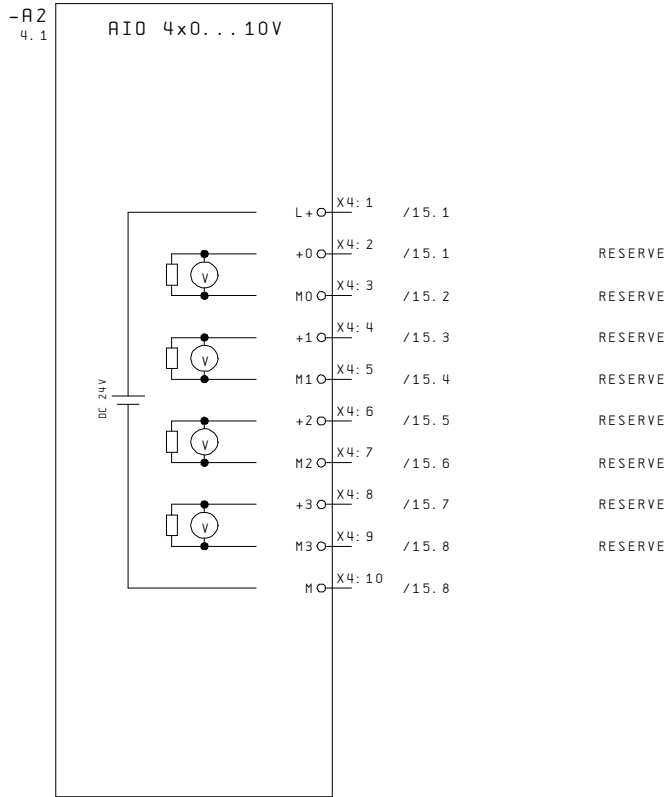
		Datum	19.07.09	Produktmakros für System 100V			SPS-Übersicht Versorgung, SM 136 DC24V, 136-4BD70		VIPA100V	=SYSTEM100V +136_4BD70		
		Bearb.	ZBW						System 100V		B1.	1
		Geänd.									19 Bl.	
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.						

Variante 1: 8 Eingänge digital, 4 Eingänge analog



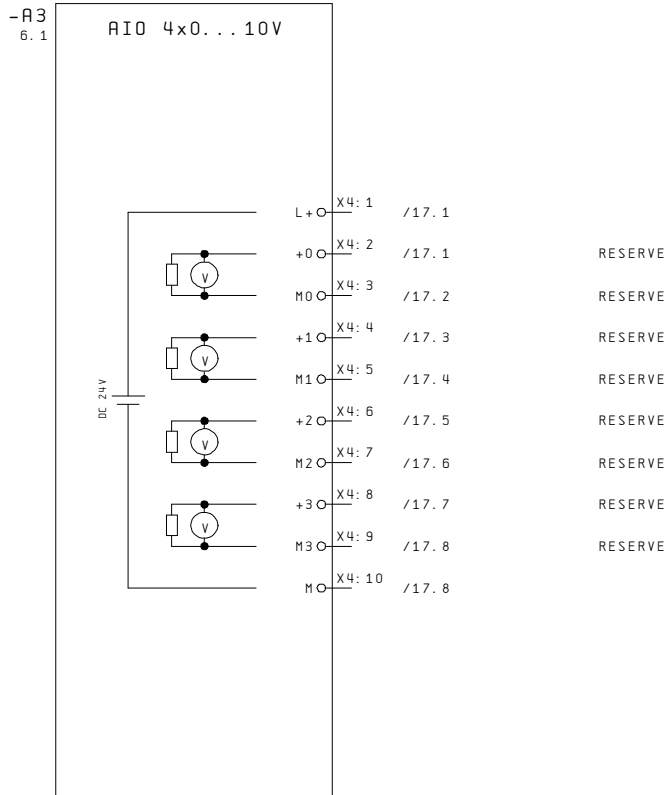
			Datum	19.07.09	Produktmakros für System 100V				SPS-Übersicht Eingänge analog, SM 136 DC24V, 136-4BD70		VIPA100V	=SYSTEM100V +136_4BD70
			Bearb.	ZBW								
			Geänd.									
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.				System 100V	B1. 3 19 B1.

Variante 1: 8 Eingänge digital, 4 Ausgänge analog



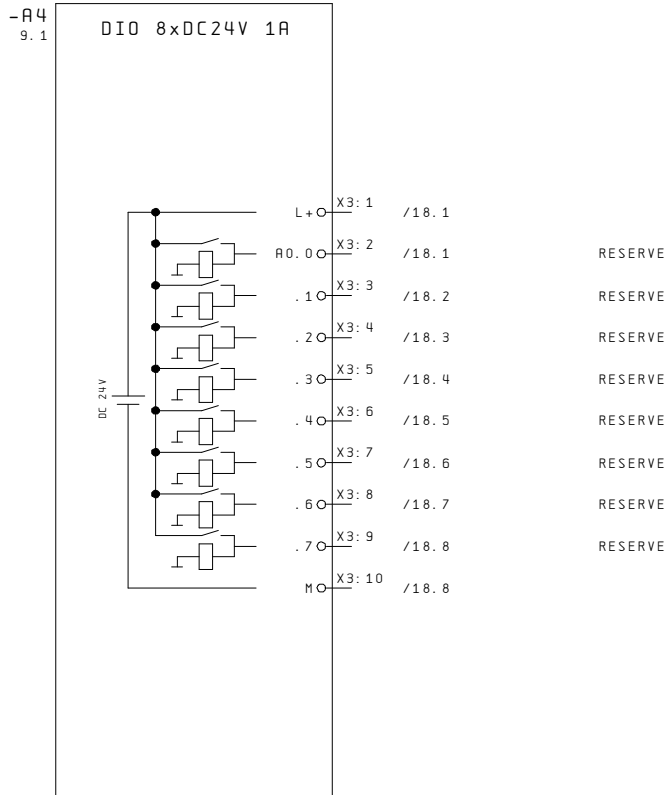
			Datum	19.07.09	Produktmakros für System 100V				SPS-Übersicht Ausgänge analog, SM 136 DC24V, 136-4BD70		VIPA100V	=SYSTEM100V +136_4BD70
			Bearb.	ZBW								
			Geänd.									
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			System 100V	B1. 5 19 B1.	

Variante 3: 8 Ausgänge digital, 4 Eingänge analog



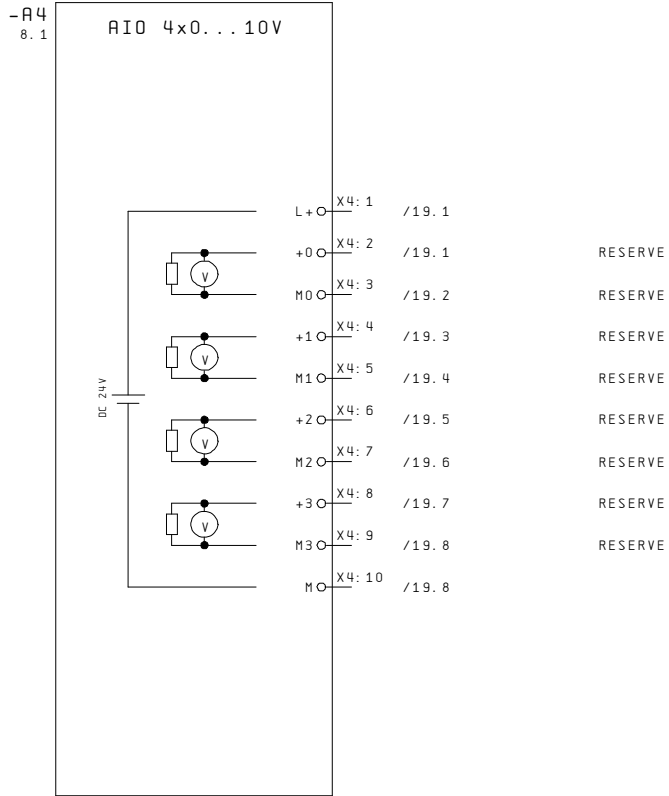
			Datum	19.07.09	Produktmakros für System 100V				SPS-Übersicht Eingänge analog, SM 136 DC24V, 136-4BD70		VIPA100V	=SYSTEM100V +136_4BD70
			Bearb.	ZBW								
			Geänd.									
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.				System 100V	B1. 7 19 B1.

Variante 4: 8 Ausgänge digital, 4 Ausgänge analog

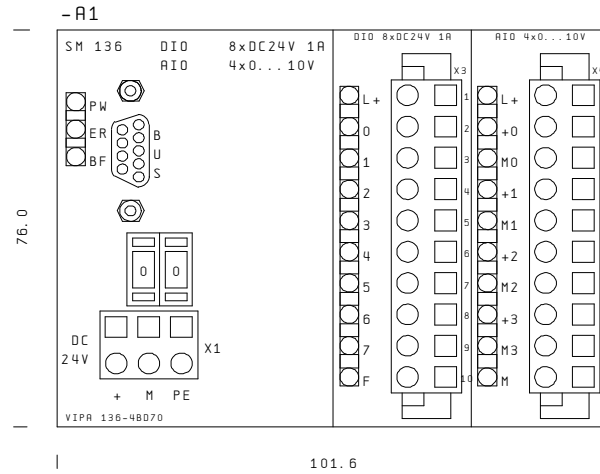


			Datum	19.07.09	Produktmakros für System 100V				SPS-Übersicht Ausgänge digital, SM 136 DC24V, 136-4BD70		VIPA100V	=SYSTEM100V +136_4BD70
			Bearb.	ZBW								
			Geänd.									
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			System 100V		B1. 8 19 B1.

Variante 4: 8 Ausgänge digital, 4 Ausgänge analog

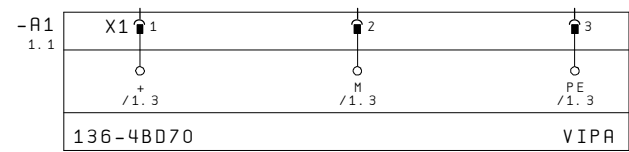
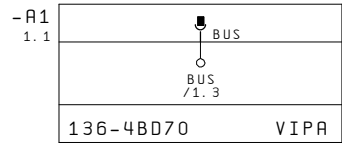


			Datum	19.07.09	Produktmakros für System 100V				SPS-Übersicht Ausgänge analog, SM 136 DC24V, 136-4BD70		VIPA100V	=SYSTEM100V +136_4BD70
			Bearb.	ZBW								
			Geänd.									
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.				System 100V	B1. 9 19 B1.



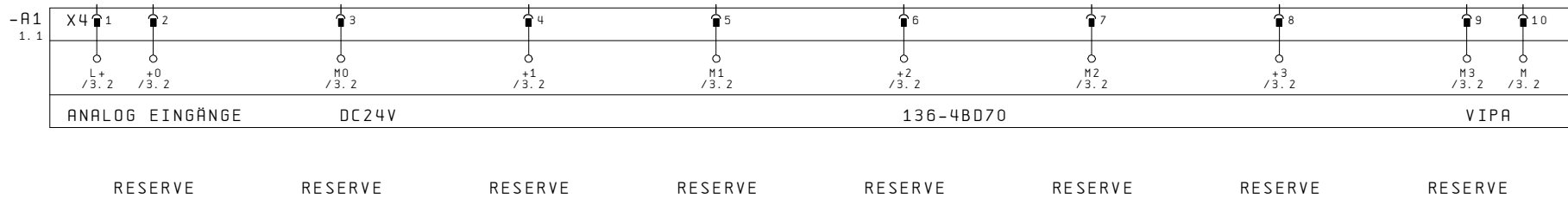
SM 136
Integr. Spannungsversorgung DC 24V
Abmessungen: (BxHxT) 101,6 x 76 x 48

9				11				
		Datum	19.07.09	Produktmakros für System 100V			Frontansicht, SM 136 DC24V, 136-4BD70	VIPA100V =SYSTEM100V +136_4BD70
		Bearb.	ZBW					
		Geänd.						
Änderung	Datum	Name	Form	Urspr.	Ers. f.	Ers. d.	System 100V	B1. 10 19 B1.



			Datum	19.07.09	Produktmakros für System 100V				Anschlußbelegung, SM 136 DC24V, 136-4BD70	VIPA100V		=SYSTEM100V	
			Bearb.	ZBW						System 100V		B1. 11	
			Geänd.										19 B1.
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.						

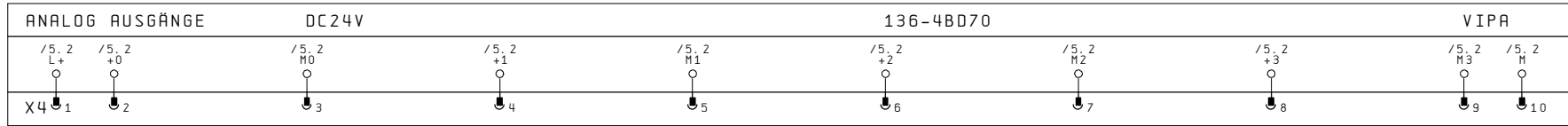
Variante 1: 8 Eingänge digital, 4 Eingänge analog



			Datum	19.07.09	Produktmakros für System 100V				Analog Eingänge, SM 136 DC24V, 136-4BD70	VIPA100V	=SYSTEM100V	
			Bearb.	ZBW							+136_4BD70	
			Geänd.									
Anderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			System 100V	B1. 13 19 B1.	

Variante 2: 8 Eingänge digital, 4 Ausgänge analog

-A2
14.1



RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

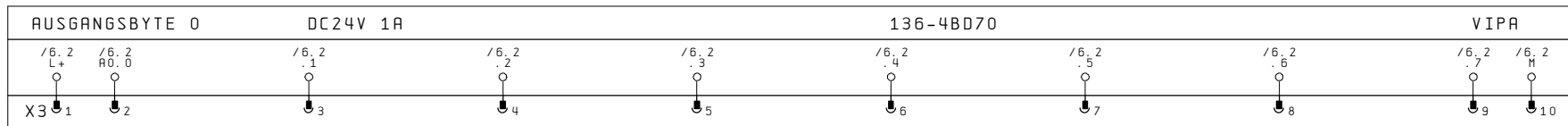
RESERVE

RESERVE

			Datum	19.07.09	Produktmakros für System 100V				Analog Ausgänge, SM 136 DC24V, 136-4BD70	VIPA100V		=SYSTEM100V +136_4BD70	
			Bearb.	ZBW									
			Geänd.										
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			System 100V		B1. 15 19 B1.	

Variante 3: 8 Ausgänge digital, 4 Eingänge analog

-A3
7.1



RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

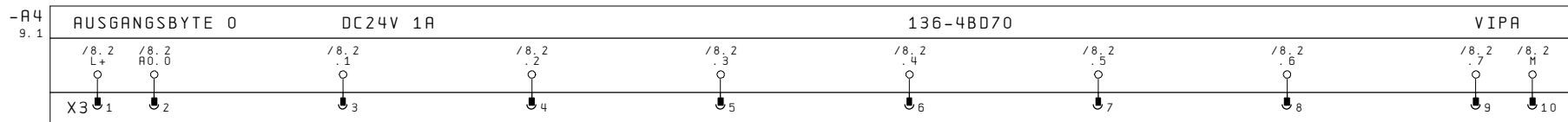
RESERVE

RESERVE

RESERVE

			Datum	19.07.09	Produktmakros für System 100V				Ausgangsbyte 0, SM 136 DC24V, 136-4BD70	VIPA100V		=SYSTEM100V +136_4BD70	
			Bearb.	ZBW									
			Geänd.										
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.		System 100V		B1. 16 19 B1.		

Variante 4: 8 Ausgänge digital, 4 Ausgänge analog

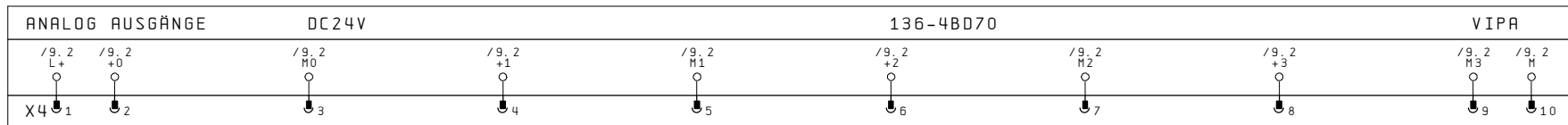


RESERVE RESERVE RESERVE RESERVE RESERVE RESERVE RESERVE RESERVE

			Datum	19.07.09	Produktmakros für System 100V				Ausgangsbyte 0, SM 136 DC24V, 136-4BD70	VIPA100V	=SYSTEM100V	
			Bearb.	ZBW			+136_4BD70					
			Geänd.									
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			System 100V	B1. 18 19 B1.	

Variante 4: 8 Ausgänge digital, 4 Ausgänge analog

-A4
18.1



RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

RESERVE

18

			Datum	19.07.09	Produktmakros für System 100V				Analog Ausgänge, SM 136 DC24V, 136-4BD70	VIPA100V		=SYSTEM100V +136_4BD70	
			Bearb.	ZBW									
			Geänd.										
Änderung	Datum	Name	Form		Urspr.	Ers. f.	Ers. d.			System 100V		B1. 19	
												19 B1.	